

Ejercicio Lab (Usando XOR)

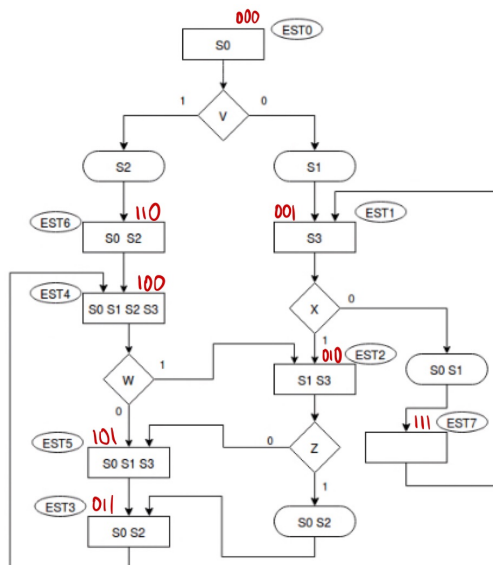


Figura 4: Carta ASM.

Entradas		Salidas
V	000	S0
X	001	S1
Z	010	S2
W	011	S3
VCC ↑ Aux	100	

Dir		SI								SC			
Edo	Pres	P	VF	LIGA	S0	S1	S2	S3	S0	S1	S2	S3	
EST0	000	000	1	110	1	1	0	0	1	0	1	0	
EST1	001	001	0	111	0	0	0	1	1	1	0	1	
EST2	010	010	0	101	1	1	1	1	0	1	0	1	
EST3	011	100	0	***	1	0	1	0	*	*	*	*	
EST4	100	011	1	010	*	*	*	*	1	1	1	1	
EST5	101	100	1	011	*	*	*	*	1	1	0	1	
EST6	110	100	1	100	*	*	*	*	1	0	1	0	
EST7	111	100	1	001	*	*	*	*	0	0	0	0	

Para encontrar más fácilmente un error, en los casos no importa de los solidos pondremos 1110 y en los de lign 000

Construcción de Máquinas de Estados usando Memorias

Direccionamiento Implícito

