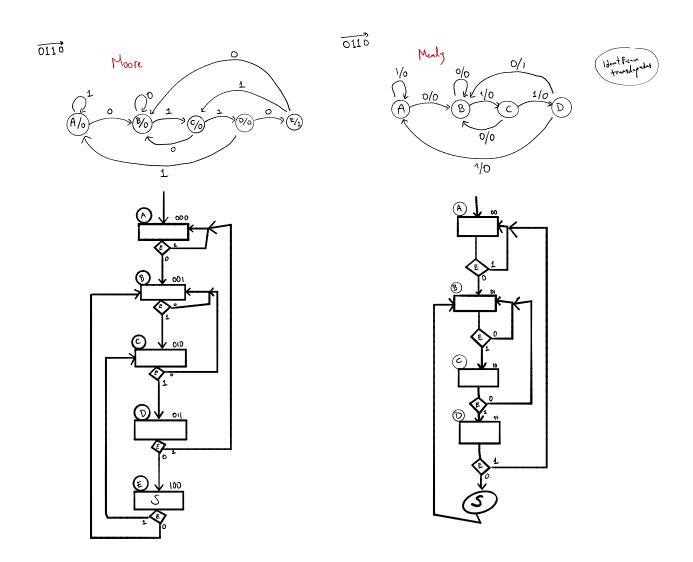
Padilla Castillo Aaron Samir

Tarea 1

a) Diseñe la carta ASM de una maquina que reconozca la siguiente secuencia de entrada 0110



b) Obtenga el circuito secuencial de la carta del inciso a), utilizando ff tipo D Tabla de verdad

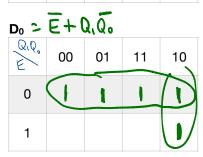
	Estado Presente		Entradas	Estado Siguiente		Salidas
	Q ₁	\mathbf{Q}_0	E	D ₁	D ₀	S
•	0	0	0	0	1	0
Α	0	0	1	0	0	0
В	0	1	0	0	1	0
В	0	1	1	1	0	0
•	1	0	0	0	1	0
С	1	0	1	1	1_	0
D	1	1	0	0	1_	1
	1	1	1	0	0	0

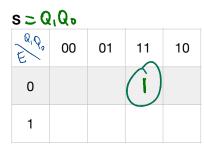


Mapas de Karnaugh

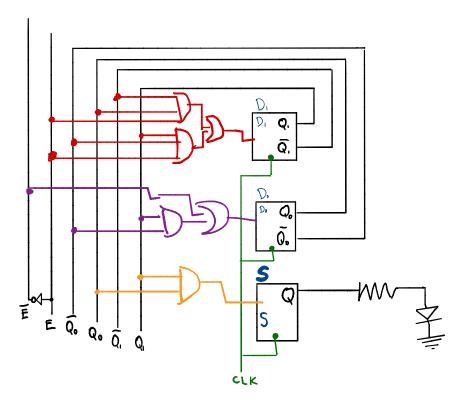


D1 > 9	Diadiant . diana						
E GIGO	00	01	11	10			
0							
1		0		0			

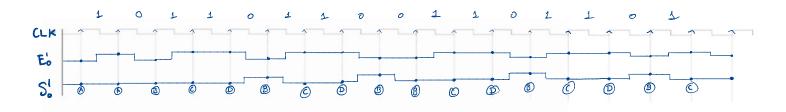




Circuito Secuencial



c) Elabore el diagrama de tiempos de la carta del inciso a) con la siguiente entrada: 1011011001101101



d) Para la siguiente carta ASM, obtenga el circuito secuencial utilizando ff tipo D

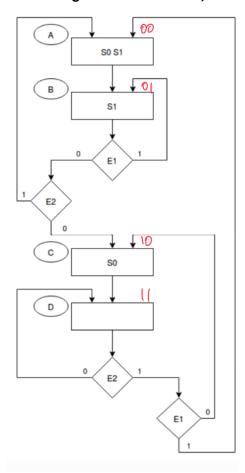


Tabla de verdad

	Estado I	Presente	Entr	adas	Estado S	Siguiente	Sali	idas
	Q ₁	\mathbf{Q}_0	E ₁	E ₂	D ₁	D ₀	S ₀	S ₁
Α	0	0	*	*	0	1	1	1
	0	1	0	0	1	0	0	1
В	0	1	0	1	0	0	0	1
	0	1	1	*	0	1	0	1
С	1	0	*	*	1	1	1	0
	1	1	*	0	1	1	0	0
D	1	1	0	1	1	0	0	0
	1	1	1	1	0	0	0	0

Mapas de Karnaugh

		_	
	$\wedge = 1$	$\Lambda = 1$	ATE
D - (1) (1)	- (). L . +	リルファイ	WO E 162
$D_1 = Q_1 \widehat{Q_0} $	4161.	410100	-,, -

	dide.	-(1-	-,	
EIEZ	00	01	11	10
00		(1		
01			Tu	
11				
10			1	

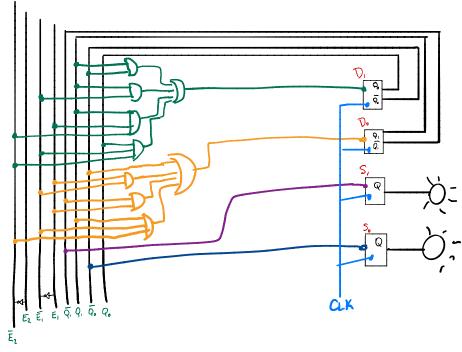
$$D_0 = \overline{Q_0} + E_1 \overline{E_2} + \widehat{Q_1} E_1 + Q_1 \overline{E_1} \overline{E_2}$$

DO - 129 1 CIES 1 141 EL . 41 -						
Q.Q.	00	01	11	10		
00	1)					
01	1	_		t		
11	T			1		
10		IJ	ł			

 $S_1 = \overline{Q}_1$

$S_1 = V_1$							
Q.Q.	00	01	11	10			
00	(1	1					
01	1	ı					
11	1	1					
10	1	IJ					

Circuito Secuencial



So = Qo E,Q,Q, 00 01 11 10						
QQ.	00	01	11	10		
00	1			/1		
01	ł /			1		
11	1 /			1		
10	1/			1		
	- /					