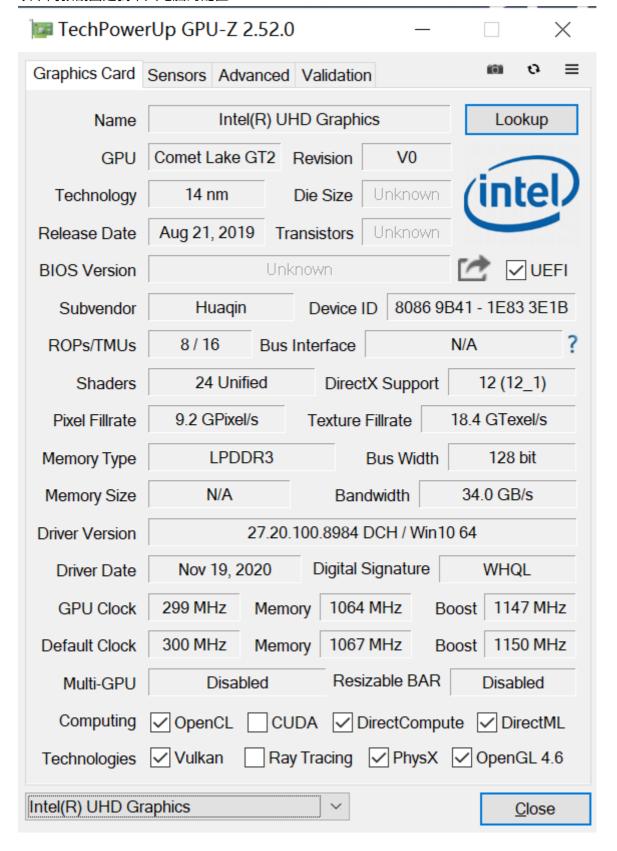
Parallel Computing B-PB20000178 李笑

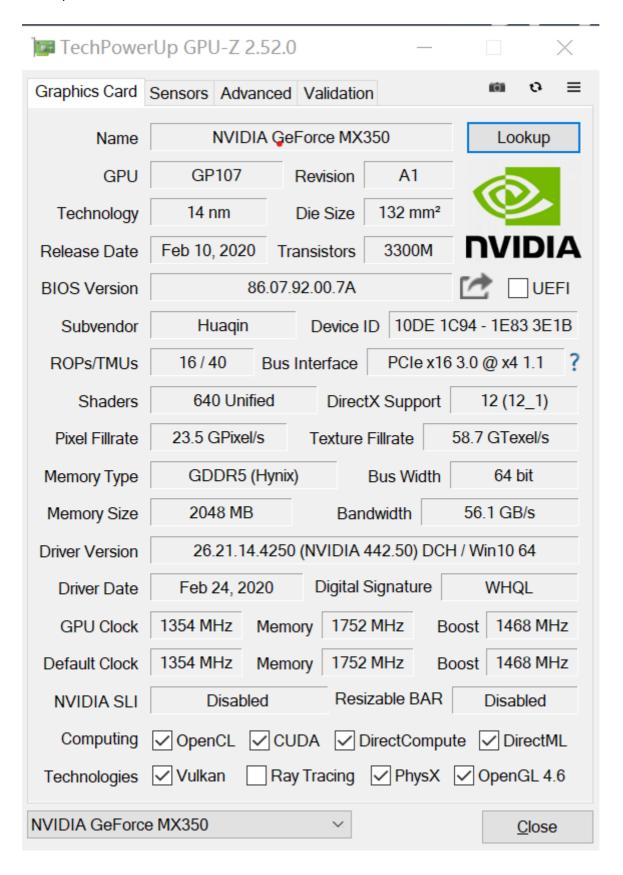
Lab 1 - OpenMP及CUDA实验环境的搭建

我的电脑配置了双系统 —— Windows 10 和 Ubuntu 20.04。 Windows 系统中有太多开机自启动项以及 Ubuntu 的 Linux 内核小量轻便、具有更高的使用权限等种种因素决定在接下来的实验中我将会在 Ubuntu 系统中完成。在课程结束后,我也会将代码开源在我的<u>GitHub</u>。

Windows

以下两张截图是我个人电脑的配置:





Ubuntu 20.04

在Ubuntu20.04环境中,我们可以通过命令行查看配置:

```
xiaoli@xiaoli-KLVC-WXX9:~
xiaoli@xiaoli-KLVC-WXX9:~
cat /proc/cpuinfo| grep "physical id"| sort| uniq| wc -l
xiaoli@xiaoli-KLVC-WXX9:~
cat /proc/cpuinfo| grep "cpu cores"| uniq
cpu cores : 4
xiaoli@xiaoli-KLVC-WXX9:~
cat /proc/cpuinfo| grep "processor"| wc -l
8
xiaoli@xiaoli-KLVC-WXX9:~
sat /proc/cpuinfo | grep name | cut -f2 -d: | uniq -c
8 Intel(R) Core(TM) i7-10510U CPU @ 1.80GHz
```

配置MPI

- 1. 在OpenMPI官网下载最新的 . tar . gz 压缩包
- 2. 创建一个新的目录用来放置OpenMPI的安装包然后进入它

```
$ mkdir $HOME/openmpi
$ cd $HOME/openmpi
```

3. 将.tar.qz 文件复制到我们创建的文件夹下

```
$ cp $HOME/Downloads/openmpi-4.1.5.tar.gz $HOME/openmpi
```

4. 解压缩然后进入 openmpi-4.1.5 文件夹下

```
$ tar -xzvf openmpi-4.1.5.tar.gz
$ cd openmpi-4.1.5
```

5. 配置和编译

```
$ ./configure --prefix=$HOME/openmpi
$ make all
```

6. 安装

```
$ make install
```

7. 将 OpenMPI 添加到我们的 PATH 和 LD_LIBRARY_PATH 环境变量中

配置OpenMP

步骤:

- 1. 快捷键Ctrl+Atl+T打开终端
- 2. 在终端输入sudo apt-get install libomp-dev安装OpenMP
- 3. 在终端输入sudo apt-get install gcc安装GCC
- 4. 在终端输入gcc --version检查安装是否成功



5. 在终端输入echo | cpp -fopenmp -dM | grep -i open检查OpenMP安装是否成功

配置OpenCV

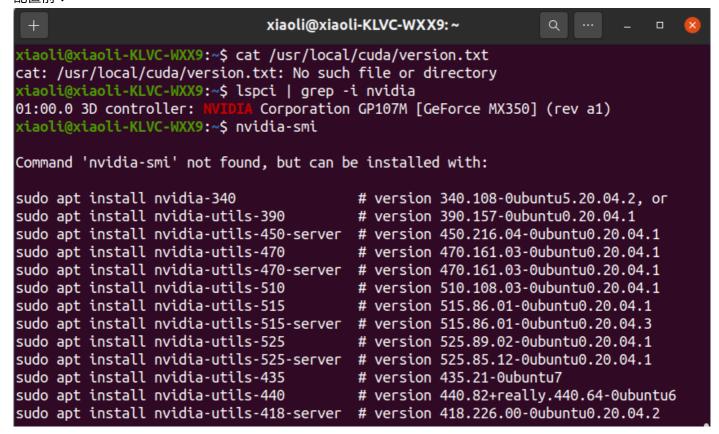
按照如何在 Ubuntu 20.04 上安装 OpenCV配置即可。

配置完成后查看是否配置成功(版本号):

```
xiaoli@xiaoli-KLVC-WXX9:~/opencv_build/opencv/build$ pkg-config --modversion opencv4
4.7.0
```

配置CUDA

配置前:

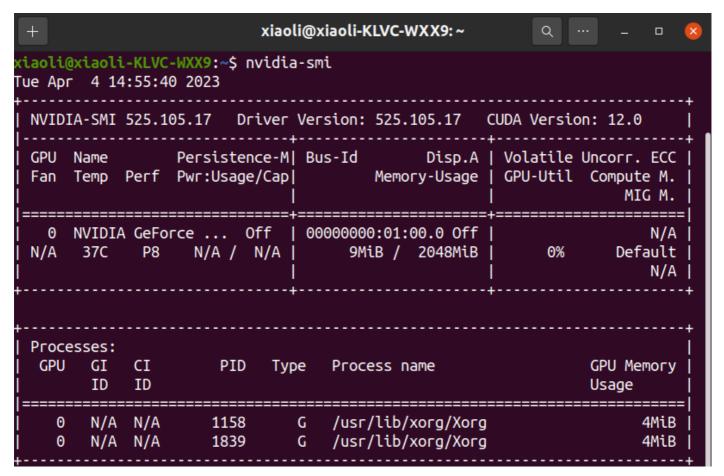


上图信息表明,我的电脑装有NVIDIA显卡,但是没有安装显卡驱动

步骤:

1. 手动安装显卡驱动。依次在终端输入,选择系统推荐版本驱动nvidia-driver-525

```
$ sudo add-apt-repository ppa:graphics-drivers/ppa
$ sudo apt update
$ ubuntu-drivers devices
$ sudo apt install nvidia-driver-525
```



2. 关闭系统自带驱动nouveau。通过在终端输入指令lsmod | grep nouveau查看驱动启用情况。我输入后发现有输出,表明nouveau驱动正在工作。所以,接下来在终端输入sudo gedit

/etc/modprobe.d/blacklist.conf, 弹出了blacklist.conf文件, 在文件末尾加上blacklist

nouveau和options nouveau modeset=0两行并保存。

```
xiaoli@xiaoli-KLVC-WXX9: ~
                                                                  Q
xiaoli@xiaoli-KLVC-WXX9:~$ lsmod | grep nouveau
                     2285568
mxm_wmi
                       16384
                              1
drm ttm helper
                       16384
                              1
                       86016
                              3 drm ttm helper,i915,
ttm
drm kms helper
                      307200 2 i915,
i2c algo bit
                       16384
                              2 i915,
                              20 drm kms helper, drm ttm helper, i915, ttm,
drm
                      618496
video
                       57344 3 int3406 thermal, i915,
                       32768 5 intel wmi_thunderbolt,huawei wmi,wmi_bmof,mxm_wmi,
wmi
xiaoli@xiaoli-KLVC-WXX9:~$ sudo gedit /etc/modprobe.d/blacklist.conf
[sudo] password for xiaoli:
(gedit:10075): Tepl-WARNING **: 11:06:20.519: GVfs metadata is not supported. Fallba
ck to TeplMetadataManager. Either GVfs is not correctly installed or GVfs metadata a
re not supported on this platform. In the latter case, you should configure Tepl wit
h --disable-qvfs-metadata.
wq
^Z
[1]+ Stopped
                              sudo gedit /etc/modprobe.d/blacklist.conf
xiaoli@xiaoli-KLVC-WXX9:~$ sudo update-initramfs -u
update-initramfs: Generating /boot/initrd.img-5.15.0-58-generic
I: The initramfs will attempt to resume from /dev/nvme0n1p7
I: (UUID=1e7230ed-440d-4817-9966-af93591f44c5)
I: Set the RESUME variable to override this.
```

- 1. 重启
- 2. 进入NVIDIA官网CUDA下载页面https://developer.nvidia.com/cuda-toolkit-archive选择 CUDA Toolkit 11.2.0(December 2020),依次选择 Linux→x86 64→Ubuntu→20.04→runfile(local)
- 3. 在终端输入sudo apt-get install freeglut3-dev build-essential libx11-dev libxmu-dev libxi-dev libgl1-mesa-glx libglu1-mesa libglu1-mesa-dev安装依赖库文件
- 4. 在终端输入wget

https://developer.download.nvidia.com/compute/cuda/11.2.0/local_installers/cuda_11.2.0_460.27.04_linux.run和sudo sh cuda_11.2.0_460.27.04_linux.run安装CUDA。接下来会弹出两个页面,在第一个页面输入accept、回车,在第二个页面按空格取消Driver勾选,然后点击

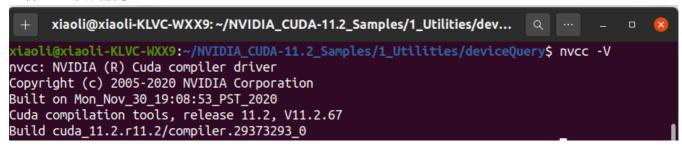
Install、等待。

```
xiaoli@xiaoli-KLVC-WXX9: ~
xiaoli@xiaoli-KLVC-WXX9:~$ wget https://developer.download.nvidia.com/compute/cu
da/11.2.0/local installers/cuda 11.2.0 460.27.04 linux.run
--2023-04-04 11:48:31-- https://developer.download.nvidia.com/compute/cuda/11.2
.0/local_installers/cuda_11.2.0_460.27.04_linux.run
Connecting to 127.0.0.1:7890... connected.
Proxy request sent, awaiting response... 200 OK
Length: 3046790184 (2.8G) [application/octet-stream]
Saving to: 'cuda_11.2.0_460.27.04_linux.run'
cuda 11.2.0 460.27. 100%[=============] 2.84G 11.5MB/s
                                                                   in 6m 10s
2023-04-04 11:54:42 (7.86 MB/s) - 'cuda_11.2.0_460.27.04_linux.run' saved [30467
90184/3046790184]
xiaoli@xiaoli-KLVC-WXX9:~$ sudo sh cuda 11.2.0 460.27.04 linux.run
= Summary =
_____
         Not Selected
Driver:
Toolkit: Installed in /usr/local/cuda-11.2/
Samples: Installed in /home/xiaoli/
```

5. 配置环境变量

```
$ export PATH=/usr/local/cuda-10.1/bin${PATH:+:${PATH}}
$ export LD_LIBRARY_PATH=/usr/local/cuda-10.1/lib64\
${LD_LIBRARY_PATH:+:${LD_LIBRARY_PATH}}
```

- 6. 在终端输入source ~/.bashrc使环境变量生效。
- 7. 查看CUDA安装信息



8. CUDA测试。进入NVIDIA CUDA示例包,其位于/home/xiaoli/NVIDIA_CUDA-11.2_Samples,在该文件夹下打开终端,并输入make。然后进入1 Utilities/deviceOuery文件夹,并在终端执

行./deviceOuery命令,输出结果result=PASS表示安装成功。

```
xiaoli@xiaoli-KLVC-WXX9: ~/NVIDIA_CUDA-11.2_Samples/1...
xiaoli@xiaoli-KLVC-WXX9:~/NVIDIA_CUDA-11.2_Samples/1_Utilities/deviceQuery$ ./de
viceOuery
./deviceQuery Starting...
CUDA Device Query (Runtime API) version (CUDART static linking)
Detected 1 CUDA Capable device(s)
Device 0: "NVIDIA GeForce MX350"
 CUDA Driver Version / Runtime Version
                                                 12.0 / 11.2
 CUDA Capability Major/Minor version number:
                                                 6.1
 Total amount of global memory:
                                                 2001 MBytes (2098331648 bytes)
 (5) Multiprocessors, (128) CUDA Cores/MP:
                                                 640 CUDA Cores
 GPU Max Clock rate:
                                                 1468 MHz (1.47 GHz)
 Memory Clock rate:
                                                 3504 Mhz
 Memory Bus Width:
                                                 64-bit
 L2 Cache Size:
                                                 524288 bytes
 Maximum Texture Dimension Size (x,y,z)
                                                 1D=(131072), 2D=(131072, 65536)
 3D=(16384, 16384, 16384)
 Maximum Layered 1D Texture Size, (num) layers 1D=(32768), 2048 layers
 Maximum Layered 2D Texture Size, (num) layers
                                                 2D=(32768, 32768), 2048 layers
 Total amount of constant memory:
                                                 65536 bytes
 Total amount of shared memory per block:
                                                 49152 bytes
 Total shared memory per multiprocessor:
                                                 98304 bytes
 Total number of registers available per block: 65536
 Warp size:
                                                 32
 Maximum number of threads per multiprocessor:
                                                 2048
                                                 1024
 Maximum number of threads per block:
 Max dimension size of a thread block (x,y,z): (1024, 1024, 64)
 Max dimension size of a grid size
                                       (x,y,z): (2147483647, 65535, 65535)
 Maximum memory pitch:
                                                 2147483647 bytes
 Texture alignment:
                                                 512 bytes
 Concurrent copy and kernel execution:
                                                 Yes with 2 copy engine(s)
 Run time limit on kernels:
                                                 Yes
 Integrated GPU sharing Host Memory:
                                                 No
 Support host page-locked memory mapping:
                                                 Yes
 Alignment requirement for Surfaces:
                                                 Yes
 Device has ECC support:
                                                 Disabled
 Device supports Unified Addressing (UVA):
                                                 Yes
 Device supports Managed Memory:
                                                 Yes
 Device supports Compute Preemption:
                                                 Yes
 Supports Cooperative Kernel Launch:
                                                 Yes
 Supports MultiDevice Co-op Kernel Launch:
                                                 Yes
 Device PCI Domain ID / Bus ID / location ID:
                                                0 / 1 / 0
 Compute Mode:
     < Default (multiple host threads can use ::cudaSetDevice() with device simu
ltaneously) >
deviceQuery, CUDA Driver = CUDART, CUDA Driver Version = 12.0, CUDA Runtime Vers
ion = 11.2, NumDevs = 1
Result = PASS
```

Lab 2 - 排序算法的并行及优化(验证)

OpenMP

在这个实验中我们对一个 10000000 维的 int 型数组进行归并排序,数组通过rand()进行随机初始化。根据我们 先前学过的归并算法写出归并排序的非并行版本,并可以从中发现归并排序具有显然的并行条件——每次递归划 分为两个数组,我们可以将两个数组放在不同cpu上运行以实现并行效果。

为达到上述目的,我们首先在主函数中加入omp_set_num_threads(8)用来设定我们需要使用的线程数(这里设定为8因为我的设备是4核8线程)。然后我们再想办法对 merge_sort()的递归并行处理。显然我们可以将 merge_sort()中两次递归直接用 #pragma omp sections 进行并行,但每次启动线程会消耗大量的常数时间,在 low 和 high 相差很小的时候,并行递归的开销远大于串行递归。于是我们对并行版本的快速排序进行优化,使用 if 判断,只有当 high-low>dx 时才并行递归,否则直接串行递归。

```
void parallel_merge_sort(int* a, int low, int high) {
   if (low >= high)
      return;
   int mid = (low + high) / 2;
   int dx = 1000;
   if (high - low > dx) {
      parallel_merge_sort(a, low, mid);
      parallel_merge_sort(a, mid + 1, high);
   }
   else {
      merge_sort(a, low, mid);
      merge_sort(a, mid + 1, high);
   }
   merge(a, low, mid, high);
}
```

接下来我们需要实现 merge() 函数的并行版本。并行归并算法有许多种,比较著名的有Valiant的并行归并算法、Cole的并行归并排序算法。其基本思想都是采取一定方法,将两个有序序列分解成若干个成对的段(这种成对的段叫段组),然后将每个段组都归并好,归并好的各段组自然连成了一个有序序列。

在此基础上, 我们的算法流程如下:

- 1. 确定两组数据的数量,分别记为 n1 和 n2;
- 2. 准备折半查找, l = 0, r = n1;
- 3. 确定第一组数据的枢轴位置 pos1 = (l + r) / 2;(若l <= r则退出)
- 4. 在第二组数据中,使用折半查找方法找到对应的枢轴 pos2;(具体流程略,时间复杂度 O(logN))
- 5. 如果分割得到的第一段数据规模比第二段数据规模小,则 l = pos1 + 1,回到3;(pos1向后调整)
- 6. 如果分割得到的第一段数据规模比第二段数据规模大,则 r = pos1 1,回到3;(pos1向前调整)

查找枢轴的实现代码如下:

```
int seek_pos[MAX_THREADS + 1][3] = {}, n1 = mid - low + 1, n2 = high -
mid;
   for (int i = 1; i < MAX_THREADS; i++) {//找第i个枢轴
        int l1 = low, r1 = mid, pos1 = mid, pos2 = high;
        while (r1 - l1 > 0) {
            pos1 = (l1 + r1) / 2; //折半查找, 先假定第一组数据的枢轴
           int 12 = mid + 1, r2 = high + 1;
           while (r2 - l2 > 0) {//再用折半查找确定第二组的枢轴
               pos2 = (l2 + r2) / 2;
               if (a[pos1] \le a[pos2])
                   r2 = pos2;
               else
                   12 = pos2 + 1;
           }
           pos2 = r2;
           if ((pos1 + pos2 - low - mid) * MAX_THREADS < (n1 + n2) *
i)
                l1 = pos1 + 1;
           else
                r1 = pos1 - 1;
        }
        seek_pos[i][1] = pos1;//将枢轴位置记录到数组中
        seek_pos[i][2] = pos2;
        seek_pos[i][0] = seek_pos[i][1] + seek_pos[i][2] - low - mid -
1;//输出枢轴位置
   }
   //边界条件
    seek_pos[0][1] = low;
    seek_pos[0][2] = mid + 1;
    seek_pos[0][0] = seek_pos[0][1] + seek_pos[0][2] - low - mid - 1;
    seek_pos[MAX_THREADS][1] = mid + 1;
    seek_pos[MAX_THREADS][2] = high + 1;
    seek_pos[MAX_THREADS][0] = seek_pos[MAX_THREADS][1] +
seek_pos[MAX_THREADS][2] - low - mid - 1;
```

上述代码中, $seek_pos[][]$ 数组记录了各对枢轴的位置。(如果计划启动4个线程,则需要查找3对枢轴,将原数据等分4份)其中, $seek_pos[x][1]$ 记录了第一组数据的第x个枢轴, $seek_pos[x][2]$ 记录了第二组数据的第x个枢轴, $seek_pos[x][0]$ 记录了即将归并得到的有序序列(即下面代码中的 temp[] 数组)中的第x个枢轴。

接下来便是并行归并操作,将归并的结果暂存到 temp[]数组中:

```
int* temp = new int[high - low + 1];
parallel_for(0, MAX_THREADS, [&](int x) {
   int i = seek_pos[x][1], j = seek_pos[x][2], k = seek_pos[x][0];
   while (i < seek_pos[x + 1][1] && j < seek_pos[x + 1][2])
    if (a[i] < a[j])
        temp[k++] = a[i++];
   else
        temp[k++] = a[j++];</pre>
```

```
while (i < seek_pos[x + 1][1]) temp[k++] = a[i++];
while (j < seek_pos[x + 1][2]) temp[k++] = a[j++];
});</pre>
```

所有的线程都完成了归并操作后,将 temp[] 数组中的内容拷贝回原数组中对应的位置,则完成了对 arr[] 数组 [low, high] 区域的归并:

```
parallel_for(0, MAX_THREADS, [&](int x) {
    for (int i = seek_pos[x][0]; i < seek_pos[x + 1][0]; i++)
        a[low + i] = temp[i];
});
delete[] temp;</pre>
```

将上述代码片段拼在一起,便得到了并行归并的函数 parallel_merge()。

在数据规模较小时,由于寻找枢轴、启动线程的开销相对较大,并行归并的运行效率甚至不及串行归并。当数据规模极大,使得寻找枢轴、启动线程的开销可以忽略的情况下,并行归并能获得比较可观的加速效果。这里我们为了方便测试选取的数组长度只有 10000000。

输出结果为

```
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ g++ -fopenmp lab2_openmp.cpp -o output
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
    Sequential merge sort time: 2.162406 seconds
    Parallel merge sort time: 0.793492 seconds
```

计算得加速比为 2.73。

Cuda

Cuda 程序执行的处理流程:

- 1. 分配内存空间和显存空间
- 2. 初始化内存空间
- 3. 将要计算的数据从 Host 内存复制到 GPU 内存上
- 4. 执行 Kernel 计算
- 5. 将计算后 GPU 内存上的数据复制到 Host 内存上
- 6. 处理复制到 Host 内存上的数据

Lab 3 - 矩阵乘法的并行及优化(验证)

OpenMP

同样,我们使用随机函数来初始化我们的矩阵,代码如下

分别定义串行矩阵乘法matMultCPU_serial()和并行矩阵乘法matMultCPU_parallel()函数。并行矩阵乘法函数如下:

我们在for循环前加了openmp指令#pragma omp parallel for schedule(dynamic),使得操作系统能自动根据cpu负载来调度线程并行运行。

输出结果为

xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./output
 Sequential matrix multiply time: 3.000000 seconds
 Parallel matrix multiply time: 1.000000 seconds

计算得加速比为3。

Cuda

在main函数中对矩阵进行随机初始化,并在 GPU 上开辟对应大小的空间,将数据从 Host 复制到 Device 上进行 矩阵乘法计算。

GPU 上主要计算步骤如下,给不同线程分配不同的计算任务,最后再合并

```
<u>__global__</u> void matrixMulGlobalKernel(int* pfMatrixA, int* pfMatrixB,
int* pfMatrixC, int m, int n, int k)
{
    int nRow = blockIdx.y * blockDim.y + threadIdx.y;
    int nCol = blockIdx.x * blockDim.x + threadIdx.x;
    int fCVal = 0:
    if (nRow < m \&\& nCol < n) {
        for (int i = 0; i < k; ++i) {
            fCVal += pfMatrixA[nRow * k + i] * pfMatrixB[i * n + nCol];
        pfMatrixC[nRow * n + nCol] = fCVal;
    }
    // __syncthreads();
    // if((threadIdx.x == 0) && (threadIdx.y == 0) && (blockIdx.x == 0)
&& (blockIdx.y == 0)) {
    //
          for(int i = 0; i < N*N; i++) {
    //
               printf("%d ", pfMatrixC[i]);
    //
               if(i \% N == N-1)
    //
                   printf("\n");
    //
           printf("\n");
    //
    // }
}
```

代码中部分注释掉的内容为前期调试输出内容,确保了在 CPU 和 GPU 上矩阵乘法运行的正确性和一致性,后期为了输出的简洁性我们将其注释掉。

下图示三次矩阵乘法运算的维度依次为 \$10\times10\$, \$100\times100\$,\$1000\times1000\$,我们可以看到 \$10\times10\$时使用 GPU 运算所花时间比 CPU 要长,原因是 GPU 花在线程开辟和处理上的时间不及它并行所节省的时间。当我们加大矩阵的维数,GPU 计算所花时间会远远小于 CPU 计算所花时间。加速比依次为 0,38,1173,886887。

```
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ nvcc lab3_cuda.cu -o output
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
GPU Time: 13
CPU Time: 5
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ nvcc lab3_cuda.cu -o output
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
GPU Time: 3
CPU Time: 3520
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ nvcc lab3_cuda.cu -o output
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
GPU Time: 3
CPU Time: 3
CPU Time: 2660660
```

Lab 4 - 快速傅里叶变换的并行实现(验证)

傅里叶变换常用于加速多项式乘法,而常规的快速傅里叶变换(原理略)通常是使用递归实现的,使用并行优化 的难度比较高。因此,我在这里实现了非迭代的快速傅里叶版本:先预处理每个位置上元素变换后的位置(每个 位置分治后的最终位置为其二进制翻转后得到的位置),然后先将所有元素移到变换后的位置之后直接循环合 并。

找变换位置这里其实有一个经典算法叫雷德算法,又被称作蝴蝶变换;不过我没有使用这一算法,因为蝴蝶变换 有一定的循环依赖性,很难并行优化。

为公平起见,用作对比的串行版本快速傅里叶变换是直接在并行版本上删去编译推导 #pragma omp for 得到的。这是因为递归版本的快速傅里叶变换通常有较大的函数递归开销。

为方便测试不同线程数与不同输入长度对应的串、并行消耗时间,我们在程序中加入运行参数设置部分——第一个参数是并行部分使用的线程数量,第二个参数是需要做快速傅里叶变换的数组长度的指数(例,输入为 n 表示数组长度为 \$2^n\$)。)

输出结果为

- xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 1 20
 Serial Time: 1.00673s
 Parallel Time: 1.08452s
- xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 2 20 Serial Time: 1.00539s

Parallel Time: 0.585752s

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 4 20

Serial Time: 1.04606s Parallel Time: 0.340816s

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 8 20

Serial Time: 1.05476s Parallel Time: 0.339198s

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 32 20 Serial Time: 1.11232s

Parallel Time: 0.315034s

xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 32 15
 Serial Time: 0.0229279s

Parallel Time: 0.00962864s

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 32 10

Serial Time: 0.00190487s Parallel Time: 0.00904797s

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./a.out 32 5

Serial Time: 2.8578e-05s Parallel Time: 0.00770975s

当输入数组的长度固定为 \$2^{20}\$ 时,

线程数	1	2	4	8
串行时间	1.00673	1.00539	1.04606	1.05476
并行时间	1.08425	0.585752	0.340816	0.339198
加速比	0.9	1.7	3.1	3.1

当并发线程数固定为32时,

	数组长度n	20	15	10	5
	串行时间	1.11232	0.229279	0.00190487	2.8578e-5
	并行时间	0.315034	0.00962863	0.00904797	0.0770975
	加速比	3.6	2.4	0.2	0.0

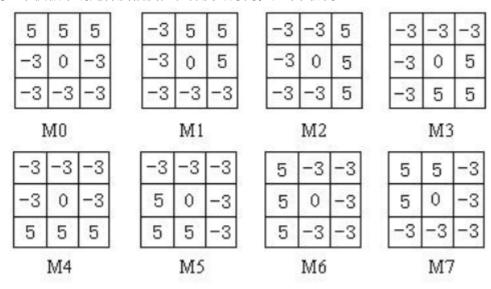
根据表格中所填数据,我们发现最大加速比为 3.6 , 此时并发线程数设置为 32 , 输入数组长度为 \$2^{20}\$。

Lab 5 - 常用图像处理算法的并行及优化(设计)

OpenMP

在这个实验中我们实现的是图像的边缘检测算法。

下面简单介绍一下我们使用的 Kirsch 算子——它是 R.Kirsch 于1971 年提出的一种能检测边缘方向的方法,使用了8个模板来确定梯度幅度值和梯度的方向,如下图所示:



图片中的每个点都用8个掩模进行卷积,每个掩模对某个特定边缘方向做出最大相应。所有8个方向中的最大值作为边缘幅度图像的输出。最大响应掩模的序号构成了边缘方向的编码。显然,其8个独立的掩模具有很好的并行性(我们设置并行线程数为8)。具体实现如 lab5_openmp.cpp所示。

在代码中我们首先构造了8个全局掩模矩阵并按 Kirsch 方法初始化。我们选择处理的图片是数字图像处理中最经典的图Lena。

在图像的处理过程中,我们采用任务并行:

```
#pragma omp parallel sections
{
    #pragma omp section
    {
        filter2D(image_gray, image_bw1, -1, kernel1);
        convertScaleAbs(image_bw1, image_bw1);
    }
    #pragma omp section
    {
        filter2D(image_gray, image_bw2, -1, kernel2);
        convertScaleAbs(image_bw2, image_bw2);
    }
    #pragma omp section
    {
        ...
    }
    ...
}
```

给每个卷积核分配到一个section中,整体的sections能保证所有部分的section能在进行完毕之后等待同步。

之后还需要找到每个像素所有8个方向中的最大值作为该像素边缘幅度图像的输出。我们看到遍历每个像素的过程有双重for循环,因此可以使用for循环的并行,同时加上2层坍缩。

在代码中我们输出了部分中间图像和串、并行的结果图像,以验证算法实现的正确性,最后为了避免图像输出所花时间对算法总运行时间的影响,我们在代码中将图像的输出部分全部注释掉。

输出结果为

• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$ g++ -fopenmp lab5_openmp.cpp -o lab5 `pkg-config --cflags opencv4 --libs opencv4`
• xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing\$./lab5
Sequential DIP time: 0.058003 seconds
Parallel DIP time: 0.025096 seconds
_

计算得加速比为 2.3。

Cuda

Lab 6 - 还没想好

Appendix

仅以此记录一下自己被困扰了一天的问题。以下是我写的第一个测试OpenMP的C语言代码

```
#include <stdio.h>
#include <time.h>
#include <omp.h>
void sum(){
    int sum = 0;
    for(int i = 0; i < 100000000; i++){
        sum++;
    }
}
void parallel(){
    clock_t start, end;
    start = clock();
    # pragma omp parallel for
    for(int i = 0; i < 100; i++){
        sum();
    end = clock();
    printf("Parallel time: %ld \n", end - start);
}
void no_parallel(){
    clock_t start, end;
    start = clock();
    for(int i = 0; i < 100; i++){
        sum();
    end = clock();
    printf("Serial time: %ld \n", end - start);
}
int main() {
```

```
parallel();
no_parallel();
return 0;
}
```

```
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ gcc -fopenmp demo.c -o output
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
    Parallel time: 26718700
    Serial time: 16876646
```

但是输出结果却令我大为震惊,因为开了并行竟然比不开更浪费时间,虽然我一开始以为可能是老师上课说的那种情况——并行的开销比并行的收益更大,但是当我把参数量调大之后发现这个现象仍然存在,于是我上网进行了搜索,终于发现原来是时间的测量方法使用错误。clock()记录的是CPU的滴答数,当并行多个进程同时计算,CPU滴答数成倍增加,所以我们得到的差值并不是真实的时间数,OpenMP提供的omp_get_wtime()才记录的是真实的运行时间,当我把所有时间测量函数从clock()修改为omp_get_wtime()后发现代码运行正常,结果如下

```
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ gcc -fopenmp demo.c -o output
    xiaoli@xiaoli-KLVC-WXX9:~/Project/Parallel-computing$ ./output
    Parallel time: 3
    Serial time: 16
```