基于大模型的AI芯片评测报告(0.2.1)

一、测试概论

本测试报告的评测逻辑基于上海人工智能实验室《面向国产硬件的大模型评测实施方案 (0.1.2)》(以下简称《方案》),涉及的基准值由实验室提供。本报告对送测的计算机视觉领域面向云侧的深度学习训练芯片的基本技术规格,**大模型训练、微调、推理**的功能、性能、稳定性等指标进行测试总结本次评测 **XXX** 芯片 **XXX**,综合性能为A100芯片的XX%**,测试结果符合预期**。

(此处插入芯片介绍,内容由厂商提供)

在**大模型训练中**,XXX对主流大模型支持度完整。综合性能约为A100的XX%**,**其中计算性能的得分为XXX,在BERT模型下计算性能较好,能达到基准的XX%。在LLAMA模型上和基准相当。GPT-3模型上则高于基准XX%左右。通信性能的得分为XXX,高于A100基准XX%。模型收敛和训练稳定性较好/一般/较差。

在**大模型微调**中,XXX对主流大模型微调支持度完整,综合性能约为A100的XX%,性能较好。

在**大模型推理**中,XXX文本生成整体性能达到A100的XXX%。XXX芯片的文生图的整体性能达到A100的XXX%。

测试结果汇总表如下:

测试大项		测试小项		评分	
大模型训练		功能	余玥7487		余玥
	余玥 748 7	性能		余玥7487	
		稳定性	余 玥7487		余玥
大模型微调	余玥7497	功能		余野7487	
	_{余玥} 748 ⁷	性能	<u>余明 1487</u>	余玥7487	余轩
		稳定性	金玥 7487		全班
大模型推理		文本生成			
人侯空推珪		文生图	_余 玥7487		余玥

*得分说明:

1. 未提交数据的测试条目显示为"NA",记为0分

- 2. 属于"本身不达标/未提供log/验收未通过"其中一种情况的测试项显示为0分,记为0分
- 3. 大模型报告不再显示测试项目权重和总分,总分仅在《AI芯片评测报告》中体现。

二、测试平台和测试环境

1. 测试平台

上海人工智能实验室牵头的硬件评测基于团体标准评测方法,对送测芯片进行技术规格、软件生态、功能、性能、模型支持等多维度评测,并按季度产出硬件评测报告,评测结论可为各类国产加速卡在不同维度的表现提供参考。目前硬件评测设计了两个层面的实施方案,分别是《AI芯片评测实施方案》和《基于大模型的AI芯片评测实施方案》,以应对市场对硬件在不同场景下的能力要求。(见下图)

		芯片基础信息
	4-4-4-11	算力
	基本技术规格	内存
	为允许	通讯带宽
		能效比
		软件栈
	软件生态	高性能计算库
detacts		开放性
基础	算子功能	算子功能
能力	模型功能	模型功能
		CONV
	Mr 7 Lil. AM	GEMM
	算子性能	Transformerblock
		长尾算子
	模型性能	模型性能
	AC - S - C - C - C - C - C - C - C - C -	AllGather
	通信性能	AllReduce

芯片基础能力考查

		Service and the service and th	模型介绍		
ı		基础信息	芯片介绍		
ı			基础信息		
		训练	功能指标		
ı	十姓刑	训练	性能指标		
ı	大模型	微调	功能指标		
		1双项	性能指标		
	人保空	₩-тш	文本生成推理性能指标		
		推理	文生图推理性能指标		
			稳定性指标		
		#44	通信指标		
		其他指标	检查点存储 加载性能指 标		

芯片大模型能力考查

评测结论可作为芯片生产厂商、应用厂商、前场销售及第三方机构对深度学习训练芯片(包含AI芯片模组和AI加速卡等形态)进行设计、采购、评测的参考。一方面评测的结果将为硬件厂商提供宝贵的参考信息,帮助他们了解自身在大模型领域的发展方向和优化需求。另一方面,评测结果也将为用户和开发者提供有价值的参考,帮助他们选择适合自己需求的硬件设备,并优化和改进应用程序的性能和效果。我们期待通过这一评测方案的实施,能够为国产硬件的发展注入新的动力,推动大模型技术的普及和应用,促进语言处理领域的创新和进步。

自2022年以来,实验室已主导进行了5次芯片评测工作,吸引了10余家国产芯片厂商积极参与,累计产出了40余份评测报告。部分企业已经将评测内容、方法和流程引入到自家测试流程中进行指导芯片研发方向。

2. 测试芯片

测试芯片为XXXXX,基准值选取英伟达A100,芯片简要介绍如下,具体技术参数详见:基本技术规格。

说明:

(此处插入芯片介绍,内容由厂商提供)

本报告基准芯片使用英伟达A100主要针对 AI、数据分析和 HPC 应用场景,在不同规模下实现出色的加速。英伟达A100是目前人工智能模型领域使用最多的芯片。

3. 测试环境

3.1 硬件信息

本报告的测试基于以下环境:

序号	Item	Info/Version	
2	CPU型号	余玥T48 ^T	余玥7487
3 A	节点内连接	余玥 7487	
4	节点间连接	余玥7487	余玥7487
5	操作系统	余玥 7487	
6	GCC	余 玥₹48₹	余玥7487
新 ⁷⁴⁸⁷ 7	Python	余明7487	
8	Pytorch	余玥 T48T	余玥7487
700			

3.2 软件栈版本

测试使用的代码库及其版本信息:

序号	Name	Version/Brar	nch
1	InternLM	余玥 TAST	
2	Bert-Pytorch	余玥7487	
3	Alpaca-Lora	余玥 TAST	余玥7487
4	LLaMa	余明 7487	
5	Stable-Diffusion	余用 7 48 7	余玥7487
-107	-197	-107	

4. 测试方法

上海人工智能实验室与各芯片厂商联合开展评测。在制定好实施方案并确定所测模型后,厂商需要严格按照实施方案对自家芯片进行测试,并将验证数据与日志整理并发送到实验室制定的数据上传地址。在整个模型适配过程中,厂商只可进行有限的代码修改,以确保模型能够在不同芯片上公平公正的评测,也防止厂商通过不合理的手段提高测试数据。在产生测试结果并提交数据后,实验室会对厂商所提交的数据进行上机抽查验证与日志验证,确保数据真实可靠。验证结束后,实验室会与厂商同步测试结果与芯片表现。同时,所有测试代码均已开源,测试过程、数据均可复现。

三、测试内容和测试数据

1. 基本技术规格

基础技术规格内列举的项目详见基础模型评测报告,不再重复计分。

表4基础技术参数

项目	基准值	测试值
FP16算力 (TFLOPS)	312	
FP32算力 (TFLOPS)(非Tensor Core)	19.5	余明 ^{↑461} 5T 会用 7.48T
FP32算力 (TFLOPS)(Tensor Core)	156	
INT8算力 (TOPS)	sī 624	
INT16算力 (TOPS)	312	
BF16算力 (TFLOPS)	8 ¹ 312 ₍₁₉₇₇₎	
TF32算力 (TFLOPS)	156	
容量 (GB)	80 ⁽⁸⁾	
带宽 (GB/s)	2039	
主机-设备带宽 (h2d)(GB/s)	22.3	余明 ⁷⁴⁸¹
设备-主机带宽 (d2h)(GB/s)	15.0	余玥TABT
节点内卡间带宽 (GB/s)	600	(1) (1) (1) (1) (1) (1) (1) (1) (1) (1)
单张显卡内数据转移带宽 (d2d) (GB/s)	1587.6	余用 ^{TAST} 37 会用TAST
最高浮点算力能效比 (TFLOPS/W)	0.557	7887
最高整型算力能效比 (TOPS/W)	1.116	余时。 37 余明7487

2. 大模型训练

2.1 功能指标

测试内容:

测试训练芯片以及其软件栈是否支持大模型的训练以及是否满足对应技术要求。

测试方法:

参照《方案》附录A待测大模型列表,给定模型测试数据集、超参配置、要求训练轮数以及测试精度要求,当训练轮数达到训练要求的轮数时,测试模型训练目标(Loss、Loss与标准值方差、PPL)满足要求。

最后模型支持率,公式如下:

模型支持率
$$=\sum \alpha_i \cdot [模型_i$$
是否支持]

其中, α_i 为第i个模型的权重系数,每个模型权重系数如列表所示,根据模型发布时间、技术热度、参数规模等决定。

测试数据:

模型名称	权重	Lo	ss	Loss与标	准值方差	余玥 ⁷⁴⁸⁷ ₽	_第 7487 得	
1天主 口 17	似里	基准值	测试值	基准值	测试值	基准值	测试值	19
8.57	15%		75.57		77.01		75.00	
余翔 (46)	40%	余玥「	31	余明 748		余明 148		余月1年
余明7487	30%	487	余玥748	7	余玥7487		余羽7487	
余玥7487	15%	余明74	37	余玥7487		余玥7487		余利7487
		,	总分					

2.2 性能指标

(1) 计算性能

测试内容:

大模型在不同配置(单节点、多节点)下训练的效率和速度。

定义训练计算性能的核心指标TGS(tokens/gpu/second),表示每秒单块GPU能够处理token的数量。 其中TGS计算公式如下:

$$TGS = rac{tokens \cdot GlobalBatchSize}{$$
每轮迭代时间 $\cdot GPU$ 卡数

测试方法:

测试的模型来自《方案》附录A。流程如下:

- 1. 准备模型训练所需的参数、数据集、训练过程不能对设定参数进行修改。
- 2. 启动模型训练,执行M(M<50)次迭代(iter)或步数(step)训练作为暖身轮。
- 3. 至少执行一个完整的训练轮(epoch)或超过规定迭代(iter)或步数(step),根据《方案》6.3.6 中定义计算模型的训练性能。

模型训练TGS性能单项得分,其计算公式如下:

$$TGS$$
性能单项得分 $=rac{TGS}{TGS_{baseline}}$

其中,该模型TGS性能得分算术平均的公式为:

模型
$$TGS$$
性能 $= \frac{1}{N} \cdot \sum_{i=1}^{N}$ 模型 $_{i}$ 的 TGS 性能单项得分

最后,大模型性能总分,其计算公式如下:

$$TGS$$
性能总分 $=\sum_{i=1}^{N}$ 权重 W_{i} · 模型 $_{i}$ 的 TGS 性能

测试数据:

余玥7487	## TABT	TGS(带到		TGS(带宽	XXXGb/s)	## 4K/目 / \	
	模型名称	卡数	权重 —	基准值测试值		— 性能得分 —	
· ────────────────────────────────────	疾的 7ART		· 亲奶~1487	Ŷ	7487	98.993.7 A.S.T	
	余玥7487	余玥7487		_{余玥748} 7	_{余用} 748 ⁷		
余玥 7487	余現 TAST		金明 ⁷⁴⁸⁷	Ŕ	T847 FF	余玥7487	
	余明 7481	余玥7481		_余 玥 7481	余明7481		
余玥7487	余用7487	,		会	宋用7487	余玥7487	

(2) 通信性能

测试内容:

测试5种不同的通信操作(all_reduce、all_gather、all_to_all、broadcast、pt2pt)在8卡和32卡下通信性能。对于大模型来说all reduce是影响训练性能的核心因素,因此权重占比最高。基准数据采用 DeepSpeed Communication Benchmarking Suite在A100下获取。

测试方法:

每一个测试配置(节点配置和通信负载)下的计算公式如下:

通信性能的总计算公式如下:

通信性能评分 $= \alpha_i \cdot 配置_i$ 的通信性能

其中, α_i 表示第i项配置的权重系数。

测试数据:

+B.//-	E _E*** +77 ==		Cina (Dutas)	Description	Duratio	n (ms)	Throughp	hroughput (Gbps)	
操作	卡数	权重	Size (Bytes)	(数据量*字节数)	基准值	测试值	基准值	测试值	
all_reduce	8	25.00%	15.86 GB	4259924984x4	126.905	51	2148.338		
all_reduce	32	25.00%	15.86 GB	4259924984x4	373.565	余玥748	729.815	余玥7487	
all_gather	8	6.30%	512.0 MB	134217728x4	16.915	37	2031.292		
all_gather	32	6.30%	128.0 MB	33554432x4	47.117		729.249	7	
all_to_all	8	6.30%	4 GB	1073741824x4	17.54	張翔	1958.977	余 野	
all_to_all	32	6.30%	4 GB	1073741824x4	314.13	37	109.38		
broadcast	8	6.30%	15.86 GB	4259924984x4	72.62	余玥748	1877.133	余玥7487	
broadcast	32	6.30%	15.86 GB	4259924984x4	196.439	77	693.939		
pt2pt	8	6.30%	15.86 GB	4259924984x4	66.02		2064.778		
pt2pt	32	6.30%	15.86 GB	4259924984x4	762.939	余玥748	178.673	余玥7481	
余	玥7487		余明 7487	金期 7487	· 总分	87	余玥7487		

(3) 检查点存储/加载性能

测试内容:

测试大模型训练过程中的Checkpoint保存和加载的性能。

测试方法:

通过日志输出的Checkpoint保存总耗时、Checkpoint加载总耗时分别与基准值比较计算该项评分:

检查点存储/加载性能得分 = $\frac{测试Ckpt}$ 保存总耗时 \cdot 0.7 + $\frac{测试Ckpt}$ 加载总耗时 \cdot 0.5

模型名称	卡数		del time ns)	save-op time		all save	time (s)	all load	time (s)	sav
_家 玥7487		基准值	测试值	基准值	测试值	基准值	测试值	基准值	测试值	1487
_{余玥了A}	8		调7487	余菲	7487	余玥	487	会期了	487	
-7497	32	- 7497		7497				97		127
JC 17.3	32	2K 32 3	95	3	· · · · · · · · · · · · · · · · · · ·		张布		张翔.	
余 玥₹4₹	128		第7487	余玕	7487	余玥	487	余玥了	487	
余玥7487		余玥7487	余	月1487 总分	力	1487	余玥7	487	余玥「	1487

2.3 稳定性指标

测试内容:

测试大模型训练的稳定性,包括前100个step的Loss波动,用于反映模型训练在精度上的稳定性,以及3天内是否出现训练过程终止、显存溢出、Loss不收敛等与预期不符导致训练无法继续的崩溃情况。

测试方法:

1. 前100个step或iter的Loss与基准值的方差。

稳定性方差
$$=rac{1}{100}\sum_{i=1}^{100}(L_i-L_{mean})^2$$

其中 L_i 为第i个step的Loss与基准值的差值, L_{mean} 为这100个差值的平均值。

稳定性方差得分 =
$$1 - min(1.0,$$
稳定性方差)

2. 记录72小时的训练崩溃次数C,以及每次崩溃后的平均恢复时间R。

崩溃率得分 =
$$\frac{1}{(C+1)^2}$$

3. 最长无故障工作时间(h)。

最长无故障得分
$$=\frac{h}{72}$$

稳定性得分 = 崩溃率得分 \cdot 0.6 + 最长无故障得分 \cdot 0.2 + 稳定性方差得分 \cdot 0.2

模型名称	卡数	4	tep的Loss 动	72小时内	崩溃次数	最长无故障	章工作时间	前100个 step的 Loss波动	72小时内 崩溃次数
		基准值	测试值	基准值	测试值	基准值	测试值	得分	得分
InternLM-7B	8	0	玥7487	0	7487	72 ₍₁₎	87	余玥7487	
InternLM-65B	32	0		0	. 70	72	748		7487
张37		75.272	总	分	35.77		95.42		35.47

3. 大模型微调

3.1 功能指标

测试内容:

测试训练芯片以及其软件栈是否支持大模型的微调以及是否满足对应技术要求。

测试方法:

参照《方案》附录B待测大模型列表,给定模型测试数据集、超参配置、要求训练轮数以及测试精度要求,当训练轮数达到训练要求的轮数时,测试模型训练目标(Loss、Loss与标准值方差、PPL)满足要求。

最后模型支持率,公式如下:

模型支持率
$$=\sum \alpha_i \cdot [模 \mathbb{Q}_i$$
是否支持]

其中, α_i 为第i个模型的权重系数,每个模型权重系数如列表所示,根据模型发布时间、技术热度、参数规模等决定。

测试数据:

模型名称	Lo	ss	Loss与标准值方差		978 TAB ^T PPL		得分
保空石 小	基准值	测试值	基准值	测试值	基准值	测试值	14刀
Alpaca-Lora	0.950		0	-	-	-	-07
InternLM-7B/LLaMa1-7B	1.350		0	-	余明 -	-	余明下
· 病用 740 · · · · · · · · · · · · · · · · · · ·		总分	}	余用7487		余玥7487	

3.2 性能指标

(1) 计算性能

测试内容:

大模型在不同配置(单节点、多节点)下微调的效率和速度。

测试方法:

测试的微调模型来自《方案》附录B。流程及性能计算公式参考大模型训练。

测试数据:

余用7₺87			TGS		TGS(关闭	lint8量化)	_{余玥7487}				
模型名称	权重	权重	权重	权重	卡数	XXXGb/s		XXX	Gb/s	TGS得分	
25.77		375.00	基准值	测试值	基准值	测试值					
Alpaca-Lora	0.25	8	余玥	7481	余耳	7481	余玥7487				
Alpaca-Lora	0.25	32		4	京玥7487	_余 用TA	57				
InternLM-7B	0.25	8	企 珥	7487	£7.0	A 7487	金田7487				
InternLM-7B	0.25	32			77						
东州	总分										

(2) 通信性能

大模型微调通信底层原理与预训练一致,直接使用大模型训练通信性能评分。

(3) 检查点存储/加载性能

大模型微调检查点存储与加载原理与预训练一致,直接使用大模型训练检查点存储/加载性能评分。

3.3 稳定性指标

大模型微调稳定性评分直接使用大模型训练稳定性评分。

4. 大模型推理

4.1 文本生成推理性能

测试内容:

测试FP16/INT8 LLaMa v1 7B&65B 或 FP16/INT8 LLaMa v2 7B&70B大模型在不同并发、不同输入和输出长度下的性能指标:

- (1)模型初始化加载时间:通过配置不同参数量大模型的并发数和batchsize,来测试不同组合下的模型初始化加载时间,响应时间和吞吐量,以评估服务的承载能力和性能。
- (2)响应时间:指用户从发送请求的时刻到用户收到响应结果的时刻所经过的时间,它直接影响用户体验。对于大语言模型来说,因响应结果是流式输出,目长度不确定,所以我们把这个指标转化为:首字延迟(first token latency)和推理耗时,分别度量第一个token生成时所消耗的时间,以及平均每个token所需要的时间。
- (3) 吞吐量(token throughput):指每秒生成的token数量,它与响应时间、并发数密切相关,用来衡量服务的承载能力。

测试方法:

首字延迟是影响用户体验的最主要因素,而吞吐又直接与推理成本相关。我们筛选了线上推理服务的数十万条日志,512的长度能够覆盖线上用户93%的需求,通过不同的长度组合模拟真实用户输入输出,取该组首字延迟和吞吐平均值反映不同情况下推理性能。然后根据不同需求场景下对首字延迟的要求,分为500毫秒以下、500毫秒至1秒、1秒至3秒、3秒以上一共四档,取满足该档要求的最大吞吐值,然后分档与基准值进行对比计算得分。

使用 FP16/INT8 LLaMa-V1/2 进行推理。

编号	模型	并发数	Batchsize	Input tokens	Output tokens	_{余明 748} 7 卡	数	余明748	吞吐	余耳	首字延迟 (ms)	
			余玥7487		tokens	基准值	测试值	基准值	测试值	实际值	基准值	测试
1	4	1 A 7487	1	明7487	128	1 431 7487		全用748	7	全罪	7487	
2		1	1	256	512	1	-197		-10			-497
3		1	1		1024	1	余 珩		余 卯		9	(3)3
4	余	用 ⁷⁴⁸⁷ 1	1	玥7487	128	余明 1487		余玥748	7	余环	7487	
5		1	_{余玥7487} 1	512	512	1	余玥7487		余玥748	7		到7487
6		1	1	-07	1024	1			7		-07	
7	余	1	1	1024	1024	^{余明} 1		余坍下		余年	1,038	
8		8	**************************************		128	1	余玥7481		余玥748		÷	明7481
9	余	A 148 8	8	256	512	金班 187		余明748	7	余环	7487	
10		8	8		1024	1	~ IR 7487		~FI 748	1		7487
11		8	8		128	1	4536		\$5.943 ·		1	
12	余	A 1481 8	8	512	512	余明 1487		余玥748	7	余环	7487	
13		8	全用TABT 8		1024	1	余玥7487		余玥748	7	ş	到7487
14		8	8	1024	1024	1		7.48	7		7487	
15	75	16	16	N 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	128	1	-7	7.77		7		
16		16	16	256	512	1	余纳了个		余明"		÷	CAR TOWN
17	余	a 148 1 6	16	明748 ⁷	1024	余羽 187		余玥748	7	余环	7487	
18		16	16		128	1	余玥7487		余玥748	7	4	到7487
19		16	16	512	512	1						
20	余	16	16	玥7487	1024	余邦 7481		余明7年	1	余环	7481	
21		16	^{余明 TABT} 16	1024	1024	1	余玥7487		余玥748		4	第7487
22		32	32	E 7487	128	1,7487		A# 748	7	~花	7487	
23	96	32	32	256	512	1	7487	SRH3'	7A8	SENT.		TH 7487
24		32	32		1024	1	G-494 1		Atl 17			1
25	余	32	32	明748 ⁷	128	余明 1 ¹⁸⁷		余玥748	7	余罪	7487	
26		32	€ 1432	512	512	1	余玥7487		余玥748	1	4	到7487

27	32	32		1024	1	余玥7487		余玥7487		新 玥7487
28	32	32	1024	1024	1 87		全到 7487		全用 7487	
29	64	64	23	128	1	-7	735 7		73.5.1	27
30	64	64	256	512	1	实第7481		架 第 ^{7,48} 1		32337481
31	64	64	余用7487	1024	余明 1187		余玥7487		余玥 7487	
32	64	64		128	1	余玥7487		_{余玥748} 7		_{余玥7487}
33	64	64	512	512	1			,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	27	
34	64	64	777481	1024	1		元·第二74社		9c97 7481	
35	64	64	1024	1024	1	余玥7481		余玥 7481		余玥7481
36	_{余月7487} 1	1	_{余明7487}	128	8		余玥 7487		余玥7487	
37	1	7487	256	512	8	7487		7487		7487
38	1	1		1024	8	金妇		金钥 11		2:37
39	余月7481	1	余用7481	128	8		余玥 748 7		余玥 7481	
40	1	_{余玥7487} 1	512	512	8	余玥7487		余玥7487		_余 玥7487
41	1	1	- 7.87	1024	8		- 7487		7.87	
42	1	1	1024	1024	8		会别(四		金铜	
43	8	8		128	8	会场 ^{7,48} 了		余界不配		9E3F3 TAST
44	a 148 ¹ 8	8	256	512	8		余玥748 7		余玥7487	
45	8	8		1024	8	余玥7487		_{余玥} 7487		在明7487
46	8	8		128	8	23.4		23**		
47	8	8	512	512	8		会明 144		余明 1407	
48	8	^{余羽 7487} 8		1024	8	余明7487		余玥 7487		余玥 7487
49	8	8	1024	1024	8		~== 748T		~B7487	
50	16	16	23. N. 3.	128	8	7.97	SK-973	7.97	SK 4.3	-497
51	16	16	256	512	8	(HO)		金珥 (40)		明(40)
52	16	16	余 厨7487	1024	8		余 玥 74€ 7		_{余明} 7487	
53	16	48 148 16		128	8	余玥7487		_{余玥748} 7		食 現7487
54	16	16	512	512	8					
55	16	16	97 月7481	1024	8		9577 7A8 I		95.77.7A81	
56	16	16	1024	1024	8	余年1427		余妇 7-12-7		第3月142 7
57	32	32	介用7487	128	8		金玥7487		_{余玥 7487}	
58	32	32	256	512	8	_{余玥 7487}		金珥 7487		4 # 7487
59	32	32		1024	8	75.77		ALC.		7 .01
60	32	32	余明7481	128	8		余玥7481		余玥 7481	
61	32	32	512	512	8	余 玥 7487		余玥7487		_利 玥 7487
62	32	32	7,07	1024	8		a QT		-407	
63	32	32	1024	1024	8		金玥 741		会到 (40)	
61	61	61		12Ω	Q	⊅⊞ 7481		<u>∌⊞748</u> 1		TE 7481

04	U4	418 748 0 44	1	140	O	会明7487		全到7487	1	4到7487
65	64	64	256	512	8					
66	64	64	余明7487	1024	8		余玥 746		余玥 [45]	
67	64	64		128	8	余玥7487		余玥7487		我到7487
68	64	64	512	512	8		☆ 珥7487		全租7487	
69	64	64		1024	8	07	315-7		715-7	
70	64	64	1024	1024	8	条织 7.4%		余妇"		9 (3)3 (7.4%)
71	80	80	余用7487	128	8		余玥7487		余玥7487	
72	80	80	256	512	8	余玥7487		余玥7487		_{無羽7487}
73	80	80	07	1024	8				07	
74	80	80	李丽748	128	8		余邦了春		亲卵 ^{TAN}	
75	80	80	512	512	8	余玥7487		余玥7487		_我 到7487
76	80	80	金明7487	1024	8		余玥7487		余玥7487	
77	80	80	1024	1024	8	7487		7487		7,487
78	96	96		128	8			秦树 (100		
79	96	96	256	512	8		余玥748		余玥7487	
80	96	96		1024	8	余玥7487		余玥7487		_{我到7487}
81	96	96	- 7/87	128	8		- 7081		-7.87	
82	96	96	512	512	8		ATH 191		77	
83	96	96		1024	8	余好 1427		余玥 1487		4537 AST
84	96	96	1024	1024	8		余玥 ^{74€7}		余玥7487	
_{完現 7487}		余玥 7487	1	余明7487		余玥7487	l	余玥7487	I	余玥7487

	余	Input t	_使 玥7487	余 玥7487					
编号	编号 模型	首字延迟范围(ms)	最大吞吐 (90%)		模型加载时间 (s) (10%)		最大吞吐得分	模型加载时间得分	
	余	_{育748} 7	基准值	测试值	基准值	测试值	_院 玥 7487	余明 7487	
0		(0, 500]	余 玥748	1	余玥	487	余玥7487	余 羽	
1		(500, 1000]							
2	余	(1000, 3000]	8.1	余坊 7 年	=		長男子為	余羽 7481	
3		(3000, +∞)	余玥了些	7	余玥	487	余明 7457	余玥	
4	余	(0,500]	87	余玥748			_{能用7487}	余玥.7487	
5		(500, 1000]	全玥T4 ⁹	7	全玥	487	全用7487	用金	
6		(1000, 3000]	73		-		7355	734.1.1	
7	余	(3000, +∞)	18	余明748			福玥7487	_{余玥T48T}	
余玥7487	I	余玥7487		7	余玥	7487	余玥7487	余期	

	Æ	Input t	国 7487	≈ ₩7487				
编号	模型	首字延迟范围(ms)	最大吞吐 (90%)		模型加载时间 (s) (10%)		最大吞吐得分	模型加载时间得分
	余	_{育了48} 7 余玥?	』 基准值	测试值	基准值	测试值	_{能用748} 7	余玥7487
0		(0, 500]	- 745	1		197	- 7497	
1		(500, 1000]	H.M.		余玥	40.	95.773	余玥(**
2	余	(1000, 3000]	187	余玥748			_{使期7487}	余明7487
3		(3000, +∞)	余 玥748	7	余玥	487	_余 玥7487	余羽™
4		(0, 500]	187	-748			-7497	- TART
5	75	(500, 1000]		Alexander ()			(2) (4) (4) (4) (4) (4) (4) (4) (4) (4) (4	余期 (40)
6		(1000, 3000]	余玥745	1	余玥	487	余玥7487	余明 ^{↑Δ}
7	余	(3000, +∞)	187	余玥748			_{存現 7487}	余期 7487
余玥7487		新用7487	总分	7	- 金明	7487	_{余玥} 7487	☆ 期74

4.2 文生图推理性能

测试内容:

图像扩散模型在不同生成提供分辨率图像的耗时。

测试方法:

根据图片生成的时间计算单位时间内的吞吐量作为衡量文生图模型的推理性能。

使用 Stable Diffusion 1.5/2.1,图编译/原生模型加载时间。

Batch	分辨率	内存占用(GB)		推理耗时(s)		吞吐量	(fps)	模型加	载时间	吞吐量得分	模型加载时间得	
size	刀拼竿	基准值	测试值	基准值	测试值	基准值	测试值	基准值	测试值	台吐里特刀	作名字 ル 年 取り 日代	
	512*512											
1	640*640		余玥	7487		余玥7487		余耳	7487	余野	7487	
余玥7487	768*768	余玥7487		4	第7487		余玥748			_{东玥7487}	余玥 [™] 48 [™]	
	512*512			7.A8.T		-7487			7487		7,87	
2	640*640		余 珩			余 妇、		余耳	[40.	余年		
余玥7487	768*768	余玥 748		4	玥 748		余玥 748			余玥"(40)	余玥 (48)	
	余玥7487		余羽	1487 总:	分 分	余玥7487		余环	_{A 7487}	余野	7487	