

# Bota Andrei-Daniel

• +0770-434-062 • bota.co.andrei@student.utcluj.ro •

## Educație

### UNIVERSITATEA TEHNICĂ DIN CLUJ-NAPOCA

Facultatea de Electronică, Telecomunicații și Tehnologia  
Informației  
Specializarea: Electronică Aplicată  
An de studiu: IV  
Burse: bursă de performanță (anul 2024-2025)

Cluj-Napoca  
(2022 - prezent)

### LICEUL TEORETIC SOLOMON HALIȚĂ

Profil: Matematică-Informatică

Sângeorz-Băi, Bistrița-Năsăud  
2018-2022

## Experiență Profesională

### Chelner

Gestionarea comenzilor și interacțiunilor cu clienții într-un mediu dinamic.  
Dezvoltarea abilităților de comunicare și rezolvare rapidă a  
problemelor.  
Colaborare eficientă în echipă.

Popeye Fast-Food  
Bistrița-Năsăud  
16/07/2019 - 30/08/2019

## Proiecte Tehnice Relevante

### Stagiu de Practică la Analog Devices Romania

**Descriere:** Participare la dezvoltarea unui modul hardware cu ADC și accelerometru, incluzând design schemă electrică, PCB, HDL pentru FPGA Cora Z7, driver Linux embedded pentru AD5592R, CI/CD DevOps și o aplicație high-level pentru procesarea datelor în timp real (control mouse, unghiuri roll/pitch).

**Rol:** Contribuție la experimente practice, alegerea componentelor, design PCB, simulare HDL, dezvoltare driver și aplicație Python.

**Tehnologii folosite:** ADALM2000, Scopy, Kicad, Vivado, Verilog, FPGA Cora Z7, Linux Kernel, SPI, GitLab CI/CD, Python.

**Rezultate:** Modul hardware funcțional după , cu răspuns precis la înclinații (1.14V-2.04V), comunicare SPI eficientă, driver Linux activ și aplicație pentru simulări intuitive.

**Link:** <https://github.com/DeiuRo17/analogdevicesummerschool>

### Sistem de Control și Interfață Analogică

**Descriere:** Proiectarea și simularea unui circuit analogic complex care procesează un semnal de intrare printr-un amplificator, un filtru KHN, un amplificator cu câștig programabil (PGA) și un redresor de undă completă.

**Rol:** Analiza și proiectarea fiecărei etape a circuitului, verificarea performanței în simulare și ajustarea parametrilor.

**Tehnologii folosite:** LTspice, Scopy

**Rezultate:** Sistemul a procesat corect semnalul de intrare, fiecare bloc funcționând conform așteptărilor.

**Link:**

<https://github.com/DeiuRo17/Proiectarea-i-Implementarea-unei-Interfe-e-Analogice-Avansate-in-LTSPICE>

## Proiecte personale

**Link:** <https://github.com/DeiuRo17/Proiecte-Personale>

## Formare Suplimentară

**Machine Learning Course :** <https://github.com/DeiuRo17/Machine-Learning-Course>

**Analog Devices Workshops:** <https://github.com/DeiuRo17/AnalogDevicesWorkshops>

## Adițional

**Competențe Lingvistice:** Engleză (B2)

**Limbaje de programare:** C, C++, Java, Python, Verilog/HDL

**Software și instrumente:** MATLAB, OrCAD, Proteus, Keil, Vivado, Xilinx, LTspice, Analog Discovery, ADALM2000, Scopy, KiCad, GitLab CI/CD