

深圳市海凌科电子有限公司

HLK-7688A 硬件手册



目 录

1.	产	品简介	1
		基本参数	
2.	方	框图	2
2.	1.	典型应用	3
2. 2	2.	规格	4
2. 3	3.	接口数量	4
		气特性	
		供电要求	
3. 2	2.	射频特性	5
3. 2	2. 1	. 802. 11B 11M	5
3. 2	2. 2	. 802.11G 54M	5
3. 2	2. 3	. 802.11N MCS7 (HT20)	6
3. 2	2. 4	. 802. 11N_MCS7 (HT40)	6
		块引脚定义	
4.	1.	引脚图定义图	7
4. 2	2.	默认引脚图定义	8
5.	模	块尺寸图	10
6.	回	流焊温度曲线	11

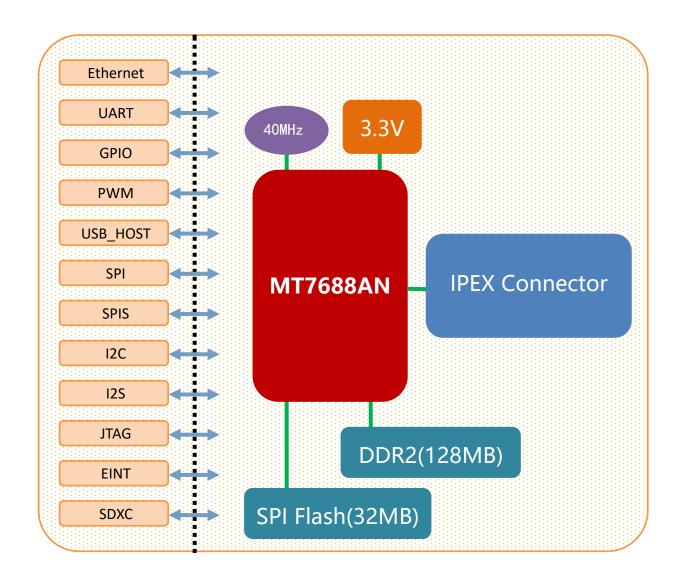
1. 产品简介

海凌科电子出品的 HLK-7688A 模块是一款基于联发科 MT7688AN 为核心的低成本低功耗的物联网模块。该模块引出了 MT7688AN 的所有接口,支持 Linux 和 OpenWrt 操作系统及自定义开发,具有丰富的接口和强大的处理器,可以广泛的应用于智能设备或云服务应用等,并可以自由进行二次开发。

1.1. 基本参数

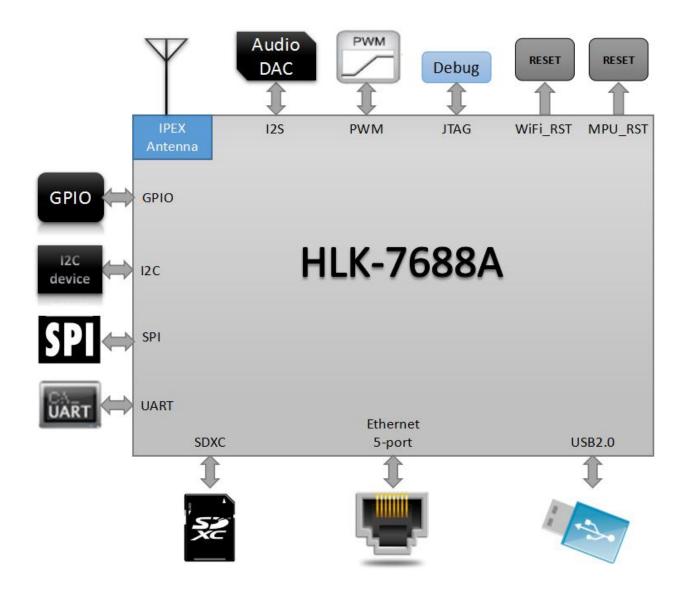
- 超强数据处理能力,MCU 主频达 580MHz
- 150M 的无线速率
- 支持 802.11b/g/n 模式
- 20/40 信道带宽
- 支持 802.11v
- 支持 AP,STA 及 AP,STA 混合模式
- 5 个 10/100M 自适应网口
- 1个 USB2.0 主机接口
- 多种接口 SPI/SD-XC/eMMC
- 丰富的外设接口, SPI,I2C,I2S,PCM,UART,JTAG,GPIO
- 广泛应用于物联网
- 内置强大的 PMU
- 支持 16 个 Multiple BSSID
- 支持多种加密方式 WEP64/128, TKIP, AES, WPA, WPA2, WAPI
- 支持 QoS, WMM, WMM-PS
- 支持多种系统,Linux 2.6.36 SDK,OpenWrt 3.10

2. 方框图



HLK-7688 模块架构图

2.1. 典型应用



HLK-7688A 典型外设接口图



2.2. 规格

项目	参数	备注
模块型号	HLK-7688A	版本 V1.2
主芯片	MT7688AN	
内核	MIPS24KEc	
主频	580MHz	
内存	DDR2 128MB	可定制 DDR2 64M/32MB
Flash	32MB	可定制 16MB/8MB
温度	工作温度: -20℃~55℃	
(血)支	存储温度: -40℃~85℃	
湿度	使用: 10~95%(不凝结)	
1111/又	存储: 5~95%(不凝结)	
尺寸	18mm×32.8mm×2.8mm	

2.3. 接口数量

接口	模块具备的接口	出厂默认固件支持的接口	
WiFi 标准	IEEE 802.11b/g/n	支持	
Ethernet 接口	5 个 10M/100M 自适应	1个WAN、4个LAN	
UART	3 路	2路 UART 具备透传功能	
SDIO	1 路	不支持	
SPI	1 路	不支持	
I2C	1 路	不支持	
125	1 路	不支持	
PWM	1 路	不支持	
GPIO	8路以上	已定义功能	

说明:

1,模块出厂默认烧写的为我司基于 Linux 开发的固件;该固件的 Ethernet、WiFi、UARTO 和 UART1 具有透

传功能。

2,可以根据实际使用情况烧写 OPENWRT 程序或 MTK 原厂的 Linux 程序。

3. 电气特性

3.1. 供电要求

供电要求					
电源输入电压	DC:3.3±0.2V				
空载运行电流	170±50mA				
供电电流要求	≥800mA				

3.2. 射频特性

3.2.1. 802.11b 11M

802.11b Transmit (Conductive)							
Item	Condition	Min. Typ.		Max.	Unit		
Frequency Range		Channel 1		Channel 13			
Tx Power Level	DQPSK	18	20	22	dBm		
Frequency Tolerance		-15	0	15	ppm		
C 1 W . 1	11MHz→22MHz		40		dBr		
Spectral Mask	>22MHz		53		dBr		
Modulation Accuracy	All Data Rate		15		%		
	802.11b F	Receiver (Co	onductive)				
Item	Condition	Min.	Тур.	Max.	Unit		
Frequency Range		Channel 1		Channel 13			
Min. Input	11Mbps PER<8%	-91.5	-89.5	-87.5	dBm		

3.2.2. 802.11g 54M

802.11g Transmit (Conductive)



Item	Condition	Min.	Тур.	Max.	Unit
Frequency Range		Channel 1		Channel 13	
Tx Power Level	OFDM	15	17	19	dBm
Frequency Tolerance		-15	0	15	ppm
Modulation Accuracy	All Data Rate		-31	-28	%
802.11g Receiver (Conductive)					
Item	Condition	Min.	Тур.	Max.	Unit
Frequency Range		Channel 1		Channel 13	
Min. Input	54Mbps PER<10%	-78. 0	-76.0	-74.0	dBm

3.2.3. 802.11n MCS7(HT20)

802.11n_HT20 Transmit (Conductive)							
Item Condition		Min.	Тур.	Max.	Unit		
Frequency Range	Frequency Range			Channel 13			
Tx Power Level	Tx Power Level OFDM		17	19	dBm		
Frequency Tolerance		-15	0	15	ppm		
Modulation Accuracy	Modulation Accuracy All Data Rate		-31	-28	dB		
	802. 11n_HT2	0 Receiver	(Conductive)				
Item Condition		Min.	Тур.	Max.	Unit		
Frequency Range		Channel 1		Channel 13			
Min. Input	MCS7 PER<10%	-76 . 5	-74. 5	−72 . 5	dBm		

3.2.4. 802.11n_MCS7(HT40)

802.11n_HT40 Transmit (Conductive)							
项目	最小	典型值	最大	单位			
Frequency Range		Channel 1		Channel 13			

硬件手册

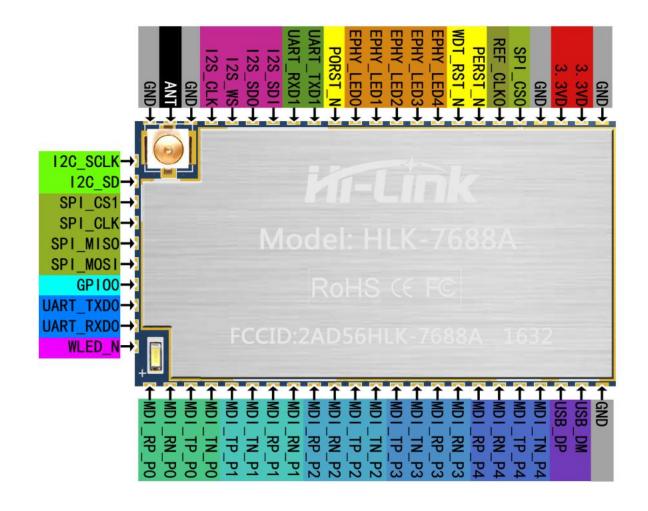
OFDM	15.0	17. 0	19.0	dBm
	-15	0	15	ppm
Data Rate		-31	-28	dB
		-15	-15 0	-15 0 15

802.11n HT40 Receiver (Conductive)

Item		Condition	Min.	Тур.	Max.	Unit
	Frequency Range		Channel 1		Channel 13	
Min. Input		MCS7 PER<10%	-76 . 5	-74.5	-72 . 5	dBm

4. 模块引脚定义

4.1. 引脚图定义图





HLK-7688A 默认引脚定义图

4.2. 默认引脚图定义

引脚	如 名称(功能1) 功能2		功能3	功能4	GPIO#	备注
1			GND			
2			3.3VD			供电电流≥800mA
3			3.3VD			供电电流≥800mA
4			GND			
5	SPI_CS0				GPIO#10	SPI 总线片片选信号 0
6	REF_CLKO				GPIO#37	参考时钟输出
7	PERST_N				GPI0#36	PCIe 设备复位输出端
8	WDT_RST_N				GPI0#38	看门狗超时复位
9	EPHY_LED4	JTAG_RST_N			GPI0#39	PORT4 LED,低电平有效
10	EPHY_LED3	JTAG_CLK			GPI0#40	PORT3 LED,低电平有效
11	EPHY_LED2	JTAG_TMS			GPIO#41	PORT2 LED,低电平有效
12	EPHY_LED1	JTAG_TDI			GPI0#42	PORT1 LED, 低电平有效
13	EPHY_LEDO	JTAG_TDO			GPI0#43	PORTO LED, 低电平有效
14	PORST_N					CPU 复位,低电平有效
15	UART_TXD1			PWM_CHO	GPI0#45	串口1数据发送
16	UART_RXD1			PWM_CH1	GPI0#46	串口1数据接收
17	I2S_SDI	PCMDRX			GPI0#0	I2S 数据输入端
18	I2S_SD0	PCMDTX			GPIO#1	I2S 数据输出端
19	I2S_WS	PCMCLK			GPI0#2	I2S 声道选择, 0:左; 1:右
20	I2S_CLK	PCMFS			GPI0#3	I2S 数据位时钟
21			GND			
22			ANT			天线 RF 接口,默认未接通
23			GND			
24	I2C_SCLK				GPI0#4	I2C 总线时钟
25	I2C_SD				GPI0#5	I2C 总线数据
26	SPI_CS1				GPI0#6	SPI 总线片选信号 1
27	SPI_CLK				GPI0#7	SPI 总线时钟信号
28	SPI_MISO				GPI0#9	SPI 总线数据主入从出
29	SPI_MOSI				GPI0#8	SPI 总线数据主出从入

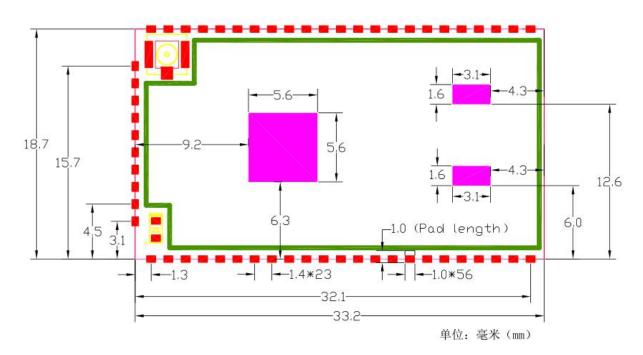


30	GPI00				GPIO#11	通用输入输出接口
31	UART_TXD0				GPI0#12	串口0数据输出
32	UART_RXD0				GPIO#13	串口0数据输入
33	WLED_N				GPI0#44	WiFi LED,低电平有效
34	MDI_RP_P0					PORTO 网络信号接收正
35	MDI_RN_PO					PORTO 网络信号接收负
36	MDI_TP_P0					PORTO 网络信号发送正
37	MDI_TN_PO					PORTO 网络信号发送负
38	MDI_TP_P1	SPIS_CS		PWM_CHO	GPIO#14	PORT1 网络信号发送正
39	MDI_TN_P1	SPIS_CLK		PWM_CH1	GPIO#15	PORT1 网络信号发送负
40	MDI_RP_P1	SPIS_MISO		UART_TXD2	GPIO#16	PORT1 网络信号接收正
41	MDI_RN_P1	SPI_MOSI		UART_RXD2	GPIO#17	PORT1 网络信号接收负
42	MDI_RP_P2		eMMC_D7	PWM_CHO	GPI0#18	PORT2 网络信号接收正
43	MDI_RN_P2		eMMC_D6	PWM_CH1	GPIO#19	PORT2 网络信号接收负
44	MDI_TP_P2	UART_TXD2	eMMC_D5	PWM_CH2	GPI0#20	PORT2 网络信号发送正
45	MDI_TN_P2	UART_RXD2	eMMC_D4	PWM_CH3	GPIO#21	PORT2 网络信号发送负
46	MDI_TP_P3	SD_WP	eMMC_WP		GPI0#22	PORT3 网络信号发送正
47	MDI_TN_P3	SD_CD	eMMC_CD		GPIO#23	PORT3 网络信号发送负
48	MDI_RP_P3	SD_D1	eMMC_D1		GPI0#24	PORT3 网络信号接收正
49	MDI_RN_P3	SD_D0	eMMC_DO		GPI0#25	PORT3 网络信号接收负
50	MDI_RP_P4	SD_CLK	eMMC_CLK		GPI0#26	PORT4 网络信号接收正
51	MDI_RN_P4	SD_CMD	eMMC_CMD		GPIO#27	PORT4 网络信号接收负
52	MDI_TP_P4	SD_D3	eMMC_D3		GPI0#28	PORT4 网络信号发送正
53	MDI_TN_P4	SD_D2	eMMC_D2		GPI0#29	PORT4 网络信号发送负
54	USB_DP					USB 数据正
55	USB_DM					USB 数据负
56			GND			

备注:

- 1, 所有引脚默认功能1, 驱动电流8mA。
- 2, 名称栏上的红色表示: 和芯片的启动相关, 外部不可以上下拉, 不可接驱动源。
- 3,备注栏上的蓝色表示:我司出厂的默认固件具备该功能。

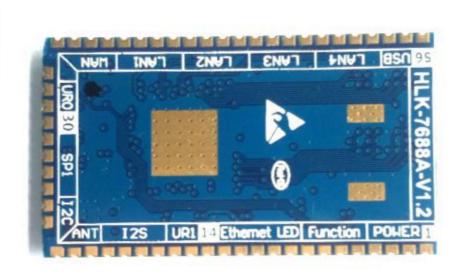
5. 模块尺寸图



模块详细尺寸图

说明:

- 1, 中间三个焊盘为热焊盘, 请接地。
- 2, 模块四周邮票孔焊盘的尺寸为1x1mm。
- 3, 做封装的时候, 外部焊盘建议做 1x2mm ; 内部 3 个热焊盘请适当缩小, 建议尺寸: 5x5mm, 1.5x2.5mm, 1.5x2.5mm 。





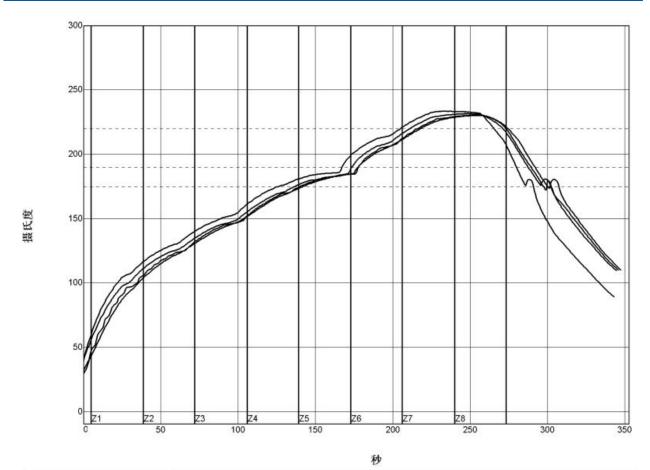
HLK-7688A 背面图

6. 回流焊温度曲线

模块二次过炉时,请严格按照此温度曲线执行。回流焊温度偏差太大会造成模块损坏!

温度设置 (摄氏度)									
温区	1	2	3	4	5	6	7	8	
上温区	125	135	155	185	195	225	240	230	
下温区	125	135	155	185	195	225	240	230	

传送带速度: 70.0 公分/分



PWI= 94%	恒温时间1	75至190C	回流时	ij /220C	最高	温度
<tc2></tc2>	35.53	-82%	55.58	-72%	230.28	-94%
<tc3></tc3>	37.66	-74%	58.66	-57%	230.56	-89%
<tc4></tc4>	41.52	-62%	60.63	-47%	233.62	-28%
<tc5></tc5>	37.07	-76%	60.44	-48%	231.67	-67%
温差	5.99		5.05	2.759	3.34	1 2000

制程界限:

锡音: Sys	stem Default for Reflow				
统计数名称		最低界限	最高界限	单位	
恒温时间175-190摄氏度		30	90	秒	
回流以上时间 - 220摄氏度		50	90	秒	
最高温度		230	240	度摄氏度	

7. 修订记录

版本号	修订范围	日期
V1.2	增加电气参数	2020-2-10
V1.3	修改 gpio 数据错误	2020-4-24
V1. 31	修改 gpio 数据描述错误	2020-5-6
V1.32	修改温度错误	2020-6-19
V1. 33	修改页码错误	2020-8-3