

	Abril									Mayo										
	L	M	X	J	V	S	D	L	M	X	J	V	S	D	L	M	X	J	V	S
	22	23	24	25	26	27	28	29	30	1	2	3	4	5	6	7	8	9	10	11
Fase 1																				
Codificación Verilog																				
Codificación de módulos individuales																				
Codificación de módulo principal																				
Codificación de Test Bench																				
Decodificación																				
Investigación de librerías de Python																				
Creación de Interfaz																				
Lectura de archivos en Python																				
Decodificación en Python																				
Creación de archivos en Python																				
Set de instrucciones																				
Documentación																				
Investigación																				
Escritura de documentación																				
Administrador																				
Cronograma de actividades																				
Presentación																				

Verilog: Alan Emmanuel Marin Lemus

Decodificación: Santiago Rafael Gomez Brisuela

Documentación: Denice Estefania Rico Morones

Administrador: Ferran Prado Roesner

[illegible]

[illegible]