

Nombre: Dennys Alexander Pucha Carrera

Paralelo: 4to "A" **Fecha:** 30/07/2023

Asignatura: Sistemas Operativos

Docente: Ing. Hernán Leonardo Torres Carrión M.Sc.

ENSAYO № 10

1. Tema

Algoritmos de Colas de Múltiples Niveles

2. Antecedentes

En el presente ensayo, se realizará la simulación y resolución de dos ejercicios relacionados con el algoritmo de colas de múltiples niveles, una estrategia de planificación de procesos ampliamente utilizada en sistemas operativos modernos. El objetivo principal será encontrar los valores del Tiempo de Espera Promedio y el Tiempo de Ejecución Promedio, lo que permitirá comprender en profundidad cómo este algoritmo influye en el rendimiento del sistema.

A través de la realización de ejercicios prácticos, se simulará la ejecución de procesos en diferentes colas con distintas prioridades, lo que permitirá visualizar de manera clara cómo se lleva a cabo la planificación en situaciones reales. Durante el proceso, se analizará cómo el tiempo de espera promedio se ve afectado por la variación en las prioridades y cómo el tiempo de ejecución promedio puede variar en función de la distribución de los procesos en las diferentes colas.

A lo largo de este ensayo, las personas que estén relacionadas con el ámbito de la computación podrán apreciar la importancia de una planificación adecuada en la gestión de procesos, especialmente al utilizar el algoritmo de colas de múltiples niveles.

3. Descripción

Ejercicio 1:

Procesos	R. CPU (ms)	Quantum (ms)	Prioridad	T. llegada (ms)	O E/S	D E/S	T. Proceso
P9	3			5	2	10	P. Sistema
P11	2			9			P. Sistema
P5	5		2	6	4	10	P. Multimedia
P6	6			0	3	7	P. Interactivos
P1	6			33	2	8	P. Sistema
P8	4	2		29			P. Lotes
Р3	7			3	6	8	P. Sistema
P2	5			17	1	6	P. Interactivos
P7	4		1	14	3	8 4	P. Multimedia
P10	1			36			P. Interactivos
P4	4		1	27	2	7	P. Multimedia
P12	6			15			P. Lotes



		JF		SISTEMA										-
		rocesos 0		0.012										-
P3	P9	P11	P1											\top
0	0	0	4											+
			0											+
														1
0+ y op	0+ y op	NOTIENE	0+ Y OP											1
	Prior	idades		MULTIMEDIA										
	Cola de p	rocesos 1												
2	1	1												
P5	P7	P4												
0	1	0												
	0+Yop													_
0+ Y op	0+Yop	0+Yop												_
		RR .		INTERACTIVOS	2	QUANTUN	1							-
		rocesos 2						840						-
P6	P6	P6	P2	P6	P6	P2	P2	P10	P6					+-
- 6	4	3	5	2	0	4	2	1						+
								0	0					+-
2. V OD	0+ Y OP	0. 4.00	1+ Y op	0+Yop	0+ op	0+Y OP	0+ Y OP	0+YOP	0+ Y OP					+
3+ 1 UF	0+ 1 OF	0+ 1 OF	1+ 1 op	0+ 1 op	0+ op	0+1 OP	0+ 1 OF	0+ 1 OP	0+ 1 OF					+
														+
														+
	FC	FS		LOTES										+
		rocesos 3		20,20										+
P12	P8													1
2	4													+
	0													1
														1
NOTIENE	NOTIENE													1

CARRERA DE COMPUTACIÓN

																				,	,					
																				_						+
	Co	la de operac	iones E/S																							+
P6	P9	P3	P7	P5	P2	P7	P4	P1									_	1								+
3	1	1	2	1	4	1	2	4																		+
3>10	7>17	13>21	16>24	20>30	23>30	25>29	29>36	35>43																		
		CPU																								\perp
P6	P6	P3	P9	P3	P11	P3	P5	P7	P5	P9	P5	P6	P3	P2	P6	P7	P6	P12	_							+
2	3	5 5	1 1	9	11	13	14	16	17	18	20	21	22	23	24	2:	5 26	5 2	r	-						+
		CPU																	_							+
P4	P7	I PS	P2	P1	P2	P4	P10	P6	P12	P1	P12	P8					_		_							+
29																	 	1								+
)ms	1 ms	2 ms	3 ms	4 ms				8 ms	9 ms	10 ms	11 ms	12 ms	13 ms	14 ms	15 ms	16 ms	17 ms	18 ms	19 ms							
20 ms	21 ms	22 ms	23 ms	24 ms				28 ms		30 ms	31 ms	32 ms	33 ms	34 ms	35 ms	36 ms	37 ms	38 ms	39 ms							
10 ms	41 ms	42 ms	43 ms	44 ms				48 ms		50 ms	51 ms	52 ms		54 ms	55 ms	56 ms	57 ms	58 ms	59 ms							_
0 ms	61 ms	62 ms	63 ms	64 ms	65 ms	66 ms	67 ms	68 ms	69 ms	70 ms	71 ms	72 ms	73 ms	74 ms	75 ms	76 ms	77 ms	78 ms	79 ms							+
																										İ
													P1	P2	P3	P4	P5	P6	P7	P8	PB	P1) F	11 P	12	+
												TEP:	0	8	4	. (0 10) 2	7	-3	20	0	2	0	28	8
												TEP:	8.00	ms												
																			_							_
												TE ID	14	19	10	1	1 2	5 4	0	16	24	13	3	2	34	4
												TEJP:	47.500						-	-			-			+
												TEJP:	17.583	ms					-	_		-				+

EJERCICIO 2:

Proceso	Tiempo de Llegada (ms)	R. CPU (ms)	Prioridad	Quantum (ms)	O E/S (ms)	Duración (ms)	Tipo de Proceso
P1	40	2			1	8	Sistema
P2	26	5		1			Interactivo
P3	5	10		1	2 4 6	5 8 10	Sistema
P4	23	4					Sistema
P5	7	5			1 3 4	10 4 8	Sistema
P6	0	7		2			Interactivo
P7	24	3		1			Lotes
P8	10	4	2	1	1 2	5 7	Multimedia
P9	2	8	3	1			Multimedia
P10	16	5		1	2	3	Lotes
P11	30	4	1		2	6	Multimedia



	s	JF		SISTEMA									
	Cola de p	rocesos 0											
P3	P5	P4	P1										
0	1	0	1										
0+Y OP	0+Y OP		0										
0+Y OP	0+ Y OP												
0+Y OP	0+ Y OP	NOTIENE	0+ Y OP										
		idades		MULTIMEDIA	4								
		rocesos 1											
3	2	1											
P9	P8	P11											
0	0	0											
	0+ Y OP	0+Y OP											
NOTIENE	0+ Y OP												
		R .		INTERACTIV	2	QUANTUM	1						
		rocesos 2											
P6	P6	P6	P6	P2	P2	P2							
ſ	5	3	1	5	3	1							
			0			0							
NOTIENE	NOTIFAE	NOTIENE	NOTIENE	NOTIENE	NOTIENE	NOTIFNE							
INO LIEINE	INO LIEINE	INO LIEINE	INO LIEINE	INO LIEINE	INO LIEINE	INO LIEINE							
	FC	FS		LOTES									
		rocesos 3		101123									
P10	P7												
3	3				 								
0	Ö												
0+ Y OP	NOTIENE												



	Cola	de operació	ones E/S																						
P3	P5	P8	P3	P8	P5	P5	P3	P11	P1	P10								T	1						\forall
8	4	3	6	2	2	1	4	2	1	3									1						
7>12	8>18	11>16	14>22	17>24	21>25	28>36	30>40	32>38	41>49	51>54															\Box
																				-		\rightarrow			
	-	CPU																				\rightarrow			\exists
P6	P9	P3	P5	P9	P8	P9	P3	P9	P8	P6	P5	P6	P4	P5	P3	P11	P8	P6							
2	5	7	8	10	11	12	14	16	17	13	2	1 2	3 27	28	30	32	34	1 3	5						
																									_
		CPU																	_	_					_
P2 37	P5 38	P11 40	P1 41	P3 1 45	P2 47	P2	P10 49	P1 50	P10 51	P7 54	P10	,					_	+	_	_					-
31	30	40	4	45	41	40	4-3	50))1	54	,						_			+		\rightarrow			\dashv
ms	1 ms	2 ms	3 ms	4 ms	5 ms	6 ms	7 ms	8 ms	9 ms	10 ms	11 ms	12 ms	13 ms	14 ms	15 ms	16 ms	17 ms	18 ms	19 ms			\rightarrow			
	21 ms	22 ms	23 ms	24 ms	25 ms	26 ms	27 ms		29 ms	30 ms	31 ms	32 ms	33 ms	34 ms	35 ms	36 ms	37 ms	38 ms	39 ms						\forall
0 ms	41 ms	42 ms	43 ms	44 ms	45 ms	46 ms	47 ms	48 ms	49 ms	50 ms	51 ms	52 ms	53 ms	54 ms	55 ms	56 ms	57 ms	58 ms	59 ms						\neg
0 ms	61 ms	62 ms	63 ms	64 ms	65 ms	66 ms	67 ms	68 ms	69 ms	70 ms	71 ms	72 ms	73 ms	74 ms	75 ms	76 ms	77 ms	78 ms	79 ms						
																				+		-			\dashv
													P1	P2	P3	P4	P5	P6	P7	P8	P9	F	P10	P11	
												TEP:	0	1	7	0	26	5 2	8 2	27	8	6	33		0
												TEP:	13.82	ms											
																									_
													40								04				40
												TEJP:	10	22	2 40	4	3	1 3	5 3	10	24	14	41		10
												TEST.													



4. Conclusiones

- La planificación de procesos es un aspecto fundamental en la gestión de recursos de un sistema operativo, y los algoritmos de colas de múltiples niveles juegan un papel crucial en esta tarea. Su correcta implementación puede marcar la diferencia entre un sistema operativo eficiente y uno que experimenta cuellos de botella y tiempos de respuesta insatisfactorios.
- La importancia fundamental de los algoritmos de colas de múltiples niveles en el funcionamiento del sistema operativo no debe subestimarse. La habilidad para establecer un orden adecuado y eficiente en la ejecución de los procesos permite que la CPU opere de manera organizada, optimizando la utilización de los recursos y mejorando significativamente la experiencia del usuario en el sistema operativo.
- Al profundizar en la resolución de los ejercicios relacionados con el algoritmo de colas de múltiples niveles, los estudiantes y profesionales de la informática pueden comprender mejor la complejidad y la versatilidad de esta estrategia de planificación. Al obtener los valores del Tiempo de Espera Promedio y el Tiempo de Ejecución Promedio, se destaca la importancia de seleccionar el algoritmo de planificación más adecuado para garantizar un rendimiento óptimo del sistema.

5. Bibliografía

- [1] G. 99, "CPU Scheduling Algorithms," Guru99, 2021. [Online]. Available: https://www.guru99.com/cpu-scheduling-algorithms.html. [Accessed: 9-Jul-2023].
- [2] G. for Geeks, "CPU Scheduling in Operating Systems," GeeksforGeeks, 2021. [Online]. Available: https://www.geeksforgeeks.org/cpu-scheduling-in-operating-systems/. [Accessed: 9-Jul-2023].
- [3] W. Plus Valencia, "Algoritmos de planificación FCFS, SJF, SRTF, Round Robin," Web Plus Valencia, 2019. [Online]. Available: https://webplusvalencia.es/algoritmos-de-planificacion-fcfs-sjf-srtf-round-robind/. [Accessed: 9-Jul-2023].
- [4] W. Stallings, Sistemas operativos: aspectos internos y principios de diseño, Pearson Educación, 2009. [Online]. Disponible en: https://books.google.com/books/about/Sistemas_operativos.html?id=0fYjAQAA MAAJ. [Accedido: 9-Jul-2023].