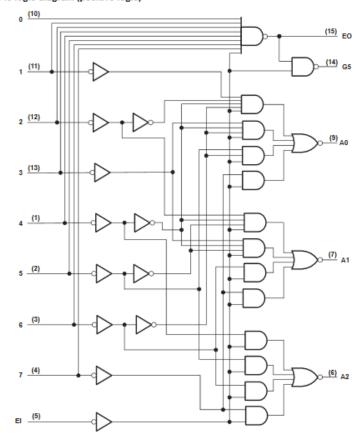
03апр2020

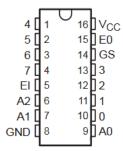
https://pdf1.alldatasheet.com/datasheet-pdf/view/27390/TI/74LS148.html

'148, 'LS148 logic diagram (positive logic)



- '148, 'LS148
- Encode 8 Data Lines to 3-Line Binary (Octal)
- Applications Include:
 - n-Bit Encoding
 - Code Converters and Generators

SN54148, SN54LS148 . . . J OR W PACKAGE SN74148, SN74LS148 . . . D, N, OR NS PACKAGE (TOP VIEW)



SN74147, SN74148 (TIM9907), SN74LS147, SN74LS148 10-LINE TO 4-LINE AND 8-LINE TO 3-LINE PRIORITY ENCODERS

SDLS053B - OCTOBER 1976 - REVISED MAY 2004

FUNCTION TABLE - '148, 'LS148

Pin numbers shown are for D, J, N, NS, and W packages.

INPUTS									OUTPUTS				
EI	0	1	2	3	4	5	6	7	A2	A1	A0	GS	EO
Н	Х	X	Χ	Χ	X	X	X	X	Н	Н	Н	Н	Н
L	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	L
L	X	X	X	X	X	X	X	L	L	L	L	L	н
L	X	Χ	X	Χ	X	Χ	L	Н	L	L	Н	L	Н
L	X	X	X	X	X	L	Н	Н	L	Н	L	L	Н
L	X	X	X	X	L	Н	Н	Н	L	Н	Н	L	Н
L	X	X	X	L	Н	Н	Н	Н	Н	L	L	L	Н
L	X	X	L	Н	Н	Н	Н	Н	Н	L	Н	L	Н
L	X	L	Н	Н	Н	Н	Н	Н	Н	Н	L	L	н
L	L	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	L	Н

H = high logic level, L = low logic level, X = irrelevant