

ПРИЛОЖЕНИЕ (справочное) ЛОГИЧЕСКИЙ АНАЛИЗАТОР в EWB

На схему выводится уменьшенное изображение логического анализатора (рис. 1, а). Двойным щелчком мыши по уменьшенному изображению открывается расширенное изображение логического анализатора (рис. 1, б).

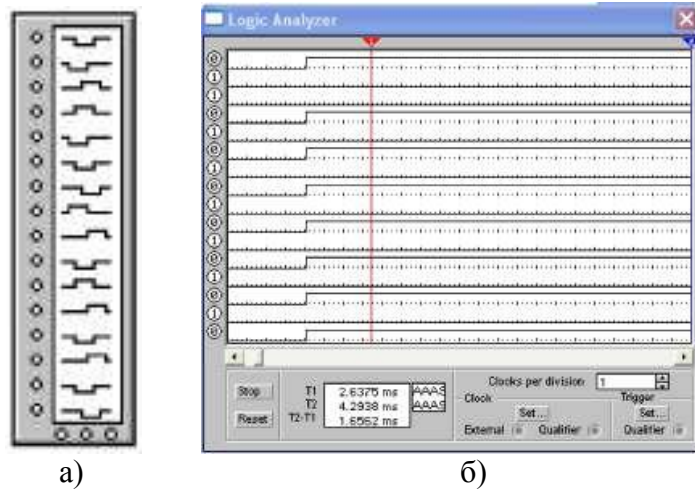


Рисунок 1 Логический анализатор

Логический анализатор подключается к исследуемой схеме с помощью выводов в его левой части. Одновременно могут наблюдаться сигналы в шестнадцать точек схемы. Правый нижний зажим используется для подачи синхронизирующих импульсов.

Уровни сигналов, в текущий момент подающихся на вход анализатора, на экране отображаются справа. Правый крайний вход анализатора соответствует средней временной диаграмме на экране анализатора. Нажатие на клавишу CLEAR очищает экран логического анализатора. В поле TIME BASE устанавливается временной масштаб по горизонтальной оси.