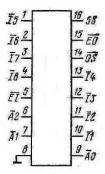
03апр2020

https://www.microshemca.ru/IW1/

## К155ИВ1, КМ155ИВ1 (74148)

Микросхемы **К155ИВ1**, **КМ155ИВ1** (74148) — приоритетный шифратор, принимающий напряжение низкого уровня на один из восьми параллельных адресных входов I1 — I8. На выходах A0 — A2 появляется двоичный код, пропорциональный номеру входа, оказавшегося активным. Приоритет в том случае, если несколько входов получили активные уровни, будет иметь старший среди них по номеру. Высший приоритет у входа I1 — I8.



Микросхемы К155ИВ1, КМ155ИВ1 (74148) имеют девятый, разрешающий вход Е1. Он позволяет сделать все входы I1 — I8 неактивными по отношению к сигнальным уровням. Для этого на вход ЕI следует дать напряжение запрета высокого уровня (см. данные таблицы). Таким способом можно отключить выходы шифратора и сменить входную информацию. Микросхема К155ИВ1 (74148) имеет два дополнительных выхода GS (групповой сигнал) и ЕО (разрешение от выхода). На выходе GS согласно таблице появится напряжение низкого уровня, если хотя бы на одном из трех сигнальных выходов АО — А2 присутствуют напряжения низкого уровня. По-другому: низкий уровень на выходе GS отображает наличие низкого уровня на одном из выходов. На выходе ЕО появится напряжение низкого уровня, если на всех входах — высокие уровни. Используя совместно выход Е0 и Е1, можно строить многоразрядные приоритетные шифраторы.

Зарубежным аналогом микросхемы К155ИВ1, КМ155ИВ1 является приоритетный шифратор 74148.

## Состояние шифратора К155ИВ1 (74148)

										· · ·				
Вход									Выход					
<u>E1</u>	Īī	<u>12</u>	<u>13</u>	<u>14</u>	<u>15</u>	<u>16</u>	<u>17</u>	<u>18</u>	GS	$\overline{\mathbf{A0}}$	<u>A1</u>	<u>A2</u>	E0	
В	X	x	x	x	x	x	X	x	В	В	В	В	В	
Н	В	В	В	В	В	В	В	В	В	В	В	В	Н	
Н	X	x	x	x	x	x	X	Н	Н	Н	Н	Н	В	
Н	X	x	x	x	x	x	Н	В	Н	В	Н	Н	В	
Н	X	x	x	x	x	Н	В	В	Н	Н	В	Н	В	
Н	X	x	x	x	Н	В	В	В	Н	В	В	Н	В	
Н	x	x	x	Н	В	В	В	В	Н	Н	Н	В	В	
Н	x	x	Н	В	В	В	В	В	Н	В	Н	В	В	
Н	X	Н	В	В	В	В	В	В	Н	Н	В	В	В	
Н	Н	В	В	В	В	В	В	В	Н	В	В	В	В	

