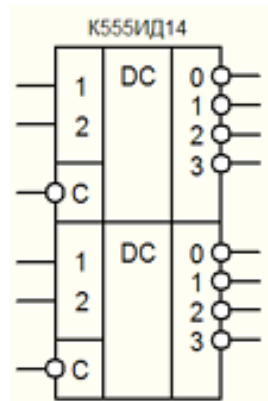


ПРИЛОЖЕНИЕ 2.2 (справочное) МИКРОСХЕМЫ ДЕШИФРАТОРОВ

07.09.2019

<http://www.electronicblog.ru/cifrovaya-sxemotexnika/primenenie-shifratov-i-deshifratov.html>

Функция микросхем дешифраторов, как понятно из названия, состоит в том, чтобы преобразовывать входной двоичный код в номер выходного сигнала, количество которых соответствует количеству состояний двоичного кода, то есть 2^N , где N – количество разрядов двоичного кода (количество информационных входов дешифратора). Для обозначения микросхем дешифраторов введён специальный суффикс ИД, например, К555ИД7, а на обозначениях микросхем на принципиальных схемах ставят буквы DC.



Микросхема К555ИД14 представляет собой сдвоенный двоичный дешифратор, каждая половина имеет два информационных входа 1, 2, вход разрешения С и четыре выходных вывода, имеет второе название - дешифратор 2 – 4.

Работу данной микросхемы можно описать таблицей истинности:

Входы			Выходы			
С	2	1	0	1	2	3
1	X	X	1	1	1	1
0	0	0	0	1	1	1
0	1	0	1	0	1	1
0	0	1	1	1	0	1
0	1	1	1	1	1	0

Таблица истинности дешифратора 2 – 4 (К555ИД14)