

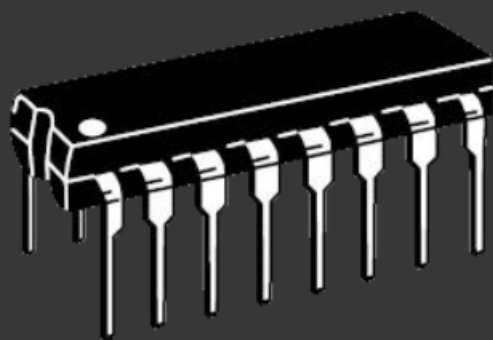
03.07.2020

http://tec.org.ru/board/k555iv1_km555iv1/151-1-0-1678**О K555IB1 (KM555IB1)**

Периодические поставки, Оптовые поставки по заказу |

15.07.2012, 13:27:19

ЦЕНА розничная: 15руб | от 10шт: 12руб | от 100шт: 10руб



Корпус: DIP-16

Основные параметры K555IB1:

Напряжение питания (Vcc)	+5В ±5%
Входной ток ("0"), не более	0,40мА
Входной ток ("1"), не более	20мкА
Ток потребления (статический), max	20мА
Нагрузочная способность	10 входов ТТЛ (K555)
Выходной уровень "0"	< 0,4В
Выходной уровень "1"	> 2,5В
Рабочий диапазон температур	-10 ⁰ С..+70 ⁰ С
Корпус	DIP-16
Импортный аналог	74LS148

Микросхема K555IB1

представляет собой приоритетный шифратор 8х3. Он преобразует восьмипозиционный код в трёхразрядный двоичный код.

Шифратор K555IB1 имеет инверсные входы и выходы т.е. активный уровень на всех выводах - низкий (*).

При высоком уровне на входе разрешения Е на всех выходах установлены высокие уровни сигнала. При подаче на вход Е низкого активного уровня на выходе переноса Р устанавливается уровень лог.1 и возможна шифрация сигнала: при подаче лог.0 на любой из информационных входов X0-X7 на выходе G появляется лог.0 (признак входного сигнала) а на выходах Y0-Y2 инверсный двоичный код, соответствующий номеру активного входа.

Приоритетность шифратора выражается в том, что если активный низкий уровень появляется одновременно на нескольких информационных входах то выходной код будет соответствовать активному входу с большим номером.

Условное обозначение м/с К555ИВ1:				Назначение выводов К555ИВ1:		
	10	X0	CD	9	Y0	01 X4 Информационный вход
	11	X1		7	Y1	02 X5 Информационный вход
	12	X2		6	Y2	03 X6 Информационный вход
	13	X3				04 X7 Информационный вход
	1	X4				05 E Разрешение работы (строб)
	2	X5		15	P	06 Y2 Выход второго разряда
	3	X6		14	G	07 Y1 Выход первого разряда
	4	X7				08 GND Общий вывод
	5	E				09 Y0 Выход нулевого разряда
						10 X0 Информационный вход
						11 X1 Информационный вход
						12 X2 Информационный вход
						13 X3 Информационный вход
						14 G Признак подачи входного сигнала
						15 P Выход переноса
						16 +Vcc Плюс питания 5В

Таблица истинности шифратора К555ИВ1:													
ВХОДЫ									ВЫХОДЫ				
E	X7 (X0')	X6 (X1')	X5 (X2')	X4 (X3')	X3 (X4')	X2 (X5')	X1 (X6')	X0 (X7')	Y2	Y1	Y0	G	P
1	X	X	X	X	X	X	X	X	1	1	1	1	1
0	1	1	1	1	1	1	1	1	1	1	1	1	0
0	1	1	1	1	1	1	1	0	1	1	1	0	1
0	1	1	1	1	1	1	0	X	1	1	0	0	1
0	1	1	1	1	1	0	X	X	1	0	1	0	1
0	1	1	1	1	0	X	X	X	1	0	0	0	1
0	1	1	1	0	X	X	X	X	0	1	1	0	1
0	1	1	0	X	X	X	X	X	0	1	0	0	1
0	1	0	X	X	X	X	X	X	0	0	1	0	1
0	0	1	1	1	X	X	X	X	0	0	0	0	0

0 - низкий уровень, 1 - высокий уровень, X - любое состояние.

*** Альтернативное описание логики работы м/с K555IB1:**

(без инверсии выходного кода)

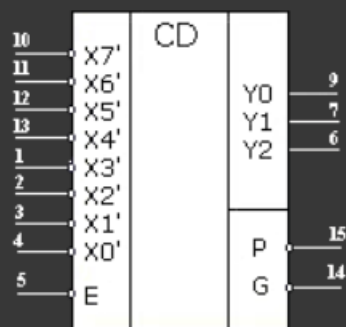
Как в отечественной литературе так и в документации на импортный аналог 74LS148 приводится описание логики работы шифратора K555IB1, приведенное выше - при этом на выходе микросхемы получаем инверсный двоичный код. Однако, часто ли Вам нужен именно инверсный код?

Можно рассмотреть логику работы этой микросхемы по иному - изменим нумерацию информационных входов - см. X0'..X7'. Тогда на выходе будем иметь прямой двоичный код, соответствующий номеру активного информационного входа (входа с уровнем лог.0).

Приоритет в таком случае будет иметь активный информационный вход с меньшим номером. В остальном логика работы шифратора K555IB1 остается прежней.

© KSV® ("ТЭК")

Альтернативное условное обозначение K555IB1:



Производитель: Россия

ЦЕНА розничная: 15руб | от 10шт: 12руб | от 100шт: 10руб

Код товара: **4404**