**Федеральное государственное автономное образовательное учреждение высшего образования**

**«РОССИЙСКИЙ УНИВЕРСИТЕТ ДРУЖБЫ НАРОДОВ»**

**(РУДН)**

Факультет физико-математических и естественных наук,

Кафедра прикладной информатики и теории вероятностей

02.03.01 «Математика и компьютерные науки»

**ОТЧЕТ**

**о прохождении учебной практики (научно-исследовательская работа (получение первичных навыков научно-исследовательской работы))**

(вид и наименование практики)

Юхнин Илья Андреевич

(Ф.И.О. обучающегося)

Курс, группа 3, НКНбд-01-19

Место прохождения практики Отдел информационно-технологического обеспечения естественно-научных факультетов УИТО и СТС

полное наименование организации (предприятия)

Сроки прохождения с «18» 04 2022 г. по «19» 06 2022 г.

Руководители практики:

от РУДН к.ф.-м.н., ст.преп. Медведева Е.Г.

Ф.И.О., должность

от организации \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Ф.И.О., должность

Оценка\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Москва 2022 г.

# Оглавление

[Оглавление 2](#_Toc106231730)

[Список сокращений 3](#_Toc106231731)

[Введение 4](#_Toc106231732)

[Описание принципа работы PI контроллера 5](#_Toc106231733)

[Моделирование PI контроллера в NS-2 6](#_Toc106231734)

[Моделирование PI контроллера в NS-3 10](#_Toc106231735)

[Моделирование PI контроллера в Mininet 11](#_Toc106231736)

[Реализация PI контроллера в Julia 15](#_Toc106231737)

[Заключение 17](#_Toc106231738)

[Список источников 18](#_Toc106231739)

# Список сокращений

Англоязычные сокращения

PI – Proportional Integral

PIE – Proportional Integral Enhanced

NS – The Network Simulator

RED – Random early detection

WAN - Wide area network

# Введение

В рамках учебной практики была выполнена научно-исследовательская работа по теме «Моделирование PI контроллера».

Согласно программе учебной практики направления подготовки «Математика и компьютерные науки» целями практики являются:

* формирование профессиональных навыков в проведении научных исследований;
* формирование навыков использования современных научных методов для решения научных и практических задач;
* формирование практических навыков написания вспомогательных программных комплексов для проведения вычислительных экспериментов;
* формирование общекультурных, общепрофессиональный и профессиональных компетенций в соответствии с ОС ВО РУДН;
* формирование навыков оформления и представления результатов научного исследования;
* формирование навыков работы с источниками данных.

Там же определены задачи практики:

* формирование у студентов навыков в области изучения научной литературы и (или) научно-исследовательских проектов в соответствии с будущим профилем профессиональной деятельности и применения новых научных результатов;
* обучение правильному составлению научных обзоров и отчетов;
* формирование навыков решения конкретных научно-практических задач самостоятельно или в научном коллективе;
* обучение навыкам работы с прикладными комплексами программ для проведения вычислительных экспериментов;
* формирование способности разработки вспомогательных программных инструментов;
* обучение подготовке научных публикаций;
* формирование способности проводить научные исследования и получать новые научные и прикладные результаты.

# Описание принципа работы PI контроллера

Обычно пропорционально-интегральный контроллер называют PI-контроллером, его выход состоит из суммы пропорциональных и интегральных управляющих воздействий.

Для настройки регулятора нужно варьировать коэффициенты:

При увеличении kp увеличивается скорость выхода на установленное значение, увеличивается управляющий сигнал. Чисто математически система не может прийти ровно к заданному значению, так как при приближении к установке П составляющая пропорционально уменьшается. При дальнейшем увеличении kp реальная система теряет устойчивость и начинаются колебания.

При увеличении ki растёт скорость компенсации накопившейся ошибки, что позволяет вывести систему точно к заданному значению с течением времени. Если система медленная, а ki слишком большой – интегральная сумма сильно вырастет и произойдёт перерегулирование, которое может иметь характер незатухающих колебаний с большим периодом. Поэтому интегральную сумму в алгоритме регулятора часто ограничивают, чтобы она не могла увеличиваться и уменьшаться до бесконечности.

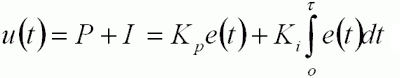


Рис. 1 Формула PI контроллера

# Моделирование PI контроллера в NS-2

Схема модели, для которой будет смоделирована работа PI контроллера (рис. 2)

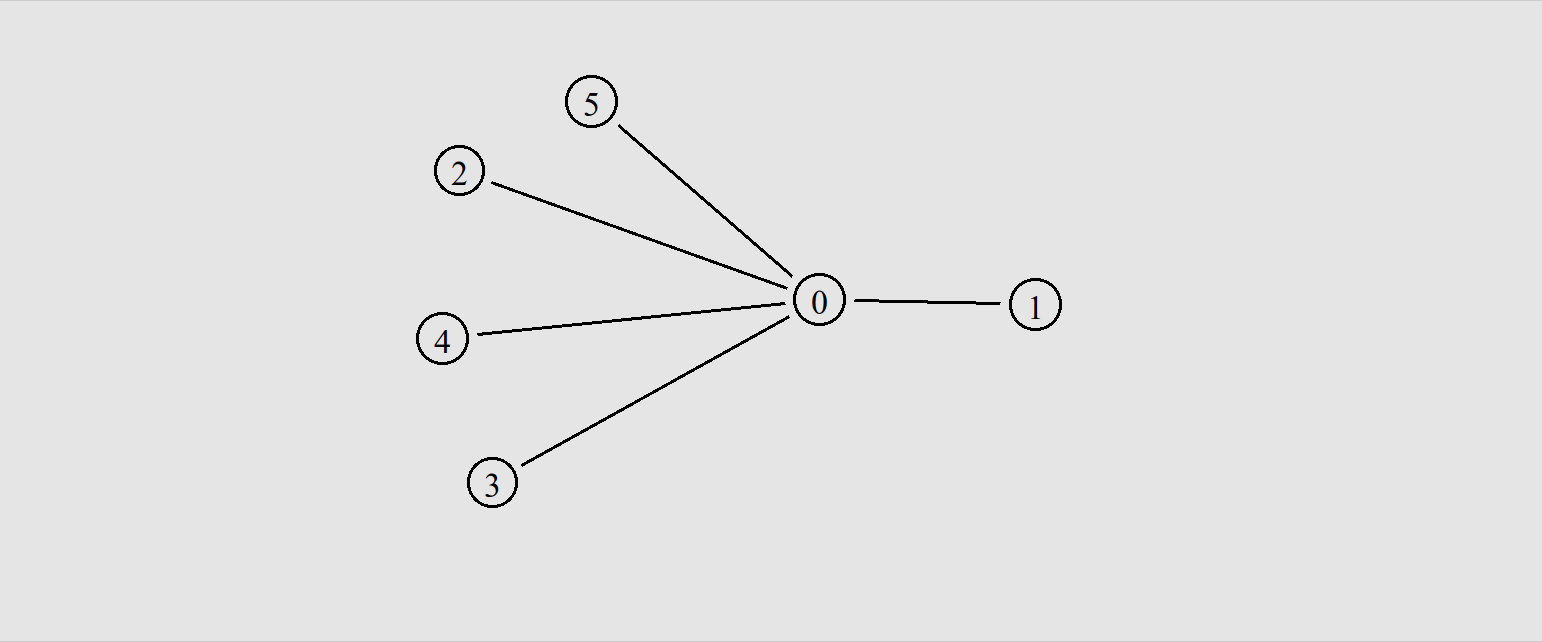


Рис. 2 Топология сети

Узел 1 представляет из себя приемник пакетов, узлы 2,3,4,5 источники пакетов, узел 0 является неким подобием маршрутизатора, использующего очереди DropTail, RED и PI контроллер в разных реализациях.

Характеристика сети: 0-1 имеют пропускную способность 1 Мб и 20 мс с лимитом очереди 100, остальные связи имеют пропускную способность 10 Мб и 1 мс с лимитом 20, размер пакетов 512, используется TCPReno с FTP, время моделирования 100 секунд, используется случайный старт передачи пакетов для разных источников с гарантированным одинаковым временем для всех моделей

Для моделирования и просмотра эффективности контролера написал код для нескольких видов очередей DropTail, RED и самого PI контроллера

Листинг DropTail Листинг RED Листинг PI контроллер

Изображение выглядит как текст

Автоматически созданное описаниеИзображение выглядит как текст

Автоматически созданное описаниеИзображение выглядит как текст

Автоматически созданное описание

Изображение выглядит как текст

Автоматически созданное описаниеИзображение выглядит как текст

Автоматически созданное описаниеИзображение выглядит как текст

Автоматически созданное описание

Далее с помощью GNUplot создал графики очереди и размера окна для узлов 0-1

Листинг GNUplot очередь

Изображение выглядит как текст

Автоматически созданное описание

Листинг GNUplot размер окна

Изображение выглядит как текст

Автоматически созданное описание

В итоге получились данные графики

DropTail

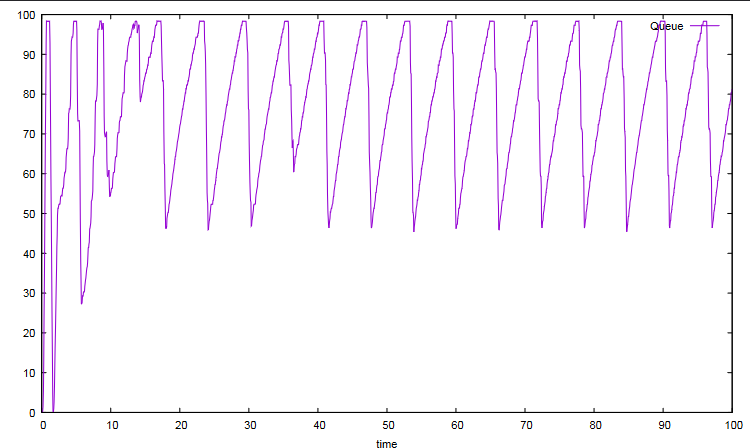


Рис. 3 График очереди DropTail

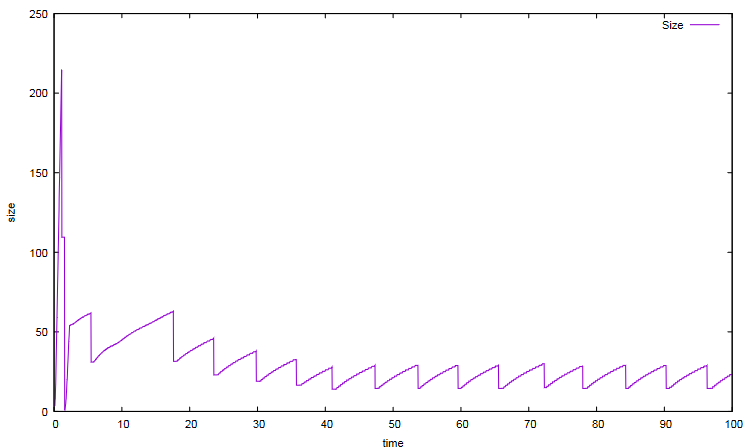


Рис. 4 График размера окна DropTail

RED

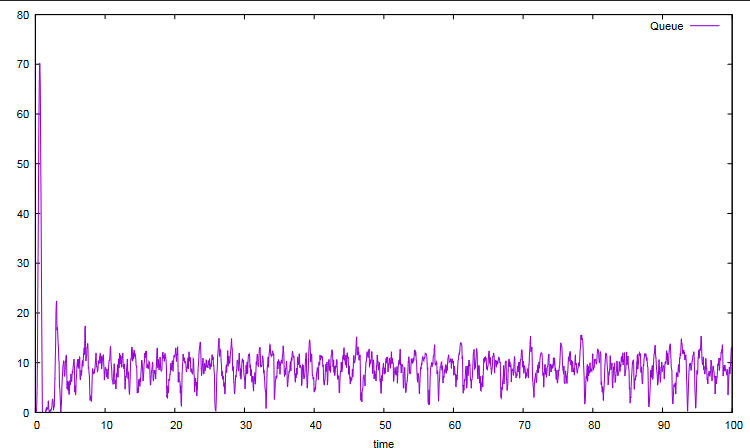


Рис. 5 График очереди RED

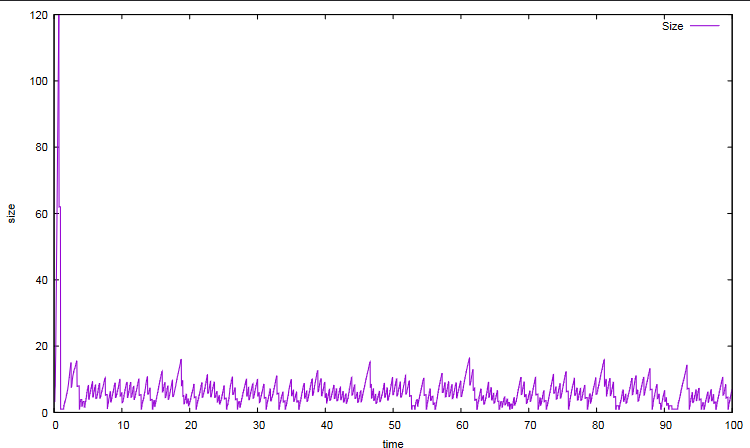


Рис. 6 График размера окна RED

PI контроллер

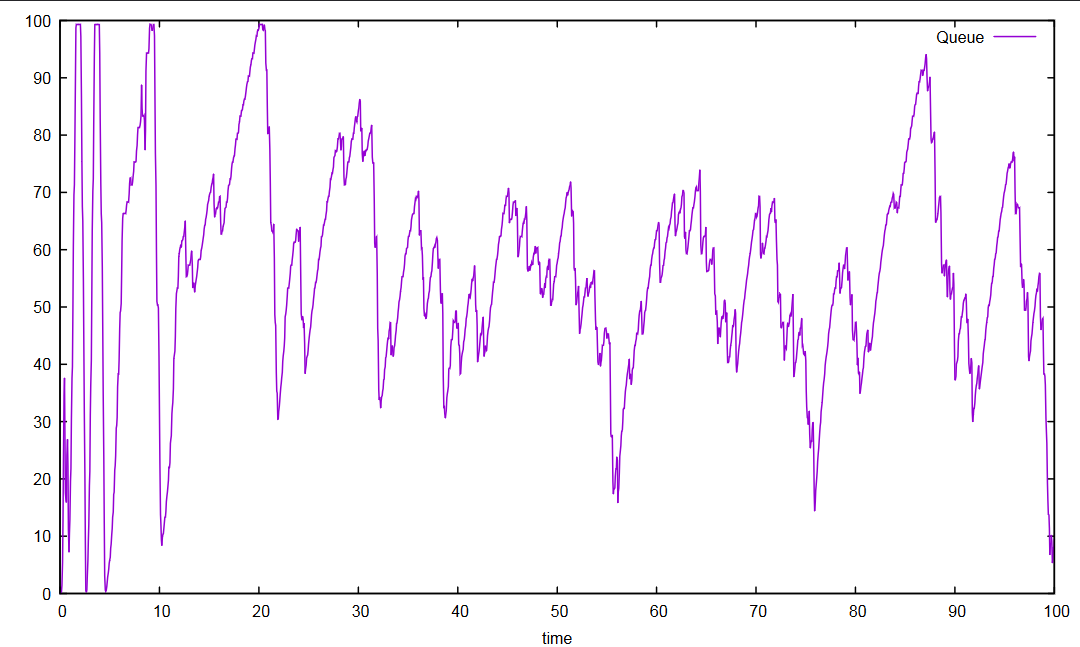


Рис. 7 График очереди PI контроллер

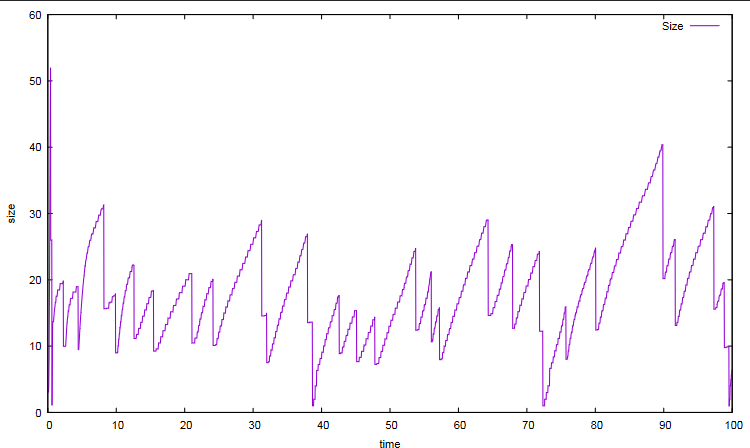


Рис. 8 График размера окна PI контроллер

DropTail представляет из себя простой механизм сброса пакетов при переполнении и как видно по графикам он постоянно переполняется и сбрасывает пакеты.

Исходя из полученных данных видно, что RED справляется со задачей контроля очереди, среди выбранных, лучше всего, не допуская переполнения очереди для данной схемы с последующей потерей пакетов.

PI контроллер имеет лучше результаты по сравнению с DropTail и имеет несколько переполнений в начале симуляции, но в последующем он не переполняется.

Также данные модели работают в Network Animator, ниже представлены несколько моментов DropTail в момент сброса пакетов (рис.9).

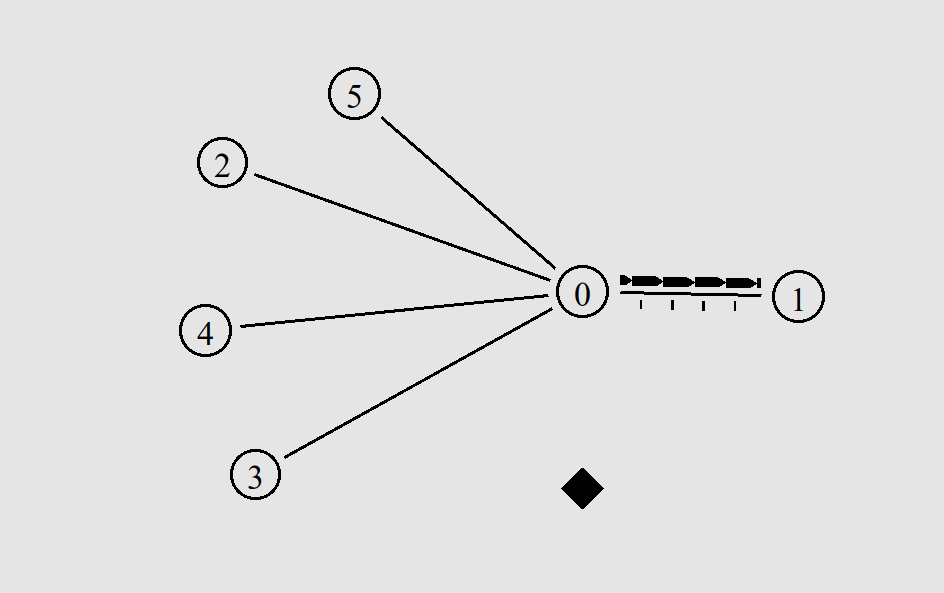
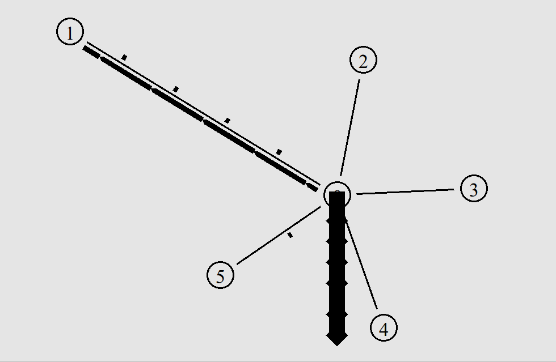


Рис. 9 Network Animator

# Моделирование PI контроллера в NS-3

NS-3 имеет более сложную структуру создания сети и добавление очереди, также все программы в нем используют только язык программирования C++ из-за этого совместимость с NS-2 только для тех программ, которые написаны на C++, а не на OTcl, поэтому смоделирую готовый пример PI в данном случае встроенный в NS-3 pie-example.cc.

Схема сети представлена на рисунке (рис. 10), соединение между узлами 2-3 имеет PIE очередь.

Время моделирования 10 сек, данный пример проверяет размер очереди каждые 0.01 секунды, использует TCPNewReno, падений не было, так как очередь не переполнялась.

Чтобы увидеть работу PIE контроллера, отключил его и получил результаты длины работы только DropTail и перед этим PIE, сравнивая оба результата (рис. 11-12) видно, что PIE работает и контролирует очередь, уменьшая нагрузку.

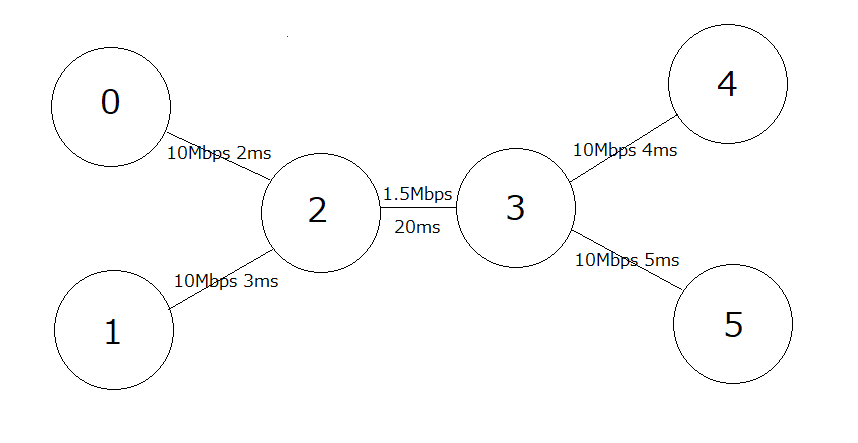


Рис. 10 Схема сети

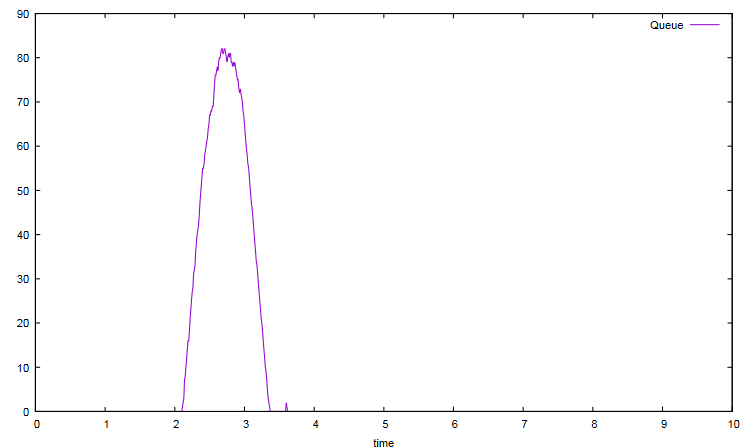


Рис. 11 Длина очереди PIE

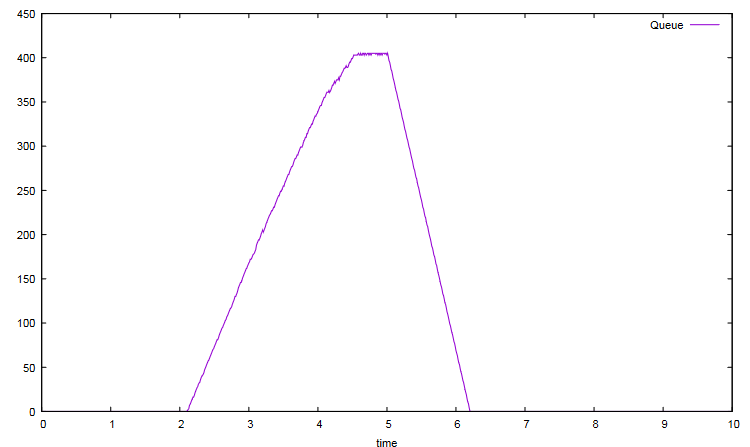


Рис. 12 Длина очереди DropTail

# Моделирование PI контроллера в Mininet

PI в сетях и Mininet состоит из трех простых базовых компонентов: 1) случайное отбрасывание при постановке в очередь; 2) периодическое обновление информации о вероятности сброса; 3) расчет задержки. Когда приходит пакет, принимается случайное решение о том, следует ли его отбросить. Вероятность отбрасывания периодически обновляется в зависимости от того, насколько текущая задержка отличается от целевого значения, а также в зависимости от того, увеличивается или уменьшается задержка в очереди. Задержка в очереди может быть получена с помощью прямых измерений или с использованием оценок, рассчитанных на основе длины очереди и скорости удаления из очереди.

Начну моделирование с создания простой топологии сети в Mininet с помощью MiniEdit (рис. 13). Топология использует 10.0.0.0/8 которые представляют собой стандартную сеть в Mininet.

Изображение выглядит как электроника, разъем, проектор, снимок экрана

Автоматически созданное описание

Рис. 13 Сеть в Miniedit

Я решил эмулировать WAN сеть с высокой задержкой и задал задержку 40 мс на интерфейсе s1-eth2 коммутатора s1 с помощью команды:

*sudo tc qdisc add dev s1-eth1 root netem delay 40ms*

Далее пропинговал h3 с h1 и h2 чтобы проверить работу сети (рис. 14)

Изображение выглядит как текст

Автоматически созданное описание

Рис. 14 Терминалы h1, h2

Потерь пакетов нет, задержка в пределах 40 мс, сеть работает.

Задаю правило ограничения скорости на интерфейсе s2-eth2 коммутатора s2:

*sudo tc qdisc add dev s2-eth2 root handle 1: tbf rate 1gbit burst 500000 limit 25000000*

limit – количество байтов, которые могут быть поставлены в очередь ожидания чтобы токены стали доступны.

burst – это максимальное количество байтов, для которого токены могут быть доступны мгновенно.

rate – скорость передачи.

И далее задаю параметры для PIE представляющую собой PI контроллер в Mininet:

*sudo tc qdisc add dev s2-eth2 parent 1: handle 2: pie limit 15000 target 45ms tupdate 10ms alpha 5 beta 30*

limit – размер пакета при превышении которого происходит сброс пакетов.

target – ожидаемая задержка очереди.

tupdate – частота с которой происходит вычисление возможности сброса пакетов.

alpha, beta – параметры для контроля возможности сброса пакетов.

После задания параметров сети запустил iPerf3 в режиме сервера на терминале хоста h3, который получал от хоста h1 трафик в течение 100 секунд, в результате было отправлено 10.9 Гб данных, а средняя скорость равна 940 Мбит/с, что примерно равно заданной скорости канала в 1 Гбит/с (рис. 15). Также вывел график окна перегрузки хоста h1 с пиковым значением в районе 15000 байт.

Изображение выглядит как текст

Автоматически созданное описание

Рис. 15 Вывод терминала h3

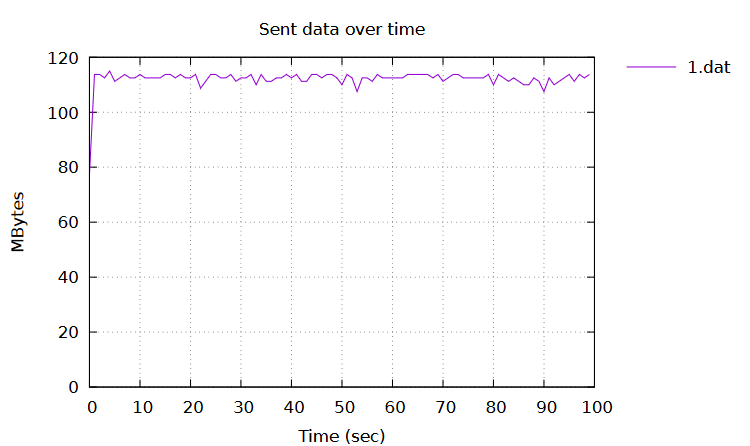


Рис. 16 График скорости передачи

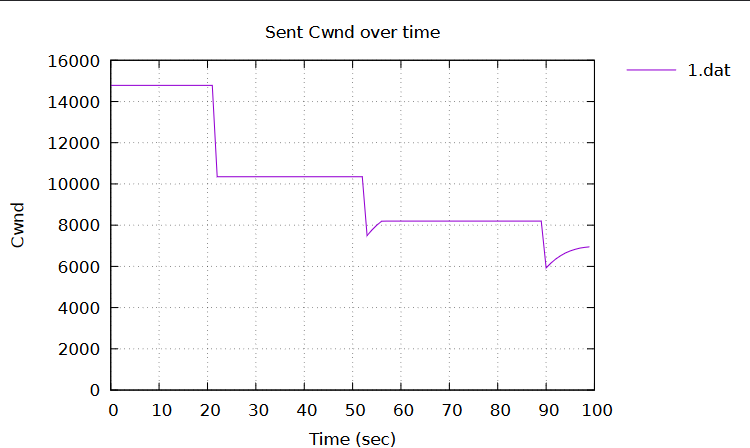


Рис. 17 График окна перегрузки хоста h1

Также с помощью хоста h2 рассмотрел время приема передачи с помощью команды ping. Приведенный ниже результат (рис. 18) показывает, что все 100 пакетов были получены успешно, и что минимальное, среднее, максимальное и стандартное отклонение равны 49.073, 67.971, 75.495, 4.722 мс соответственно. Выходные данные также подтверждают отсутствие переполнения буфера, поскольку средняя задержка (67.971 мс) незначительно превышает настроенную задержку (40 мс).

Изображение выглядит как текст

Автоматически созданное описание

Рис. 18 Вывод терминала h2

Так как уже известно, что PI контроллер зависит от длины очереди и задержки, то я решил проверить зависит ли PI контроллер от состояния сети и изменил его, понизив скорость пропускного канала до 100 Мбит/с. В результате (рис. 19) было отправлено 1.11 Гб данных, а средняя скорость равна 95.4 Мбит/с, что примерно равно заданной скорости канала в 100 Мбит/с. Пиковое значение окна перегрузки хоста h1 в районе 3000 байт.

Изображение выглядит как текст

Автоматически созданное описание

Рис. 19 Вывод терминала h3 100 Мбит/с

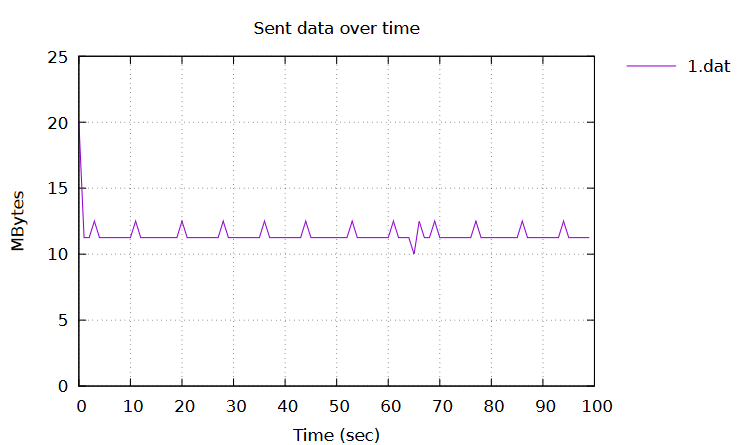


Рис. 20 График скорости передачи 100 Мбит/с

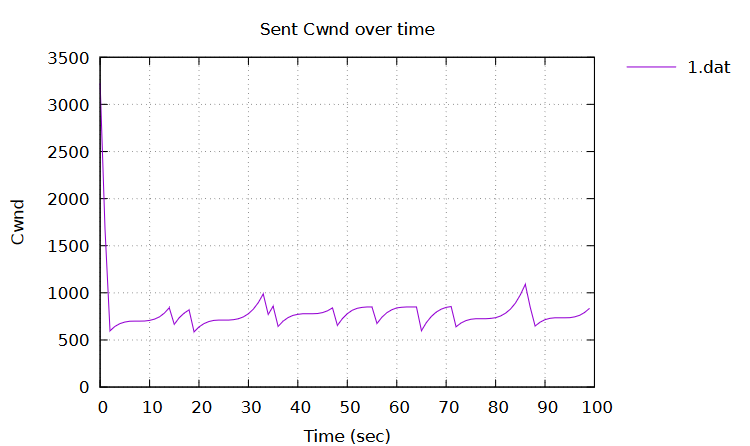


Рис. 21 График окна перегрузки хоста h1

Все 100 пакетов были получены успешно (рис. 22), минимальное, среднее, максимальное и стандартное отклонение равны 40.431, 58.971, 94.867, 11.077 мс соответственно. Выходные данные подтверждают отсутствие переполнения буфера, поскольку средняя задержка (58.971 мс) незначительно превышает настроенную задержку (40 мс).

Изображение выглядит как текст

Автоматически созданное описание

Рис. 22 Вывод терминала h2 100 Мбит/с

В результате полученных данных состояние сети не влияет на PI контроллер.

# Реализация PI контроллера в Julia

Реализовал PI контроллер с помощью языка программирования Julia

Листинг:

*using ModelingToolkit, DifferentialEquations, Plots*

*@variables t y(t) e(t) de(t) x(t) dx(t) ddx(t)*

*D = Differential(t)*

*@parameters kp ki*

*sp(t) = 100*

*@named sys = ODESystem([*

*D(y) ~ kp\*de + ki\*e*

*D(e) ~ de*

*D(x) ~ dx*

*D(dx) ~ ddx*

*0.0 ~ (y) - (ddx + dx + x)*

*0.0 ~ (e) - (sp(t) - x)*

*])*

*p = [1,1]*

*u0 = zeros(6)*

*u0[3] = 0*

*time = (0.0,50.0)*

*solution = solve(ODEProblem(sys, u0, time, p),ImplicitEuler(),adaptive=false, dt=4e-4)*

*u = hcat(solution.u...)*

*plot(solution.t, u[3,:])*

Создал несколько графиков с разными параметрами kp, ki, начальным положением, временем, точкой назначения:

1. Изначальный график с параметрами по умолчанию (как в листинге)

kp = 1, ki = 1, x0 = 0, time = 50, sp = 100

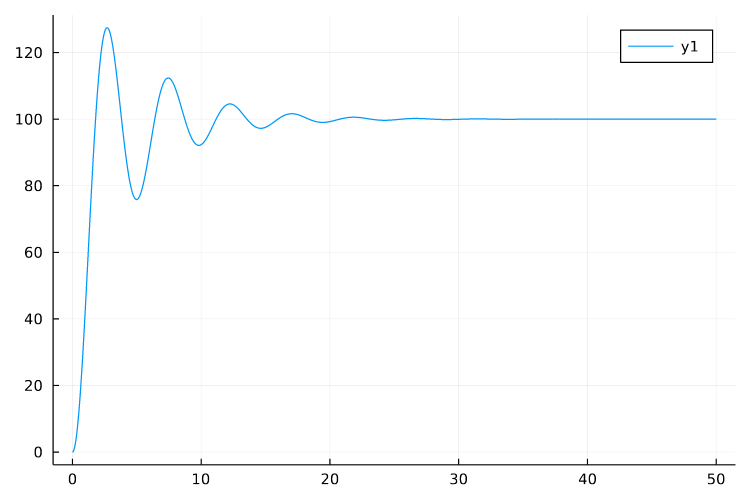


Рис. 23 График 1

2. kp = 10, ki = 2, x0 = 100, time = 70, sp = 2000

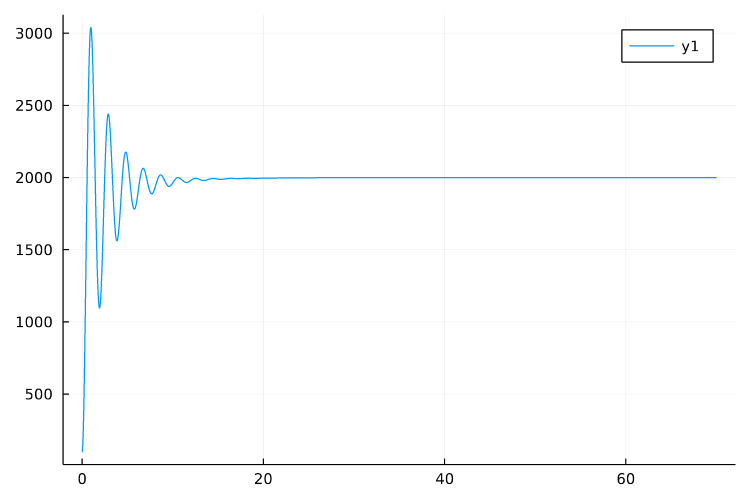


Рис. 24 График 2

3. kp = 1, ki = 0.5, x0 = 0, time = 50, sp = 20

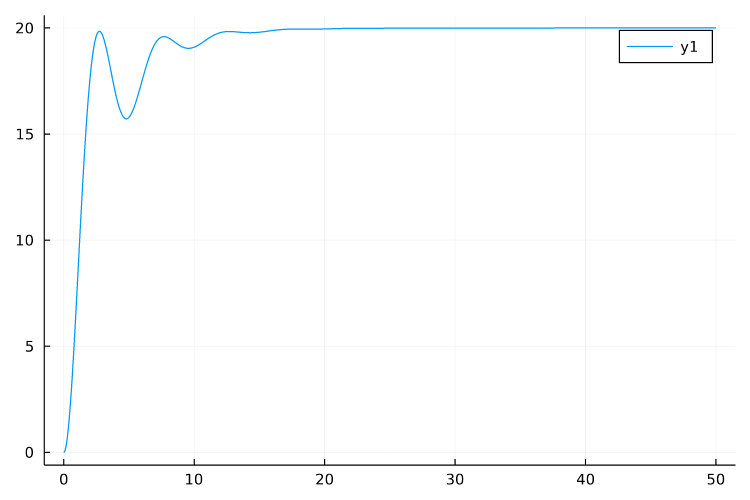


Рис. 25 График 3

4. kp = 3, ki = 0.2, x0 = 0, time = 50, sp = 100

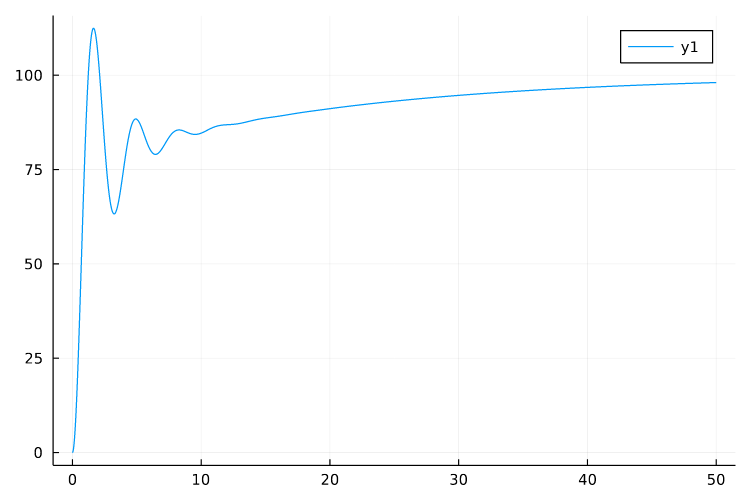


Рис. 26 График 4

# Заключение

В ходе научно-исследовательской работы я изучил и смоделировал различные виды очереди в NS-2 (DropTail, RED, PI контроллер), смоделировал работу очередей (PIE, DropTail) в NS-3, смоделировал сеть с PI контроллером в Mininet, изучил язык программирования Julia и с его помощью создал PI контроллер.

Так же я получил следующие навыки:

* формирование профессиональных навыков в проведении научных исследований;
* формирование навыков использования современных научных методов для решения научных и практических задач;
* формирование практических навыков написания вспомогательных программных комплексов для проведения вычислительных экспериментов;
* формирование общекультурных, общепрофессиональный и профессиональных компетенций в соответствии с ОС ВО РУДН;
* формирование навыков оформления и представления результатов научного исследования;
* формирование навыков работы с источниками данных.

# Список источников

1. Поляков К. Ю. Основы теории автоматического управления: учеб. пособие. — СПб.: Изд-во СПбГМТУ, 2012. — 234 с.
2. The Network Simulator - ns-2

–URL: https://www.isi.edu/nsnam/ns/

[Дата обращения: 25.04.2022].

3. Network Simulator – ns-3

-URL: https://www.nsnam.org/documentation/

[Дата обращения: 05.05.2022].

4. Mininet Documentation

–URL: https://github.com/mininet/mininet/wiki/Documentation

[Дата обращения: 12.05.2022].

5. Julia 1.7 Documentation

–URL: https://docs.julialang.org/en/v1/

[Дата обращения: 18.05.2022].