



Unidad 5 Comunicación Serie  
25 Preguntas

NOMBRE : Leonardo Morales Campos

CLASE : Sistemas Embebidos

FECHA : 28-02-2024

1. ¿Cuál permite la comunicación síncrona full duplex entre el maestro y el esclavo?

☐

A

SPI

☐

B

I2C

2. ¿Qué sucede cuando se transfieren 8 bits en el SPI?

☐

A

Interrumpir

☐

B

Selección de esclavo

☐

C

Reloj

☐

D

Selección maestra

3. ¿Cuánto tiempo es necesario para que el esclavo reciba la interrupción y transfiera los datos?

☐

A

8 horas de reloj

☐

B

4 periodo de reloj

☐

C

16 periodo de reloj

☐

D

32 periodo de reloj

4. ¿Cuáles son las dos líneas que se utilizan en el I2C?

☐

A

CCL y CLK

☐

B

Ninguno

☐

C

SDA y SCL

☐

D

SDA y SPDR

5. ¿Cuál de los siguientes puede determinar si dos maestros comienzan a usar el mismo bus?

☐

A

Disminución automática

☐

B

Detección de contador

☐

C

Detección de colisión

☐

D

Aumento automático

6. Qué registro/s debe establecer el bit SPEN para configurar los pines RC7/RX/DT como líneas de datos

☐ A RCSTA

☐ B RB0

☐ C TXSTA

☐ D RBPU

7. SPI significa \_\_\_\_

☐ A Interfaz periférica síncrona

☐ B Interfaz de puerto serie

☐ C Interfaz Periférica Serial

☐ D Interfaz de puerto síncrono

8. ¿Cuántos bytes de RAM tiene el RTC DS 1307 reservados para el reloj y los datos \_\_\_\_ ?

☐ A 56 bytes

☐ B 128 bytes

☐ C 8 bytes

☐ D 7 bytes

9. es un protocolo de comunicación serie semidúplex.

☐ A I2C

☐ B SPI

☐ C Ninguno

10. \_\_\_\_\_ es un protocolo de comunicación multimaestro y multiesclavo.

☐ A I2C

☐ B SPI

11. \_\_\_\_\_ consume más energía.

☐ A I2C

☐ B SPI

☐ C MÁX.

12. To select slave \_\_\_\_\_ is used in SPI.

☐ A SCL

☐ B MOSI

☐ C MISO

☐ D SS

13. PIC supports only asynchronous communications.

- ☐ A FALSE ☐ B TRUE

14. In asynchronous type of communication \_\_\_\_\_ is not required.

- ☐ A Both B & C ☐ B Transmitter  
☐ C Clock ☐ D Receiver

15. \_\_\_\_\_ is used for long distance communication.

- ☐ A None ☐ B I2C  
☐ C SPI ☐ D PSS

16. Line terminating resistors are required for \_\_\_\_\_

- ☐ A SPI ☐ B I2C

17. To select baud rate \_\_\_\_\_ is used.

- ☐ A WDTEN ☐ B CREN  
☐ C ADON ☐ D SPBRG

18. To transmit 9th data bit \_\_\_\_\_ bit is used.

- ☐ A Rx9D ☐ B Tx9D  
☐ C RxD ☐ D TxD

19. To Receive 9th data bit, \_\_\_\_\_ bit is used.

- ☐ A Tx9D ☐ B Rx9D  
☐ C TxD ☐ D RxD

20. Cuando se produce una superposición entre dos fotogramas, se establecen \_\_\_\_\_ bits.

- ☐ A CREN ☐ B GASTO  
☐ C FERR ☐ D RREO

21 Para recibir datos de forma continua, es necesario establecer \_\_\_\_\_ bits.

☐ A FERR

☐ B SPBRG

☐ C RREO

☐ D CREN

22 TRMT se establece cuando TSR es \_\_\_\_\_

☐ A Solo bit de inicio recibido

☐ B Lleno

☐ C Única dirección recibida

☐ D Vacío

23 SREN es \_\_\_\_\_

☐ A Activar registro de turnos

☐ B Habilitar recepción única

☐ C Enviar datos a la EEPROM

☐ D Activación de flip-flop SR

24 La tasa de baudios se selecciona para \_\_\_\_\_

☐ A Ambos A y B

☐ B Comunicaciones asíncronas

☐ C Ninguno

☐ D Comunicaciones síncronas

25 TXREG es un \_\_\_\_\_

☐ A registro de 8 bits

☐ B registro de 2 bits

☐ C 1 bit

☐ D registro de 4 bits