# Санкт-Петербургский политехнический университет Петра Великого Институт компьютерных наук и технологий

Высшая школа интеллектуальных систем и суперкомпьютерных технологий

## Отчёт по лабораторной работе № 4

Дисциплина: Низкоуровневое программирование Тема: Раздельная компиляция

Выполнил студент гр. 3530901/10001	С	олодовник И.Н
Принял старший преподаватель	(подпись)	_ Коренев Д.А.
	" <u>23</u> " <u>декабря</u> 2022 г.	

Санкт-Петербург 2022

## Оглавление

Описание задачи:		
Алгоритм загрузки «коротких» чисел:	2	
Функция:	2	
Основной файл:	2	
Тестовая программа:	3	
Заголовочный файл:	3	
Сборка программы:	3	
Препроцессирование:	3	
Компиляция:		
Ассемблирование:	11	
Секции:	11	
Таблицы символов:	16	
Таблица перемещений:	17	
Компоновка:	19	
Статическая библиотека:	21	
Проверка:	21	
Make-файлы:	22	
Реализация:	22	
Вывод:	23	

## Описание задачи:

Разработать на языке С функцию, реализующую загрузку последовательности «коротких» чисел. Числа кодируются обычным для EDSAC образом (в виде псевдоинструкций).

Поместить определение функции в отдельный исходный файл и оформить заголовочный файл. Разработать тестовую программу.

Собрать программу «по шагам». Проанализировать состав выходных файлов. Выделить разработанную функцию в статическую библиотеку и разработать make-файлы.

(Вариант 10)

## Алгоритм загрузки «коротких» чисел:

Программа считывает первый символ, сравнивает и записывает его в 4 старших разряда результата и запоминает знак. Затем записываются цифры, сдвигаются влево на 1 разряд, а в младший разряд записывается символ S или L. После этого программа проверяет знак и переходит к следующему значению.

## Функция:

## Основной файл:

```
#include "inst_reader.h"

void inst_reader(const char *input, int *output) {
    const char edsac_symbols[] = "POWERTYVIOD#SZK*.F@D!HNM&LXGABCV";
    while (*input != '\0') {
        int i = 0;
        while (edsac_symbols[i] != *input) i++;
        short sign = i >= 16 ? 1 : 0;
        *output = (i % 16) << 12;

input++;
    int mid_res = 0;
    while (*input <= '9' && *input >= '0')
        mid_res = mid_res * 10 + *(input++) - '0';
        *output += mid_res << 1;

if (*input == 'L') *output += 1;
        *(output++) -= 65536 * sign;
        if (*(++input) == ' ') input++;
}</pre>
```

#### Тестовая программа:

```
#include <stdio.h>
#include "inst_reader.h"

pint main(void) {
    const char input[] = "POS .OS W43L M333L POL *2047L";

int counter = *input == '\0' ? 0 : 1;
    const char *a = input;

while (*a != '\0')
    if (*(a++) == ' ') counter++;

int output[counter];
    inst_reader(input, output);

for (int i = 0; i < counter; i++) {
    printf(format: "%d ", output[i]);
}

return 0;</pre>
```

#### Заголовочный файл:

## Сборка программы:

## Препроцессирование:

• Запишем результат препроцессирования main.c и inst\_reader.c в файлы main.i и inst\_reader.i . Используем команды:

riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -E main.c -o main.i riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -E inst\_reader.c -o inst\_reader.i

- -march = rv32i -mabi = ilp32 целевым является процессор с базовой архитектурой системы команд RV32i.
- -О1 выполнить простые оптимизации генерируемого кода.
- -Е прекратить сборку после препроцессирования.
- -о выходной файл.

```
void inst_reader (const char *input, int *output);
 # 2 "inst_reader.c" 2
void inst_reader(const char *input, int *output) {
     const char edsac_symbols[] = "PQWERTYUIOJ#SZK*.F@D!HNM&LXGABCV";
     while (*input != '\0') {
         while (edsac_symbols[i] != *input) i++;
         short sign = i >= 16 ? 1 : 0;
         *output = (i % 16) << 12;
         input++;
         int mid_res = 0;
         while (*input <= '9' && *input >= '0')
             mid_res = mid_res * 10 + *(input++) - '0';
         *output += mid_res << 1;
         if (*input == 'L') *output += 1;
         *(output++) -= 65536 * sign;
         if (*(++input) == ' ') input++;
```

Текст inst reader.i

```
# 1 "main.c"
# 1 "<command-line>"
void inst_reader (const char *input, int *output);
int main(void) {
    const char input[] = "POS .OS W43L M333L POL *2047L";
    int counter = *input == '\0' ? 0 : 1;
   const char *a = input;
   while (*a != ' \setminus 0')
        if (*(a++) == ' ') counter++;
    int output[counter];
    inst_reader(input, output);
    for (int i = 0; i < counter; i++) {</pre>
        printf("%d ", output[i]);
```

Текст таіп.і

Результат препроцессирования отличается от исходных файлов наличием большого количества новый строк, так как используется стандартная библиотека языка С (#include <stdio.h>).

Появившиеся нестандартные директивы используются для передачи информации из препроцессора в компилятор.

#### Компиляция:

• Запишем результат компилирования main.i и inst\_reader.i в файлы main.s и inst\_reader.s. Используем команды:

riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -S main.i -o main.s riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -S inst\_reader.i -o inst\_reader.s

```
.file
.option nopic
.attribute arch, "rv32i2p0"
.attribute unaligned_access, 0
.attribute stack_align, 16
.text
.section .rodata.str1.4, "aMS", @progbits,1
.align 2
.LC0:
.string "PQWERTYUIOJ#SZK*.F@D!HNM&LXGABCV"
.text
.align 2
.globl inst_reader
.type inst_reader, @function
       inst_reader:
addi
       sp,sp,-64
sw s0,60(sp)
lui a5,%hi(.LC0)
addi a5,a5,%lo(.LC0)
lw t4,0(a5)
lw t3,4(a5)
lw t1,8(a5)
lw a7,12(a5)
lw a6,16(a5)
lw a2,20(a5)
lw a3,24(a5)
lw a4,28(a5)
sw t4,12(sp)
sw t3,16(sp)
sw t1,20(sp)
sw a7,24(sp)
sw a6,28(sp)
sw a2,32(sp)
sw a3,36(sp)
sw a4,40(sp)
lbu a5,32(a5)
sb a5,44(sp)
lbu a3,0(a0)
```

```
beq a3,zero,.L1
      lbu t2,12(sp)
addi t3,sp,12
li t1,1
sub t1,t1,t3
li t4,0
li a7,9
li t0,76
li t6,15
li t5,32
j .L3
.L14:
j .L5
.L7:
addi a1,a1,4
sgt a6,a6,t6
slli a6,a6,16
lw a5,-4(a1)
sub a6, a5, a6
sw a6,-4(a1)
lbu a5,1(a2)
seqz a5,a5
add a5,a2,a5
addi a0,a5,1
lbu a3,1(a5)
beq a3,zero,.L1
.L3:
mv a5,t3
beq t2,a3,.L13
.L4:
add a6,t1,a5
addi a5,a5,1
lbu a4,0(a5)
bne a4,a3,.L4
.L13:
```

```
s0,a6,31
srai
srli
       s0,s0,28
add a5,a6,s0
andi
       a5,a5,15
slli
       s0,a5,12
sw s0,0(a1)
addi
       a2,a0,1
lbu a0,1(a0)
addi
      a5,a0,-48
andi
      a5,a5,0xff
      a5,a7,.L14
bgtu
.L6:
addi
      a2,a2,1
slli
      a5,a3,2
add a5, a5, a3
slli
      a5,a5,1
add a5, a5, a0
addi
      a3,a5,-48
lbu a0,0(a2)
addi a4,a0,-48
andi
      a4,a4,0xff
bleu
      a4,a7,.L6
.L5:
slli a5,a3,1
add a5, a5, s0
sw a5,0(a1)
lbu a4,0(a2)
bne a4,t0,.L7
               a5,a5,1
       addi
sw a5,0(a1)
j .L7
.L1:
lw s0,60(sp)
       sp,sp,64
addi
jr ra
.size inst_reader, .-inst_reader
.ident "GCC: (SiFive GCC 10.1.0-2020.08.2) 10.1.0"
```

Текст inst reader.s

```
.file
.option nopic
.attribute arch, "rv32i2p0"
.attribute unaligned_access, 0
.attribute stack_align, 16
.text
.section .rodata.str1.4, "aMS", @progbits,1
.align 2
.LC1:
.string "%d "
.align 2
.LC0:
.string "POS .OS W43L M333L POL *2047L"
.text
.align 2
.globl main
.type main, @function
        main:
addi
       sp,sp,-80
sw ra,76(sp)
sw s0,72(sp)
sw s1,68(sp)
sw s2,64(sp)
sw s3,60(sp)
sw s4,56(sp)
addi
       s0,sp,80
lui a4,%hi(.LC0)
addi
        a4,a4,%lo(.LC0)
lw a5,0(a4)
lw a7,4(a4)
lw a6,8(a4)
lw a0,12(a4)
lw a1,16(a4)
lw a2,20(a4)
lw a3,24(a4)
sw a5,-68(s0)
sw a7,-64(s0)
sw a6,-60(s0)
sw a0,-56(s0)
```

```
sw a1,-52(s0)
sw a2,-48(s0)
sw a3,-44(s0)
lhu a4,28(a4)
sh a4,-40(s0)
andi a5,a5,0xff
beq a5, zero, .L2
      li s2,1
addi a4,s0,-68
li a3,32
.L4:
addi a4,a4,1
sub a5, a5, a3
seqz a5,a5
add s2,s2,a5
lbu a5,0(a4)
bne a5,zero,.L4
      slli a5,s2,2
      a5,a5,15
addi
andi a5,a5,-16
sub sp,sp,a5
mv s1,sp
mv a1,s1
addi a0,s0,-68
call inst_reader
ble s2, zero, .L8
.L7:
li s3,0
lui s4,%hi(.LC1)
.L6:
lw a1,0(s1)
addi a0,s4,%lo(.LC1)
call
      printf
addi
addi s1,s1,4
blt s3,s2,.L6
.L8:
li a0,0
addi sp,s0,-80
```

```
lw ra,76(sp)
lw s0,72(sp)
lw s1,68(sp)
lw s2,64(sp)
lw s3,60(sp)
lw s4,56(sp)
addi
       sp,sp,80
jr ra
.L2:
addi a1,s0,-36
addi a0,s0,-68
call inst_reader
li s2,1
addi s1,s0,-36
j .L7
.size main, .-main
.ident "GCC: (SiFive GCC 10.1.0-2020.08.2) 10.1.0"
```

Текст таіп.і

Результат компилирования – это код представленный на языке ассемблера.

#### Ассемблирование:

• Запишем результат ассемблирования main.s и inst\_reader.s в файлы main.o и inst\_reader.o . Используем команды:

riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -c main.s -o main.o riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 -c inst\_reader.s -o inst\_reader.o

#### Секции:

Воспользуемся командой riscv64-unknown-elf-objdump -h main.o inst\_reader.o, для вывода заголовков и информации о них.

```
main.o:
           file format elf32-littleriscv
Sections:
Idx Name
                 Size
                           VMA
                                     LMA
                                                File off
                 00000124 00000000 00000000
                                                00000034
 0 .text
                 CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
                 00000000 00000000 00000000 00000158
CONTENTS, ALLOC, LOAD, DATA
 1 .data
 2 .bss
                 00000000 00000000 00000000 00000158
                 ALLOC
 3 .rodata.str1.4 00000022 00000000 00000000 00000158
                 CONTENTS, ALLOC, LOAD, READONLY, DATA
 4 .comment
                 0000002b 00000000
                                     00000000 0000017a
                 CONTENTS, READONLY
 5 .riscv.attributes 0000001c 00000000 00000000
                                                    000001a5 2**0
                 CONTENTS, READONLY
inst reader.o:
                  file format elf32-littleriscv
Sections:
Idx Name
                 Size
                                                File off
                           VMA
                                     LMA
                 00000168 00000000
 0 .text
                                     00000000 00000034
                 CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
                 00000000 00000000 00000000 0000019c
 1 .data
                 CONTENTS, ALLOC, LOAD, DATA
 2 .bss
                 00000000 00000000
                                     00000000 0000019c
                 ALLOC
 3 .rodata.str1.4 00000021 00000000 00000000 0000019c
                 CONTENTS, ALLOC, LOAD, READONLY, DATA
 4 .comment
                 0000002b 00000000 00000000
                                                000001bd
                 CONTENTS, READONLY
 5 .riscv.attributes 0000001c 00000000 00000000
                                                    000001e8
                 CONTENTS, READONLY
```

#### Секции

- .text это секция кода, в которой хранятся коды инструкций.
- .data это секция инициализированных данных.
- .rodata секция инициализированных данных, предназначенных только для чтения.
- .bss это секция данных, инициализированных нулями.
- .comment секция данных содержащая информацию о версиях.
- .riscv.attributes секция с информацией о Risc-V.

Рассмотрим секции .text подробнее с использование команды riscv64-unknownelf-objdump – d – M no-aliases – j .text inst reader.o main.o.

Опция -d инициирует процесс дизассемблирования, а опция -M no-aliases выводит только инструкции системы команд, но не псевдоинструкций.

```
00000000 <inst reader>:
        fc010113
                                  addi
  0:
                                          sp, sp, -64
                                          s0,60(sp)
        02812e23
  4:
                                  SW
                                  lui
   8:
        000007b7
                                          a5,0x0
        00078793
                                  addi
                                          a5,a5,0 # 0 <inst_reader>
  c:
  10:
        0007ae83
                                  1w
                                          t4,0(a5)
        0047ae03
                                  lw
  14:
                                          t3,4(a5)
  18:
        0087a303
                                  lw
                                          t1,8(a5)
                                  1w
  1c:
        00c7a883
                                          a7,12(a5)
  20:
        0107a803
                                  lw
                                          a6,16(a5)
                                  lw
  24:
        0147a603
                                          a2,20(a5)
                                          a3,24(a5)
  28:
        0187a683
                                  lw
  2c:
        01c7a703
                                  1w
                                          a4,28(a5)
  30:
        01d12623
                                  SW
                                          t4,12(sp)
  34:
        01c12823
                                  SW
                                          t3,16(sp)
                                          t1,20(sp)
  38:
        00612a23
                                  SW
        01112c23
                                          a7,24(sp)
  3c:
                                  SW
 40:
        01012e23
                                  SW
                                          a6,28(sp)
                                          a2,32(sp)
  44:
        02c12023
                                  SW
  48:
        02d12223
                                  SW
                                          a3,36(sp)
 4c:
        02e12423
                                  SW
                                          a4,40(sp)
                                  1bu
  50:
        0207c783
                                          a5,32(a5)
  54:
        02f10623
                                  sb
                                          a5,44(sp)
  58:
        00054683
                                  1bu
                                          a3,0(a0)
                                  beq
                                          a3,zero,15c <.L1>
  5c:
        10068063
                                  1bu
  60:
        00c14383
                                          t2,12(sp)
  64:
                                  addi
        00c10e13
                                          t3,sp,12
  68:
        00100313
                                  addi
                                          t1, zero, 1
  6c:
        41c30333
                                  sub
                                          t1,t1,t3
  70:
        00000e93
                                  addi
                                          t4, zero, 0
  74:
        00900893
                                  addi
                                          a7, zero, 9
                                  addi
  78:
        04c00293
                                          t0,zero,76
        00f00f93
                                  addi
  7c:
                                          t6, zero, 15
  80:
        02000f13
                                  addi
                                          t5,zero,32
  84:
        0400006f
                                  jal
                                          zero,c4 <.L3>
00000088 <.L14>:
                                  addi
  88:
        000e8693
                                          a3,t4,0
        0b00006f
                                  jal
                                          zero,13c <.L5>
  8c:
00000090 <.L7>:
  90:
       00458593
                                  addi
                                          a1,a1,4
 94:
        010fa833
                                 slt
                                          a6,t6,a6
 98:
        01081813
                                  slli
                                          a6,a6,0x10
        ffc5a783
 9c:
                                  1w
                                          a5,-4(a1)
        41078833
                                          a6,a5,a6
  a0:
                                  sub
        ff05ae23
                                          a6,-4(a1)
  a4:
                                  SW
                                          a5,1(a2)
  a8:
        00164783
                                  1bu
  ac:
        41e787b3
                                  sub
                                          a5,a5,t5
  b0:
        0017b793
                                  sltiu
                                          a5,a5,1
  b4:
        00f607b3
                                  add
                                          a5,a2,a5
  b8:
                                  addi
        00178513
                                          a0,a5,1
        0017c683
                                  1bu
  bc:
                                          a3,1(a5)
  c0:
        08068e63
                                  beg
                                          a3,zero,15c <.L1>
```

```
000000c4 <.L3>:
  c4:
        000e0793
                                 addi
                                          a5,t3,0
                                 addi
  c8:
        000e8813
                                          a6,t4,0
        00d38a63
  cc:
                                 beq
                                          t2,a3,e0 <.L13>
000000d0 <.L4>:
  d0:
        00f30833
                                 add
                                          a6,t1,a5
                                 addi
  d4:
        00178793
                                          a5,a5,1
  d8:
                                 1bu
        0007c703
                                          a4,0(a5)
        fed71ae3
                                 bne
                                          a4,a3,d0 <.L4>
  dc:
000000e0 <.L13>:
                                          s0,a6,0x1f
  e0:
        41f85413
                                 srai
                                 srli
  e4:
        01c45413
                                          s0,s0,0x1c
  e8:
        008807b3
                                 add
                                          a5,a6,s0
                                 andi
  ec:
        00f7f793
                                          a5,a5,15
  f0:
        408787b3
                                 sub
                                          a5,a5,s0
  f4:
        00c79413
                                 slli
                                          s0,a5,0xc
  f8:
        0085a023
                                          s0,0(a1)
                                 SW
  fc:
        00150613
                                 addi
                                          a2,a0,1
 100:
        00154503
                                 1bu
                                          a0,1(a0)
 104:
        fd050793
                                 addi
                                          a5,a0,-48
 108:
        0ff7f793
                                 andi
                                          a5,a5,255
 10c:
        f6f8eee3
                                 bltu
                                          a7,a5,88 <.L14>
110:
        000e8693
                                 addi
                                          a3,t4,0
00000114 <.L6>:
114:
        00160613
                                 addi
                                          a2,a2,1
118:
        00269793
                                 slli
                                          a5,a3,0x2
11c:
        00d787b3
                                 add
                                          a5,a5,a3
120:
        00179793
                                 slli
                                          a5,a5,0x1
124:
        00a787b3
                                 add
                                          a5,a5,a0
                                 addi
                                          a3,a5,-48
128:
        fd078693
12c:
        00064503
                                 1bu
                                          a0,0(a2)
 130:
        fd050713
                                 addi
                                          a4,a0,-48
134:
        0ff77713
                                 andi
                                          a4,a4,255
138:
        fce8fee3
                                 bgeu
                                          a7,a4,114 <.L6>
0000013c <.L5>:
        00169793
                                 slli
13c:
                                          a5,a3,0x1
140:
        008787b3
                                 add
                                          a5,a5,s0
144:
        00f5a023
                                 SW
                                          a5,0(a1)
148:
        00064703
                                 1bu
                                          a4,0(a2)
14c:
                                 bne
        f45712e3
                                          a4,t0,90 <.L7>
150:
        00178793
                                 addi
                                          a5,a5,1
        00f5a023
154:
                                 SW
                                          a5,0(a1)
158:
        f39ff06f
                                 jal
                                          zero,90 <.L7>
0000015c <.L1>:
15c:
        03c12403
                                 lw
                                          s0,60(sp)
 160:
        04010113
                                 addi
                                          sp,sp,64
        00008067
 164:
                                 jalr
                                          zero,0(ra)
```

Секция .text для inst reader.o

```
00000000 <main>:
  0:
        fb010113
                                  addi
                                          sp,sp,-80
  4:
        04112623
                                          ra,76(sp)
                                  SW
  8:
        04812423
                                          s0,72(sp)
                                  SW
                                          s1,68(sp)
        04912223
                                  SW
  c:
  10:
        05212023
                                  SW
                                          s2,64(sp)
                                          s3,60(sp)
  14:
        03312e23
                                  SW
  18:
        03412c23
                                          s4,56(sp)
                                  SW
        05010413
                                  addi
  1c:
                                          s0,sp,80
  20:
        00000737
                                  lui
                                          a4,0x0
  24:
        00070713
                                  addi
                                          a4,a4,0 # 0 <main>
  28:
        00072783
                                  lw
                                          a5,0(a4)
                                  lw
        00472883
                                          a7,4(a4)
  2c:
        00872803
                                  lw
                                          a6,8(a4)
  30:
  34:
        00c72503
                                  1w
                                          a0,12(a4)
  38:
        01072583
                                  lw
                                          a1,16(a4)
  3c:
        01472603
                                  lw
                                          a2,20(a4)
 40:
        01872683
                                  lw
                                          a3,24(a4)
        faf42e23
                                          a5,-68(s0)
 44:
                                  SW
 48:
        fd142023
                                          a7,-64(s0)
                                  SW
                                          a6,-60(s0)
 4c:
        fd042223
                                  SW
                                          a0,-56(s0)
  50:
        fca42423
                                  SW
        fcb42623
                                          a1,-52(s0)
  54:
                                  SW
 58:
        fcc42823
                                  SW
                                          a2,-48(s0)
        fcd42a23
                                          a3,-44(s0)
  5c:
                                  SW
 60:
        01c75703
                                  1hu
                                          a4,28(a4)
                                          a4,-40(50)
  64:
        fce41c23
                                  sh
  68:
        0ff7f793
                                  andi
                                          a5,a5,255
 6c:
        08078e63
                                  beq
                                          a5,zero,108 <.L2>
                                  addi
  70:
        00100913
                                          s2,zero,1
                                  addi
  74:
        fbc40713
                                          a4,s0,-68
  78:
        02000693
                                  addi
                                          a3,zero,32
0000007c <.L4>:
                                          a4,a4,1
  7c:
        00170713
                                  addi
  80:
        40d787b3
                                  sub
                                          a5,a5,a3
 84:
        0017b793
                                  sltiu
                                          a5,a5,1
 88:
        00f90933
                                  add
                                          s2,s2,a5
        00074783
                                  1bu
                                          a5,0(a4)
  8c:
 90:
        fe0796e3
                                  bne
                                          a5,zero,7c <.L4>
                                  slli
 94:
        00291793
                                          a5,s2,0x2
        00f78793
                                  addi
 98:
                                          a5,a5,15
        ff07f793
                                  andi
                                          a5,a5,-16
  9c:
                                          sp,sp,a5
  a0:
        40f10133
                                  sub
                                  addi
  a4:
        00010493
                                          s1,sp,0
  a8:
        00048593
                                  addi
                                          a1,s1,0
        fbc40513
                                  addi
                                          a0,s0,-68
  ac:
 b0:
        00000097
                                  auipc
                                          ra,0x0
 b4:
        000080e7
                                  jalr
                                          ra,0(ra) # b0 <.L4+0x34>
        03205463
 b8:
                                  bge
                                          zero, s2, e0 < .L8>
000000bc <.L7>:
 bc:
        00000993
                                  addi
                                          s3, zero, 0
                                  lui
                                          s4,0x0
  c0:
        00000a37
```

```
000000c4 <.L6>:
                                lw
                                        a1,0(s1)
 c4:
       0004a583
       000a0513
                                addi
                                        a0,s4,0 # 0 <main>
 c8:
 cc:
       00000097
                                auipc
                                        ra,0x0
                                        ra,0(ra) # cc <.L6+0x8>
       000080e7
                                jalr
 d0:
 d4: 00198993
                                addi
                                        s3,s3,1
 d8:
       00448493
                                addi
                                        s1,s1,4
       ff29c4e3
                               blt
 dc:
                                        s3,s2,c4 <.L6>
000000e0 <.L8>:
       00000513
                                addi
 e0:
                                        a0, zero, 0
 e4:
       fb040113
                                addi
                                       sp,s0,-80
                                lw
 e8:
      04c12083
                                       ra,76(sp)
                                1w
 ec: 04812403
                                       s0,72(sp)
       04412483
                                lw
 f0:
                                        s1,68(sp)
 f4:
       04012903
                                lw
                                        s2,64(sp)
 f8:
       03c12983
                                lw
                                        s3,60(sp)
                                       s4,56(sp)
 fc:
       03812a03
                                lw
                                addi
 100:
       05010113
                                       sp,sp,80
 104:
       00008067
                                jalr
                                       zero,0(ra)
00000108 <.L2>:
108:
       fdc40593
                                addi
                                        a1,s0,-36
10c:
       fbc40513
                                addi
                                       a0,s0,-68
110:
       00000097
                                auipc
                                       ra,0x0
                               jalr
114:
       000080e7
                                        ra,0(ra) # 110 <.L2+0x8>
      00100913
118:
                                addi
                                        s2,zero,1
11c:
       fdc40493
                                        s1,s0,-36
                                addi
       f9dff06f
 120:
                                jal
                                        zero,bc <.L7>
```

Секция .text для main.o

При сравнении .s и .o файлов, можно заметить что ассемблер транслирует псевдоинструкции call в пары инструкций auipc и jalr.

b0:	00000097	auipc	ra,0x0
b4:	000080e7	jalr	ra,0(ra) # b0 <.L4+0x34>
cc:	00000097	auipc	ra,0x0
d0:	000080e7	jalr	ra,0(ra) # cc <.L6+0x8>

Ассемблер не имел достаточной информации для определения целевого адреса перехода, поэтому сформировал не корректную инструкцию, которая приводит к зацикливанию. Это должно быть исправлено компоновщиком при помощи таблицы перемещений.

#### Таблицы символов:

С помощью команды riscv64-unknown-elf-objdump -t main.o inst\_reader.o исследуем таблицы символов файлов main.o и inst\_reader.o.

```
file format elf32-littleriscv
main.o:
SYMBOL TABLE:
inst reader.o: file format elf32-littleriscv
SYMBOL TABLE:
                       00000000 .riscv.attributes
00000000 g F .text 00000168 inst reader
```

Таблицы символов

В таблицах имеются типы \*UND\* (undefined). Это означает, что символы inst\_reader и printf использовались в коде ассемблера, из которого были получены данные объектные файлы, но не были определены. Ассемблер сделал вывод о том, что символы были определены где-то ещё и отобразил это.

#### Таблица перемещений:

Таблица перемещений хранит информацию для компоновщика. С помощью неё компоновщик при необходимости редактирует код полученный от ассемблера. Для отображения этих таблиц используем команду riscv64-unknown-elf-objdump -r inst reader.o main.o .

```
inst reader.o:
                   file format elf32-littleriscv
RELOCATION RECORDS FOR [.text]:
OFFSET TYPE
00000008 R_RISCV_HI20
                            .LC0
00000008 R_RISCV_RELAX
                            *ABS*
0000000c R_RISCV_L012_I
                            .LC0
0000000c R RISCV RELAX
                            *ABS*
0000005c R RISCV BRANCH
                            .11
00000084 R RISCV JAL
                            .L3
0000008c R RISCV JAL
                            .L5
000000c0 R_RISCV_BRANCH
                            .L1
000000cc R_RISCV_BRANCH
                            .L13
000000dc R_RISCV_BRANCH
                            .L4
0000010c R RISCV BRANCH
                            .L14
00000138 R RISCV BRANCH
                            .L6
0000014c R_RISCV_BRANCH
                            .L7
00000158 R RISCV JAL
                            .L7
            file format elf32-littleriscv
main.o:
RELOCATION RECORDS FOR [.text]:
OFFSET TYPE
                            VALUE
00000020 R RISCV HI20
                            .LC0
00000020 R_RISCV_RELAX
                            *ABS*
                           .LC0
00000024 R_RISCV_L012_I
                            *ABS*
00000024 R RISCV RELAX
000000b0 R RISCV CALL
                           inst reader
000000b0 R RISCV RELAX
                            *ABS*
000000c0 R RISCV HI20
                            .LC1
000000c0 R_RISCV_RELAX
000000c8 R_RISCV_L012_I
                            *ABS*
                            .LC1
000000c8 R RISCV RELAX
                            *ABS*
000000cc R RISCV CALL
                            printf
000000cc R_RISCV_RELAX
                            *ABS*
00000110 R RISCV CALL
                            inst reader
00000110 R RISCV RELAX
                            *ABS*
0000006c R RISCV BRANCH
                            .L2
00000090 R_RISCV_BRANCH
                            .L4
                            .L8
000000b8 R RISCV BRANCH
000000dc R RISCV BRANCH
                            .L6
00000120 R RISCV JAL
                            .L7
```

Таблицы перемещений

Для того, чтобы компоновщику внести изменения в код, необходимо знать что и как исправлять. В таблице хранится информация об адресе и способе исправления. Ранее мы заметили, что по адресу 000000b0 необходимо исправить пару инструкций (R\_RISCV\_CALL) таким образом, чтобы результат вызывал подпрограмму inst\_reader. R\_RISCV\_RELAX сообщает компоновщику, что пара инструкций может быть оптимизирована.

Полученные объектные файлы main.o и inst\_reader.o содержат секции с кодами инструкций и таблицы символов и перемещений. Эти файлы не являются текстовыми, поэтому для их просмотра мы используем -objdump, для отображения данных в текстовом виде.

#### Компоновка:

• Запишем результат компоновки main.o и inst\_reader.o в файлы main. Используем команду:

riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 main.o inst\_reader.o -o main

Теперь рассмотрим .text: riscv64-unknown-elf-objdump –j .text –d –M no-aliases main >main.ds

Файл main.ds содержит более 22000 строк, поэтому рассмотрим только небольшую часть.

```
00010140 <main>:
10140: fb010113
                           addi
                                   sp, sp, -80
10144: 04112623
                           sw ra,76(sp)
10148: 04812423
                           sw s0,72(sp)
1014c: 04912223
                           sw s1,68(sp)
10150: 05212023
                           sw s2,64(sp)
10154: 03312e23
                           sw s3,60(sp)
10158: 03412c23
                           sw s4,56(sp)
1015c: 05010413
                           addi
                                   s0, sp, 80
                           lui a4,0x25
10164: 49470713
                                   a4,a4,1172 # 25494 <__clzsi2+0x50>
                           addi
10168: 00072783
                           lw a5,0(a4)
1016c: 00472883
                           lw a7,4(a4)
10170: 00872803
                           lw a6,8(a4)
10174: 00c72503
                           lw a0,12(a4)
                           lw a1,16(a4)
10178: 01072583
1017c: 01472603
                           lw a2,20(a4)
                           lw a3,24(a4)
10180: 01872683
10184: faf42e23
                           sw a5,-68(s0)
                           sw a7,-64(s0)
10188: fd142023
1018c: fd042223
                           sw a6,-60(s0)
10190: fca42423
                               a0,-56(s0)
                           SW
10194: fcb42623
                           sw a1,-52(s0)
10198: fcc42823
                               a2,-48(s0)
                           SW
                           sw a3,-44(s0)
1019c: fcd42a23
```

```
sw = a3, -44(s0)
1019c: fcd42a23
                           lhu a4,28(a4)
101a0: 01c75703
                           sh a4,-40(s0)
101a4: fce41c23
101a8: 0ff7f793
                           andi
                                  a5,a5,255
101ac: 08078a63
                           beg a5,zero,10240 <main+0x100>
101b0: 00100913
                           addi
                                  s2,zero,1
101b4: fbc40713
                           addi
                                  a4,s0,-68
101b8: 02000693
                           addi
                                  a3,zero,32
101bc: 00170713
                           addi
                                  a4,a4,1
101c0: 40d787b3
                           sub a5, a5, a3
101c4: 0017b793
                           sltiu a5,a5,1
101c8: 00f90933
                           add s2,s2,a5
101cc: 00074783
                           lbu a5,0(a4)
101d0: fe0796e3
                           bne a5,zero,101bc <main+0x7c>
101d4: 00291793
                           slli
                                   a5,s2,0x2
101d8: 00f78793
                           addi
                                   a5, a5, 15
                           andi
101dc: ff07f793
                                   a5,a5,-16
101e0: 40f10133
                           sub sp, sp, a5
101e4: 00010493
                                  s1, sp, 0
                           addi
101e8: 00048593
                           addi
                                  a1,s1,0
101ec: fbc40513
                           addi
                                  a0,s0,-68
101f0: 068000ef
                           jal ra,10258 <inst_reader>
101f4: 03205263
                           bge zero, s2,10218 <main+0xd8>
101f8: 00000993
                           addi
                                   s3, zero, 0
                           lui s4,0x25
101fc: 00025a37
10200: 0004a583
                           lw a1,0(s1)
10204: 490a0513
                                   a0,s4,1168 # 25490 <__clzsi2+0x4c>
10208: 398000ef
                           jal ra,105a0 <printf>
1020c: 00198993
                           addi
                                  s3,s3,1
10210: 00448493
                           addi
                                   s1,s1,4
10214: ff29c6e3
                           blt s3,s2,10200 <main+0xc0>
10218: 00000513
                                   a0, zero, 0
                           addi
1021c: fb040113
                           addi
                                   sp,s0,-80
10220: 04c12083
                           lw ra,76(sp)
10224: 04812403
                           lw s0,72(sp)
10228: 04412483
                           lw s1,68(sp)
1022c: 04012903
                           lw s2,64(sp)
                           lw s3,60(sp)
10230: 03c12983
10234: 03812a03
                           lw s4,56(sp)
```

```
10234: 03812a03
                            lw s4,56(sp)
                            addi
                                    sp, sp, 80
1023c: 00008067
                            jalr
                                   zero,0(ra)
10240: fdc40593
                            addi
                                   a1,s0,-36
10244: fbc40513
                            addi
                                   a0,s0,-68
10248: 010000ef
                            jal ra,10258 <inst_reader>
1024c: 00100913
                            addi
                                   s2, zero,1
10250: fdc40493
                            addi
                                   s1,s0,-36
       fa5ff06f
                            jal zero,101f8 <main+0xb8>
```

#### Фрагмент main.ds

Инструкции были должным образом откорректированы. В данном примере точка вызова подпрограммы и сама программа находятся близко, поэтому ацірс и jalr оптимизируются до jal (до этого была пометка R RISCV RELAX).

#### Статическая библиотека:

Статическая библиотека – это архив, набор объектных файлов. Поместим inst reader.o в libds.a используя команду:

#### riscv64-unknown-elf-ar - rsc libds.a inst\_reader.o

- -r перезаписывать файлы с одинаковыми названиями.
- -s записать список всех символов, объявленных в объектных файлах, в архив.
- -с создать архив, если его ещё не было.

### Проверка:

Проверим содержимое архива:

#### riscv64-unknown-elf-ar -t libds.a

```
E:\lab4\step>riscv64-unknown-elf-ar -t libds.a
inst_reader.o
```

В результате мы видим, что действительно записали только inst\_reader.o . Теперь соберем программу, используя созданную статическую библиотеку.

## riscv64-unknown-elf-gcc -march=rv32i -mabi=ilp32 -O1 --save-temps main.c libds.a -o main1

При изучении таблицы символов мы убеждаемся что функция из нашей библиотеки попала туда.

Выведем таблицу символов библиотеки libds.a:

#### riscv64-unknown-elf-nm libds.a

```
inst_reader.o:
0000015c t .L1
0000000e0 t .L13
000000088 t .L14
000000004 t .L3
000000000 t .L4
0000013c t .L5
00000114 t .L6
000000000 t .L7
000000000 T inst_reader
```

Таблица символов библиотеки

## Make-файлы:

Makefile — это набор инструкций для программы make, которая помогает собирать программу из файлов в один вызов make.

#### Реализация:

В makefile создается объектный файл inst\_reader.o на остнове файла inst\_reader.c, а затем упаковывается в библиотеку makeLib.a:

```
CC=riscv64-unknown-elf-gcc
AR=riscv64-unknown-elf-ar
CFLAGS=-march=rv32i -mabi=ilp32 -01
all: makeLib
staticLib: inst_reader.o
$(AR) -rsc makeLib.a inst_reader.o
inst_reader.o: inst_reader.c
$(CC) $(CFLAGS) -c inst_reader.c -o inst_reader.o
clean:
rm -f *.o *.a
```

Затем в makefile, для сборки программы на основании библиотеки, собирается main, используя main.c и makeLib.a:

```
TARGET=main
CC=riscv64-unknown-elf-gcc
CFLAGS=-march=rv64iac -mabi=lp64 -01

main:
$(CC) $(CFLAGS) main.c makeLib.a -o $(TARGET)

clean:
rm -f *.o *.a $(TARGET)
```

## Вывод:

В ходе выполнения лабораторной работы была разработана функция на языке C, реализующая загрузку коротких чисел, кодирующихся привычным для EDSAC образом.

Была проведена сборка программы «по шагам». Проанализирован выход препроцессора и компилятора. Также проанализированы содержимое секций, таблицы символов, таблицы перемещений содержащиеся в объектных и исполняемом файле.

Разработанная функция была выделена в статическую библиотеку и были разработаны make-файлы для сборки библиотеки и её тестовой программы.