

Assembly Intel® x86 Cheat Sheet

Istruzione	Significato	Istruzione	Significato
Istruzioni base		Comparazioni e salti	
MOV dest, src	Copia src in dest	CMP src, dest	Compara src, dest
d[b w d q]	Alloca byte/[d q]word	JMP label	Salta a label
res[b w d q]	Riserva byte/[d q]word	Jxx label	Salta a label se... = → E, Z, != → NE, NZ > → G, NLE, A, NBE < → L, NGE, B, NAE
NOT, NEG	Complemento ad 1, complemento a 2	LOOP label	Se ecx != 0 salta a label e decrementa ecx
Estensione del dato		Shift e operatori	
MOVZX reg, reg	Estende dato unsigned	SHL, SHR	Shift logico
MOVSX reg, reg	Estende dato signed	SAL, SAR	Shift aritmetico
CBW, CWDE, CDQE	Convertono byte → word → dword → qword	ROL, ROR	Rotazione
		AND, OR, XOR	Operatori logici bitwise
Operazioni aritmetiche		Operazioni su array	
ADD dest, src	Addizione tra interi	LEA	Load Effective Address
SUB dest, src	Sottrazione tra interi	CLD	DF = 0
INC/DEC reg	Incremento e decremento	STD	DF = 1
ADC, SBB	Add. e sottr. con carry	LODSx	EAX = [DS:ESI]
CLC	Clear Carry Flag	STOSx	[ES:EDI] = EAX
MUL src	Senza segno	MOVSx	[ES:EDI] = [DS:ESI]
IMUL src	Con segno	CMPSx	Compara [DS:ESI] e [ES:EDI]
IMUL dest, src			
IMUL dest, src, imm			
DIV src	Senza segno	SCASx	Compara EAX, [ES:EDI]
IDIV src	Con segno	REP	Repeti
Operazioni in virgola mobile			
FLD src	Carica src in ST0	FCHS	Cambia segno ST0
FILD src	Carica come intero	FABS	Valore assoluto ST0
FLD1, FLDZ	Carica 1, carica 0	FSQRT	Radice quadrata ST0
FST dest	Memorizza ST0 in dest	FFREE STx	Marca STx come vuoto
FSTP dest	Mem. ST0 in dest e pop	FADD src	ST0 += src
		FADD STx, ST0	STx += ST0
FIST dest	Mem. ST0 come intero	FADDP STx, ST0	
FISTP dest	Mem. ST0 e pop	FIADD src	ST0 += (float)src
FXCH STx	Scambia ST0 e STx	FSUB, FSUBR src	Sottrazione
FMUL src	ST0 *= src	FSUBP, FSUBRP src	Sottrazione e pop
FMUL STx, ST0	STx *= ST0		
FMULP STx, ST0		FISUB, FISUBR src	
FIMUL src	ST0 *= (float)src	Comparazioni	
FDIV, FDIVR src	Divisione	FCOMI, FCOMIP src	Compara ST0 e src
FDIVP, FDIVRP src	Divisione e pop	FCOM, FCOMP	Compara ST0 e src
FIDIV, FIDIVR src		FICOM, FICOMP src	Compara ST0 e (float)src
FSCALE	ST0 = ST0 * 2^floor(ST1)	FTST	Compara ST0 e 0.0
FCOS, FSIN	Calcola cos/sin di ST0	SAHF, LAHF	Salva/Carica AH ↔ FLAGS