

```
entry:
%.reg2mem14 = alloca i32, align 4
%.reg2mem12 = alloca i1, align 1
%.reg2mem10 = alloca i1, align 1
%.reg2mem6 = alloca i8**, align 8
%.reg2mem3 = alloca i8**, align 8
%.reg2mem = alloca i8**, align 8
%JumpTable = alloca i8*, i32 4, align 8
%2 = getelementptr i8*, i8** %JumpTable, i32 0
store i8* blockaddress(@update, %BogusBasciBlock), i8** %2, align 8
%3 = getelementptr i8*, i8** %JumpTable, i32 1
store i8** %3, i8*** %.reg2mem, align 8
%.reload2 = load i8**, i8*** %.reg2mem, align 8
store i8* blockaddress(@update, %EntryBasicBlockSplit), i8** %.reload2,
... align 8
%4 = getelementptr i8*, i8** %JumpTable, i32 2
store i8** %4, i8*** %.reg2mem3, align 8
%.reload5 = load i8**, i8*** %.reg2mem3, align 8
store i8* blockaddress(@update, %"2"), i8** %.reload5, align 8
%5 = getelementptr i8*, i8** %JumpTable, i32 3
store i8** %5, i8*** %.reg2mem6, align 8
%.reload9 = load i8**, i8*** %.reg2mem6, align 8
store i8* blockaddress(@update, %"3"), i8** %.reload9, align 8
%6 = icmp eq float* %0, null
store i1 %6, i1* %.reg2mem10, align 1
%7 = icmp eq float* %1, null
store i1 %7, i1* %.reg2mem12, align 1
%.reload = load i8**, i8*** %.reg2mem, align 8
%8 = load i8*, i8** %.reload, align 8
indirectbr i8* %8, [label %BogusBasciBlock, label %EntryBasicBlockSplit,
... label %"2", label %"3"]
```

```
BogusBasciBlock:
%9 = getelementptr i8*, i8** %JumpTable, i32 0
store i8* blockaddress(@update, %BogusBasciBlock), i8** %9, align 8
%10 = getelementptr i8*, i8** %JumpTable, i32 2
store i8* blockaddress(@update, %"2"), i8** %10, align 8
%.reload1 = load i8**, i8*** %.reg2mem, align 8
%11 = load i8*, i8** %.reload1, align 8
indirectbr i8* %11, [label %BogusBasciBlock, label %EntryBasicBlockSplit,
... label %"2", label %"3"]
```

```
EntryBasicBlockSplit:
%.reload11 = load i1, i1* %.reg2mem10, align 1
%.reload13 = load i1, i1* %.reg2mem12, align 1
%12 = select i1 %.reload11, i1 true, i1 %.reload13
%.reload4 = load i8**, i8*** %.reg2mem3, align 8
%.reload8 = load i8**, i8*** %.reg2mem6, align 8
%13 = select i1 %12, i8** %.reload8, i8** %.reload4
%14 = load i8*, i8** %13, align 8
store i32 2, i32* %.reg2mem14, align 4
indirectbr i8* %14, [label %BogusBasciBlock, label %EntryBasicBlockSplit,
... label %"2", label %"3"]
```

```
"2":
%15 = load float, float* %0, align 4, !tbaa !10
%16 = fpext float %15 to double
%17 = fadd double %16, 4.000000e-05
%18 = fptrunc double %17 to float
store float %18, float* %0, align 4, !tbaa !10
%19 = load float, float* %1, align 4, !tbaa !10
%20 = fpext float %19 to double
%21 = fadd double %20, 2.000000e-05
%22 = fptrunc double %21 to float
store float %22, float* %1, align 4, !tbaa !10
%.reload7 = load i8**, i8*** %.reg2mem6, align 8
%23 = load i8*, i8** %.reload7, align 8
store i32 0, i32* %.reg2mem14, align 4
indirectbr i8* %23, [label %BogusBasciBlock, label %EntryBasicBlockSplit,
... label %"2", label %"3"]
```

```
"3":
%.reload15 = load i32, i32* %.reg2mem14, align 4
ret i32 %.reload15
```

CFG for 'update' function