

YOUSSEF ATIQ

CONCEPTEUR DÉVELOPPEUR LOGICIEL
JAVA/JEE



304 RUE PAUL ELUARD
PORTE 41
38920 CROLLES
06.85.98.46.32
joseph1atiq@gmail.com



PERMIS
B - Véhicule léger



LANGUES
Anglais : Très bon
Italien : Correct



COMPÉTENCES
UML, POO, Design
Patterns, approche TDD
● ● ● ● ●
JAVA/JEE, Python, C/C++,
C#/.Net, HTML, Javascript,
PHP
● ● ● ● ●
frameworks : Hibernate,
Maven, JBoss, Spring,
Angular4...
● ● ● ● ●
Technologies web: HTML 5,
CSS 3, XML, DOM, jQuery,
Angular JS
● ● ● ● ●
Node.js, Bootstrap, Sass
● ● ● ● ●
Bases de données :
PostGreSql, MySQL,
MongoDB
● ● ● ● ●
Managérial : Management,
gestion de projets (SCRUM,
XP)
● ● ● ● ●
Logiciel : Eclipse, PgAdmin,
Visual Studio, Netbeans
IDE
● ● ● ● ●



CENTRES D'INTÉRÊT
Jeux video, Footing, Lecture
<http://atiq.host22.com/>
<https://github.com/DevJose1>



Passionné par le Digital et les Mathématiques. Ayant une double compétence en développement informatique et managériale, je cherche idéalement un poste de développeur JAVA.



FORMATIONS

2016 : FORMATIONS CONCEPTEUR DÉVELOPPEUR JAVA/JEE AVANCÉE
M2I

2014 : MASTER2 SCIENCE POUR INGÉNIEUR
UFR Physique et Ingénierie de STRASBOURG.

2013 : MAITRISE SCIENCE POUR INGÉNIEUR.
UFR Physique et Ingénierie de STRASBOURG.

2010 : LICENCE ST EN INFORMATIQUE INDUSTRIELLE

2009 : D.U.T MATHS-INFORMATIQUE.



EXPÉRIENCES PROFESSIONNELLES

Depuis 03/2018 :

PROJET

Développement d'une application de Contact Basé sur Spring Boot, JPA, Hibernate, Angular4.

Depuis 01/2016 :

ENSEIGNANT-FORMATEUR EN INFORMATIQUES ET MATHÉMATIQUES
Enseignement de mathématiques, informatiques et sciences de l'ingénieur.

03/2017 - 06/2017 :

PROJET

Développement d'une application bancaire avec la technologie JEE basée sur JPA, Hibernate, Maven et Spring.

12/2016 - 12/2016 : M2I

PROJET:

Développement en JAVA d'un panier achat, exploitant le concept de design patterns

12/2014 - 04/2016 : IVALIS GROUPE

CHEF DE ZONE

Management et Formation

02/2014 - 08/2014 : STMICROELECTRONICS CROLLES « DESIGN KIT PRODUCT
MANAGEMENT »

DÉVELOPPEUR PYTHON

Développement d'une application pour superviser le flux d'intégration de l'équipe Design Kit.

01/2014 - 02/2014 :

R&D

Programmation RTOS/NIOSII: Développement d'un séquenceur en langage C

03/2013 - 06/2013 :

R&D

Tachymètre basé sur une carte FPGA

03/2012 - 06/2012 :

R&D

Prototype d'une VMC (ventilation mécanique contrôlée) à base de microcontrôleur 16f877. (assembleur)

