

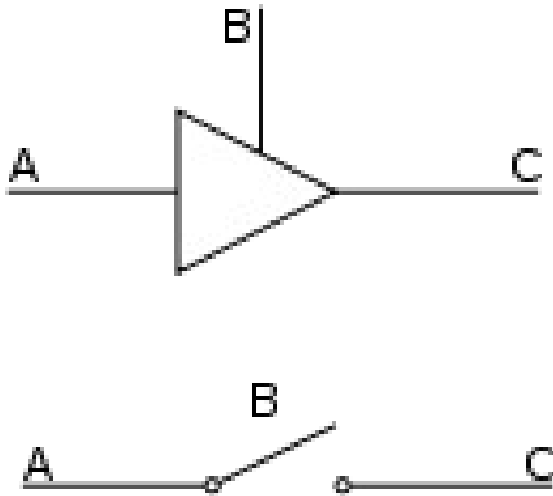
Buffer Tri-state

# Tri-state

- **Tri-state** ou **3-state** permitem a geração de valores de 0, 1 ou Z. Uma saída Z pode ser considerada como uma saída desconectada do resto do circuito, pois se apresenta em um estado de alta impedância. A intenção deste estado é permitir diversos circuitos a compartilharem da mesma linha ou barramento de dados, sem afetar umas as outras.

# Tri-state

- Um buffer tri-state pode ser entendido como uma chave. Se  $B$  está ligado, a chave é fechada. se  $B$  está desligado, a chave é aberta.



Entrada		Saída
A	B	C
0	0	Z
0	1	0
1	0	Z
1	1	1

