文献调研选题参考

1． CMOS VLSI的发展及其遇到的挑战；

2． MOS存储器中的新单元结构和外围电路，特别是在提高速度和降低功耗方面的电路设计；

3． 嵌入式RAM、SDRAM的设计考虑；

4． 存储器未来发展趋势；

5． 微处理器的典型电路分析及新的电路结构设计；

6． 何为存算一体？存算一体的发展趋势及应用；

7． ASIC电路的设计流程及发展趋势；

针对某一选题查找2篇以上英文文献，写出文献调研报告(不少于3000字)，不要简单翻译一篇文章。要列出所有参考文献。参考文献按以下格式列出：

作者，文章题目，期刊名，年，卷号，期号，页号

参考文献示例：

S. Rao, K. Reddy, B. Young, and P. Hanumolu, "A deterministic digital background calibration technique for YCO-based ADCs," IEEE J Solid State Circuits, 2014 vol. 49, no. 4, pp. 950-960.