instruction	operands		%vr1	%vr2	%vr3	%vr4	%vr5	%vr6	%vr7	%vr8	%vr9	%vr10	%vr11	%vr12	%vr13	%vr14	: %vr15
loadI 0 = vr1		%vr1															
i2i vr1 = vr3	%vr1	%vr3	%vr3		%vr1												
i2i vr0 = vr5	sp	%vr5			%vr5												
subI vr5, 4 = vr6	%vr5	%vr6			%vr5 %vr6		%vr6	%vr5									
storeAI vr3 = vr5, -4	%vr3	%vr5	%vr3		%vr5		%vr3	%vr3 %vr5									
iread vr6		%vr6			%vr6		%vr6										
loadI 3 = vr7		%vr7						%vr7									
i2i vr7 = vr8	%vr7	%vr8						%vr7 %vr8	%vr8	%vr7							
load vr6 = vr9	%vr6	%vr9			%vr6		%vr6	%vr9	%vr6 %vr9	%vr6 %vr9	%vr6						
cbr_LE vr9, vr7L0	%vr9	%vr7						%vr7 %vr9	%vr9	%vr7 %vr9	%vr7						

instruction	operands			%vr1	%vr2	%vr3	%vr4	%vr5	%vr6	%vr7	%vr8	%vr9	%vr10	%vr11	%vr12	%vr13	%vr14	%vr15
add vr9, vr8 = vr14	%vr9	%vr8	%vr14								%vr9 %vr14	%vr8 %vr14					%vr8 %vr9	
i2i vr14 = vr2		%vr14	%vr2		%vr14						%vr14	%vr14					%vr2	
loadI .str_const_0 = vr15			%vr15		%vr15													
swrite vr15			%vr15		%vr15													
		•		_		•	•	•	•				•		•			•

5]	instruction	operands			%vr1	%vr2	%vr3	%vr4	%vr5	%vr6	%vr7	%vr8	%vr9	%vr10	%vr11	%vr12	%vr13	%vr14	%vr15
	add vr9, vr9 = vr12	%vr9	%vr9	%vr12									%vr12			%vr9			
	i2i vr12 = vr13		%vr12	%vr13									%vr12 %vr13			%vr13	%vr12		
	addI vr9, 3 = vr14		%vr9	%vr14									%vr14			%vr9	%vr9 %vr14	%vr9	
	i2i vr14 = vr2		%vr14	%vr2		%vr14							%vr14				%vr2 %vr14	%vr2	
	iwrite vr13			%vr13		%vr13							%vr13			%vr13		%vr13	

	instruction	0	perands	%vr1	%vr2	%vr3	%vr4	%vr5	%vr6	%vr7	%vr8	%vr9	%vr10	%vr11	%vr12	%vr13	%vr14	%vr15
	iwrite vr2		%vr2															