Name	Value	500 ns	550 ns	600 ns	650 ns	700 ns	750 ns	800 ns	850 ns	900 ns	950 ns	
₩ RegDst	0											
	1											
RegWrite	1											
MemWrite	0											
ALUSrcA	0											
ALUSrcB	1											
> 👹 ALUOp[2:0]	0	X	3	<u> </u>	2	(	1	*	2		1	
MemToReg	0											
₩ Branch	0											
<b></b> Jump	0											
<b></b> Zero	0											
	1											
> 👹 currPC[31:0]	00000000	00000014		00000018		0000001c		00000018		00000010		
> 👹 nextPC[31:0]	00000004	00000018		0000001c		00000018		0000001c		00000020		
> 👹 instruction[31:0]	08010008	4c824000		60084040		c501fffe		60084040		c501fffe		
> 👹 alu_res[31:0]	80000000	00000002		00000004 00000008		ffffffc		00000008	00000008 00000010		00000000	
> 👹 d1[31:0]	00000000	00000000		00000001		00000004		0000	001 00000008		00008	
> 👹 d2[31:0]	80000000	1	00000002		00000004	00000	0008	00000004	<u> </u>	00000008		
¼ clk	1											
¼ reset	0											
		or ¢Q	<b>64 60</b>	oll do (	10.1	hna ¢0	ф4 O	all do d	0.4	bno CO	61.0	
		or \$8,	<b>⊅</b> 4,⊅∠	sll \$8,9	po, I	bne \$8	,51,-∠	sll \$8,\$	O, I	bne \$8,	,⊅1,-∠	
		d1 = R	eg[4] = 0	d1 = sa	=1	d1 = Re	g[8] = 4	d1 = sa	=1	d1 = Re	eg[8] = 8	
		d2 = R	eg[2] = 2	d2 = Re	g[8] = 2	d2 = Re	g[1] = 8	d2 = Reg	[8] = 4	d2 = Re	eg[1] = 8	
		alu = d1	d2  = 2	alu = d2	<<d1 =4	alu= d1	d2 = -4	alu = d2 <	< d1 = 8	alu= d1	-d2 = 0	
		Reg[8]	eg[4] =0 eg[2] =2   d2 =2 <- db =2	Reg[8] <	=1 g[8] =2 < <d1 =4<br="">&lt;- db =4</d1>	-4!=0 ju	g[8] =4 g[1] =8 -d2 =-4 imp	d1 = sa d2 = Reg alu = d2 < Reg[8] <-	db = 8	0==0 c	eg[8] =8 eg[1] =8 -d2 =0 ontinue	
				田丁后丰/	制别与, ************************************							
				01,02均人	WIFE 40							
				) 故与八Re ・	司期写, wire类型, g[8]后,d2 变							
				巴城有以:	Z							
			<u> </u>									