Name	Value
RegDst	0
ExtSel	0
RegWrite	1
MemWrite	0
ALUSrcA	0
ALUSrcB	0
ALUOp[2:0]	0
MemToReg	0
Branch	0
Jump	0
Zero	1
PCWrite	0
currPC[31:0]	00000050
nextPC[31:0]	00000054
instruction[31:0]	fc000000
alu_res[31:0]	00000000
d1[31:0]	00000000
d2[31:0]	00000000
clk	1
reset	1

addiu $1,$0,8

d1 = Reg[0] =0
d2 = imm =8
alu = d1+d2 =8
Reg[1] <- db =8

ori $2,$0,2

d1 = Reg[0] =0
d2 = imm =2
alu = d1|d2 =2
Reg[2] <- db =2

add $3,$2,$1

d1 = Reg[2] =2
d2 = Reg[1] =8
alu = d1+d2 =A
Reg[3] <- db =A

sub $5,$3,$2

d1 = Reg[3] =A
d2 = Reg[2] =2
alu = d1-d2 =8
Reg[5] <- db =8

and $4,$5,$2

d1 = Reg[5] =8
d2 = Reg[2] =2
alu = d1&d2 =0
Reg[4] <- db =0