



# UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO FACULTAD DE INGENIERÍA

Laboratorio de Microcomputadoras

# Práctica 5. Control de actuadores

Grupo de Laboratorio: 4

Sanjuan Aldape Diana Paola Grupo de Teoría: 5

Esparza Fuentes Jorge Luis Grupo de Teoría: 4

Fecha de realización: 15 de marzo del 2022



#### **DESARROLLO**

Utilizando el circuito de potencia de motores de corriente directa y el sistema de desarrollo del microcontrolador PIC, realizar los programas solicitados.

1.- Considerando la asignación de terminales proporcionadas; realizar el programa que ejecute el control indicado en la siguiente tabla:

DATO	ACCION		
Puerto Paralelo	MOTOR M1	MOTOR M2	
0x00	PARO	PARO	
0x01	PARO	HORARIO	
0x02	PARO	ANTI-HORARIO	
0x03	HORARIO	PARO	
0x04	ANTI-HORARIO	PARO	
0x05	HORARIO	HORARIO	
0x06	ANTI-HORARIO	ANTI-HORARIO	
0x07	HORARIO	ANTI-HORARIO	
0x08	ANTI-HORARIO	HORARIO	

```
processor 16f877
   include<pl6f877.inc>
;Constantes para comparar la combinación entrante
c0 equ H'00'
cl equ H'01'
c2 equ H'02'
c3 equ H'03'
c4 equ H'04'
c5 equ H'05'
c6 equ H'06'
c7 equ H'07'
c8 equ H'08'
   org 0
   goto inicio
   org 5
inicio:
   clrf PORTA
                     ;Limpia el puerto A
          STATUS, RPO ; Cambio al Banco 1
   bsf
         STATUS, RP1
   bcf
   movlw H'00' ;Mueve Oh a w
movwf TRISE ;Configura Puerto B como salida
   movwf TRISC
                      ;Configura Puerto C como salida
   movlw H'06'
   movwf ADCON1
                      ;Configura puertos A y E como digitales
   movlw H'3F'
   movwf TRISA
                 ;Configura el Puerto A como entrada
          STATUS, RPO ; Regresa al Banco O
   bcf
```



```
PORTE
                 ;Limpia los bits de Puerto B (los apaga)
clrf
clrf
     PORTC
movlw H'06'
movwf PORTC
; COMBINACION PARA MOTOR 1 Y 2 PARADOS
movlw c0
                 ;Mueve 0 a w
xorwf PORTA, w
                 ;Verifica si la entrada es 00
btfsc STATUS, Z ; Verifica el resultado de la xor
     CASOO
                      ;La combinacion es 00 y procede a la rutina
; COMBINACION PARA MOTOR 1 = PARO, MOTOR 2 = HORARIO
movlw cl
                 ;Mueve 0 a w
xorwf PORTA, w
                 ;Verifica si la entrada es 01
btfsc STATUS, Z ; Verifica el resultado de la xor
     CASO1 ;La combinacion es 01 y procede a la rutina
; COMBINACION PARA MOTOR 1 = PARO, MOTOR 2 = ANTIHORARIO
movlw c2
                 ;Mueve 0 a w
xorwf PORTA, w
                 ;Verifica si la entrada es 02
btfsc STATUS, Z ; Verifica el resultado de la xor
                  ;La combinacion es 02 y procede a la rutina
     CASO2
goto
; COMBINACION PARA MOTOR 1 = HORARIO, MOTOR 2 = PARO
movlw c3
                 ;Mueve 0 a w
                  ;Verifica si la entrada es 03
xorwf PORTA, w
btfsc STATUS, Z
                  ;Verifica el resultado de la xor
goto CASO3 ;La combinacion es 03 y procede a la rutina
; COMBINACION PARA MOTOR 1 = ANTIHORARIO, MOTOR 2 = PARO
movlw c4
                ;Mueve 0 a w
xorwf PORTA, w
                 ;Verifica si la entrada es 04
btfsc STATUS, Z
                ;Verifica el resultado de la xor
     CASO4
                  ;La combinacion es 04 y procede a la rutina
goto
; COMBINACION PARA MOTOR 1 = HORARIO, MOTOR 2 = HORARIO
movlw c5
                 ;Mueve 0 a w
xorwf PORTA, w
                 ;Verifica si la entrada es 05
btfsc STATUS, Z
                  ;Verifica el resultado de la xor
      CASO5
                  ;La combinacion es 04 y procede a la rutina
; COMBINACION PARA MOTOR 1 = ANTIHORARIO, MOTOR 2 = ANTIHORARIO
                 ;Mueve 0 a w
movlw c6
xorwf PORTA.w
                  ;Verifica si la entrada es 06
btfsc STATUS.Z
                  ;Verifica el resultado de la xor
      CASO6
goto
                  ;La combinacion es 04 y procede a la rutina
; COMBINACION PARA MOTOR 1 = HORARIO, MOTOR 2 = ANTIHORARIO
movlw c7
                 ;Mueve 0 a w
xorwf PORTA, w
                  ;Verifica si la entrada es 07
btfsc STATUS, Z ; Verifica el resultado de la xor
       CASO7
                  ;La combinacion es 04 y procede a la rutina
; COMBINACION PARA MOTOR 1 = ANTIHORARIO, MOTOR 2 = HORARIO
                 ;Mueve 0 a w
movlw c8
xorwf PORTA, w
                  ;Verifica si la entrada es 08
btfsc STATUS, Z
                  ;Verifica el resultado de la xor
goto CASO8
                 ;La combinacion es 05 y procede a la rutina
goto ciclo
                  ; Vuelve a preguntar por una combinacion valida
```



CASO0:		CASO4:	
movlw	h'00'	mov]	w h'02'
movwf	PORTB	movv	rf PORTB
goto	ciclo	goto	ciclo
CASO1:	·	CASO5:	
movlw	h'08'	mov]	w h'09'
movwf	PORTB	movv	rf PORTB
goto	ciclo	goto	ciclo
CASO2:	ASO2: CASO6:		
movlw	h'04'	mov]	w h'06'
movwf	PORTB	movv	f PORTB
goto	ciclo	goto	ciclo
CASO3:		CASO7:	
movlw	h'01'	mov]	w h'05'
movwf	PORTB	movv	f PORTB
goto	ciclo	goto	ciclo
CASO4:		CASO8:	
movlw	h'02'	mov]	w h'0A'
movwf	PORTB	movv	f PORTB
goto	ciclo	goto	ciclo
		end	

2.- Realizar un programa que controle la cantidad de pasos que debe dar un motor así como el sentido de giro.

Dato	Motor a pasos	
Puerto Paralelo		
0x00	Motor en paro	
0x01	Gira en sentido horario durante 5 segundos	
0x02	Gira en sentido anti horario por 10 segundos	
0x03	Gira cinco vueltas en sentido horario	
0x04	Gira 10 vueltas en sentido anti horario	



```
PROCESSOR 16f877
                                          C0:
       INCLUDE <pl6f877.inc>
                                              MOVLW 0X00
   valor1 equ h'21'
                                              MOVWF PORTE
   valor2 equ h'22'
                                              GOTO LOOPMAIN
   valor3 egu h'23'
                                          C1:
   CTE1 EQU H'01'
                                              CALL PASOS64
   CTE2 EQU H'50'
                                              GOTO LOOPMAIN
   CTE3 EQU H'60'
                                          C2:
   c0 equ h'00'
                                              CALL ANTI_PASOS64
   cl egu h'01'
                                              GOTO LOOPMAIN
   c2 equ h'02'
                                          C3:
   c3 equ h'03'
                                              CLRF NVUELTA
   c4 equ h'04'
                                              VUELTA5:
   c5 equ h'05'
                                                  CALL PASOS64
   c6 equ h'06'
                                                  INCF NVUELTA
   c7 equ h'07'
                                                  MOVE NVUELTA, W
   c8 equ h'08'
                                                  SUBLW 0X05
   CONT equ 0x20
                                                  BTFSS STATUS, Z
   CONT2 equ 0x24
                                                 GOTO VUELTAS
   CTE4 EQU 0X03
                                              GOTO LOOPMAIN
   CTES EQU OXFF
                                          C4:
   REG4 EQU 0X25
                                              CLRF NVUELTA
   REG5 EQU 0X26
                                              VUELTA10:
   NVUELTA EQU 0X27
                                                 CALL ANTI PASOS64
    ORG 0
                                                  INCF NVUELTA
    GOTO INICIO
                                                  MOVE NVUELTA , W
    ORG 5
                                                  SUBLW 0X0A
                                                  BTFSS STATUS, Z
   INICIO:
                                                  GOTO VUELTA10
       clrf PORTA
                                              GOTO LOOPMAIN
       BSF STATUS, RPO
       BCF STATUS, RP1
                                          PASOS64:
       MOVLW h'00'
                                             CLRF CONT
       MOVWE TRISB
                                              LOOP:
       MOVLW H'06'
                                                 CALL VUELTA
       MOVWF ADCON1
                                                  INCF CONT
                                                 MOVE CONT , W
       MOVLW H'3F'
       MOVWF TRISA
                                                  SUBLW 0X40
       BCF STATUS, RPO
                                                 BTFSS STATUS, Z
       CLRF PORTB
                                                 GOTO LOOP
                                              FINLOOP:
LOOPMAIN:
                                                 RETURN
   CLRF PORTB
                                          VUELTA:
   CALL RETARDO
                                            CLRF CONT2
   MOVE PORTA, W
                   ;w<--PORTA
                                             LOOP1:
                    ; PCL<--PORTA + PCL
   ADDWF PCL, F
                                                 CALL PASOS
   GOTO CO
                   ; PC+0
                                                  INCF CONT2
   GOTO C1
                   ; PC+1
                                                 MOVF CONT2 , W
   GOTO C2
                   ; PC+2
                                                  SUBLW 0X08
                  ; PC+3
   GOTO C3
                                                  BTFSS STATUS, Z
   GOTO C4
                   ; PC+4
                                                  GOTO LOOP1
                                                  FIN2:
                                              RETURN
```



```
PASOS:
                                             ANTI PASOS:
   MOVLW H'CO'
                                                 MOVLW H'90'
   MOVWE PORTB
                                                 MOVWF PORTB
   CALL RETARDO
                                                 CALL RETARDO
   MOVLW H'60'
                                                 MOVLW H'30'
   MOVWE PORTB
                                                 MOVWF PORTB
   CALL RETARDO
                                                 CALL RETARDO
   MOVLW H'30'
                                                 MOVLW H'60'
   MOVWE PORTB
                                                 MOVWF PORTB
   CALL RETARDO
                                                 CALL RETARDO
   MOVLW H'90'
                                                 MOVLW H'CO'
   MOVWF PORTB
                                                 MOVWF PORTB
   CALL RETARDO
                                                 CALL RETARDO
RETURN
                                             RETURN
ANTI_PASOS64:
                                             RETARDO:
   CLRF CONT
                                                 MOVLW CTE1
   LOOP2:
                                                 MOVWF valor1
       CALL ANTI_VUELTA
       INCF CONT
                                                 MOVLW CTE2
       MOVE CONT , W
                                                 MOVWF valor2
       SUBLW 0X40
       BTFSS STATUS, Z
                                                 MOVLW CTE3
       GOTO LOOP2
                                                 MOVWF valor3
       FIN3:
           RETURN
                                                 decfsz valor3
ANTI_VUELTA:
                                                 goto uno
   CLRF CONT2
                                                 decfsz valor2
   LOOP3:
                                                 goto dos
       CALL ANTI PASOS
                                                 decfsz valorl
       INCF CONT2
                                                 goto tres
       MOVE CONT2 , W
                                             return
       SUBLW 0X08
       BTFSS STATUS, Z
                                             END ; fin del programa
       GOTO LOOP3
    FIN4:
       RETURN
```

#### 3.- Utilizando un servo motor realizar el control mostrado en la siguiente tabla:

SW2	SW1	SW0	Posición Servo	Representación
1	0	0	Izquierda	€ 0°
0	1	0	Central	1 90°
0	0	1	Derecha	→180°



```
PROCESSOR 16F877
                            izquierda:
                                                          derecha:
                               MOVLW 0x01
INCLUDE <pl6F877.inc>
                                                              MOVLW 0x01
                               MOVWF PORTC
                                                             MOVWF PORTC
                                                             ; retardo lms
valor1 equ h'21'
                                ; retardo lms
                                                              movlw 0x10
valor2 equ h'22'
                               movlw 0x03
                                                             movwf regini
                               movwf regini
valor3 equ h'23'
                                                             movlw 0xFF
                               movlw 0xFF
ctel equ h'01'
                                                             movwf regini2
                               movwf regini2
                                                             call RETARDO
cte2 equ h'50'
                               call RETARDO
cte3 equ h'60'
                                ;call RETARDO
                                                             clrf PORTC
c0 equ h'04'
                                                              ; retardo 20 ms
                                clrf PORTC
cl equ h'02'
                                                              movlw 0x82
                                ; retardo 20 ms
c2 equ h'01'
                                                             movwf regini
                                movlw 0x82
c3 equ h'03'
                                                             movlw 0xFF
                                movwf regini
cont equ 0x20
                                                             movwf regini2
                                movlw 0xFF
                                                              call RETARDO
cont2 equ 0x24
                                                             goto LOOPMAIN
                                movwf regini2
regini equ 0x028
                                call RETARDO
regini2 equ 0x029
                                                          RETARDO:
                                goto LOOPMAIN
regl equ 0x25
                                                             movf regini, w
reg2 equ 0x26
                            centro:
                                                              movwf regl
nvuelta equ 0x27
                                MOVLW 0x01
                                                           LOOPRET1:
                                MOVWF PORTC
org 0
                                                             MOVF regini2, w
                                                             MOVWF reg2
goto INICIO
                                ; retardo lms
                                                          LOOPRET2:
org 5
                                movlw 0x09
                                                            DECFSZ reg2
INICIO:
                                movwf regini
                                                              goto LOOPRET1
   BCF STATUS, RPO
                                movlw 0xFF
                                                             DECFSZ regl
    BCF STATUS, RP1
                                movwf regini2
                                                             goto LOOPRET2
    clrf PORTA
                                call RETARDO
                                                          return
    clrf PORTC
                                ;call RETARDO
    BSF STATUS, RPO
                                clrf PORTC
                                                          end
   BCF STATUS, RP1
                                ; retardo 20 ms
   movlw 0x07
                                movlw 0x82
    movwf ADCON1
                                movwf regini
    movlw 0x3f
                                movlw 0xFF
                                movwf regini2
    movwf TRISA
                                call RETARDO
    clrf TRISC
    BCF STATUS, RPO
                               goto LOOPMAIN
    clrf PORTC
T-OOPMAIN -
   BTFSC PORTA, 2
    goto izquierda
    BTFSC PORTA, 1
    goto centro
    BTFSC PORTA, 0
    goto derecha
    goto LOOPMAIN
```



## CONCLUSIÓN

## Sanjuan Aldape Diana Paola

Para realizar esta práctica se requería conocer el funcionamiento de los puertos paralelos de entrada y salida. Para el motor de corriente directa y motor a pasos, se usó el puerto A como puerto de entrada, el puerto B en bajo se usó para el motor de corriente directa y en alto para el motor a pasos. También se usó un retardo de 20 ms para el motor a pasos y para el servo. De esta manera se logró que los motores se movieran en el sentido solicitado cuando se les indicaba mediante los switches.

# Esparza Fuentes Jorge Luis

En esta práctica se logró desarrollar soluciones a los problemas propuestos con base en el control de los puertos paralelos a partir del datasheet del controlador se diseñaron las soluciones para controlar los motores de corriente directa, servomotores y motores a paso, utilizando puentes H o drivers L293D, de esta forma se obtuvieron los resultados esperados y de forma óptima.