

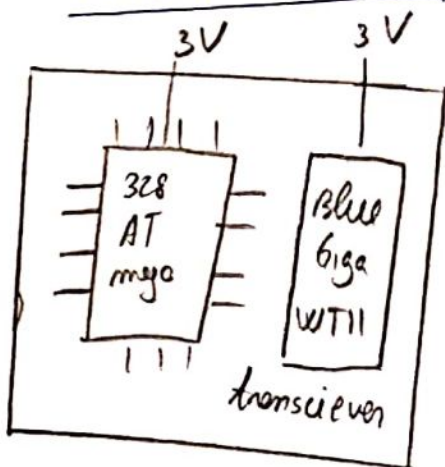
Tema 2 - ED

② Fie un sistem Arduino Bluetooth cu procesor AT mega 328 și transceiver Bluetooth Bluegiga WT11, ambele alimentate la 3V.

a) Să se determine puterea consumată de cele 2 circuite în stare activă, respectiv în power down / sleep. Pentru procesor se consideră $f = 10 \text{ MHz}$. Pentru transceiver se consideră că se transmit doar pachete de tip 2DHS

Packet type	Power level	Max	AVG	unit
2DHS	12 dBm	120	93	mA

Current Consumption



Stare activă :

$$\text{WT11 : 2DHS} \Rightarrow I_{\text{max}} = 120 \text{ mA} \\ I_{\text{min}} = 93 \text{ mA}$$

→ transceiver

$$P_{\text{max}} = U \cdot I_{\text{max}} = 3 \cdot 120 \cdot 10^{-3}$$

$$P_{\text{max}} = 0.36 \text{ W}$$

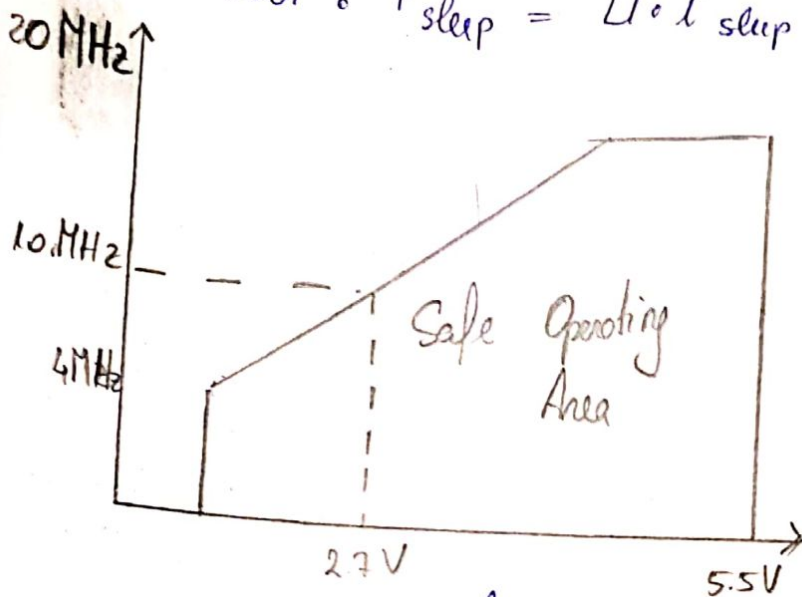
$$P_{\text{med}} = U \cdot I_{\text{med}} = 3 \cdot 93 \cdot 10^{-3}$$

$$P_{\text{med}} = 0.279 \text{ W}$$

	Packet type	Power level	MAX	AVG	Unit
Sleep	—	—	—	50	μA

→ Current Consumption

transceiver: $P_{\text{sleep}} = U \cdot I_{\text{sleep}} = 3 \cdot 50 \cdot 10^{-6} = 0.150 \text{ mW}$



← Maximum Frequency vs V_{cc}

⇒ $V_c = 3V \rightarrow f = 10 \text{ MHz} \Rightarrow I_c = 2.5 \text{ V}$

Sym	Param	Cond	Max	Units
I_{cc}	Power Supply Current	Active $V_{cc} = 3V$	2.5	mA

$P_{\text{active}} = 3 \cdot 2.5 \cdot 10^{-3} = 7.5 \cdot 10^{-3} \text{ W} = 7.5 \text{ mW}$
AT mega

$P_{\text{power down}} = 8 \cdot 3 \cdot 10^{-6} = 24 \cdot 10^{-3} \text{ mW}$

Sym	Param	Cond	Max	Units
I_c	Power down	$V_{cc} = 3V$ WDT	8	μA

⇒ $I_{c \text{ power down}} = 8 \mu A$

b) se se determine P_{med} doc pe P
functionare 300 ms/s (restul e in power down)
iar transceiver transmite cate 10 ms/s
(restul e in sleep)

$$b) P_{med} = (P_{activ\ mp} \cdot t_{activ\ mp} + P_{pasiv\ mp} \cdot t_{pasiv\ mp} + P_{pasiv\ trans} \cdot t_{pasiv\ trans} + P_{activ\ trans} \cdot t_{activ\ trans}) \cdot \frac{1}{T}$$

$$T = t_{activ\ trans} + t_{pasiv\ trans} = t_{activ\ mp} + t_{pasiv\ mp}$$

$$\begin{cases} t_{activ\ mp} = 300\ ms \\ t_{pasiv\ mp} = 700\ ms \end{cases}$$

$$\begin{cases} t_{activ\ trans} = 10\ ms \\ t_{pasiv\ trans} = 990\ ms \end{cases}$$

$$\boxed{T = 1\ s}$$

$$P_{med} = \frac{300 \cdot 8 + 700 \cdot 0.024 + 10 \cdot 2.79 + 990 \cdot 0.015}{1000}$$

$$= \frac{2700 + 16.8 + 27.9 + 13.5}{1000} \approx \frac{5500}{1000} = 5.5\ mW$$

c) Cât durează bateriile, dacă placa e alimentată cu 2 baterii de 1.5 V în serie, fiecare de 800 mAh?

$$U_{bat} = 2 \cdot U = 2 \cdot 1.5 = 3\ V$$

$$W = U_{bat} \cdot I_{bat} \cdot t = 3.800 \cdot 3600\ mJ$$

$$= 2.4 \cdot 3600 \Rightarrow W = 8640\ J$$

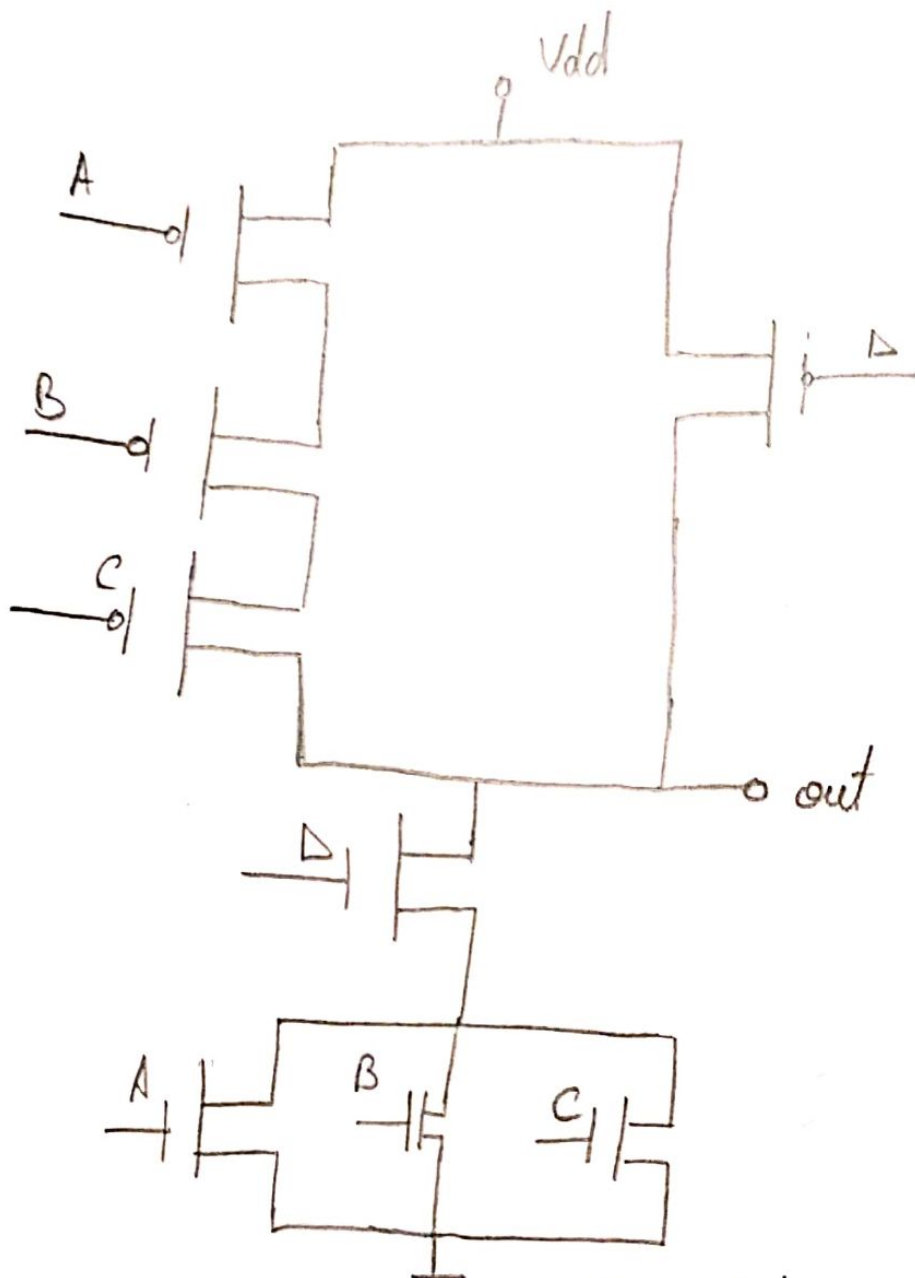
$$W = P_{med} \cdot t = 5.5 \cdot 10^{-3} t$$

$$t = \frac{8640}{5.5} \cdot 10^3 \approx 1570909\ s = 436\ h$$

$$\Rightarrow \boxed{t_{max} = 436\ h}$$

①

Fie schema



Funcția logică implementată

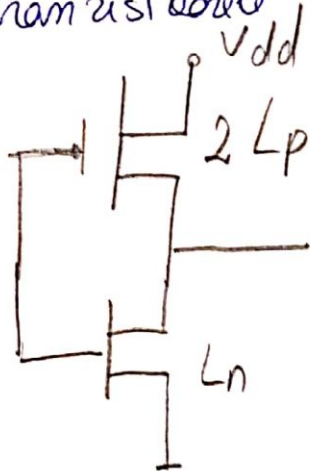
$$(\bar{A} \cdot \bar{B} \cdot \bar{C}) + \bar{\Delta} = \overline{(A + B + C)} + \bar{\Delta} = \overline{(A + B + C) \cdot \Delta}$$

$$= \overline{(A \vee B \vee C) \wedge \Delta}$$

Tabelă de adevăr vo fi:

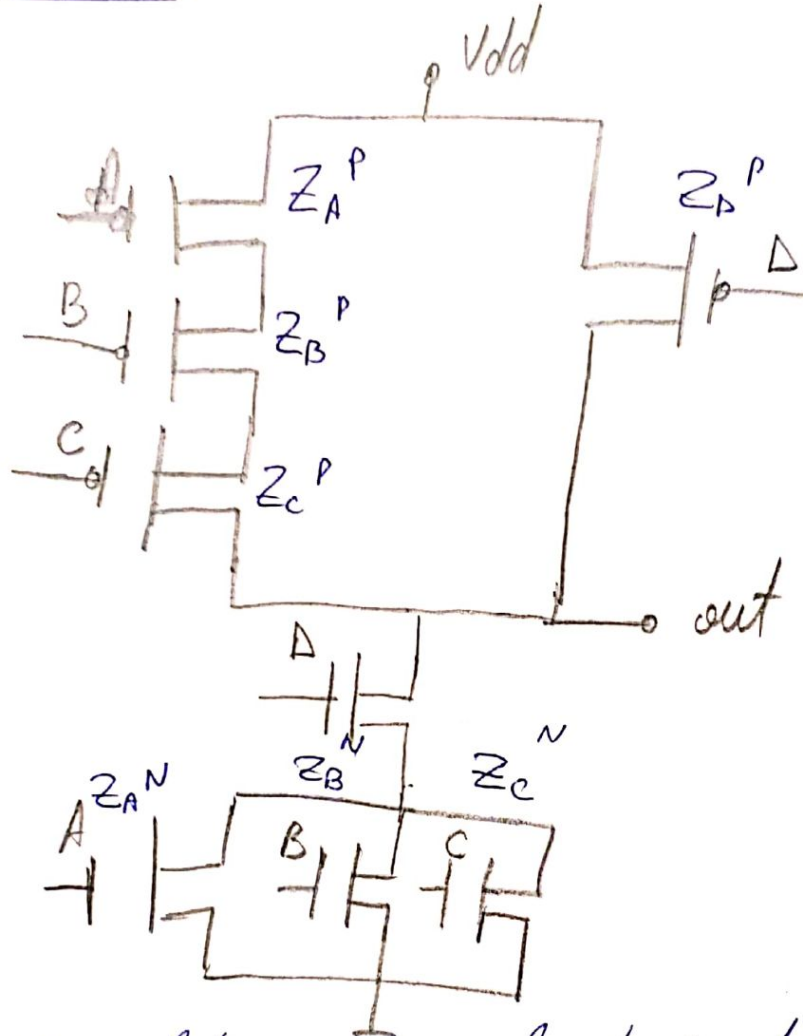
A	B	C	D	out
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	0
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	0
1	0	0	0	1
1	0	0	1	0
1	0	1	0	1
1	0	1	1	0
1	1	0	0	1
1	1	0	1	0
1	1	1	0	1
1	1	1	1	0

b) Dimensionarea tranzistoarelor a.i. răspunsul să fie simetric și (aprox) egal cu al unui inversor cu tranzistoare, $Z_n = L_n$, $Z_p = 2L_p$



- \Rightarrow pentru fiecare ramură cu m tranzistoare PMOS
 se dimensionează tranzistoarele $6mZ$
 \Rightarrow pentru fiecare ramură cu n tranzistoare NMOS
 se dimensionează tranzistoarele $6nZ$

Fie desenul:



unde Z = lățime de referință (a tranzistorului N din inversor)

$$\Rightarrow \begin{cases} Z_A^P = 3L_p \\ Z_B^P = 3L_p \\ Z_C^P = 3L_p \\ Z_D^P = L_p \end{cases}$$

$$\begin{cases} Z_A^N = 2L_N \\ Z_B^N = 2L_N \\ Z_C^N = 2L_N \\ Z_D^N = 2L_N \end{cases}$$

$$\Rightarrow L = L_N = \frac{1}{2} L_P \Rightarrow \begin{cases} Z_A^P = 6L \\ Z_B^P = 6L \\ Z_C^P = 6L \\ Z_D^P = 2L \end{cases} \quad \begin{cases} Z_A^N = 2L \\ Z_B^N = 2L \\ Z_C^N = 2L \\ Z_D^N = 2L \end{cases}$$

c) Să se calculeze capacitățile de intrare pentru intrările A și B

Capacitatea de intrare tranzistor = capacitate poartă - sursă + capacitate poartă - drenă

$$C_{\text{intrare}} = C_{GS} + C_{GD}$$

Presupunem că știm C_{ox} unde C_{ox} este capacitatea specifică a izolației

Intrarea A:

$$C_{\text{intrare}_A} = C_{GS_A} + C_{GD_A}$$

Intrarea B: $C_{\text{intrare}_B} = C_{GS_B} + C_{GD_B}$

$$\Rightarrow C_{GS} = \begin{cases} 0 & , \text{blocat} \\ \frac{1}{2} C_{ox} Z_L & , \text{reg. chimică} \\ \frac{2}{3} C_{ox} Z_L & , \text{saturat} \end{cases}$$

$$\Rightarrow C_{GD} = \begin{cases} 0 & , \text{blocat} \\ \frac{1}{2} C_{ox} Z_L & , \text{reg. chimică} \\ 0 & , \text{saturat} \end{cases}$$

$$\Rightarrow C_{\text{intrare}} = \begin{cases} 0, \text{blocat} \\ C_{ox} Z_L, \text{reg. chimică} \\ \frac{2}{3} C_{ox} Z_L, \text{blocat} \end{cases}$$

$$C_{intra-D} = \begin{cases} 0, \text{ blocat} \\ C_{ox} \cdot Z_D L_D, \text{ reg. ohmic} \\ \frac{2}{3} C_{ox} \cdot Z_D L_D, \text{ saturat} \end{cases}$$

$$C_{intra-A} = \begin{cases} 0, \text{ blocat} \\ C_{ox} \cdot Z_A L_A, \text{ reg. ohmic} \\ \frac{2}{3} C_{ox} \cdot Z_A L_A, \text{ saturat} \end{cases}$$

d) să se simuleze, pentru ieșire conectată la

$$C_S = 0.1 \text{ pF}$$

Pentru ieșire conectată la $C_S = 0.1 \text{ pF}$ am
obținut următorul grafic

