Problemas

5.1

a) Tipo pilaadd/sub/mul/divpush @pop @

codi

push D

push C

sub

push B

push A

sub

div

push C

sub

pop R

b) Tipo Acumulador add/sub/mul/div

load @

store @

codi

load C

sub D

store R

load A

sub B

div R

store R

load C

sub R

store R

CISC

- a) $10^9*(9.3*1+0.1*2) = 500*10^6$ accesos
- b) b) 2.5 = 10⁹*2.5*Tc -> Tc = 1/10⁹ -> f= 1GHz

RISC

- c) $m = 10^9*(0.9*1+0.1*2)+500*10^6*(1+(1-0.7-0.2)*1+0.2*1) + 10^9*(0.2*0.15) = 1.78*10^9 inst$
- d) $2.5 = 1.78*10^9*1.2*1/f \rightarrow f = 0.85 \text{ GHz}$
- e) Ecisc = $t^P = 2.5^*60 = 150J$ EcRisc = $t^P = 2.5^*42 = 105J$
- f) 42/60 = 0.7 -> RISC ahorra 30% más que CISC 1/0.7 = 1.43 -> CISC consume 43% más que RISC
- g) $2.5 = 1.5*10^9*1.3*1/f \rightarrow f = 0.78GHz$
- h) EcRISC = t*P = 2.5*39.2 = 98J 39.2/60 = 0.65 -> RISCv2 ahorra 35% más que CISC 49.2/42 = 0.93 -> RISCv2 ahorra 7% más que RISCv2

5.3

a) movl %ecx

loop: cmpl %ecx, \$1000000

jge fi

load %r1

movl %Eax

load %r1

imull %eax

load %r1

addl %eax

addl %eax

im loop

fi:

- b) 7*10^6 inst dinámicas y 10*10^6 operaciones din
- c) $1.3/1*7*10^6/10*10^8 = 1.1c/i$
- d) Texe = $7*10^6*1.1*\frac{1}{3}*10^9 = 2.57$ ms
- e) uops-> 11*6 = 66b x86 = 44bytes
- f) sin uop caché: 6+38*10^6+11 = 38MB

38*10^6/2.57*10^3 = 14.79GB/s

- g) con up caché: 6+60*10^6+12 = 60MB 60*10^6/2.57*10^-3 = 23.35GB/s
- h) 10*10^-9*44+1*10^9*37999973+7*10^6*10*10^-9 = 108mJ 10*10^-9*66+1*10^9*59999952=60mJ