

1)

- A) ¿Qué consecuencias trae una instrucción de salto?
- B) Analizar los saltos condicionales e incondicionales
- C) Mencione soluciones para disminuir o solucionar esto

2)

- A) Cómo se implementa la pila en RISC (basarse en MIPS)
- B) Cómo se trabaja el anidamiento de la pila

3)

- A) Describir políticas de ubicación en bloques de cache
- B) Analizar las políticas de escritura de datos desde el punto de vista de la coherencia de los mismos en la jerarquía

4)

- A) ¿Qué características definen a un procesador superescalar?
- B) Describa las políticas de emisión de instrucciones en un cauce segmentado

5)

- A) ¿Qué elementos característicos definen a un bus?
- B) Qué arquitecturas pueden encontrarse en MIMD