

Septiembre 2013 Arquitectura de Computadoras

- ① Explique el mecanismo de interrupción. Describa las características y el funcionamiento de un PIC.
- ② Describa las características funcionales de un DMA.
- ③ Describa los diferentes algoritmos de ejemplo de líneas de un coche. Analice las políticas de gestión desde el punto de vista de la coherencia de datos.
- ④ ¿Qué entiende por segmentación de cache? ¿Qué ventajas proporciona su implementación?
- ⑤ ¿Qué características describen un cluster de computadores?

Final Arquitectura de Computadoras

- ① Explique los métodos de envío de argumentos a procedimientos o funciones. Describa el comportamiento con almacenamiento múltiple de múltiples procedimientos / funciones.
- ② ¿Cómo es la estructura de un módulo de E/S? Describa las características funcionales del controlador de interrupciones - PIC.
- ③ Describa los elementos a tener en cuenta en el diseño de una memoria cache. Analice ventajas y desventajas de poseer varios niveles de cache.
- ④ ¿Qué es la segmentación del cache de instrucciones? ¿Cuánto mejora el rendimiento? Describa las dependencias de los datos que pueden afectar un cache segmentado.
- ⑤ ¿Qué características posee un procesador Supersegmentado Frente a un Superescalaf?