

FINAL DE ARQUITECTURA 2DO LLAMADO DE MARZO:

1. Metodos de Pasaje de argumentos a las funciones/procedimientos. Que sucede cuando tenemos varias subrutinas anidadas?
 2. Estructura de un modulo E/S. Describa el funcionamiento de un controlador DMA (las etapas de transferencia).
 3. Describa que se debe tener en cuenta para diseñar una caché (TODO).
 4. Segmentación de cauce. Describir atascos por dependencia de datos y su solución.
 5. PROCESADORES SUPERESCALAR -CARACTERISTICAS.
- Gracias santii :P

Final arq marzo 1º llamado 2012

- 1) ¿Qué es un bus? Describa los tipos, arbitraje y técnicas de sincronización. Mencione diferencias entre bus PCI y bus SCSI.
- 2) ¿Cómo es la estructura de un modulo E/S? Describa las posibles técnicas que puede utilizar una CPU para realizar operaciones E/S.
- 3) Describa algoritmos de ubicación y política de escritura en caché.
- 4) ¿Qué es la segmentación del cauce? Describa tipos de dependencias que afectan el funcionamiento de los cauces y las posibles soluciones para evitarlos.
- 5) Describa las características que diferencian a los procesadores RISC respecto de los CISC.