Министерство образования Республики Беларусь Учреждение образования «Белорусский государственный университет информатики и радиоэлектроники» Филиал «Минский радиотехнический колледж»

Учебная дисциплина «Встраиваемые микропроцессорные системы»

Инструкция

по выполнению лабораторной работы «Программирование на языке Ассемблер. Изучение команд арифметических операций»

Минск 2017

Лабораторная работа № 6

Тема работы: «Программирование на языке Ассемблер. Изучение команд арифметических операций»

1. Цель работы:

Формирование практических навыков по использованию команд арифметических операций.

2. Задание

Изучить команды арифметических операций. Написать на языке ассемблера и выполнить программу для вычисления алгебраического выражения.

3. Оснащение работы

Техническое задание, ПК, эмулятор DOSBox.

4. Основные теоретические сведения

В язык Ассемблера входят пять групп арифметических команд:

- команды преобразования типов,
- команды двоичной арифметики,
- команды десятичной арифметики,
- вспомогательные команды,
- прочие команды с арифметическим принципом действия.

Микропроцессор может работать с целыми числами со знаком и с целыми беззнаковыми числами. Целые беззнаковые числа не имеют знакового разряда, поэтому все его двоичные биты отводятся под мантиссу числа. В числах со знаком под знак отводится самый старший бит двоичного числа: 0 — положительное число; 1 — отрицательное. Поэтому диапазон значений двоичного числа зависит от его размера и трактовки старшего бита числа. Необходимо помнить, что числа со знаком представляются в дополнительном коде.

Сложение и вычитание. Команды ADD и SUB выполняют сложение и вычитание байтов или слов, содержащих двоичные данные. Вычитание выполняется по методу сложения с отрицательным числом, представленным в дополнительном коде. Во всем, кроме первого шага, операции сложения и вычитания идентичны. На рисунке 6.1 представлены примеры команд ADD и SUB, обрабатывающие байты или слова. В процедуре B10ADD используется команда ADD для сложения байтов, а в процедуре C10SUB команда SUB вычитает слова. Примеры (рисунок 6.1) показывают все пять возможных ситуаций:

- сложение/вычитание регистр-регистр;
- сложение/вычитание память-регистр;

- сложение/вычитание регистр-память;
- сложение/вычитание регистр-непосредственное значение;
- сложение/вычитание память-непосредственное значение.

```
EXADD (COM) Сложение и вычитание SEGMENT PARA 'Code'
TITLE
CODESG
        ASSUME CS:CODESG, DS:CODESG, SS:CODESG
        ORG
                 100H
BEGIN:
        JMP
                SHORT MAIN
                64H
BYTEA
        DB
                                    ;Элементы данных
                40H
BYTEB
        DB
                16H
BYTEC
        DB
                4000H
WORDA
        DW
WORDB
        DW
                2000H
        DW
                1000H
WORDC
MAIN
        PROC
                NEAR
                                   ;Основная процедура:
                B10ADD
        CALL
                                    ;Вызвать сложение ADD
        CALL
                C10SUB
                                    ;Вызвать вычитание SUB
        RET
MAIN
        ENDP
                Пример сложения байт:
B10ADD
        PROC
        MOV
                AL, BYTEA
        MOV
                BL,BYTEB
                                   ;Регистр и ре-
        ADD
                AL,BL
                       AL,BYTEC
гистр
              ADD
                                           ;Память
и регистр
        ADD
                BYTEA, BL
                                   ;Регистр и память
                BL,10H
        ADD
                                    ;Непосредственное и регистр
        ADD
                BYTEA, 25H
                                    :Непосредственное и память
        RET
B10ADD
        ENDP
                Пример вычитания слов:
C10SUB
        PROC
        MOV
                AX,WORDA
        MOV
                BX,WORDB
        SUB
                AX,BX
                                   ;Регистр из регистра
                AX,WORDC
WORDA,BX
                AX, WORDC
                                  ;Память из регистра
        SUB
                                   ;Регистр из памяти
        SUB
                                   ;Непосредственное из регистра
        SUB
                BX,1000H
        SUB
                WORDA, 256H
                                    ;Непосредственное из памяти
        RET
C10SUB
        ENDP
CODESG
        ENDS
        END
                BEGIN
```

Рисунок 6.1 - Примеры команд ADD и SUB

Поскольку прямой операции память-память не существует, эта операция выполняется через регистр. В следующем примере к содержимому слова WORDB прибавляется содержимое слова WORDA, описанных как DW:

MOV AX,WORDA ADD AX,WORDB MOV WORDB,AX

Умножение и деление.

Операция умножения для беззнаковых данных выполняется командой MUL, для знаковых – IMUL (Integer MULtiplication – умножение целых чисел). Ответственность за выбор подходящей команды умножения лежит на самом программисте.

Умножение байта на байт: Множимое находится в регистре AL, множитель — в байте памяти или однобайтовом регистре. После умножения произведение находится в регистре AX. Операция игнорирует и стирает любые данные, которые находились в регистре AH.

Умножение слова на слово: Множимое находится в регистре АХ, множитель — в слове памяти или регистре. После умножения произведение находится в двойном слове, для которого требуется два регистра: старшая (левая) часть произведения находится в регистре DX, а младшая (правая) часть — в регистре АХ. Операция игнорирует и стирает любые данные, которые находились в регистре DX.

В единственном операнде команд MUL и IMUL указывается множитель. Рассмотрим следующую команду:

MUL MULTR

Если поле MULTR определено как байт (DB), то операция предполагает умножение содержимого AL на значение байта из поля MULTR. Если поле MULTR определено как слово (DW), то операция предполагает умножение содержимого AX на значение слова из поля MULTR. Если множитель находится в регистре, то длина регистра определяет тип операции, как показано ниже:

МUL CL ;Байт-множитель: множимое в AL, произведение в AX MUL BX ;Слово-множитель: множимое в AX, произведение в DX:AX Беззнаковое умножение: команда MUL. Команда MUL (MULtiplication – умножение) умножает беззнаковые числа. На рисунке 6.2 в процедуре C10MUL дано три примера умножения: байт на байт, слово на слово и слово на байт.

```
EXMULT (COM) Пример команд умножения SEGMENT PARA 'Code'
TITLE
CODESG
         ASSUME CS:CODESG, DS:CODESG, SS:CODESG
        OR6
                  100H
         JMP
                  SHORT MAIN
BEGIN:
BYTE1
         DB
                  80H
BYTE2
         DB
                  40H
                  8000н
WORD1
         DW
                  4000H
WORD2
         DW
MAIN
         PROC
                  NEAR
                                       ;Основная процедура:
         CALL
                  C10MUL
                                       ;Вызвать умножение MUL
                  D10IMUL
         CALL
                                       ;Вызвать умножение IMUL
         RET
MAIN
         ENDP
                  Пример умножения MUL:
```

```
C10MUL
        PROC
        MOV
                AL,BYTE1
                                   :Байт * байт
                                   ; произведение в АХ
        MUL
                BYTE2
                                   ;Слово * слово
        MOV
                AX,WORD1
                WORD2
        MUL
                                   ; произведение в DX:AX
                AL,BYTE1
                                   ;Байт * слово
        MOV
                                   ; расширенное множимое в АН
        SUB
                AH,AH
        MUL
                WORD1
                                   ; произведение в DX:AX
        RET
C10MUL
        ENDP
                Пример умножения IMUL:
D10IMUL PROC
                                   :Байт * байт
        MOV
                AL,BYTE1
        IMUL
                BYTE2
                                   ; произведение в АХ
                AX,WORD1
                                   ;Слово * слово
        MOV
        IMUL
                WORD2
                                   ; произведение в DX:AX
                AL,BYTE1
                                   ;Байт * слово
        MOV
                                   ; расширенное множимое в АН
        CBW
                WORD1
                                   ; произведение в DX:AX
        IMUL
        RET
D10IMUL ENDP
CODESG
       ENDS
        END
                BEGIN
```

Рисунок 6.2 - Беззнаковое и знаковое умножение

Первый пример команды MUL умножает шест. 80 (128) на шест. 47 (64). Произведение шест. 2000 (8192) получается в регистре AX.

Второй пример команды MUL генерирует шест. 10000000 в регистрах DX:AX.

Третий пример команды MUL выполняет умножение слова на байт и требует расширение байта BYTE1 до размеров слова. Так как предполагаются беззнаковые величины, в примере левый бит регистра АН равен нулю. (При использовании команды CBW значение левого бита регистра AL может быть 0 или 1). Произведение – шест. 00400000 – получается в регистрах DX:AX.

Знаковое умножение: команда IMUL. Команда IMUL (Integer MULtiplication — умножение целых чисел) умножает знаковые числа. На рисунке 6.2 в процедуре D10IMUL используются те же три примера умножения, как в процедуре C10MUL, но вместо команд MUL записаны команды IMUL.

Первый пример команды IMUL умножает шест. 80 (отрицательное число) на шест. 40 (положительное число). Произведение — шест. E000 — получается в регистре АХ. Используя те же данные, команда MUL дает в результате шест. 2000, так что можно видеть разницу в использовании команд MUL и IMUL. Команда MUL рассматривает шест. 80 как +128, а команда IMUL — как -128. В результате умножения -128 на +64 получается -8192 или шест. E000.

Второй пример команды IMUL умножает шест. 8000 (отрицательное

значение) на шест. 2000 (положительное значение). Произведение — шест. F0000000 — получается в регистрах DX:AX и представляет собой отрицательное значение.

Третий пример команды IMUL перед умножением выполняет расширение байта BYTE1 до размеров слова в регистре AX. Так как значения предполагаются знаковые, в примере используется команда CBW для перевода левого знакового бита в регистр АН: шест. 80 в регистре AL превращается в шест. FF80 в регистре AX. Поскольку множитель в слове WORD1 тоже имеет отрицательное значение, произведение должно получится положительное. В самом деле: шест. 00400000 в регистрах DX:AX — такой же результат, как в случае умножения командой MUL, которая предполагала положительные сомножители.

Итак, если множимое и множитель имеет одинаковый знаковый бит, команды MUL и IMUL генерируют одинаковый результат. Но если сомножители имеют разные знаковые биты, то команда MUL вырабатывает положительный результат умножения, команда IMUL – отрицательный.

Деление. Операция деления для беззнаковых данных выполняется командой DIV, а для знаковых – IDIV. Ответственность за подбор подходящей команды лежит на программисте. Существуют два основных вида операции деления.

Деление слова на байт: Делимое находится в регистре АХ, делитель – в байте памяти или однобайтовом регистре. После деления остаток получается в регистре АН, частное – в АL.

Так как однобайтовое частное очень мало (максимально 255 (шест. FF) для беззнакового деления и +127 (шест. 7F) для знакового), эта команда используется ограниченно.

Деление двойного слова на слово: Делимое находится в регистровой паре DX:АX, делитель — в слове памяти или регистре. После деления остаток получается в регистре DX, частное — в регистре АX. Частное в одном слове допускает максимальное значение 32767 (шест. FFFF) для беззнакового деления и +16383 (шест. 7FFF) для знакового.

В единственном операнде команд DIV и IDIV указывается делитель. Рассмотрим следующую команду:

DIV DIVISOR

Если поле DIVISOR определено как байт (DB), то операция предполагает деление слова на байт. Если поле DIVISOR определено как слово (DW), то операция предполагает деление двойного слова на слово.

При делении, например, 13 на 3, получается результат 4 1/3. Частное есть 4, а остаток — 1. Значение содержит целую часть (4) и дробную часть (,333). Значение 1/3 и 333... суть дробные части, тогда как 1 есть остаток от деления.

Беззнаковое деление: команда DIV. Команда DIV делит беззнаковые числа. На рисунке 6.3 в процедуре D10DIV дано четыре примера деления: слово на байт, байт на байт, двойное слово на слово и слово на слово. Первый пример команды DIV делит шест. 2000 (8092) на шест. 80 (128). В результате остаток

00 получается в регистре АН, частное – шест. 40 (64) – в регистре AL.

Второй пример команды DIV выполняет прежде расширение байта BYTE1 до размеров слова. Так как здесь предполагается беззнаковая величина, то в примере левый бит регистра АН равен нулю. В результате деления остаток – шест. 12 – получается в регистре АН, частное – шест. 05 – в регистре АL.

Третий пример команды DIV генерирует остаток шест. 1000 в регистре DX и частное шест. 0080 в регистре AX.

В четвертом примере команды DIV сначала выполняется расширение слова WORD1 до двойного слова в регистре DX. После деления остаток шест. 0000 получится в регистре DX, а частное шест. 0002 – в регистре AX.

TITLE CODESG BEGIN:	EXDIV SEGMENT ORG JMP	(COM) Пример с PARA 'Code' 100н SHORT MAIN	операций DIV и IDIV
BYTE1 BYTE2 WORD1 WORD2 WORD3	DB DB DW DW DW	80H 16H 2000H 0010H 1000H	;Data items
MAIN MAIN	PROC CALL CALL ENDP	NEAR D10DIV E10IDIV	;Основная процедура ;Вызов подпрограммы DIV ;Вызов подпрограммы IDIV
; :		примеры с кома	андои DIV.
D10DIV AH:AL	PROC MOV DIV MOV SUB DIV	AX,WORD1 BYTE1 AL,BYTE1 AH,AH BYTE3 DX,WORD2	;Слово / байт ; остаток:частное в АН:AL ;Байт / байт ; расширить делимое в АН ; остаток:частное в ;Двойное слово / слово
	MOV DIV MOV SUB DIV RET	AX,WORD3 WORD1 AX,WORD1 DX,DX WORD3	; делимое в DX:AX ; остаток:частное в DX:AX ;Слово / слово ; расширить делимое в DX ; остаток:частное в DX:AX
D10DIV	ENDP	Примеры с кома	андой IDIV:
;			
E10IDIV AH:AL	PROC MOV IDIV MOV CBW IDIV	AX,WORD1 BYTE1 AL,BYTE1 BYTE3	;Слово / байт ; остаток:частное в АН:AL ;Байт / байт ; расширить делимое в АН ; остаток:частное в
AN.AL	MOV MOV IDIV	DX,WORD2 AX,WORD3 WORD1	;Двойное слово / слово ; делимое в DX:AX ; остаток:частное в DX:AX

```
MOV AX,WORD1 ;Слово / слово ; расширить делимое в DX IDIV WORD3 ; остаток:частное в DX:AX RET E10DIV ENDP CODESG ENDS END BEGIN
```

Рисунок 6.3 - Беззнаковое и знаковое деление

Знаковое деление: команда IDIV. Команда IDIV (Integer DIVide) выполняет деление знаковых чисел. На рисунке 6.3 в процедуре E10IDIV используются те же четыре примера деления, что и в процедуре D10DIV, но вместо команд DIV записаны команды IDIV. Первый пример команды IDIV делит шест. 2000 (положительное число) на шест. 80 (отрицательное число). Остаток от деления — шест. 00 получается в регистре АН, а частное — шест. С0 (-64) — в регистре AL. Команда DIV, используя те же числа, генерирует частное +64.

Только в примере 4 вырабатывается такой же результат, как для команды DIV. Таким образом, если делимое и делитель имеют одинаковый знаковый бит, то команды DIV и IDIV генерируют одинаковый результат. Но если делимое и делитель имеют разные знаковые биты, то команда DIV генерирует положительное частное, а команда IDIV — отрицательное частное. Можно обнаружить это, используя отладчик для трассировки этих примеров.

Используя команды DIV и особенно IDIV, очень просто вызвать переполнение. Переполнения приводят к непредсказуемым результатам. При делении предполагается, что частное значительно меньше, чем делимое. Деление на ноль всегда вызывает прерывание. Но деление на 1 генерирует частное, равное делимому, что тоже может вызвать прерывание. Рекомендуется использовать следующее правило: если делитель — байт, то его значение должно быть меньше, чем левый байт (АН) делителя: если делитель — слово, то его значение должно быть меньше, чем левое слово (DX) делителя.

Для команды IDIV нужно учитывать тот факт, что делимое либо делитель могут быть отрицательными; так как сравниваются абсолютные значения, нужно использовать команду NEG для временного перевода отрицательного значения в положительное.

Преобразование знака. Команда NEG обеспечивает преобразование знака двоичных чисел из положительного в отрицательное и наоборот. Практически команда NEG устанавливает противоположные значения битов и прибавляет 1. Примеры:

NEG AX

NEG BL

NEG BINAMT ; (байт или слово в памяти)

Остается небольшая проблема: с числами, представленными в двоичном формате, удобно выполнять арифметические операции, если сами числа

определены в программе. Данные, вводимые в программу с файла, тоже могут иметь двоичный формат. Но данные, вводимые с клавиатуры, представлены в ASCII-формате. ASCII-коды удобны для отображения и печати, но требуют специальных преобразований в двоичный формат для арифметических вычислений.

5. Порядок выполнения работы

Используя текстовый редактор, создать и отредактировать исходный модуль программы Prog_6.asm, которая вычисляет значение X в соответствии с вариантом задания. Номер функции и значения переменных A, B и C взять из таблицы 6.1. Значение переменной D берётся равным номеру варианта. После выполнения операции деления, в дальнейших операциях учитывать только частное.

;Program_4 – Арифметические операции, вариант ...

Data SEGMENT ;Открыть сегмент

данных

A DB 1 ;Инициализировать B DB 2 ;переменные A, B, C,

D, X

C DB 3

D DB 4

X DW ?

Data ENDS ;Закрыть сегмент дан-

ных

Ourstack SEGMENT Stack ;Открыть сегмент сте-

ка

DB 100h DUP (?) ;Отвести под стек 256

байт

Ourstack ENDS ;Закрыть сегмент стека

;Назначить сегментные регистры

ASSUME CS:Code, DS:Data, SS:Ourstack

Code SEGMENT ;Открыть сегмент кодов Start: mov AX, Data ;Инициализировать

mov DS, AX ;сегментный ре-

гистр DS

хог АХ, АХ ;Очистить регистр

AX

Здесь должны быть команды вычисления арифметического выражения

movAX, 4C00h ;Завершить программу

int 21h ;с помощью DOS

Code ENDS ;Закрыть сегмент кодов END Start ;Конец исходного модуля.

Таблица 6.1 - Варианты заданий

№варианта	Функция	Данные		
1	Ž	A	В	С
1	$X = \frac{2 * A + B * D}{C - 3}$	64h	14h	-4
2	$X = \frac{2 * A + B * D}{C - 3}$ $X = \frac{D * C}{2 * A + B}$ $X = \left(1 + \frac{A}{5}\right) * B - C * D$	16h	-50	1Bh
3	$X = \left(1 + \frac{A}{5}\right) * B - C * D$	150	111b	48h
4	$X = \frac{A^2 + D}{C - B}$ $X = (48 + 3 * A) - \frac{B}{C} * D$ $X = \frac{B - 25}{A + 1} + (B + D)$	15	150h	5
5	$X = (48 + 3 * A) - \frac{B}{C} * D$	5Ah	55h	11h
6	$X = \frac{B - 25}{A + 1} + (B + D)$	-5	31	
7	X = (A + B) * (C - 4000) $* (D + 12)$	A1h	-150	FB0h
8	$X = (A * B - C * D)^2$	Fh	14	10h
9	$X = \frac{A^2 + B^2}{A^2 + B^2}$	7	12	-15
10	$X = \frac{A^2 + B^2}{D - C}$ $X = \frac{(B - C) * A}{D - 12}$ $X = \frac{300 - D + B * C}{A}$	5	E2h	225
11	$X = \frac{D - 12}{A}$	8	26h	-10
12	$X = \frac{65528 - A * B}{(D + C)^2}$	BFh	14h	2
13	$X = \frac{A * (B+1)}{C} - D$	32	Fh	80
14	$X = 3 * (A - B) + \frac{D}{C}$	99h	D9h	155
15	$X = 3 * (A - B) + \frac{D}{C}$ $X = \frac{-1 * (D + 1)}{A + B * C}$	Ch	4	9

6. Форма отчета о работе

Лабораторная работа №	
Номер учебной группы	_
Φ амилия, инициалы учащегося	
Дата выполнения работы	
Тема работы:	
Цель работы:	

7. Контрольные вопросы и задания

- 1. Формат команды «сложить», ее операнды.
- 2. Формат команды «вычесть», ее операнды.
- 3. Формат команды «умножить», ее операнды.
- 4. Формат команды «делить», ее операнды.
- 5. Каков диапазон беззнаковых чисел допустим в программах 16-тиразрядного микропроцессора?
- 6. Каков диапазон чисел со знаком допустим в программах 16-ти разрядного микропроцессора?
- 7. Какую информацию содержат арифметические флаги операций?
- 8. Какие флаги устанавливаются при выполнении команд «сложить» и «вычесть».
- 9. Какие флаги устанавливаются при выполнении команд «умножить» и «делить».
- 10. Как выполнить сложение (вычитание) двух операндов, находящихся в памяти?
- 11. Как выполнить умножение двух операндов, находящихся в памяти?
- 12. Как выполнить деление двух операндов, находящихся в памяти?

8. Рекомендуемая литература

Финогенов, К. Г. Основы языка Ассемблера [Текст] / К. Г. Финогенов. — М.: Радио и связь, 2000.

Финогенов, К. Г. Использование языка Ассемблера [Текст]: учеб. пособие для вузов / К.Г. Финогенов. – М.: Горячая линия Телеком, 2004.

Юров, В. И. Assembler [Текст]: учеб. пособие для вузов / В. И. Юров. 2-е изд. – СПб.: Питер, 2007.