

Figura 1: Latência do sinal, 170000ns.

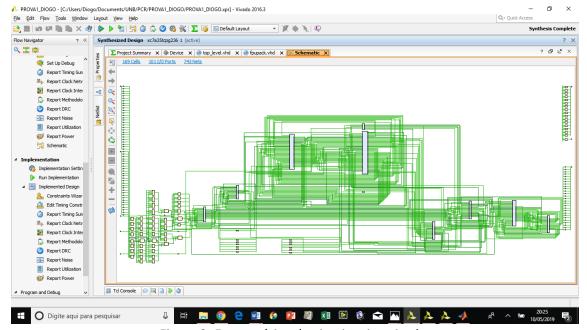


Figura 2: Esquemático do circuito sintetizado.

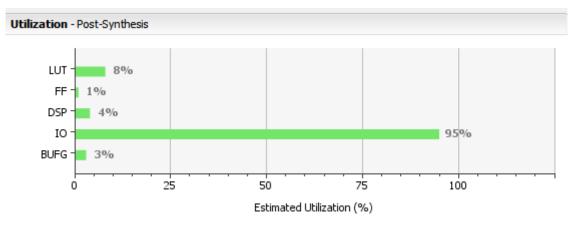


Figura 3: Percentual de utilização de recursos após a síntese.