

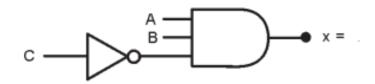


CTeSP Tecnologias e Programação de Sistemas de Informação (Cantanhede)

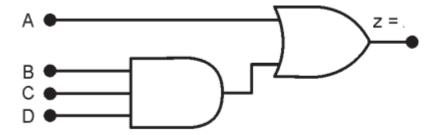
1. Obtenha o diagrama lógico correspondente à seguinte expressão:

$$Y = A \cdot B \cdot C + \overline{A} \cdot \overline{B}$$

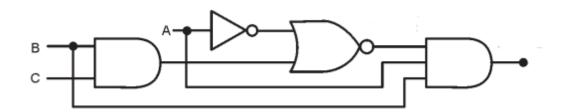
- **2.** Obtenha o diagrama lógico correspondente à função $Y = \overline{A} \cdot B + A \cdot \overline{B}$ utilizando apenas portas "NAND").
- 3. Obtenha uma expressão para a função realizada pelo circuito representado:



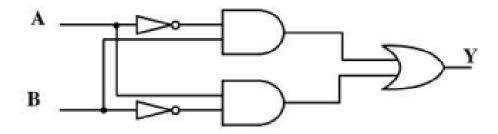
4. Obtenha uma expressão para a função realizada pelo circuito representado:



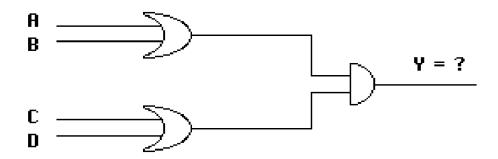
5. Obtenha uma expressão para a função realizada pelo circuito representado:



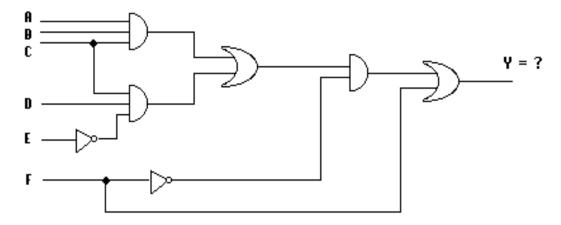
6. Obtenha uma expressão para a função realizada pelo circuito representado:



7. Obtenha uma expressão para a função realizada pelo circuito representado:



8. Obtenha uma expressão para a função realizada pelo circuito representado:



9. Minimize a expressão da função realizada pelo circuito representado:

