

| 第一章题目 | 答案 | 难度 |
|--|----|----|
| CPU 字长与下面哪个数目符合(A) A.总线中数据线数目 B.总线中地址线数目 C.总线中控制线数目 D.总线中数据、地址、控制线数目之和 | | 中 |
| MCS-51 单片机是 (C) 位的微控制器 A.16 B.4 C.8 D.准 16 | | 易 |
| CPU 主要的组成部分为 (A) A、运算器、控制器 B、加法器、寄存器 C、运算器、寄存器 D、运算器、锁存器 | | 易 |
| 在计算机中‘A’是用 (D) 来表示的 A、BCD 码 B、二一十进制编码 C、余三码 D、ASCII 码 | | 中 |
| 计算机能同时处理的二进制数的位数叫做 _____ | | 易 |
| 计算机的三总线指的是数据、地址和总线。 | | 易 |
| 十六进制数 A3H 的二进制表示为 | | 易 |
| 十进制数 95 的压缩 BCD 码表示为 | | 中 |
| 在微型计算机中,CPU 通过数据总线、和控制总线与存储器、I/O 接口电路互连,实现信息交换。 | | 易 |
| 计算机中的数以_____进制存放。 | | 易 |
| 计算机的存储器可保存数据、指令机器码。 | ✓ | 中 |
| 程序中用十进制、二进制、十六进制表示的同一个数，在存储器中的存储方式相同。 | ✓ | 中 |
| RAM 存储器中所存储的信息在系统掉电后将消失。 | ✓ | 易 |

| 第二章题目 | 答案 | 难度 |
|--|----|----|
| 51 单片机正常工作时，引脚 RST 处于 (B) 状态。 A. 高电平 B.低电平 C. 高阻 D.都不是 | | 中 |
| MCS51 单片机没有内部 ROM 时，引脚 EA 应接 (B) 电平。 A. 高电平 B.低电平 C. 悬空 D.任意 | | 中 |
| AT89S52 单片机内部有 (C) 个字节地址的 RAM A. 128 B. 4K C. 256 D. 8K | | 易 |
| 对于 AT89S52 芯片，在进行进栈/压栈操作时，SP (A) A. 加一 B.不变 | | 中 |

07 08
00

| | | |
|---|--|---|
| C. 减一 D.无关 | | |
| 关于指针 DPTR,下列说法正确的是(C) A.DPTR 是一个 8 位寄存器 B.DPTR 不可寻址 C.DPTR 是由 DPH 和 DPL 两个 8 位寄存器组成的 D.DPTR 的地址 83H | | 中 |
| 51 单片机位地址 09H 是片内 RAM 中 21H 字节单元的第(B)位。 A. 0 B.1 C. 2 D.3 | | 中 |
| MCS-51 单片机的 CPU 每取一个指令字节,立即使() C A. SP 自动加 1 B. DPTR 自动加 1 C. PC 自动加 1 D. ACC 自动加 1 | | 中 |
| 51 单片机的堆栈指针 SP 始终是(B) A. 指示堆栈底地址 B.指示堆栈顶地址 C. 指示堆栈初始地址 D.指示堆栈长度 | | 中 |
| 51 单片机复位后, PC 和 SP 的值分别为 () C A. 0000H, 00H B. 0003H, 07H C. 0000H, 07H D. FFFFH, 00H | | 中 |
| 在 8051 中, 能够让程序在单片机外部扩展 ROM 中地址 0000H ~ FFFFH 空间中运行的条件是 (B) A . EA 引脚接高电平 B . EA 引脚接低电平 C . PSEN 引脚接高电平 D . PSEN 引脚接低电平 | | 难 |
| 对于 52 单片机而言,由于片内 RAM 的高 128 字节普通 RAM 区的地址与特殊功能寄存器区的地址相互重叠。为了解决该问题, 规定对于片内 RAM 的高 128 字节普通 RAM 区必须采用 () 寻址方式 A、直接寻址 B、立即寻址 C、寄存器寻址 D、寄存器间接寻址 | | 中 |
| 程序计数器 PC 用来 (C) A、存放指令 B、存放正在执行的指令地址 C、存放下一条的指令地址 D、存放上一条的指令地址 | | 中 |
| 单片机应用程序一般存放在 (B) A、RAM B、ROM C、寄存器 D、CPU | | 易 |
| 单片机上电后或复位后, 工作寄存器 R0 是在 (A) A、0 区 00H 单元 B、0 区 01H 单元 C、0 区 09H 单元 D、SFR | | 易 |
| 进位标志 CY 在 (C) 中 A、累加器 B、算逻运算部件 ALU C、程序状态字寄存器 PSW D、DPTR | | 易 |
| 单片机 8051 的 XTAL1 和 XTAL2 引脚是 (D) 引脚 | | 易 |

| | | |
|--|---|---|
| A、外接定时器 B、外接串行口 C、外接中断 D、外接晶振 | | |
| P1 口作输入用途之前必须 (A) A、相应端口先置 1 B、相应端口先置 0 C、外接高电平 D、外接上拉电阻 | | 中 |
| AT89C52 的 P0 口，当作为总线使用时用作 (D) A、传输高 8 位地址 B、传输低 8 位地址 C、传输低 8 位数据 D、传输低 8 位地址 / 数据总线 | | 中 |
| AT89C51 单片机中既可位寻址又可字节寻址的字节单元是 (A) A、20H B、31H C、32H D、33H | | 中 |
| 当标志寄存器 PSW 的 RS0 和 RS1 分别为 1 和 0 时，系统选用的工作寄存器组为 (B) A、组 0 B、组 1 C、组 2 D、组 3 | | 中 |
| P1 口的每一位能驱动 (B) A. 2 个 TTL 低电平负载 B. 4 个 TTL 低电平负载 C. 8 个 TTL 低电平负载 D. 10 个 TTL 低电平负载 | | 中 |
| 如单片机的时钟周期为 2us，则其机器周期为 24 us. | | 中 |
| MCS51 单片机复位后，寄存器 PSW =H。 O | | 易 |
| MCS51 单片机复位后，寄存器 SP =H。 D | | 易 |
| MCS51 单片机复位后，寄存器 P0 =H。 F | | 易 |
| 对于 51 单片机，片内 RAM 的低 128 字节中，可以进行位寻址的区域字节地址范围为。 | | 中 |
| MCS-51 中凡字节地址能被整除的特殊功能寄存器均能位寻址。 | | 中 |
| MCS-51 有 4 组工作寄存器，它们的地址范围是。 | | 中 |
| MCS51 单片机片内高 128 字节普通 RAM 区既可使用直接寻址方式访问，也可使用间接寻址方式访问。 | | 中 |
| MCS51 单片机片内 RAM 区中的位寻址区只能按位访问。 | X | 难 |
| MCS51 单片机系统中，EA 引脚接高电平时，外部程序存储器不能够使用。 X | | 中 |
| 在 MCS51 单片机中，DPTR 和 PC 都是 16 位的寄存器，且都能被用户赋值。 X | | 中 |
| MCS51 单片机的堆栈可以建立在外部扩展数据空间。 | X | 中 |
| 在寄存器间接寻址方式中，所有的工作寄存器 (R0 ~ R7) 都能够被用户寄存器间接寻址。 | X | 中 |
| MCS51 单片机系统可以没有复位电路。 X | | 中 |
| 当 MCS51 单片机上电复位时，堆栈指针 SP=00H。 D | X | 中 |
| MCS51 单片机的特殊功能寄存器分布在 60H~80H 地址范围内。 X | | 易 |

| | | |
|--|--|--|
| 1、计算机能识别的语言是（ ） A、汇编语言 B、C 语言 C、机器语言 D、JAVA 语言 | | |
| 2、以下哪一条是位操作指令（ ）。 A、MOV P0, #0FFH B、SETB TR0 C、CPL A D、PUSH PSW | | |
| 3、以下指令中，属于单纯读引脚的指令是（ ）。 A、MOV P1, A B、ORL P1, #0FH C、MOV C, P1.5 D、DJNZ R1, LAB | | |
| 4、MOVX A, @R0 指令中，源操作数采用（ ）寻址方式， 指令作用在（ ）区间。 A. 寄存器，外部数据存储器 B. 直接，程序存储器 C. 寄存器间接，内部数据存储器 D. 寄存器间接，外部数据存储器 | | |
| 5、指令 MOV 50H, A 对目的操作数而言，属于（ ） 寻址方式 A、直接寻址 B、立即寻址 C、寄存器寻址 D、寄存器间接寻址 | | |
| 6、CPU 地址编排的方法有两种，一种是统一编址，还有一种 是（ ） (A) 混合编址 (B) 动态编址 (C) 独立编址 (D) 变址编址 | | |
| 7、PC 的值是（ ） (A) 当前正在执行指令的前一条指令的地址 (B) 当前正在执行指令的地址 (C) 当前正在执行指令的下一条指令的地址 (D) 控制器中指令寄存器的地址 | | |
| 8、51 单片机的中断响应和调用子程序时，“断点保护”中的“断 点”地址被保护在（ ） A. 片外 RAM 区 B. 堆栈区 C. 片内 ROM 区 D. 片外 ROM 区 | | |
| 9、指令“MOVX”能够访问的存储空间是（ ） A、外部扩展 RAM 数据空间 B、外部扩展程序空间 C、片内 RAM 空间 D、片内程序空间 | | |
| 10、51 单片机的内部 RAM 中，可以进行位寻址的字节地址空 间为（ ） A . 00H—0FH B . 20H—2FH | | |

| | | | |
|---|-------------|--|--|
| C . 00H—FFH | D . 20H—FFH | | |
| 11、下列关于 I/O 端口的 2 种编址方式描述中，正确的是（） A . 独立编址方式占用存储器地址空间 B . 统一编址方式占用存储器地址空间 C . 2 种方式都占用存储器地址空间 D . 2 种方式都不占用存储器地址空间 | | | |
| 12、在下列伪指令中定义字节常量的是（ ）。 A、DB B、DW C、DS D、 ORG | | | |
| 13、下面哪条指令是错误的（）？ A、MOVC A, @A+PC B、MOVX A, @R2 C、MOV 30H, PSW D、PUSH DPH | | | |
| 14、指令“MOVC”能够访问的存储空间是（） A、外部扩展 RAM 数据空间 B、片内 RAM 空间 C、片内、外程序存储空间 D、程序和 RAM 空间 | | | |
| 15、子程序的末尾通常是（）指令，使其运行完成后返回主程序。 A、AJMP B、ACALL C、RET D、RETI | | | |
| 16、AT89C51 单片机中既可位寻址又可字节寻址的单元是（ ） A、20H B、31H C、32H D、33H | | | |
| 17、当需要从 MCS-51 单片机程序存储器取数据时，采用的指令为（ ）。 A. MOV A, @R1 B. MOVC A, @A + DPTR C.MOVX A, @ R0 D.MOVX A, @ DPTR | | | |
| 填空题 | | | |
| 1、指令格式一般是由和操作数所组成。 | | | |
| 2、MCS51 单片机特殊功能寄存器只能采用寻址方式。 | | | |
| 3、MCS51 单片机片内范围内的数据存储器,既可以字节寻址又可以位寻址，还可以间接寻址。 | | | |
| 4、MCS51 单片机运行 SUBB 指令，如果结果出现借位，用_____位表示。 | | | |
| 5、若用传送指令访问 MCS51 单片机的程序存储器，它的操作码助记符应为。 | | | |
| 6、MOV C, 20H 源寻址方式为寻址。 | | | |
| 7、MCS-51 单片机指令系统，其中访问特殊功能寄存器是通过寻址方式。 | | | |

| | | |
|---|--|--|
| 8、能够用于外部数据存储器间接寻址的寄存器是 R0、R1 和_____. | | |
| 9、如果(A)=65H, (50H)= 53H, (R1)= 50H, 执行指令 XCHD A, @R1; 结果为: (A) =H。 | | |
| 10、运算速度是计算机的重要指标, 常用 MIPS 表示, 意思是。 | | |
| 11、MCS51 单片机的特殊功能寄存器 SFR 和片内高端 RAM 都位于 80H ~ FFH 空间, 为了区分, 访问 SFR 时采用_____方式。 | | |
| 13、MCS-51 单片机的特殊功能寄存器 SFR 所有单元都可用字节方式访问, 少数单元还可用方式访问。 | | |
| 14、MCS-51 单片机在访问低 128 字节 RAM 时, 既可采用直接寻址方式, 又可采用寻址方式。 | | |
| 15、MOV A, @Ri 指令中的 i 取值是_____; | | |
| 16、编程时,一般在中断服务子程序和子程序中需要保护和恢复现场,保护现场用指令。 | | |
| 判断题 | | |
| 1、() 在寄存器间接寻址方式中, 所有的工作寄存器 (R0 ~ R7) 都能够被用于寄存器间接寻址。 | | |
| 2、() 单片机的一个机器周期是指单片机的最小工作时间。 | | |
| 3、() 单片机的指令周期是执行一条指令所需要的时间。一般由若干个机器周期组成。 | | |
| 4、() 指令 MOV A, 30H 为直接寻址方式。 | | |
| 5、() 片内 RAM 区中的位寻址区只能按位访问。 | | |
| 6、() 指令中能够用间接寻址方式访问 SFR 寄存器。 | | |
| 7、()“MOVC”指令读取的数据位于程序 ROM 空间。 | | |
| 9、()“AJMP”指令可以转移到程序存储器的任何地方。 | | |
| 10、() 调用子程序指令 (如 LCALL) 及返回指令 (如 RET) 与堆栈有关但与 PC 无关。 | | |
| 11、() 指令 MOV R1, R3 可以实现将工作寄存器 R3 的内容传送给 R1。 | | |
| 12、() 汇编程序中读片外扩展 RAM 时使用的是“MOV”指令。 | | |
| 13、() R4 可用于寄存器间接寻址。 | | |

第五章题目

难度

| | |
|--|---|
| MCS51单片机中，不具有第二功能的一组IO口是(B)。 A. P0 B. P1 C. P2 D. P3 | 易 |
| MCS51单片机中，输出驱动能力最强的一组IO口是(A)。 A. P0 B. P1 C. P2 D. P3 | 中 |
| MCS51单片机中，每一位IO口都由(C)、输出驱动器、输入缓冲器三个部分组成。 A. 译码器 B. 计数器 C. 锁存器 D. 编码器 | 易 |
| MCS51单片机的P2口在上电复位后默认的值是(0)。 A. 00H B. 07H C. FFH D. 可以通过编程设置 | 中 |
| MCS51单片机中，如果要将P1口设置为输入端口，则需要(B)。 A. 将P1口对应的SFR寄存器先清0 B. 将P1口对应的SFR寄存器先置1 C. 将P1口通过外接电路设置为输入模式 D. 系统会自动设置 | 中 |
| 执行了下面的指令后，A寄存器中的值为(A)。 MOV P2, #0FFH MOV A, P2 A. 0FFH B. 00H C. 0FH D. 不确定 | 难 |
| 以下指令中，对P1口执行了读锁存器操作的指令是(C)。 A. MOV A, P1 B. MOV R0, P1 C. ANL P1, #0EFH D. ORL P2, #0EFH | 难 |
| MCS51单片机中，能输出总线中地址高8位的管脚是(C)所在的管脚。 A. P0 B. P1 C. P2 D. P3 | 中 |
| 共阴极数码内部是由多个发光二极管组成的，之所以称之为共阴极是因为(B)。 A. 部分发光二极管的阴极是连接在一起的 B. 全部发光二极管的阴极是连接在一起的 C. 部分发光二极管的阴极是独立连接的 D. 全部发光二极管的阴极是独立连接的 | 中 |
| 正确描述P2口功能的是(A)。 A. 既可操作整个接口，也可操作单个引脚 B. 用作总线时，既可传地址也可传数据 C. 传送地址总线时，既可传高端地址也可传低端地址 D. 需要外接上拉电阻才能正常使用 | 难 |
| MCS51单片机中，P0口如果作为普通IO口使用必须要外接上拉电阻。 MCS51单片机中，P0口可以作为总线中的地址总线和数据总线使用。 | 中 |
| MCS51单片机中，P3口中的P3.2口的第二功能是外部中断2。 MCS51单片机中，P0—P3四组IO口中功能最多的一组IO口是P0。 | 中 |
| MCS51单片机中，可以提供最多32个IO口引脚。 MCS51单片机中，如果将P0口作为总线使用可以不用外接上拉电阻。 MCS51单片机中，只有P0口可以作为总线使用。 | 易 |
| MCS51单片机中，IO口全部都具有第二功能。 MCS51单片机的IO口之所以称为准双向IO，是因为部分IO不能作为输入口使用。 | 中 |
| 共阳极数码管如果要让数码管亮数字“2”，需要将数码管中对应段a、b、d、e、g段加高电平，数码管的公共端加低电平来实现。 | 难 |

输入
条件
置1

| 第六章题目 | | |
|--|-----------------------------------|---------------|
| AT89S52单片机中断系统中，自然优先级最高的是 (A)。 | | 易 |
| A. 外部中断0 C. 定时/计数器T0 D. 定时/计数器T1 | B. 外部中断1 | |
| AT89S52单片机中不可以被系统自动清0的标志位是 (D) | T0 IE0 TI | 易 |
| A. IE0 B. TF0 C. TF1 D. TI | TF0 IE0 TI | |
| MCS51单片机中如果寄存器IP的值为14H, IPH的值为06H, 则中断优先级最高的中断源是 (B) | 23 23 B | 难 |
| A. 外部中断0 C. 定时/计数器T0中断 | B. 外部中断1 D. 串口中断 | |
| MCS51单片机中定时/计数器T1的中断入口地址是 (C) | C | 易 |
| A. 000BH D. 001DH | B. 000DH C. 001BH | |
| MCS51单片机只允许定时器T0和串口中断时, 中断允许寄存器IE应设置为 (A) | 10010010 | 难 |
| A. 92H C. SETB IE0 C. SETB TR0 | B. SETB TF0 D. SETB IT0 | |
| IE寄存器中, 可屏蔽所有中断的位为 (C)。 | C | 易 |
| A. ES B. ET0 C. EA D. EX0 | | |
| MCS51单片机在中断响应和调用子程序时, “断点保护”中的“断点地址”被保护在 (D) | D | 中 |
| A. 片外ROM区 B. 片外RAM区 C. 片内ROM区 D. 堆栈区 | | |
| 要允许MCS-51单片机的定时/计数器T1的中断请求, 需要 (B) | B | 中 |
| A. 将ET0和ET1设置为1 C. 将EA和ET1设置为1 | B. 将EA和ET1设置为1 D. 将EX1和ET1设置为1 | E71=1 EA=1 |
| 中断入口地址描述部分的程序如下: | | 难 |
| ORG 0003H AJMP EXT0_INT ORG 000BH AJMP EXT1_INT ORG 0013H AJMP T0_INT ORG 001BH AJMP T1_INT | | |
| 则外部中断1的中断服务程序起始部分的标号应该为: (C) | C | |
| A. EXT0_INT B. T0_INT C. EXT1_INT D. T1_INT | EXT1_INT | |
| MCS51单片机中, 自然优先级最高的中断源是 (D)。 | D | 易 |
| 若51单片机的外部中断1和定时器T1处于相同中断优先级, 当该两个中断源同时产生中断请求时, CPU首先响应中断。 | | 中 |
| AT89S52单片机中有 (D) 级中断优先级。 | | 易 |
| MCS51单片机外部中断请求信号有电平触发方式和 (下降沿) 触发方式两种中断方式。 | 下降沿 | 易 |
| MCS-51单片机的接收中断标志位是 _____。 | | 易 |

| | |
|--|---|
| MCS51单片机中，如果外部中断0与定时/计数器T0都处于同级中断优先，当系统正在响应T0中断时，如果外部中断0的中断请求到来，由于外部中断0的自然优先级高，系统会中断T0的响应而转去响应外部中断0。 | 中 |
| MCS51单片机的中断请求标志位都是在中断发生时，自动被系统置1，在响应了这个中断源后，由系统自动清0。 R1、I1 | 中 |
| 系统识别中断服务程序是通过中断服务程序的名字来判断这个中断服务程序是为哪个中断源服务的。 | 中 |
| 若MCS51单片机TCON寄存器的IT0=1，则外部中断INT0按下降沿方式工作。 | 易 |
| 在MCS51单片机的中断源中，电平触发方式下的外部中断请求需要外部电路实现中断撤销。 | 难 |
| MCS51单片机中，定时/计数器中断请求标志，在进入中断服务程序后，会自动被系统清0。 | 易 |

| 第七章题目 | 难度 |
|---|----|
| AT89S52 单片机的定时/计数器最大是(B)位的。 A. 8 B. 16 C. 32 D. 64 | 易 |
| 当 51 单片机的振荡频率为 6MHz 时，定时/计数器工作在计数方式，则外部计数脉冲信号的频率不能超过(0.5M) A. 50KHz B. 100KHz C. 250KHz D. 500KHz | 难 |
| AT89S51 单片机定时/计数器的工作(A)用于同早期设计兼容，现在已不选用。 A. 方式 0B. 方式 1 C. 方式 2 D. 方式 3 | 难 |
| 当 AT89S51 单片机的定时/计数器工作在(B)时，计数范围最大。 A. 方式 0B. 方式 1 C. 方式 2 D. 方式 3 | 中 |
| AT89S51 单片机的定时/计数器溢出后，(C)能自动重新装载初值。 A. 方式 0B. 方式 1 C. 方式 2 D. 方式 3 | 中 |
| 当 AT89S51 单片机的振荡频率为 24MHz 时，定时/计数器工作在方式2，一次定时的最长时间是(A)。 A. 128us B. 256us C. 1ms D. 2ms | 中 |
| 当 51 单片机的定时/计数器 T0 的 GATE 位为高时，启动定时/计数器 T0 工作的条件是(D)。 A. INT0 为低，TR0 为低 B. INT0 为低，TR0 为高 C. INT0 为高，TR0 为低 D. INT0 为高，TR0 为高 | 难 |
| 外部脉冲信号连接到 51 单片机的 INT1 引脚，若要求使用 GATE 位来测量其高电平宽度，TMOD 寄存器应设为(A)。 | 中 |

51.2

| | | | |
|--|----------|--|---|
| A. 90H B. 09H C. 50H D. 05H | 100) | | |
| AT89S51 单片机的定时/计数器既可做加计数，又可做减计数。 | X | | 中 |
| 51 单片机定时器的本质是计数器。 | ✓ | | 中 |
| 51 单片机的定时/计数器溢出后，若不使用中断方式，需要软件清除溢出标志。 | ✓ | | 中 |
| 51 单片机的定时/计数器 T0 工作在方式 3 时，是一个 13 位的计数器。 | X | | 难 |
| AT89S51 单片机的定时/计数器是否启动定时，完全由对应的 TR 位控制。 | X | | 难 |
| 硬件系统完成后，51 单片机的定时/计数器就确定了最长的定时时间，超过该时间的要求无法实现。 | X | | 中 |
| AT89S52 单片机有 3 个独立的定时/计数器。 | | | 易 |
| AT89S52 单片机的定时/计数器 T0 有 4 种工作方式。 | | | 易 |
| 当 AT89S52 单片机的振荡频率为 12MHz 时，机器周期为 1 us。 | 12M x 12 | | 易 |

| | |
|---|-----|
| 第八章题目 | |
| 下面几种数据位数不是 51 单片机串口可以支持的帧格式。 A. 8 位 B. 9 位 C. 10 位 D. 11 位 | B 易 |
| 有关通信，以下那个说法是正确的。 A. 并行通信比串行通信传输距离远 B. 并行通信比串行通信硬件开销小 C. 并行通信比串行通信抗干扰能力强 D. 并行通信比串行通信有传输速度快的优点 | D 中 |
| 有关串行通信，以下那个说法是正确的。 A. 同步通信比异步通信传输数据效率高 B. 同步通信比异步通信编程简单 C. 同步通信比异步通信容易实现 D. 同步和异步通信差别主要体现在同步通信需要多根信号线 | A 难 |
| 51 单片机串口实现的通信是（ A. 同步通信 B. 串行同步通信 C. 串行异步通信 D. 差分信号传输 | C 中 |
| 51 单片机串口通信可实现的起始位和停止位的位数为（ A. 1 位起始位，1 位停止位 B. 1 位起始位，1.5 位停止位 C. 1 位起始位，2 位停止位 D. 2 位起始位，1 位停止位 | A 难 |

| | |
|--|---|
| 波特的单位是 (A) A. 位 / 秒 B. 字节 / 秒 C. 10 位 / 秒 D. 双字 节 / 秒 | 中 |
| 串行通信方式 3 的完整帧格式是 (C) 位。 A. 8 B. 10 C. 11 D. 9 3+8 | 中 |
| 晶振确定的前提下 51 单片机串行通信四钟工作方式中，那种通信波特率是固定的 (A) 。 A. 0 B. 1 C. 2 D. 3 | 中 |
| 51 单片机串行通信中除起始位及停止位外，有效数据是 (C) 。 A. 高位先传 B. 不确定 C. 低位先传 D. 交替传输 | 中 |
| 51 单片机的串口与 RS232 标准串口进行通信，需要在两者之转换间增加 (A) A. 电平转换 B. 串并转换 C. 数据缓冲 D. 时序变换 | 难 |
| 51 单片机要实现串行通信方式 1，允许接收，请问下面那个 SCON 的设置是正确的。 (B) 位。 A. 40H B. 50H C. 60H D. 0E0H | 中 |
| 51 单片机串行通信中断入口地址是 (B) 。 A. 0028H B. 0023H C. 001BH D. 000BH | 中 |
| 19. 在串行通信中，串行中断标志位 TI、RI 在串行中断程序中清零方式是 (D) 。 A. TI 可以硬件自动清零, RI 不能 B. RI 可以硬件自动清零, TI 不能 C. TI、RI 均可以硬件自动清零 D. TI、RI 均不能硬件自动清零 | 中 |
| 针对 SCON 中 SM2 置 1 的功能，以下那个说法是正确的。 A. 只接收第九位为 0 的数据 B. 只接收第九位为 1 的数据 帧格式为 9 位 D. 选择波特率 | 难 |
| 针对 PCON 中 SMOD 置 1 的功能，以下那个说法是错误的。 A. 可能让波特率倍增 B. 可能提高波特率精度 C. 可编程位 D. 串口工作模式选择位 | 中 |
| 51 单片机串行通信中顺序运行 MOV SBUF ,#20H MOV A , SBUF 两条指令后， A 中的数是 20H。 (X) | 难 |
| 51 单片机串行通信中起始位及停止位均为低电平。 (X) | 中 |
| 51 单片机串行通信方式 1 的通信波特率设置中，既可以由 T1 控制也可以由 T0 控制。 (X) | 中 |
| 两片 MCS-51 单片机用串行口进行异步通信时，一片的 RXD 引脚连接到另外一片的 TXD 引脚。 (√) | 中 |
| 波特率是指串行口在单位时间内传送的字符个数。 (X) | 中 |

| | |
|---|---|
| 51 单片机串行通信接收和发送均必须通过 SBUF 进行。 (✓) | 易 |
| 51 单片机串行通信方式 1 的通信波特率设置中, 既可以由 T1 控制也可以由 T0 控制。 (X) | 中 |
| 51 单片机的 SBUF 实际上存在二个寄存器实体。 (✓) | 中 |
| 51 单片机串行通信接收和发送均必须通过 SBUF 进行。 (✓) | 中 |
| 51 单片机串行通信中, 把 REN 设置为 1, 表示允许接收 (✓)。 | 易 |
| 51 单片机的串口与 RS232 标准串口进行通信, 需要在两者之转换间增加 (电平转换) | 中 |
| 51 串行口方式 1 工作时, 当该串行口每分钟传送 1800 个字符时, 则波特率应为 (1800 bps)。 $1800 \times 60 \times 10$ | 难 |
| MCS51 串行通信接口工作在方式 2、3 时, 要发送 9 位数据, 请问是先写低 8 位数据入 SBUF? 还是先写第 9 位为 TB8? () | 难 |
| 若寄存器 PCON 中的 SMOD 位为低时, 51 单片机串口方式 1 传送的波特率为 1200bps, 修改 SMOD 为高后, 波特率改变为 (2400) bps。 | 中 |
| 用串行口扩展并行口时, 串行接口的工作方式应选为方式 (D)。 | 中 |
| 使用定时器/计数器 1 设置串行通信的波特率时, 应把定时器/计数器 1 设定为哪种定时方式 (2)。 | 易 |

| 第九章题目 | 难度 |
|---|----|
| 51 单片机系统中, 扩展外部程序 ROM 存储器时, 不需要连接的单片机信号是 (C)。 A. 地址总线 B. 数据总线 C. WR、RD 信号 D. PSEN 信号 | 中 |
| CPU 对存储器管理的体系结构有两种, 一种是统一编址, 还有一种是 (A)。 A. 混合编址 B. 动态编址 C. 独立编址 D. 变址编址 | 中 |
| 计算机用三总线方式扩展多只存储器或其它功能的芯片时, 这些芯片的片选信号/CS 用线选法和 (D) 与计算机连接。 A. 线与法 B. 编码法 C. 解码法 D. 译码法 | 中 |

| | |
|---|---|
| <p>51 单片机系统中，扩展总线应用中，P0 口分时实现低 8 位地址及 8 位数据线，二种信号出现的先后顺序是 (B)</p> <p>A. 先数据后地址 C. 随机发生 D. 不同指令固定选择不同顺序</p> | 难 |
| <p>51 单片机扩展外部数据 RAM 存储器时，指令的选择可以是 (B)</p> <p>A. MOVC B. MOVX C. MOV D. 均可</p> | 中 |
| <p>若某存储器芯片地址线为 12 根，那么它的存储容量为 (C) 2^{12}</p> <p>A. 1KB B. 2KB C. 4KB D. 8KB</p> | 中 |
| <p>存储器的地址范围是 0000H~1FFFH，它的容量为 (D) $2^{12} \times 2^1 = 4k$</p> <p>A. 1KB B. 2KB C. 4KB D. 8KB</p> | 中 |
| <p>DAC0832 参考电压为 -2.5V，请问第一级运放希望输出 1.25 的电压，需要向 DAC0832 输出合适的数字值，最合适的是 (B) $\frac{1}{2} \times 2^7 = 128$</p> <p>A. 255 B. 128 C. 64 D. 32</p> | 难 |
| <p>AD0804 的参考电压为 5V，请问输入电压为 1V 时，AD 采集结果对应数字值比较接近为 ()。</p> <p>A. 255 B. 100 C. 51 D. 10</p> | 难 |
| <p>51 单片机采用三总线方式一片可读写扩展接口芯片时，该芯片一般占用 (A) 地址空间</p> <p>A. 外部数据存储器 B. 外部程序存储器 C. 和片内一个 RAM 地址对应 D. 任意</p> | 易 |
| <p>51 单片机向扩展数据存储器写入数据时 (B) 信号自动有效</p> <p>A. RD B. WR C. PSEN D. TXD</p> | 中 |
| <p>51 单片机读取扩展数据存储器时 (A) 信号自动有效</p> <p>A. RD B. WR C. PSEN D. RXD</p> | 中 |
| <p>51 单片机读取程序存储器时 (C) 信号自动有效</p> <p>A. RD B. WR C. PSEN D. RXD</p> | 中 |
| <p>51 单片机访问外部数据存储器时，地址信号预先保存在 (C)。</p> <p>A. DPTR B. PC C. SP D. PSW</p> | 中 |
| <p>MCS-51 外扩一个 8255 时，需占用 (B) 个端口地址</p> <p>A. 1 个 B. 2 个 C. 3 个 D. 4 个</p> | 中 |
| <p>MCS51 单片机中，能输出总线中地址高 8 位的管脚是 (C) 所在的管脚。</p> <p>A. P0 B. P1 C. P2 D. P3</p> | 中 |
| <p>24. 51 单片机扩展系统时，要求 8255A 各端口均按方式 0 工作，且其 A 口和 B 口为输入，C 口为输出，则初始化的控制命令字是 ()。</p> <p>A. 80H B. 82H C. 92H D. 02H</p> | 中 |

| | |
|---|---|
| 单片机程序代码一般存放在 (B) A. RAM B. ROM C. 寄存器 D. 累加器 | 中 |
| 但 51 单片机扩展的外围芯片只有一片时, 其低电平有效选片信号可以直接接地。 (✓) | 中 |
| 在微机三总线结构中, 数据总线是双向的。 (✓) | 中 |
| 51 单片机用三总线扩展系统时, ALE 信号用于锁存 P0 口的地址总线信号。 (✓) | 中 |
| MCS51 单片机中, P0 口可以作为总线中的数据总线和地址总线使用。 (✓) | 中 |
| MCS51 单片机中, 如果将 P0 口作为总线使用可以不用外接上拉电阻。 (✓) | 中 |
| MCS51 单片机中, 只有 P0 口可以作为总线使用。 (✗) | 中 |
| 51 单片机的存储器是统一编址结构。 (✓) | 难 |
| 51 单片机扩展存储系统时, 片外 ROM 和 RAM 地址可以相同。 () | 中 |
| 如果只有逐次逼近型和双积分型 AD 器件可选, 在要求高速采集的场合一般选择逐次逼近型。 () | 中 |
| 总线扩展中, 如果只有 3 根空余地址线, 需要扩展 7 个独立的存储器芯片, 选片信号产生应采用译码法。 | 难 |
| 区分片外扩展程序存储器和片外数据存储器可以看其工作时受控于 PSEN 或 WR/RD 信号。 (✗) | 难 |
| 在 51 总线扩展中, 所有外扩芯片都会用到地址线 A0-A7 () 。 | 难 |
| MCS-51 单片机在外部总线扩展时, 地址总线是 () 位, 数据总线是 8 位。 | 易 |

| | |
|--|---|
| A/D 转换器的作用是将 () 量转为数字量。 | 易 |
| 组成 $32M \times 16$ 位的存储器，需要 $4M \times 8$ 位的存储芯片 () 片。 | 难 |
| 在读、写扩展数据存储器时，应使/WR 或/RD 或/PSEN 信号为低有效，() 是否需要用清除置低(CLR)的操作方式将相应位设置为低电平？ | 中 |
| 分析 51 单片机片外扩展一片接口芯片的容量是多少，由 () 分析决定？ | 难 |
| 在单片机扩展多只存储器或其它功能的芯片时，这些芯片的片选信号/CS 的连接方法有 () 法和 () 法两种方法。 | 中 |
| 51 单片机在外部总线扩展时，地址总线由 P0 端口和 P2 端口提供，数据总线由 () 端口提供。 | 易 |
| AD0804 工作有三个步骤，包括启动、() 、读取结果。 | 难 |

| 第十章题目 | | |
|--|--|---|
| 8086CPU 是 <u>B</u> 位的微处理器。 A. 8 B. 16 C. 32 D. 64 | | 易 |
| 8086CPU 具有访问 <u>D</u> 存储单元的能力。 A. 256B B. 64KB C. 256KB D. 1MB | | 中 |
| 8086CPU 采用了流水线技术，提高了运行效率。 <u>✓</u> | | 中 |
| 8086CPU 的引脚 MN/MX 用于设置工作在最小模式或最大模式。 <u>✓</u> | | 中 |
| 8086CPU 的存储器采用普林斯顿结构统一编址。 <u>✓</u> | | 中 |
| 8086CPU 的功能结构包括 BIU 和 _____ 两部分。 | | 难 |
| 8086CPU 的逻辑地址“1200H：008FH”表示的物理地址是 _____。 | | 难 |

