# STM32F103C8T6

1. Тактирование
2. Таймеры
3. Энкодер

/\* Включение тактирования порта А \*/

RCC->APB2ENR |= RCC\_APB2ENR\_IOPAEN;

/\* Включение тактирования таймера №3 \*/

RCC->APB1ENR |= RCC\_APB1ENR\_TIM3EN;

/\* Настройка ножек №6 и №7 порта А на вход (MODE) и push-pull (CNF) \*/

GPIOA->CRL &= ~(GPIO\_CRL\_CNF6 | GPIO\_CRL\_CNF7);

GPIOA->CRL |= (GPIO\_CRL\_CNF6\_1 | GPIO\_CRL\_CNF7\_1);

GPIOA->CRL &= ~(GPIO\_CRL\_MODE6 | GPIO\_CRL\_MODE7);

/\* Подтягиваем ножки №6 и №7 порта А к питанию \*/

GPIOA->ODR |= (GPIO\_ODR\_ODR6 | GPIO\_ODR\_ODR7);

/\* Подтягиваем ножки №6 и №7 порта А к питанию \*/

TIM3->SMCR |= TIM\_SMCR\_SMS\_0;

TIM3->CCMR1 |= TIM\_CCMR1\_CC1S\_0 | TIM\_CCMR1\_CC2S\_0;

TIM3->CCMR1 |= TIM\_CCMR1\_IC1F\_3 | TIM\_CCMR1\_IC1F\_1;

TIM3->CCER &= ~(TIM\_CCER\_CC1P | TIM\_CCER\_CC2P);

TIM3->PSC = 0;

TIM3->ARR = 100;

TIM3->CR1 |= TIM\_CR1\_CEN;

TIM3->CNT = 50;