Pradėta Pirmadienis, 19 rugsėjo 2022, 20:47

Būsena Baigtas

Baigta Pirmadienis, 19 rugsėjo 2022, 20:54

Sugaišta laiko 6 min 28 sek.

Balai 2.25/4.00

Įvertinimas 5.63 iš maks. 10.00 (56.25%)

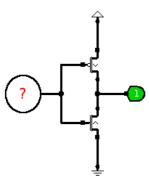
## Klausimas 1

Teisinga

Balas 1.00 iš 1.00

Koks įėjimas turi būt šiame Logisim tranzistorinės schemos modelyje, kad gauti parodytą išėjimo signalą?

What input must be supplied to the gate in the Logisim model to obtain the output as shown?



- a. 0

  ✓
- o b. 1
- C. X
- d. E

Your answer is correct.

Teisingas atsakymas:

0

## Klausimas 2

Neteisinga

Balas 0.00 iš 1.00

A von Neumann computer, similar to the one discussed in the previous lecture, is executing an JMP that takes with the offset (address change) of the jump target equal to **8 bytes**. Each **word** of the memory is addressable (and bytes are not), and instruction can start at any address. Machine word is **4 bytes**. What actions must be carried out to advance the Program Counter (PC) to the next command?

Fon Noimano architektūros kompiuteris, panašus į aptartą praeitoje paskaitoje, vykdo JMP komandą, kurioje nurodytas perėjimo adreso pokytis yra **8 baitai**. Adresuojamas kiekvienas atminties **žodis** (o baitai – ne), ir komandos gali prasidėti nuo bet kurio adreso. Mašinos žodis yra **4 baitai**. Ką reikia padaryti, kad programos skaitliukas (PC) rodytų į sekančią vykdomą komandą?

a. Prie PC pridėti 1/Add 1 to PC

- b. Prie PC pridėti 7/Add 7 to PC
- oc. Prie PC pridėti 5/Add 5 to PC
- o e. Prie PC pridėti 2/Add 2 to PC
- of. Prie PC pridėti 8/Add 8 to PC

Your answer is incorrect.

Teisingas atsakymas:

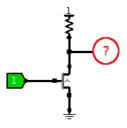
Prie PC pridėti 2/Add 2 to PC

## Klausimas 3

Teisinga

Balas 1.00 iš 1.00

Kokia bus tranzistoriaus išėjimo būsena žemiau pavaizduotoje schemoje, naudojant šio kurso susitarimus apie logines reikšmes? What will be the output value of the following circuit (using conventions assigned in this course)?



- a. Tiesa/True
- b. Nei tiesa, nei melas/Neither true nor false
- o. Melas/False

  ✓
- od. Ir tiesa, ir melas/Both true and false

Your answer is correct.

Teisingas atsakymas: Melas/False

## Klausimas 4

Iš dalies teisingas

Balas 0.25 iš 1.00

Procesorius ir atmintis bendrauja šiomis magistralėmis:

Processor (CPU) and memory communicate using these busses:

Perduoda duomenis tarp procesoriaus ir atmintį/Transfer data between the CPU and the memory

Perduoda adresus iš procesoriaus į atmintį/Transfer memory addresses from the CPU to the memory

Perduoda valdymo signalus/Transfer control signals

Duomenų magistrale/Data bus

Valdymo magistrale/Control bus

Duomenų magistrale/Data bus

zaomoną magiotraro, zata

7

×

Perduoda programos instrukcijas (komandas) tarp procesoriaus ir atmintį/Transfer machine instructions between the CPU and the memory

Valdymo magistrale/Control bus

×

Your answer is partially correct.

Jūs teisingai pasirinkę 1.

Teisingas atsakymas:

Perduoda duomenis tarp procesoriaus ir atmintį/Transfer data between the CPU and the memory → Duomenų magistrale/Data bus,

Perduoda adresus iš procesoriaus į atmintį/Transfer memory addresses from the CPU to the memory → Adresų magistrale/Address bus,

Perduoda valdymo signalus/Transfer control signals → Valdymo magistrale/Control bus,

 $Perduoda\ programos\ instrukcijas\ (komandas)\ tarp\ procesoriaus\ ir\ atmint \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ instructions\ between\ the\ CPU\ and\ the\ memory \rightarrow Duomen \cite{Long}/Transfer\ machine\ machine\$