Pradėta	Pirmadienis, 7 lapkričio 2022, 17:07
Būsena	Baigtas
Baigta	Pirmadienis, 7 lapkričio 2022, 17:12
Sugaišta laiko	4 min 46 sek.
Balai	1.50/4.00
Įvertinimas	3.75 iš maks. 10.00 (37.5 %)

Klausimas 1

Neteisinga

Balas 0.00 iš 1.00

Pagal kokią sąlygą galima atlikti perėjimą įgyvendinant vieną sąlyginio perėjimo instrukciją išnagrinėtoje 16-is bitų H. arch.? Which conditions allow implementation of a single conditional jump instruction in the specified 16-bit H. arch. CPU?

- ☑ a. Perėjimas, jei A nelygus 0/Jump if A is not 0

 ✓
- ☑ c. Perėjimas, jei IDX teigiamas/Jump if IDX is teigiamas X
- d. Perėjimas, jei A neigiamas/Jump if A is negative
- ☑ e. Perėjimas, jei IDX neigiamas/Jump if IDX is negative X

Your answer is incorrect.

Teisingas atsakymas yra:

Perėjimas, jei A nelygus 0/Jump if A is not 0,

Perėjimas, jei A teigiamas/Jump if A is positive,

Perėjimas, jei A neigiamas/Jump if A is negative

Klausimas 2

Iš dalies teisingas

Balas 0.50 iš 1.00

Kurie įrenginiai gali būti ALĮ duomenų šaltiniais išnagrinėtoje 16-bitų Harvardo architektūroje?

Which components can be ALU data sources in the examined 16-bit Harvard architecture?

- a. IDX registras/register
- c. Accumulator/akumuliatorius (A)
- d. Decoder ROM
- ✓ e. Data RAM

Your answer is partially correct.

Jūs teisingai pasirinkę 2.

Teisingas atsakymas yra:

Program ROM,

Data RAM,

IDX registras/register,

Accumulator/akumuliatorius (A)

Klausimas 3

Teisinga

Balas 1.00 iš 1.00

Koks kompiuterio mazgas/-ai leidžia gauti vienintelio aktyvuoto signalo numerį dvejetainėje skaičiavimo sistemoje?

Which computer component(s) allow to obtain the binary number of the single activated signal?

- ☑ a. Prioritetinis šifratorius/Priority encoder ✔
- 🔲 b. 3-jų būsenų magistralės buferis, valdomas dekoderio/3-state buffer controlled by a decoder
- ☑ c. Šifratorius/Encoder
 ✓
- d. Demultiplekseris/Demultiplexer
- e. Multiplekseris/Multiplekser

Your answer is correct.

Teisingas atsakymas yra:

Prioritetinis šifratorius/Priority encoder,

Šifratorius/Encoder

Klausimas 4

Neteisinga

Balas 0.00 iš 1.00

Kokiomis priemonėmis galima realizuoti bet kokią loginę funkciją?

Which means allow you to implement arbitrary logic function?

- a. Tik skaitymui skirta atmintis/ROM
- b. Multiplekseris/Multiplexor
- ☑ c. Loginis tinklas tik iš griežtosios disjunkcijos (XOR) ventilių/A logic network composed only of XOR gates
 X
- ☑ d. Loginis tinklas tik iš IR ir NE ventilių/A logic network composed only of AND and NOT gates
- ☑ e. RAM atmintis/RAM

 ✓

Your answer is incorrect.

Teisingas atsakymas yra:

Tik skaitymui skirta atmintis/ROM,

RAM atmintis/RAM,

Loginis tinklas tik iš IR ir NE ventilių/A logic network composed only of AND and NOT gates,

Multiplekseris/Multiplexor