

Занятие №4

# Полупроводники

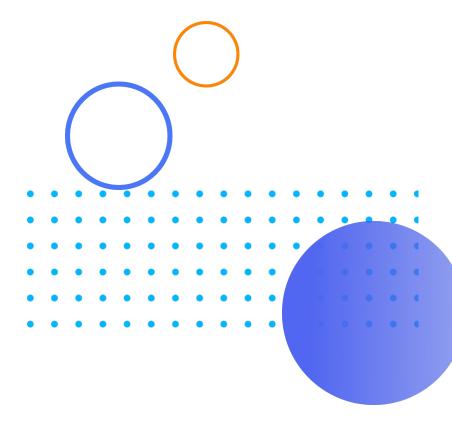
Транзисторы



#### На этом занятии 🛣

- **Полупроводники** 
  - Диоды
  - Стабилитроны
  - Транзисторы
  - Схемы подключения
  - Практический блок





#### 

#### Определение



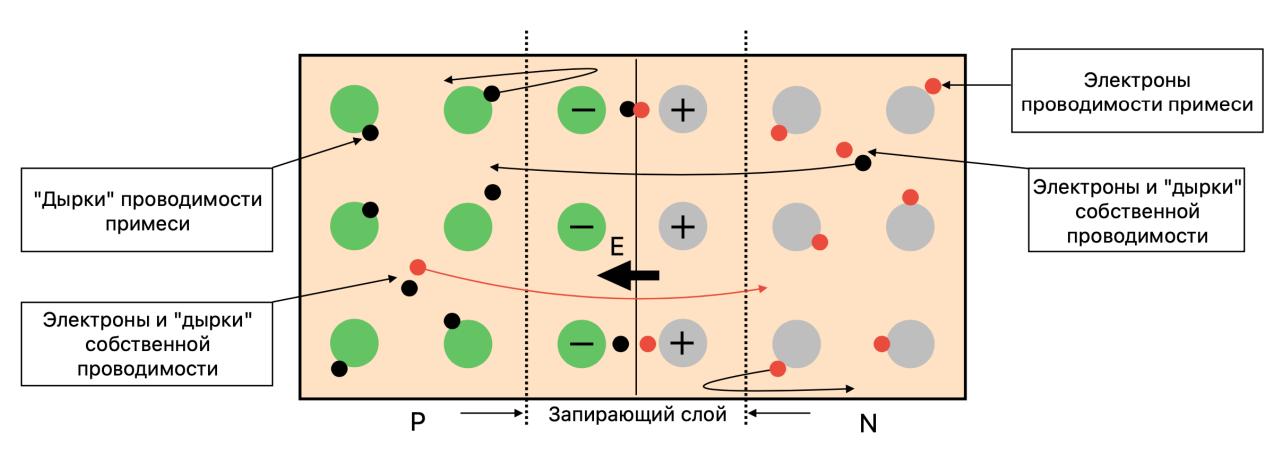
«Это переход между двумя областями полупроводников, одна из которых имеет электропроводность N-типа, а другая — P-типа.»

Negative — отрицательная проводимость Positive — положительная проводимость

#### PN-переход <u></u>

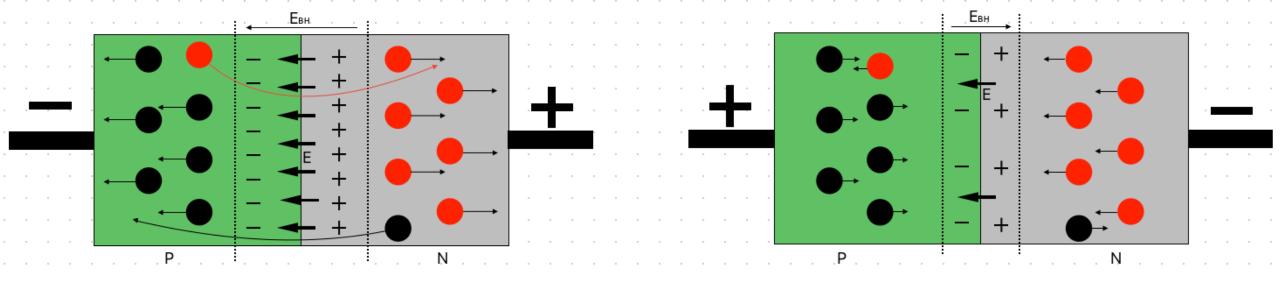






## PN-переход <u></u>





Обратное включение

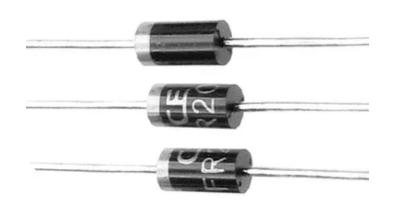
Прямое включение





Диод – это электрическое устройство, которое позволяет току проходить через него в одном направлении с гораздо большей легкостью, чем в другом.



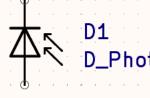


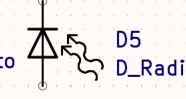


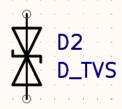


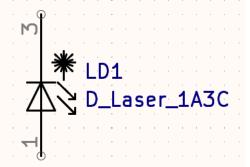








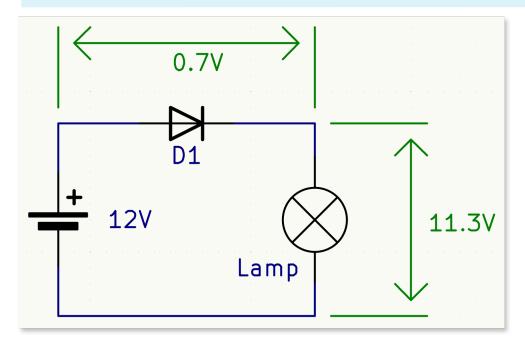




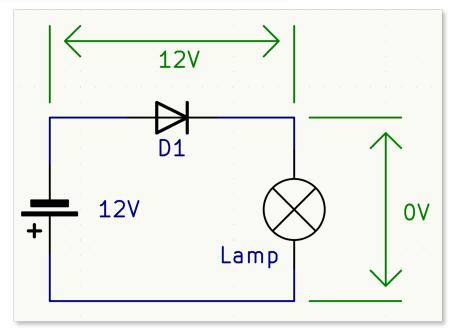
## Диод 🥒







Прямое смещение



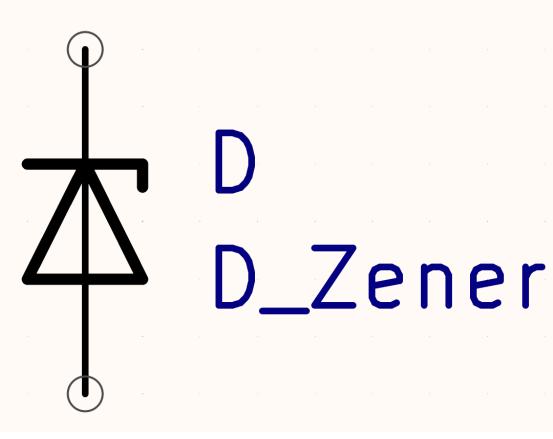
Обратное смещение

## Стабилитрон \_/

Стабилитрон – это особый тип диода, созданный для обеспечения стабильности напряжения.







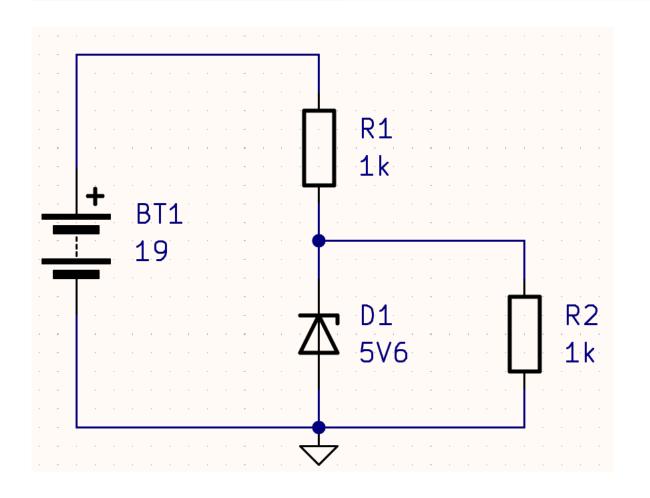


Внешний вид

### Стабилитрон \_/

Пример





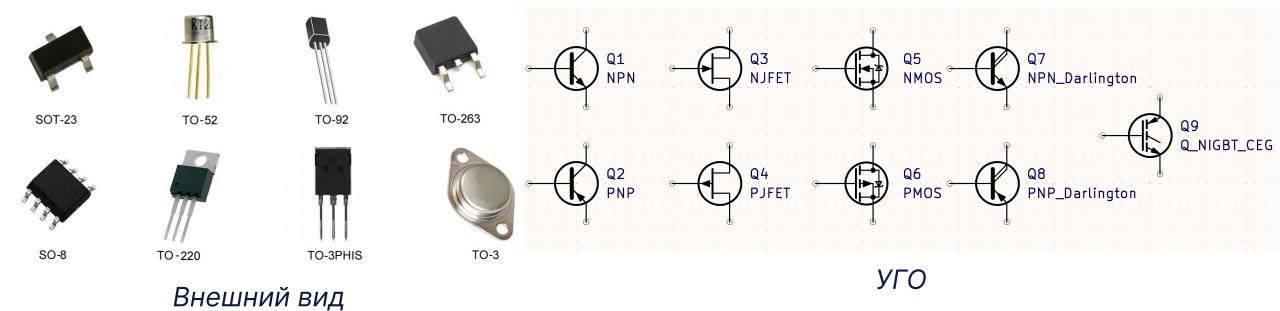


#### Транзисторы \_/



Транзистор - это полупроводниковый элемент, используемый для управления электрическим током.



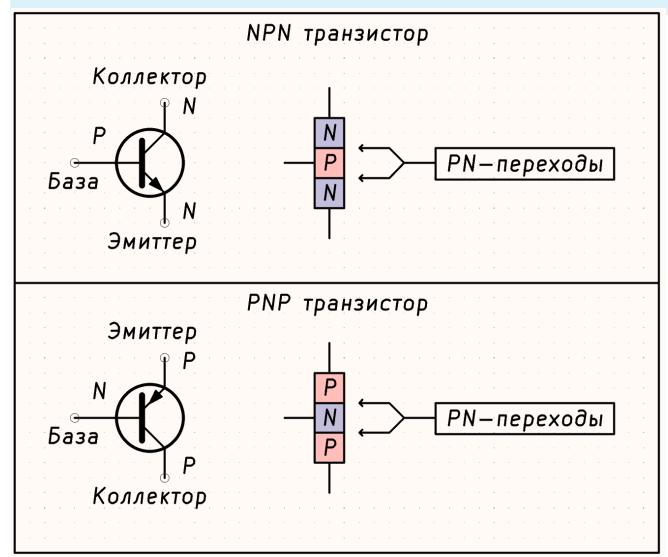


#### Биполярные 🧵



BJT, Bipolar Junction Transistors





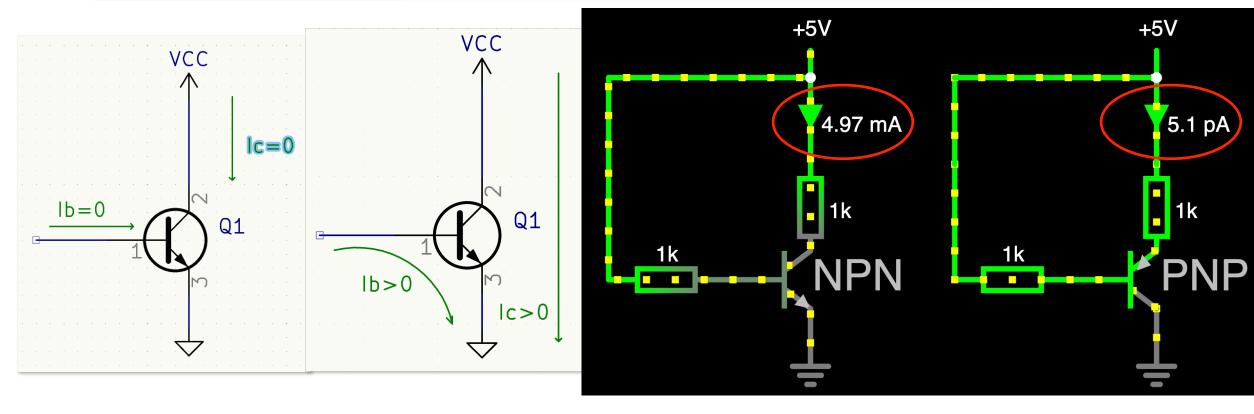
 $h_{FE}$  ( $h_{21}$ ,  $\beta$ )- это коэффициент усиления транзистора.

#### Биполярные 🥒



BJT, Bipolar Junction Transistors



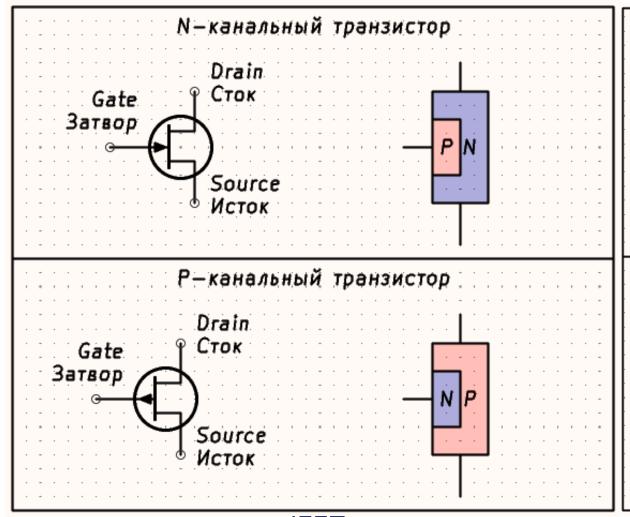


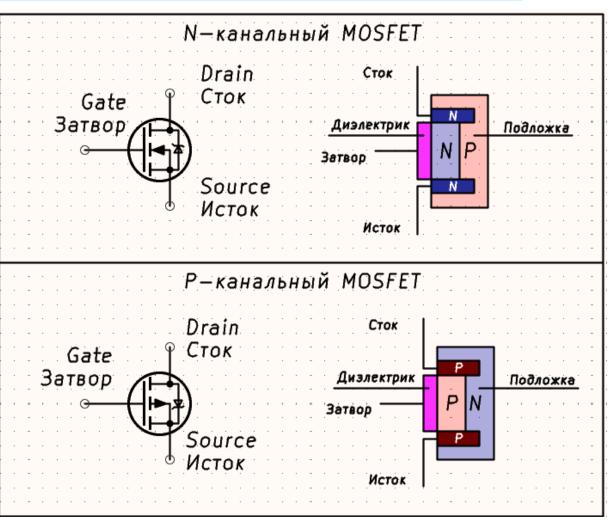
#### Полевые 🥖



FET, Field Effect transistors







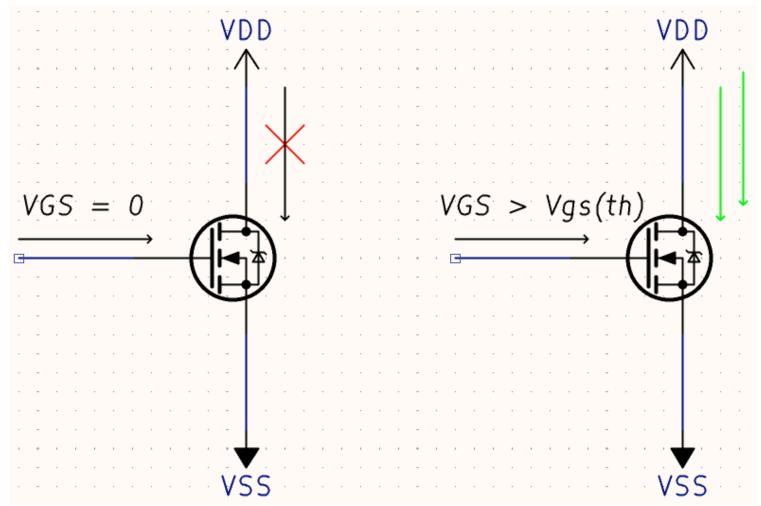
**JFET** 

MOSFET

### Полевые 🥖







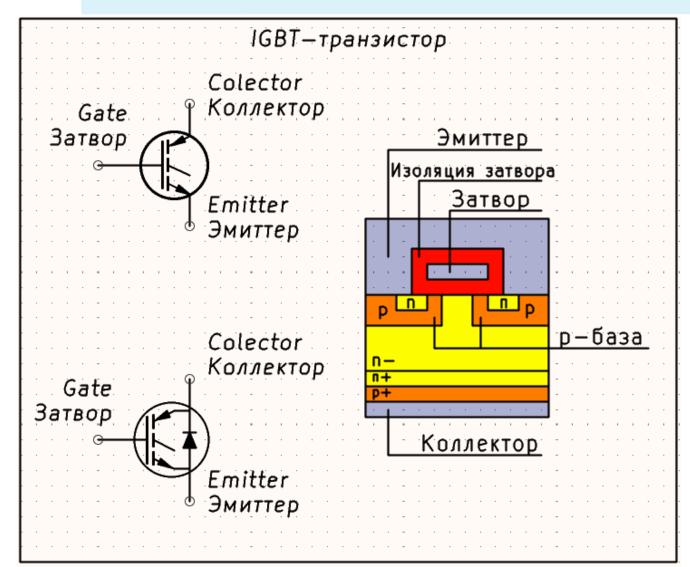
#### Биполярный с изолированным затвором 🥖





IGBT, Insulated Gate Bipolar Transistor





Биполярный транзистор образован слоями р+ (эмиттер), п (база), р (коллектор);

Полевой — слоями n (исток), n+ (сток) и металлической пластиной (затвор). Слои р+ и р имеют внешние выводы, включаемые в силовую цепь.

#### Схемы включения транзисторов \_/



Общий эмиттер (common emitter)

Общий коллектор (common collector)

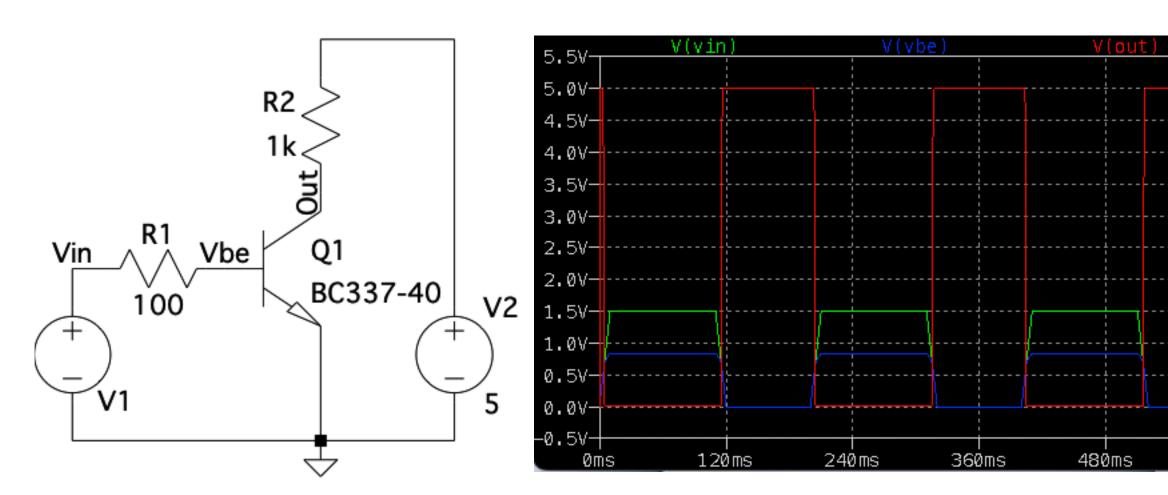
Общая база (common base)

#### Схемы включения транзисторов \_/

Общий эмиттер



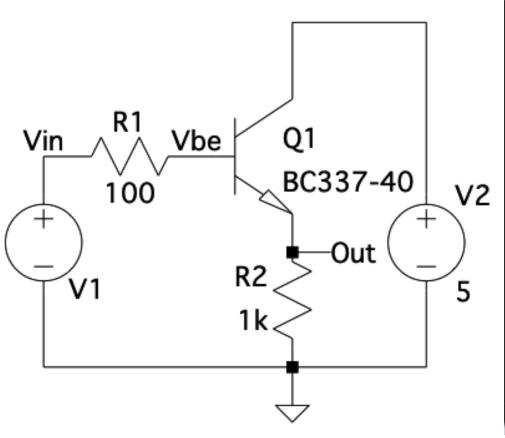
600ms

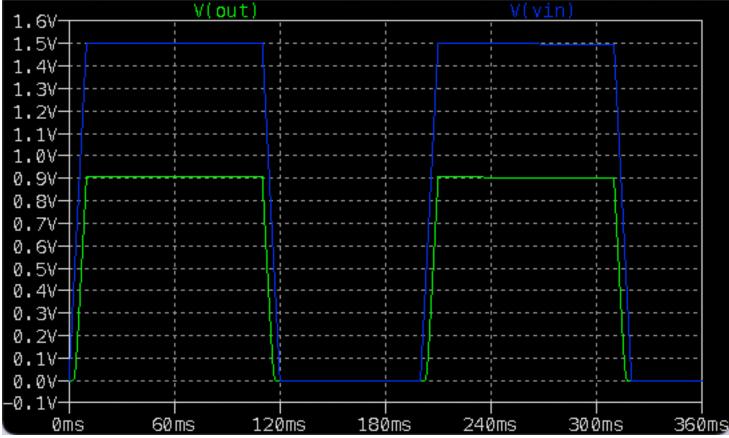


#### Схемы включения транзисторов /

Общий коллектор







#### Схемы включения транзисторов \_/

Общая база



