Sistem bazat pe AMD ZYNQ 7000 Instagantt Read-only view, generated on 07 Apr 2024 May 2024 ACTIVITIES 22 23 24 25 26 27 28 29 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 1 2 3 4 5 6 7 8 23/Feb 01/Mar Săptămâna 1: Initierea proiectu... Săptămâna 1: Inițierea proiectului ✓ Task 1.1: Efectuați o revizuir... Unassigned 23/Feb 01/Mar Task 1.1: Efectuați o revizuire detaliată a cerințelor și specificațiilor proiectului. 23/Feb 01/Mar Task 1.2: Configurați mediul de dezvoltare: Instalați Vivado+EDK și pregătiți configurarea hardware-ului ARM ZYNQ. Task 1.3: Elaborarea planul... Unassigned Task 1.3: Elaborarea planului inițial al proiectului, inclusiv etapele de referință și livrabile. Săptămâna 2: Proiectare și plan. 01/Mar 08/Mar Săptămâna 2: Proiectare și planificare preliminară ✓ Task 2.1: Aprofundare în do... Unassigned 01/Mar 08/Mar Not started 0% Task 2.1: Aprofundare în documentația AMD ZYNQ 7000 și în nucleele IP relevante (SISTEMUL DE PROCESARE ZYNQ, BRAM, FIFO etc.). 08/Mar 15/Mar Săptămâna 3: Dezvoltarea funcționalității de bază FPGA - Partea 1 Săptămâna 3: Dezvoltarea func.. Task 3.1: Începeți dezvoltar... Unassigned Task 3.1: Începeți dezvoltarea FPGA cu funcționalități de bază: hold, soft reset și timestamp. 8 🕢 Task 3.2: Implementați func... Unassigned Task 3.2: Implementați funcționalitatea watchdog și interfața de bază de programare 🗚 XI Lite. 9 🕢 Task 3.3: Efectuați testarea ... Unassigned 08/Mar 15/Mar Task 3.3: Efectuați testarea inițială a funcționalităților FPGA implementate. Săptămâna 4: Dezvoltarea func.. 15/Mar 22/Mar Săptămâna 4: Dezvoltarea funcționalității de bază FPGA - Partea 2 ✓ Task 4.1: Dezvoltați FIFO de ... Unassigned 15/Mar 19/Mar Fask 4.1: Dezvoltați FIFO de intrare și FIFO de ieșire pentru fluxul de date. ✓ Task 4.2: Efectuați testarea ... Unassigned 15/Mar 22/Mar Task 4.2: Efectuați testarea inițială a funcționalităților FPGA implementate. Săptămâna 5: Configurare DM... 22/Mar 29/Mar Săptămâna 5: Configurare DMA și integrare software 4 🕢 Task 5.1: Configurați DMA p... Unassigned 22/Mar 26/Mar Task 5.1: Configurați DMA pentru fluxul de intrare și de ieșire. Task 5.2: Începeți integrare... Unassigned 22/Mar 29/Mar Task 5.2: Începeți integrarea funcționalităților FPGA cu software-ul încorporat. Săptămâna 6: Integrarea siste.. 29/Mar 05/Apr Săptămâna 6: Integrarea sistemului și testarea inițială: Task 6.1: Integrați toate fun... Unassigned 29/Mar 03/Apr Not started 0% Task 6.1: Integrați toate funcționalitățile FPGA dezvoltate. 8 🕢 Task 6.2: Efectuați testarea ... Unassigned Task 6.2: Efectuați testarea integrării la nivel de sistem. Săptămâna 7 - 8 - 9 - 10: Dezvol.. 05/Apr 03/May Săptămâna 7 - 8 - 9 - 10: Dezvoltare software încorporat - Configurare inițială 20 Task 7/8/9/10.1: Mediul de... Unassigned Task 7/8/9/10.1: Mediul de dezvoltare a procesorului dual-core ARM. Task 7/8/9/10.2: Dezvoltarea modelului C pentru blocurile de procesare în flux. Task 7/8/9/10.3: Multithreading de bază și gestionarea întreruperilor în software. Săptămâna 11: Dezvoltare și op.. 03/May 10/May Săptămâna 11: Dezvoltare și optimizare avansată de software 4 🕢 Task 11.1: Optimizați softwa... Unassigned 03/May 06/May Task 11.1: Optimizați software-ul încorporat pentru performanță și fiabilitate. Not started 0% 25 Task 11.2: Îmbunătățiți soft... Unassigned Task 11.2: Îmbunătățiți software-ul cu funcții suplimentare bazate pe feedback-ul de testare a integrării. 26 Task 11.3: Implementați cap... Unassigned 08/May 10/May Task 11.3: Implementați capabilități avansate de gestionare a întreruperilor și multithreading. Săptămâna 12: Testare cuprinz.. 10/May 17/May Săptămâna 12: Testare cuprinzătoare a sistemului 28 Task 12.1: Efectuati teste cu... Unassigned Task 12.1: Efectuați teste cuprinzătoare ale sistemului, inclusiv teste de stres, performanță și fiabilitate Task 12.2: Rafinați sistemul pe baza rezultatelor cuprinzătoare ale testării. 29 Task 12.2: Rafinați sistemul ... Unassigned 30 Task 12.3: Validaţi funcţiona... Unassigned 16/May 17/May Task 12.3: Validați funcționalitatea finală a sistemului în raport cu cerințele inițiale. Săptămâna 13 - 14 - 15: Finaliza.. 17/May Săptămâna 13 - 14 - 15: Finalizare și documentare 32 **(** Task 13/ 14/ 15.1: Finalizați ...

Task 13/14/15.1: Finalizați toate funcționalitățile sistemului și asigurați conformitatea cu specificațiile proiectului. Task 13/14/15.2: Compilați documentația cuprinzătoare a proiectului, inclusiv detalii de proiectare, cod, proceduri de testare și rezultate. 07/Jun Not started 0% Task 13/14/15.3: Pregătiți un manual de utilizare sau un ghid pentru sistemul dezvoltat. Săptămâna 16: Închiderea și pr... Săptămâna 16: Închiderea și prezentarea proiectului 36 🕢 Task 16.1: Pregătiți prezent... Unassigned 07/Jun 14/Jun Task 16.1: Pregătiți prezentarea finală a proiectului, concentrându-se pe obiective, proces, provocări, soluții și realizări. Task 16.2: Repetați prezentarea și anticipați întrebările. Task 16.3: Trimiteți toate livrabilele proiectului, inclusiv codul, documentația și materialele de prezentare. 38 Task 16.3: Trimiteți toate liv... Unassigned 39 Task 16.4: Prezentați proiec... Unassigned Task 16.4: Prezentați proiectul. 07/Jun 14/Jun