

Formando(a): Daniel Abreu

Data: 29/9/2021

Ficha de Trabalho Nº5

1. O que é uma **célula** no que diz respeito a uma **memória** de um computador?

R: São fragmentos no interior da memória onde a informação fica guardada de forma a que esta possa ser endereçada.

1.1. Qual o **tamanho padrão** de uma **célula**?

R: É de 8 bits

1.2. Se uma **célula** contiver 16 bits, quantas combinações de 0s e 1s são possíveis armazenar?

R: 65 536

2. Distinga **memórias voláteis** de **não-voláteis** e dê pelo menos 2 exemplos de cada.

R: As memórias voláteis precisa de energia elétrica para funcionar e para armazenar informação, as não-voláteis não precisa.

3. Existem dois **níveis de Cache**: quais são e onde se localizam?

R: Existem a cache L1 que esta no processador, e a L2 que esta na motherboard, junto ao processador.


4. Explique o que é uma **EEPROM**.

R: São memórias que eletricamente podem ser apagadas ou modificadas. (Bios recentes)

5. Indique o que é **Fragmentação** no contexto de memória e pesquise online sobre mecanismos de ultrapassar/corrigir os fragmentos.

R: A fragmentação é a perda de espaço dentro de uma área de tamanho fixo. Ou seja, ao guardar qualquer tipo de informação num determinado espaço, se essa informação não ocupar o espaço todo, ou deixar um espaço muito pequeno que não seja possível utilizar por outro tipo de informação, dá-se perda de espaço. A isso chama-se fragmentação.

6. Guarde a resolução com o seu 1º e último nome + Nº na turma + FT5. Exemplo:
a) JorgeSousaNº21FT5.docx
7. Envie a resolução como anexo para o seguinte endereço de email:
jorge.sousa.epff@gmail.com com assunto "Ficha de Trabalho Nº5".
Nota: Envie através do seu endereço de email.

Validação de Resultados de Aprendizagens / Objetivos	
Descrever as formas de gestão da memória e do processador de um computador	Evidencia
Identificar a estrutura da memória e as funções de um processador	Evidencia
O(A) Formador(a): Jorge Sousa 	Data: 8 /11/2021