**Projet Info LDD2**

Modèle d’état des lieux du projet à compléter

Noms, prénoms des membres du groupe :

……………………………………………………………………………………………………………………………………………………

→ Expliciter l’approche choisie et l’état actuel pour chaque thème :

Fonctionnel / fonctionnel sur certains exemples / non fonctionnel

→ Les erreurs et points à améliorer sont à détailler dans la colonne Remarques.

→ Dans Remarque, préciser si les question bonus ont été abordées.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **TD** | **Thèmes** | **Code : classe / méthode** | **Tests** | **Remarques** |
| 1 | Implémentation de graphes, manipulation |  |  |  |
| 2 | remove (parent, edge…), is\_wxell\_formed, add\_input\_node, add\_output\_node |  |  |  |
| 3 | Traductions graphe/matrice d'adjacence ; génération  aléatoire de matrice / graphe |  |  |  |
| 4 | Sauvegarde (graphe vers .dot ; .dot vers graph) et représentation de graphes. Affichage (display) |  |  |  |
| 5 | Classe pour les circuitds booléens, méthode is\_cyclic, is\_well\_formed de  bool\_circ, shift\_indices |  |  |  |
| 6 | Compositions & connectivité ; iparallel, icompose, identity, connected\_components d'open\_digraph |  |  |  |
| 7 | Longueur de chemins : l'algorithme de Dijkstra, shortest\_path, associer à chaque ancêtre commun des deux nœuds sa  distance à chacun des deux nœuds |  |  |  |
| 8 | Tri topologique, chemin le plus long, mixins. |  |  |  |
| 9 | Synthèse de circuit via une formule propositionnelle. |  |  |  |
| 10 | Circuits booléens aléatoires ; Additionneur. |  |  |  |
| 11 | Réécriture : évaluation de circuits. |  |  |  |
| 12 | Réécriture : vérification d'un code de Hamming. |  |  |  |