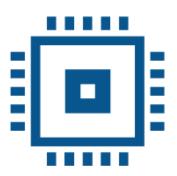
Universitatea *Transilvania* din Brașov Facultatea de Inginerie Electrică și Știința Calculatoarelor Departamentul Automatică și Informatică Aplicată

PROIECT ANALIZA ȘI SINTEZA CIRCUITELOR NUMERICE II



Profesor coordonator:

Prof. Dr. Ing. Florin Dumitru MOLDOVEANU

Studenți:

Gheorghe Cosmin-Constantin(gr.4LF422)

Feisan Paul-Gabriel (gr.4LF422)

Dobre Alexandru Nicolae (gr.4LF421)

Cuprins :

•	Tema proiectului	3
	Întocmirea diagramei de semnale "intrări-ieșiri" pentru automatul secvențial proiectat	
•	Obținerea matricei / tabelei primitive a stărilor, a matricei complete a ieșirilor, precum și a graful	ui
	de tranziții	7
•	Reducerea numărului de stări ale matricei primitive și construirea marticei reduse a stărilor	12
•	Codificarea stărilor matricei reduse	14
•	Întocmirea matricelor tranzițiilor stărilor și obținerea expresiilor funcțiilor de excitație	16
•	Întocmirea matricelor ieșirilor și obținerea expresiilor funcțiilor de ieșire ale automatului	20
•	Implementarea funcțiilor logice obținute cu circuite integrate și simularea schemei	26
•	Bibliografie	28

Facultatea de Inginerie Electrică și Știința Calculatoarelor Departamentul de Automatică și Tehnologia Informației

FIȘA PROIECTULUI DE DISCIPLINĂ

Disciplina:

Analiza și sinteza circuitelor numerice II, an III/sem. 5.

Tema de proiect nr. 32

Să se proiecteze un automat secvențial asincron al cărui caiet de sarcini este descris mai jos. În proiectarea automatului secvențial asincron se va folosi metoda matriceală / Huffman.

Caiet de sarcini:

Se consideră instalația prezentată în figura de mai jos. Aceasta trebuie să funcționeze după următorul protocol:

- la plecare, platoul P este în poziția A (limitatoarele de cap de cursă H₁ și V₁ sunt închise, H₁ = V₁ = 1 și toate motoarele pentru deplasările la dreapta, stânga, sus și jos sunt oprite);
 - se apasă pe butonul D. Această operație determină mișcarea platoului urmărind ciclul ACDA. La revenirea în poziția A, platoul trebuie să se oprească. În plus, în timpul deplasării pe traseul CDA, o lampă L, plasată pe platoul P (care poate să simbolizeze, de exemplu, executarea unei operații de către un utilaj), trebuie să fie aprinsă.

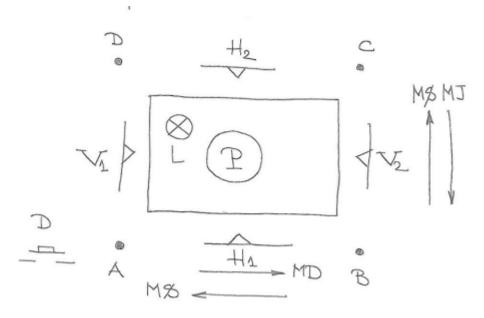


Fig. 1 Schema de principiu a instalației tehnologice.

Plecându-se din poziția inițială (toate motoarele sunt oprite), apăsarea pe butonul D va provoca apariția a două semnale de ieșire (MD – mișcare în dreapta și MS – mișcare în sus) pentru a aduce platoul de la poziția A către poziția C. Aceste două mișcări se vor încheia prin atingerea a două limitatoare de cap de cursă: MD – limitatorul V_2 , iar MS – limitatorul H_2 . În momentul în care aceste două evenimente se vor produce, aceasta înseamnă că platoul se află în punctul C și deci sunt îndeplinite și condițiile pentru aprinderea becului L și pentru deplasarea spre stânga (MS). Lampa va rămâne aprinsă până când platoul va ajunge din nou în poziția A, în timp ce mișcarea MS va dura până când se va atinge limitatorul V_1 (deci platoul va ajunge în punctul D), moment în care va începe mișcarea MJ, care la rândul ei se încheie prin atingerea de către platou a limitatorului H_1 .

Cerințe de proiectare:

În rezolvarea temei proiectului se vor trata următoarele probleme:

- Întocmirea diagramei de semnale "intrări-ieșiri" pentru automatul secvențial proiectat.
- Obținerea matricei/tabelei primitive a stărilor, a matricei complete a ieșirilor, precum și a grafului de tranziții.
- Reducerea numărului de stări ale matricei primitive şi construirea marticei reduse a stărilor.
- Codificarea stărilor matricei reduse.
- Întocmirea matricelor tranzițiilor stărilor și obținerea expresiilor funcțiilor de excitație ale automatului.
- Întocmirea matricelor ieșirilor și obținerea expresiilor funcțiilor de ieșire ale automatului.
- Implementarea funcțiilor logice obținute cu circuite integrate (se vor utiliza bistabili de tip D
 pentru implementarea secțiunii de memorie și porți logice pentru structura logică
 combinațională).
- Analiza schemei logice obținute.

Pe schema logică obținută se vor specifica tipul și gradul de utilizare al fiecărui circuit integrat.

Bibliografia recomandată:

- [1] Ştefan, Gh. *Circuite şi sisteme digitale*, Ed. Tehnică, București, 2000.
- [2] Wakerly, J.F. *Circuite digitale*, Ed. Teora, București, 2002.
- [3] Wilkinson, B. Electronică digitală. Bazele proiectării, Ed. Teora, București, 2002.
- [4] Mano, M.M. *Digital Design*, Prentice Hall International, London, 2002.
- [5] Moldoveanu, F., Floroian, D. *Circuite logice și comenzi secvențiale. Circuite logice combinaționale*, Ed. Universității Transilvania din Brașov, 2003.
- [6] Toacșe, Gh., Nicula, D. *Electronică digital* , vol. I, Ed. Tehnică, București, 2005.

Condiții de redactare:

Pentru redactare se va folosi template-ul recomandat de cadrul didactic îndrumător.

Evaluări pe parcurs:

S-a stabilit o viză pentru evaluarea pe parcurs a proiectului, în data de 17.12.2024.

Termenul de predare și susținere:

Proiectul se va preda și susține în ultima săptămână a semestrului.

Notarea proiectului:

Forma finală a proiectului trebuie să conțină rezolvări pentru toate punctele cerute prin temă iar, din punct de vedere al redactării, să aibă forma solicitată. În cursul susținerii, studentul trebuie să dovedească cunoaștera metodelor specifice de rezolvare pentru problemele date, utilizarea corectă și fluentă a termenilor specifici și interpretarea corectă a rezultatelor. Notarea va porni de la nota 10, dacă studentul a primit viza de evaluare și de la nota 7 în cazul în care studentul nu are această viză.

Octombrie 2024

Titular activități de proiect, Prof. dr. ing. Florin Dumitru MOLDOVEANU • Întocmirea diagramei de semnale "intrări-ieșiri" pentru automatul secvențial proiectat.

Semnale de intrare: $V_1,\,V_2,\,H_1,\,H_2,\,D$

Semnale de iesire: M_D(motor dreapta), M_{S1}(motor sus), M_{S2}(motor stanga), M_I(motor jos), L(lampa)

V ₁											-
V ₂											
H ₁											
H ₂											
D											
M _D											
טוייו											
M _{S1}											
M _{S2}											
MJ											
L											
	S ₀	S ₁	S ₂	S ₃	S ₄	S ₅	S ₆	S ₇	S ₈	S ₉	S ₀

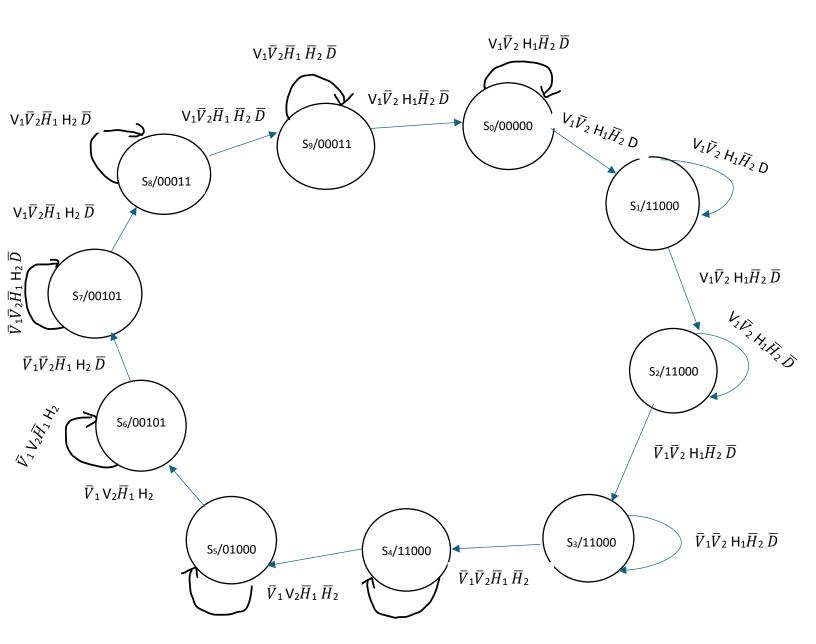
• Obținerea matricei/tabelei primitive a stărilor, a matricei complete a ieșirilor, precum și a grafului de tranziții.

Functia de tranzitie: f(S, V1, V2, H1, H2, D)

f(S ₀ ,00000)=*	f(S ₀ ,00001)=*	f(S ₀ ,00010)=*	f(S ₀ ,00011)=*	f(S ₀ ,00100)=*	f(S ₀ ,00101)=*
f(S ₁ , 00000)=*	f(S ₁ , 00001)=*	f(S ₁ , 00010)=*	f(S ₁ , 00011)=*	f(S ₁ , 00100)=*	f(S ₁ , 00101)=*
f(S ₂ , 00000)=*	f(S ₂ , 00001)=*	f(S ₂ , 00010)=*	f(S ₂ , 00011)=*	f(S ₂ , 00100)= S ₃	f(S ₂ , 00101)=*
f(S ₃ , 00000)= S ₄	f(S ₃ , 00001)=*	f(S ₃ , 00010)=*	f(S ₃ , 00011)=*	f(S ₃ , 00100)= S ₃	f(S ₃ , 00101)=*
f(S ₄ , 00000)= S ₄	f(S ₄ , 00001)=*	f(S ₄ , 00010)=*	f(S ₄ , 00011)=*	f(S ₄ , 00100)=*	f(S ₄ , 00101)=*
f(S ₅ , 00000)=*	f(S ₅ , 00001)=*	f(S ₅ , 00010)=*	f(S ₅ , 00011)=*	f(S ₅ , 00100)=*	f(S ₅ , 00101)=*
f(S ₆ , 00000)=*	f(S ₆ , 00001)=*	f(S ₆ , 00010)= S ₇	f(S ₆ , 00011)=*	f(S ₆ , 00100)=*	f(S ₆ , 00101)=*
f(S ₇ , 00000)=*	f(S ₇ , 00001)=*	f(S ₇ , 00010)= S ₇	f(S ₇ , 00011)=*	f(S ₇ , 00100)=*	f(S ₇ , 00101)=*
f(S ₈ , 00000)=*	f(S ₈ , 00001)=*	f(S ₈ , 00010)=*	f(S ₈ , 00011)=*	f(S ₈ , 00100)=*	f(S ₈ , 00101)=*
f(S ₉ , 00000)=*	f(S ₉ , 00001)=*	f(S ₉ , 00010)=*	f(S ₉ , 00011)=*	f(S ₉ , 00100)=*	f(S ₉ , 00101)=*
f(S ₀ ,00110)=*	f(S ₀ , 00111)=*	f(S ₀ ,01000)=*	f(S ₀ ,01001)=*	f(S ₀ ,01010)=*	f(S ₀ ,01011)=*
f(S ₁ , 00110)=*	f(S ₁ , 00111)=*	f(S ₁ , 01000)=*	f(S ₁ , 01001)=*	f(S ₁ , 01010)=*	f(S ₁ , 01011)=*
f(S ₂ , 00110)=*	f(S ₂ , 00111)=*	f(S ₂ , 01000)=*	f(S ₂ , 01001)=*	f(S ₂ , 01010)=*	f(S ₂ , 01011)=*
f(S ₃ , 00110)=*	f(S ₃ , 00111)=*	f(S ₃ , 01000)=*	f(S ₃ , 01001)=*	f(S ₃ , 01010)=*	f(S ₃ , 01011)=*
f(S ₄ , 00110)=*	f(S ₄ , 00111)=*	f(S ₄ , 01000)= S ₅	f(S ₄ , 01001)=*	f(S ₄ , 01010)=*	f(S ₄ , 01011)=*
f(S ₅ , 00110)=*	f(S ₅ , 00111)=*	f(S ₅ , 01000)= S ₅	f(S ₅ , 01001)=*	f(S ₅ , 01010)= S ₆	f(S ₅ , 01011)=*
f(S ₆ , 00110)=*	f(S ₆ , 00111)=*	f(S ₆ , 01000)=*	f(S ₆ , 01001)=*	f(S ₆ , 01010)= S ₆	f(S ₆ , 01011)=*
f(S7, 00110)=*	f(S ₇ , 00111)=*	f(S ₇ , 01000)=*	f(S ₇ , 01001)=*	f(S7, 01010)=*	f(S ₇ , 01011)=*
f(S ₈ , 00110)=*	f(S ₈ , 00111)=*	f(S ₈ , 01000)=*	f(S ₈ , 01001)=*	f(S ₈ , 01010)=*	f(S ₈ , 01011)=*
f(S ₉ , 00110)=*	f(S ₉ , 00111)=*	f(S ₉ , 01000)=*	f(S ₉ , 01001)=*	f(S ₉ , 01010)=*	f(S ₉ , 01011)=*
f(S ₀ ,01100)=*	f(S ₀ ,01101)=*	f(S ₀ ,01110)=*	f(S ₀ ,01111)=*	f(S ₀ ,10000)=*	f(S ₀ , 10001)=*
f(S ₁ , 01100)=*	f(S ₁ , 01101)=*	f(S ₁ , 01110)=*	f(S ₁ , 01111)=*	f(S ₁ , 10000)=*	f(S ₁ , 10001)=*
f(S ₂ , 01100)=*	f(S ₂ , 01101)=*	f(S ₂ , 01110)=*	f(S ₂ , 01111)=*	f(S ₂ , 10000)=*	f(S ₂ , 10001)=*
f(S ₃ , 01100)=*	f(S ₃ , 01101)=*	f(S ₃ , 01110)=*	f(S ₃ , 01111)=*	f(S ₃ , 10000)=*	f(S ₃ , 10001)=*
f(S ₄ , 01100)=*	f(S ₄ , 01101)=*	f(S ₄ , 01110)=*	f(S ₄ , 01111)=*	f(S ₄ , 10000)=*	f(S ₄ , 10001)=*
f(S ₅ , 01100)=*	f(S ₅ , 01101)=*	f(S ₅ , 01110)=*	f(S ₅ , 01111)=*	f(S ₅ , 10000)=*	f(S ₅ , 10001)=*
f(S ₆ , 01100)=*	f(S ₆ , 01101)=*	f(S ₆ , 01110)=*	f(S ₆ , 01111)=*	f(S ₆ , 10000)=*	f(S ₆ , 10001)=*
f(S ₇ , 01100)=*	f(S ₇ , 01101)=*	f(S ₇ , 01110)=*	f(S ₇ , 01111)=*	f(S ₇ , 10000)=*	f(S ₇ , 10001)=*
f(S ₈ , 01100)=*	f(S ₈ , 01101)=*	f(S ₈ , 01110)=*	f(S ₈ , 01111)=*	f(S ₈ , 10000)= S ₉	f(S ₈ , 10001)=*
f(S ₉ , 01100)=*	f(S ₉ , 01101)=*	f(S ₉ , 01110)=*	f(S ₉ , 01111)=*	f(S ₉ , 10000)= S ₉	f(S ₉ , 10001)=*
f(S ₀ , 10010)=*	f(S ₀ , 10011)=*	f(S ₀ , 10100)= S ₀	f(S ₀ , 10101)= S ₁	f(S ₀ , 10110)=*	f(S ₀ , 10111)=*
f(S ₁ , 10010)=*	f(S ₁ , 10011)=*	f(S ₁ , 10100)= S ₂	f(S ₁ , 10101)= S ₁	f(S ₁ , 10110)=*	f(S ₁ , 10111)=*
f(S ₂ , 10010)=*	f(S ₂ , 10011)=*	f(S ₂ , 10100)= S ₂	f(S ₂ , 10101)=*	f(S ₂ , 10110)=*	f(S ₂ , 01111)=*
f(S ₃ , 10010)=*	f(S ₃ , 10011)=*	f(S ₃ , 10100)=*	f(S ₃ , 10101)=*	f(S ₃ , 10110)=*	f(S ₃ , 01111)=*
f(S ₄ , 10010)=*	f(S ₄ , 10011)=*	f(S ₄ , 10100)=*	f(S ₄ , 10101)=*	f(S ₄ , 10110)=*	f(S ₄ , 01111)=*
f(S ₅ , 10010)=*	f(S ₅ , 10011)=*	f(S ₅ , 10100)=*	f(S ₅ , 10101)=*	f(S ₅ , 10110)=*	f(S ₅ , 01111)=*
f(S ₆ , 10010)=*	f(S ₆ , 10011)=*	f(S ₆ , 10100)=*	f(S ₆ , 10101)=*	f(S ₆ , 10110)=*	f(S ₆ , 01111)=*
f(S ₇ , 10010)= S ₈	f(S ₇ , 10011)=*	f(S ₇ , 10100)=*	f(S ₇ , 10101)=*	f(S ₇ , 10110)=*	f(S7, 01111)=*
f(S ₈ , 10010)= S ₈	f(S ₈ , 10011)=*	f(S ₈ , 10100)=*	f(S ₈ , 10101)=*	f(S ₈ , 10110)=*	f(S ₈ , 01111)=*
f(S ₉ , 10010)=*	f(S ₉ , 10011)=*	f(S ₉ , 10100)= S ₀	f(S ₉ , 10101)=*	f(S ₉ , 10110)=*	f(S ₉ , 01111)=*

	l	I	I	I	1
f(S ₀ , 11000)=*	f(S ₀ , 11001)=*	f(S ₀ , 11010)=*	f(S ₀ , 11011)=*	f(S ₀ , 11100)=*	f(S ₀ , 11101)=*
f(S ₁ , 11000)=*	f(S ₁ , 11001)=*	f(S ₁ , 11010)=*	f(S ₁ , 11011)=*	f(S ₁ , 11100)=*	f(S ₁ , 11101)=*
f(S ₂ , 11000)=*	f(S ₂ , 11001)=*	f(S ₂ , 11010)=*	f(S ₂ , 11011)=*	f(S ₂ , 11100)=*	f(S ₂ , 11101)=*
f(S ₃ , 11000)=*	f(S ₃ , 11001)=*	f(S ₃ , 11010)=*	f(S ₃ , 11011)=*	f(S ₃ , 11100)=*	f(S ₃ , 11101)=*
f(S ₄ , 11000)=*	f(S ₄ , 11001)=*	f(S ₄ , 11010)=*	f(S ₄ , 11011)=*	f(S ₄ , 11100)=*	f(S ₄ , 11101)=*
f(S ₅ , 11000)=*	f(S ₅ , 11001)=*	f(S ₅ , 11010)=*	f(S ₅ , 11011)=*	f(S ₅ , 11100)=*	f(S ₅ , 11101)=*
f(S ₆ , 11000)=*	f(S ₆ , 11001)=*	f(S ₆ , 11010)=*	f(S ₆ , 11011)=*	f(S ₆ , 11100)=*	f(S ₆ , 11101)=*
f(S ₇ , 11000)=*	f(S ₇ , 11001)=*	f(S ₇ , 11010)=*	f(S ₇ , 11011)=*	f(S ₇ , 11100)=*	f(S ₇ , 11101)=*
f(S ₈ , 11000)=*	f(S ₈ , 11001)=*	f(S ₈ , 11010)=*	f(S ₈ , 11011)=*	f(S ₈ , 11100)=*	f(S ₈ , 11101)=*
f(S ₉ , 11000)=*	f(S ₉ , 11001)=*	f(S ₉ , 11010)=*	f(S ₉ , 11011)=*	f(S ₉ , 11100)=*	f(S ₉ , 11101)=*
f(S ₀ , 11110)=*	f(S ₀ , 11111)=*				
f(S ₁ , 11110)=*	f(S ₁ , 11111)=*				
f(S ₂ , 11110)=*	f(S ₂ , 11111)=*				
f(S ₃ , 11110)=*	f(S ₃ , 11111)=*				
f(S ₄ , 11110)=*	f(S ₄ , 11111)=*				
f(S ₅ , 11110)=*	f(S ₅ , 11111)=*				
f(S ₆ , 11110)=*	f(S ₆ , 11111)=*				
f(S ₇ , 11110)=*	f(S ₇ , 11111)=*				
f(S ₈ , 11110)=*	f(S ₈ , 11111)=*				
f(S ₉ , 11110)=*	f(S ₉ , 11111)=*				

MD(Motor dreapta): $g(S_1) = g(S_2) = g(S_3) = g(S_4) = 1$; $g(S_0) = g(S_5) = g(S_6) = g(S_7) = g(S_8) = g(S_9) = 0$ MS1(Motor sus): $g(S_1) = g(S_2) = g(S_3) = g(S_4) = g(S_5) = 1$; $g(S_0) = g(S_6) = g(S_7) = g(S_8) = g(S_9) = 0$ MJ(Motor jos): $g(S_8) = g(S_9) = 1$; $g(S_0) = g(S_1) = g(S_2) = g(S_3) = g(S_4) = g(S_5) = g(S_6) = g(S_7) = 0$ MS2(Motor stanga): $g(S_6) = g(S_7) = 1$; $g(S_0) = g(S_1) = g(S_2) = g(S_3) = g(S_4) = g(S_5) = g(S_8) = g(S_9) = 0$ L(Lampa): $g(S_6) = g(S_7) = g(S_8) = g(S_9) = 1$; $g(S_0) = g(S_1) = g(S_2) = g(S_3) = g(S_4) = g(S_5) = 0$



Matricea primitiva a starilor

$S_k/V_1V_2H_1H_2D$	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
S ₀	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₁	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₂	*	*	*	*	*	*	*	S ₃	*	*	*	*	*
S ₃	S ₄	*	*	*	*	*	*	\mathbb{G}_3	*	*	*	*	*
S ₄	(S ₄)	*	*	*	*	*	*	*	*	*	*	*	*
S ₅	*	*	*	*	*	*	*	*	*	*	*	*	S ₆
S ₆	*	*	*	S ₇	*	*	*	*	*	*	*	*	(S ₆)
S ₇	*	*	*	(S ₇)	*	*	*	*	*	*	*	*	*
S ₈	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₉	*	*	*	*	*	*	*	*	*	*	*	*	*

$S_k/V_1V_2H_1H_2D$	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
S ₀	*	*	*	*	*	*	*	*	*	*	*	(S)	S ₁
S ₁	*	*	*	*	*	*	*	*	*	*	*	S ₂	(S ₁)
S ₂	*	*	*	*	*	*	*	*	*	*	*	(S ₂)	*
S ₃	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₄	*	*	S ₅	*	*	*	*	*	*	*	*	*	*
S ₅	*	*	(S ₅)	*	*	*	*	*	*	*	*	*	*
S ₆	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₇	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₈	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₉	*	*	*	*	*	*	*	*	*	*	*	S ₀	*

$S_k/V_1V_2H_1H_2D$	10111	10110	10010	10011	10001	10000	MD	MS1	MS2	MJ	L
S ₀	*	*	*	*	*	*	0	0	0	0	0
S ₁	*	*	*	*	*	*	1	1	0	0	0
S ₂	*	*	*	*	*	*	1	1	0	0	0
S ₃	*	*	*	*	*	*	1	1	0	0	0
S ₄	*	*	*	*	*	*	1	1	0	0	0
S ₅	*	*	*	*	*	*	0	1	0	0	0
S ₆	*	*	*	*	*	*	0	0	1	0	1
S ₇	*	*	S ₈	*	*	*	0	0	1	0	1
S ₈	*	*	(S ₈)	*	*	S ₉	0	0	0	1	1
S ₉	*	*	*	*	*	(S ₉)	0	0	0	1	1

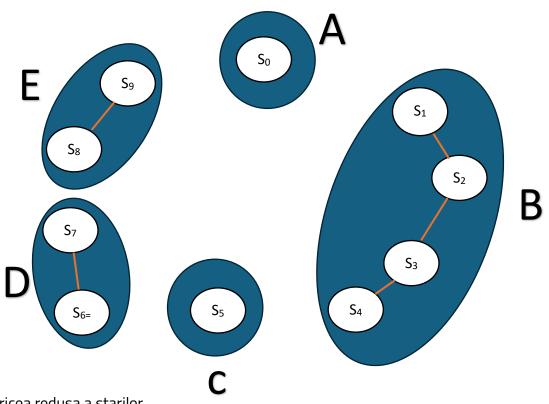
Matricea completă a iesirilor

$S_k/V_1V_2H_1H_2D$	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
S ₀	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₁	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₂	*	*	*	*	*	*	*	11000	*	*	*	*	*
S ₃	11000	*	*	*	*	*	*	(11000)	*	*	*	*	*
S ₄	(11000)	*	*	*	*	*	*	*	*	*	*	*	*
S ₅	*	*	*	*	*	*	*	*	*	*	*	*	0 0-
S ₆	*	*	*	00101	*	*	*	*	*	*	*	*	(00101)
S ₇	*	*	*	(00101)	*	*	*	*	*	*	*	*	*
S ₈	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₉	*	*	*	*	*	*	*	*	*	*	*	*	*

	_		1	1						ı	ı	ı	ı
$S_k/V_1V_2H_1H_2D$	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
S ₀	*	*	*	*	*	*	*	*	*	*	*	0000	000
S ₁	*	*	*	*	*	*	*	*	*	*	*	11000	11000
S ₂	*	*	*	*	*	*	*	*	*	*	*	(1000)	*
S ₃	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₄	*	*	-1000	*	*	*	*	*	*	*	*	*	*
S ₅	*	*	(1000)	*	*	*	*	*	*	*	*	*	*
S ₆	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₇	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₈	*	*	*	*	*	*	*	*	*	*	*	*	*
S ₉	*	*	*	*	*	*	*	*	*	*	*	000	*

$S_k/V_1V_2H_1H_2D$	10111	10110	10010	10011	10001	10000
S ₀	*	*	*	*	*	*
S ₁	*	*	*	*	*	*
S ₂	*	*	*	*	*	*
S ₃	*	*	*	*	*	*
S ₄	*	*	*	*	*	*
S ₅	*	*	*	*	*	*
S ₆	*	*	*	*	*	*
S ₇	*	*	001	*	*	*
S ₈	*	*	00011	*	*	00011
S ₉	*	*	*	*	*	(00011)

• Reducerea numărului de stări ale matricei primitive și construirea marticei reduse a stărilor.



Matricea redusa a starilor

$S_k/V_1V_2H_1H_2D$	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
A0	*	*	*	*	*	*	*	*	*	*	*	*	*
B1, 2, 3, 4	<u>S</u> 4	*	*	*	*	*	*	(S ₃)	*	*	*	*	*
C5	*	*	*	*	*	*	*	*	*	*	*	*	S ₆
D6, 7	*	*	*	© 7)	*	*	*	*	*	*	*	*	S 6
E8, 9	*	*	*	*	*	*	*	*	*	*	*	*	*

$S_k/V_1V_2H_1H_2D$	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
Α	*	*	*	*	*	*	*	*	*	*	*	S	S ₁
В	*	*	S ₅	*	*	*	*	*	*	*	*	(52)	(S ₁)
С	*	*	(S ₅)	*	*	*	*	*	*	*	*	*	*
D	*	*	*	*	*	*	*	*	*	*	*	*	*
E	*	*	*	*	*	*	*	*	*	*	*	S ₀	*

$S_k/V_1V_2H_1H_2D$	10111	10110	10010	10011	10001	10000	MD	MS1	MS2	MJ	L
Α	*	*	*	*	*	*	0	0	0	0	0
В	*	*	*	*	*	*	1	1	0	0	0
С	*	*	*	*	*	*	0	1	0	0	0
D	*	*	S ₈	*	*	*	0	0	1	0	1
Е	*	*	(8)	*	*	(S ₉)	0	0	0	1	1

Matricea redusa a iesirilor

S _k /V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
Α	*	*	*	*	*	*	*	*	*	*	*	*	*
В	(11000)	*	*	*	*	*	*	(11000)	*	*	*	*	*
С	*	*	*	*	*	*	*	*	*	*	*	*	00-
D	*	*	*	(00101)	*	*	*	*	*	*	*	*	(0101)
E	*	*	*	*	*	*	*	*	*	*	*	*	*

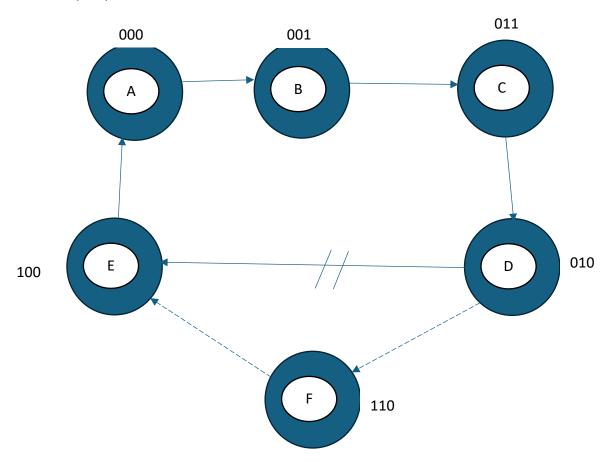
$S_k/V_1V_2H_1H_2D$	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
Α	*	*	*	*	*	*	*	*	*	*	*	00000	000
В	*	*	-1000	*	*	*	*	*	*	*	*	(11000)	11000
С	*	*	Q1000	*	*	*	*	*	*	*	*	*	*
D	*	*	*	*	*	*	*	*	*	*	*	*	*
E	*	*	*	*	*	*	*	*	*	*	*	000	*

$S_k/V_1V_2H_1H_2D$	10111	10110	10010	10011	10001	10000
Α	*	*	*	*	*	*
В	*	*	*	*	*	*
С	*	*	*	*	*	*
D	*	*	001	*	*	*
E	*	*	(00011)	*	*	(00011)

• Codificarea stărilor matricei reduse

q = 5 stari reduse

 2^{3} >=q => p = 3 => 3 variabile de stare



Matricea codificata a starilor

$S_k/V_1V_2H_1H_2D$	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	(S ₄)	*	*	*	*	*	*	(S ₃)	*	*	*	*	*
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	S ₆
010(D)	*	*	*	(7)	*	*	*	*	*	*	*	*	6
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*

$S_k/V_1V_2H_1H_2D$	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
000	*	*	*	*	*	*	*	*	*	*	*	S	S ₁
001	*	*	S ₅	*	*	*	*	*	*	*	*	(52)	(S ₁)
011	*	*	(5)	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	*	*	*	S ₀	*

$S_k/V_1V_2H_1H_2D$	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*
001	*	*	*	*	*	*
011	*	*	*	*	*	*
010	*	*	S ₈	*	*	*
110	*	*	S ₈	*	*	*
111	*	*	*	*	*	*
101	*	*	*	*	*	*
100	*	*	(8)	*	*	(9)

• Întocmirea matricelor tranzițiilor stărilor și obținerea expresiilor funcțiilor de excitație ale automatului.

Matricea tranzitiilor starilor

y1, y2, y3 / V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	001	*	*	*	*	*	*	001	*	*	*	*	*
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	010
010(D)	*	*	*	010	*	*	*	*	*	*	*	*	010
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3 / V ₁ V ₂ H ₁ H ₂ D	01011	01001	01000	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101
000	*	*	*	*	*	*	*	*	*	*	*	000	001
001	*	*	011	*	*	*	*	*	*	*	*	001	001
011	*	*	011	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	*	*	*	000	*

y1, y2, y3 / V ₁ V ₂ H ₁ H ₂ D	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*
001	*	*	*	*	*	*
011	*	*	*	*	*	*
010	*	*	100	*	*	*
110	*	*	100	*	*	*
111	*	*	*	*	*	*
101	*	*	*	*	*	*
100	*	*	100	*	*	100

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	0	*	*	*	*	*	*	0	*	*	*	*	*	*	*	0
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	0
010(D)	*	*	*	0	*	*	*	*	*	*	*	*	0	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	1	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	1	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	1	*	*	1

 $Y_1=V_1\overline{V}_2\overline{H}_1$

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	0	*	*	*	*	*	*	0	*	*	*	*	*	*	*	1
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	1	*	*	1
010(D)	*	*	*	1	*	*	*	*	*	*	*	*	1	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	0	*	*	0

$$Y_2 = V_2 + \overline{V}_1 y_2$$

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	1	*	*	*	*	*	*	1	*	*	*	*	*	*	*	1
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	1
010(D)	*	*	*	0	*	*	*	*	*	*	*	*	0	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	1	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	1	1	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	0	*	*	0

 $Y_3 = \bar{y}_1 \bar{y}_2 y_3 + \bar{V}_1 H_1 + \bar{V}_1 \bar{y}_1 \bar{y}_2 + V_1 \bar{V}_2 H_1 D$

• Întocmirea matricelor ieșirilor și obținerea expresiilor funcțiilor de ieșire ale automatului

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	11000	*	*	*	*	*	*	11000	*	*	*	*	*	*	*	-1000
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	00-	*	*	01000
010(D)	*	*	*	00101	*	*	*	*	*	*	*	*	00101	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	00000	000	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	11000	11000	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	001	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	000	*	*	*	00011	*	*	00011

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	1	*	*	*	*	*	*	1	*	*	*	*	*	*	*	-
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	0-	*	*	0
010(D)	*	*	*	0	*	*	*	*	*	*	*	*	0	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	-	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	1	1	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	0	*	*	0

MD= $\bar{y}_1\bar{y}_2y_3$

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	1	*	*	*	*	*	*	1	*	*	*	*	*	*	*	1
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	-	*	*	1
010(D)	*	*	*	0	*	*	*	*	*	*	*	*	0	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	-	*	*	*	*	*	*
001	*	*	*	*	*	*		*	1	1	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	0	*	*	0

 $MS_1=\bar{y}_1y_3$

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	0	*	*	*	*	*	*	0	*	*	*	*	*	*	*	0
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	-	*	*	0
010(D)	*	*	*	1	*	*	*	*	*	*	*	*	1	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	-	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	0	*	*	*	0	*	*	0

 $MS_2=y_2\overline{y}_3$

00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
0	*	*	*	*	*	*	0	*	*	*	*	*	*	*	0
*	*	*	*	*	*	*	*	*	*	*	*	0	*	*	0
*	*	*	0	*	*	*	*	*	*	*	*	0	*	*	*
*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
	* 0	* * *	* * * * * * * * * * * * * * * * * * * *	* * * * * * * * * * * * * * * * * * *											

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
011	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	-	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	-	*	*	*	1	*	*	1

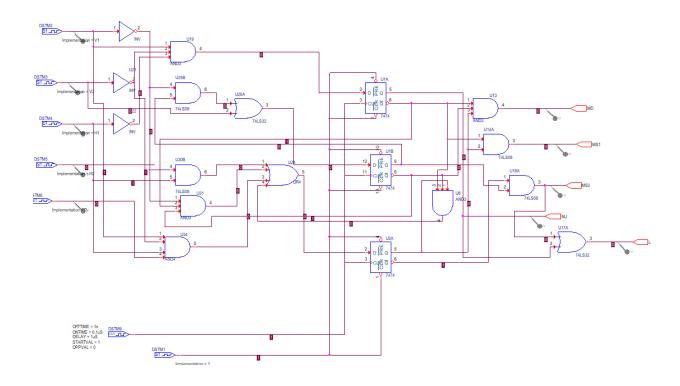
 $MJ=y_1$

y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	00000	00001	00011	00010	00110	00111	00101	00100	01100	01101	01111	01110	01010	01011	01001	01000
000(A)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
001(B)	0	*	*	*	*	*	*	0	*	*	*	*	*	*	*	0
011(C)	*	*	*	*	*	*	*	*	*	*	*	*	-	*	*	0
010(D)	*	*	*	1	*	*	*	*	*	*	*	*	1	*	*	*
110(F)	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
100(E)	*	*	*	*		*	*	*	*	*	*	*	*	*	*	*

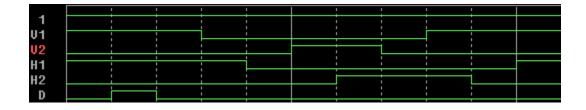
y1, y2, y3/V ₁ V ₂ H ₁ H ₂ D	11000	11001	11011	11010	11110	11111	11101	11100	10100	10101	10111	10110	10010	10011	10001	10000
000	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
001	*	*	*	*	*	*	*	*	0	0	*	*	*	*	*	*
011	*	*	*	*	*		*	*	*	*	*	*	*	*	*	*
010	*	*	*	*	*	*	*	*	*	*	*	*	1	*	*	*
110	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
111	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*	*
101	*	*	*	*	*	*		*	*	*	*	*	*	*	*	*
100	*	*	*	*	*	*	*	*	-	*	*	*	1	*	*	1

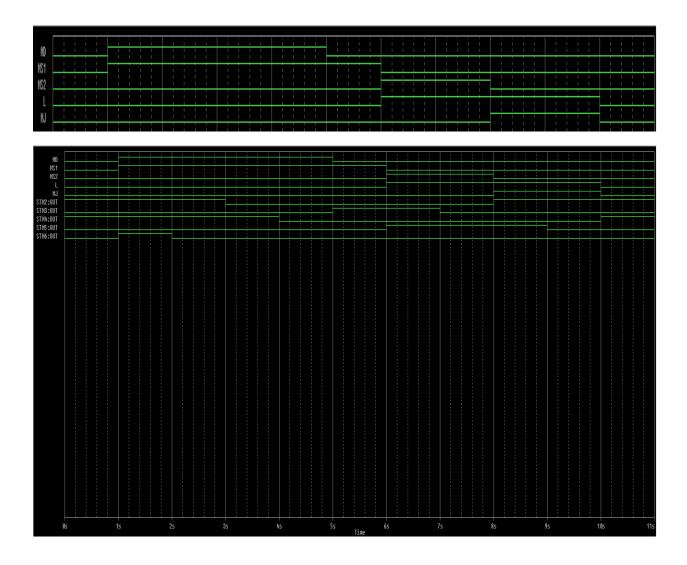
 $L=y_1+y_2\bar{y}_3$

• Implementarea funcțiilor logice obținute cu circuite integrate (se vor utiliza bistabili de tip D pentru implementarea secțiunii de memorie și porți logice pentru structura logică combinațională).



După implementarea schemei, este necesar să se testeze funcționarea acesteia. Se va analiza secvența de funcționare conform diagramei de semnale date. În cursul analizei se urmărește dacă se poate simplifica schema și, de asemenea, dacă apar diferite erori.





Bibliografie

https://elearning.unitbv.ro/pluginfile.php/114870/mod_folder/content/0/Analiza%20si%20sinteza%20circuitelor%20numerice%20ll.rar?forcedownload=1