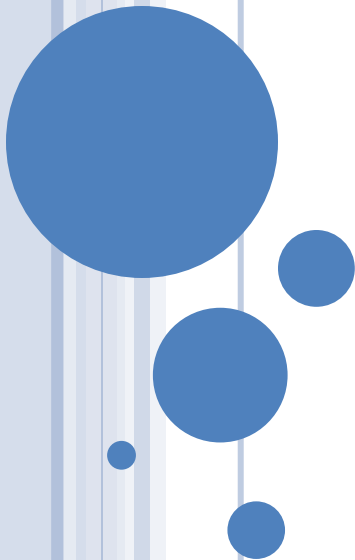


**TRƯỜNG ĐẠI HỌC KHOA HỌC TỰ NHIÊN – ĐHQG HCM**

# **HỆ THỐNG MÁY TÍNH**

**GIỚI THIỆU MÔN HỌC**



# GIỚI THIỆU GIẢNG VIÊN

○ ThS. Lê Quốc Hòa

○ Email: [lqhoa@fit.hcmus.edu.vn](mailto:lqhoa@fit.hcmus.edu.vn)

- Nên gửi câu hỏi trên moodle trước khi gửi mail thắc mắc.

○ Liên hệ gặp giảng viên tại:

- BM MMT-VT, phòng I.74, tòa nhà I, cơ sở 227 Nguyễn Văn Cừ, Q5.
- Đặt lịch hẹn qua email và được GV xác nhận trước khi gặp.

# THÔNG TIN LỚP TRƯỞNG

- Họ tên:
- Email cá nhân:
- Email sinh viên:
- SĐT:

# GIỚI THIỆU VỀ MÔN HỌC

- Môn học: 2 tín chỉ
  - 30 tiết LT

# NỘI DUNG MÔN HỌC

- Mô tả cấu tạo của máy tính
- Giải thích nguyên tắc hoạt động của máy tính và của các thành phần bên trong
- Tính toán số học trên máy tính
- Sử dụng hợp ngữ để viết một đoạn chương trình thực hiện một công việc đơn giản. Giải thích cặn kẽ các công đoạn: biên dịch, liên kết, nạp, thực thi của chương trình đã viết.
- Trình bày các bước trong một chu trình xử lý lệnh
- Hình dung được các công đoạn thiết kế bộ vi xử lý
- Nguyên tắc hoạt động của các bộ nhớ trên máy tính

# THANG ĐIỂM

Hình thức	Ý nghĩa	Thang điểm
Bài tập lý thuyết	Bài tập tại lớp Bài tập về nhà	5 điểm
Thi LT cuối kỳ	Hình thức: trắc nghiệm + tự luận	5 điểm

# NỘI QUY MÔN HỌC

- Đi học đầy đủ và đúng giờ:
  - Giờ học: 12g30, Chiều thứ 7
  - Địa điểm: G102
- Đi sớm thì lên bàn đầu ngồi, tránh việc tập trung dồn ở phía dưới lớp.
- Không sử dụng điện thoại, làm việc riêng, nói chuyện ồn ào gây ảnh hưởng lớp học...
- Khi kiểm tra, thi cử:
  - **Không gian lận, copy bài của nhau. Nếu vi phạm sẽ bị 0 điểm môn học (lúc đó không cần thi LT và TH)**
  - Không xin điểm, nộp trễ deadline vì bất kỳ lý do gì

## **BẠN CẦN CHUẨN BỊ GÌ?**

- Nên tìm hiểu các kiến thức liên quan trước buổi học lý thuyết để dễ dàng thảo luận, trao đổi.
- Chú trọng rèn luyện các kỹ năng, thái độ trong các giờ học LT + TH.
- Mạnh dạn đặt câu hỏi với GV khi thắc mắc.
- Tích cực đặt câu hỏi trên moodle.



# TÀI LIỆU THAM KHẢO

- Patterson and Hennessy, *Computer Organization and Design: The Hardware / Software Interface (3<sup>rd</sup> edition)*, Morgan Kaufmann, 2005
- Nguyễn Minh Tuấn, *Kiến trúc máy tính*, ĐH KHTN – TP.HCM
- W.Stallings, *Computer Architecture and Organization*, Prentice Hall, 2007