#### Controller Area Network

Dominik Eisele

Werner-Siemens-Schule

30. Juni 2016

### Inhalt

Allgemeine Informationen

Protokoll

Anwendungen

Quellen

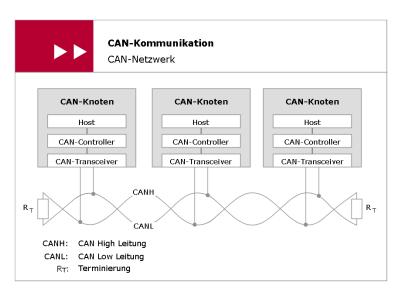
•000000

### Geschichte

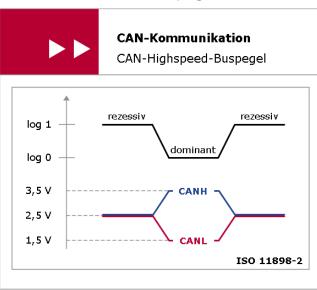
- 1983 von Bosch als serielles Feldbussystem entwickelt
- Ziel war die Reduzierung der Kabelbaumlänge in Fahrzeugen
- Zertifiziert nach ISO 11898-2 und ISO 11898-3 (High- und Low-Speed CAN)
- CAN besitzt eine sehr sichere Datenübertragung, welche Echtzeitanforderungen gerecht wird

000000

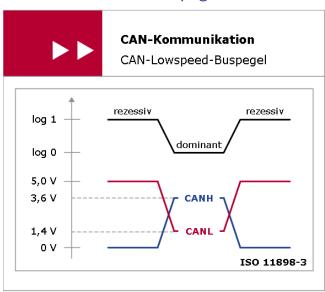
### Aufbau



## **CAN-Buspegel**



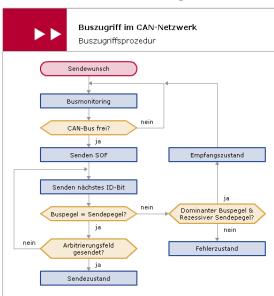
# **CAN-Buspegel**



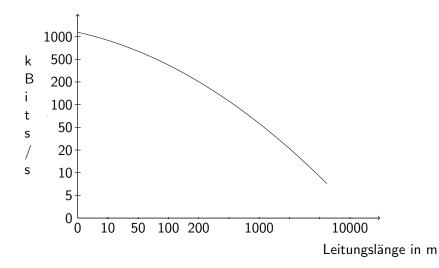
# Arbitrierung

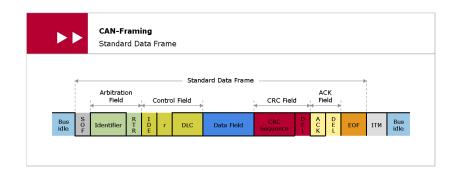
- CAN ist ein Multimasterbus, d.h. Teilnehmer müssen selbst entscheiden wann sie senden
- zum Einsatz kommt daher dass Carrier Sense Multiple Access/Collision Avoidance (CSMA/CA) Verfahren
- wenn zwei Teilnehmer gleichzeitig senden kommt die bitweise Arbitrierung zum Einsatz
- bei der Arbitierung werden die Identifier gleichzeitig gesendet und der Buspegel mit dem Sendepegel verglichen
- sendet ein Teilnehmer ein dominantes und ein anderer ein rezessives Bit wird der Buspegel dominant (logische 0)

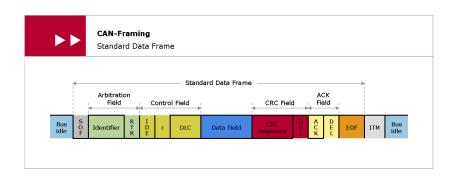
# Arbitrierung



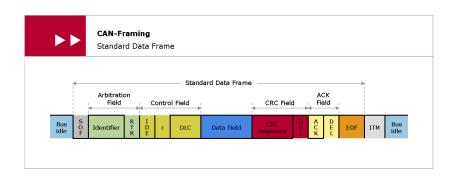
# Leitungslänge



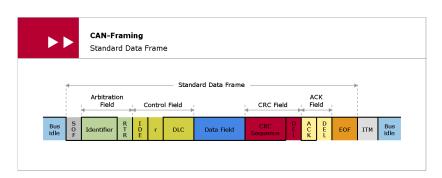




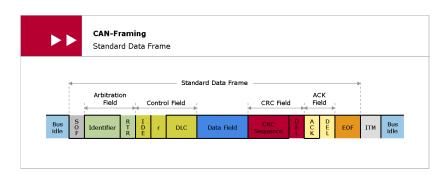
- Start of Frame Bit ist ein dominantes Bit dass den Beginn einer Nachricht markiert
- wird zur zeitlichen Synchronisation der Knoten genutzt



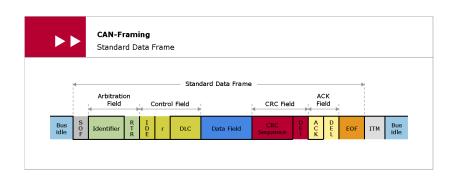
- Identifier ist 11 bit lang
- Extended Identifier hat 18 Zusatzbits
- Identifier markieren die Priorität der Nachricht



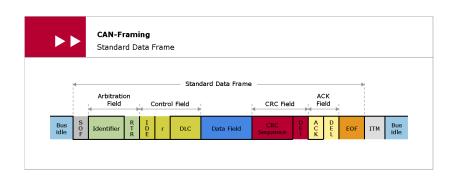
- Remote Transmission Request Bit
- besitzt kein Data Field, sondern fordert Nachricht mit gleicher ID an wenn RTR rezessiv
- problematisch, da es unterschiedliche Implementierungen gibt



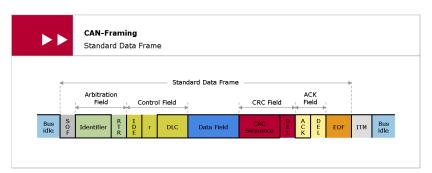
- Identifier Extension Bit ist normal dominant.
- wenn IDE rezessiv folgt erweiterter Identifier (18 Bit)
- Protokolleffektivität wird verschlechtert wenn IDE verwendet wird



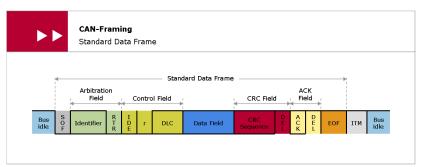
- Data Length Code gibt die Länge des Data Field an
- DI C sind 4 Bit.



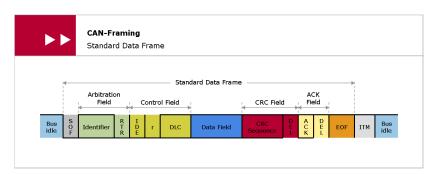
- Data Field beinhaltet die Daten
- Länge wird in DLC von 0 bis 8 Byte festgesetzt



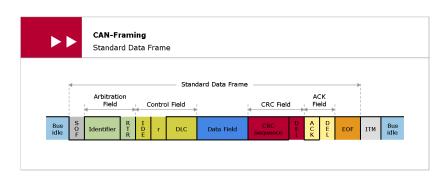
- Cyclic Redundancy Check is eine 15 Bit lange Prüfsequenz
- Mit der, in der Prüfsequenz enthaltenen redundanten Information kann ein Empfänger prüfen, ob die Nachricht verfälscht wurde.
- wird von rezissivem Delimiter-(DEL) Bit begrenzt



- Acknowledge Field wird rezessiv gesendet, und bei korrektem Empfang von einem Empfäner dominant überschrieben
- wenn ACK rezissiv ist, wird die Nachricht erneut übertragen
- wird bei einem Empfänger ein Fehler erkannt, das ACK Bit ist aber gesetzt, so sendet er im Anschluss ein Error-Flag um die Nachricht erneut anzufordern, und die Systemweite Datenkonsistenz zu wahren



- Delimiter begrenzt ACK-Field rezissiv
- wird bei lokalem Fehler eines Empfängers mit Error-Flag überschrieben, sodass die Nachricht erneut gesendet wird
- dient der Unterscheidung zwischen Error-Flag und ACK-Field Ende



- End of Frame Sequenz wird am Ende jeder Nachricht gesendet und besteht aus 8 rezessiven Bits
- lange Sequenz nötig um Empfängern die Möglichkeit zu geben Fehler zu erkennen und zu Melden

## Bit Stuffing

- nach 5 gleichen Bits muss ein inverses Bit eingefügt werden
- dient der Nachsynchronisierung der Busteilnehmer, da sie aufgrund ungenauen Taktzeiten der ICs auseinanderdriften können
- dient auserdem der Unterscheidung von Errorflags
- EOF ist vom Bitstuffing ausgenommen
- die Stopf-Bits werden vom Transmitter herausgefiltert

# Fehlererkennung

- Bit Monitoring
- Bit Stuffing
- Frame Check
- Acknowledgement Check
- Cyclic Redundancy Check

## Fehlermeldung

- Fehlermeldungen werden sofort nach erkennen des Fehlers gesendet
- ausgenommen hiervon ist das CRC Feld um die ACK Funktion aufrcht zu erhalten

## Bus Zustände

•

•

## Quellen

- Konrad Etschberger CAN Controller-Area-Network Grundlegen, Protokolle, Bausteine, Anwedungen
- Praxis Profiline Controller-Area-Network CAN in Automation (CiA)
- elearning.vector.com (30.06.2016)