

# DORIAN BACHELOT

## Étudiant



22 ans



Permis B



(+33)7 69 91 33 88



dorianb.net



pro@dorianb.net



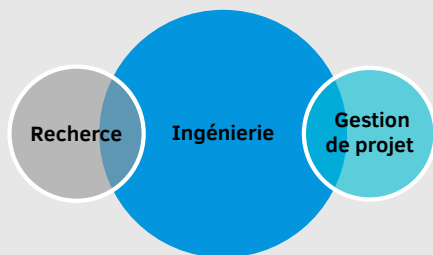
/in/dorian-bachelot



dorianbdev

## Compétences

### Panorama



### Détails

#### • Logiciels

Visual studio, Android studio, Wamp, Vim, UE4, Unity, solutions JetBrains.

#### • Langages de programmation

C++, C, Java, Python, Bash, CMake,  $\LaTeX$ , PHP, Javascript, HTML, SQL, CSS, R, Perl.

#### • Autre

Deep learning, OpenGL, Rétro-ingénierie logicielle, Rétro-ingénierie matérielle, Git, MariaDB/MySQL, Windows, Linux, Android, Docker, CI/CD pipeline, Django, NodeJS.

### Langues

Espagnol : Notions scolaires

A2

Anglais : Notions professionnelles

TOEIC : 905

## Disponibilités

Avril 2021 - Juillet 2021

## Formation

### Diplôme d'ingénieur

ESIEA, Laval, France

📅 2017 - aujourd'hui

Actuellement en formation d'ingénieur à l'ESIEA, école d'ingénieurs du monde numérique. Je concentre mon cursus sur la cybersécurité mais je travaille aussi sur les réseaux de neurones (Réalisation de TigiNet : une bibliothèque C++ de création de réseau de neurones sans dépendance).

### Baccalauréat

Réaumur, Laval, France

📅 2013 - 2017

Baccalauréat en série scientifique spécialité sciences de l'ingénieur avec option I.S.N. (informatique et science du numérique). Mention bien.

## Expérience

### Responsable en station-service

Total

📅 Juillet 2018 - Aout 2018

Travail d'été en tant que responsable d'une station-service Total (poste non administratif).

## Recherche

### Projets de recherche

Laval, France

📅 2019 - aujourd'hui

Travaux de recherche en collaboration avec un chercheur français et un laboratoire russe sur différents sujets comme la rétro-ingénierie matérielle de puce de silicium, la cryptologie ou encore les algorithmes de correspondance de modèles. Reprise du développement (fork) de Degate : un logiciel de rétro-ingénierie de puce de silicium en C++, et portage de celui-ci pour une utilisation multiplateforme.

### Espoir recherche - Laboratoire (C + V)°

ESIEA, Laval, France

📅 Octobre 2018 - Juin 2019

Espoir recherche au laboratoire de cryptologie et de virologie opérationnelles (C+V)°. Mes travaux de recherches se sont concentrés sur la rétro-ingénierie matérielle de puce de silicium.

## Publications

📖 "Rétro-ingénierie matérielle : accéder au silicium – État de l'art des méthodes de décapsulations et de déstratifications de puce de silicium", Hackable 31, pp. 98-107, 2019

📖 "Rétro-ingénierie matérielle : comprendre le silicium – État de l'art des méthodes d'analyses de puce de silicium", Hackable 31, pp. 108-114, 2019

📖 "Le coût de la rétro-ingénierie du silicium – Matériel nécessaire et risques associés", Hackable 32, pp. 106-115, 2019

📖 "Se protéger de la rétro-ingénierie matérielle – État de l'art des méthodes de protection existantes", Hackable 33, pp. 68-83, 2020

## Loisirs

🎯 Programmation

🎯 Recherche

🎯 Rugby

🎯 Voyages

🎯 Électronique

🎯 Astronomie