



23 ans



Permis B



(+33)7 69 91 33 88



dorianb.net



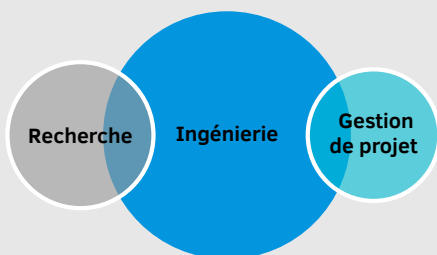
pro@dorianb.net



dorianbdev

Compétences

Panorama



Détails

• Logiciels

Visual studio, Android studio, Wamp, Vim, UE4, Unity, solutions JetBrains, GDB, IDA, Radare2, Ghidra, Alcasar, OpenVAS/GVM, suite Elastic, Splunk, Wazuh, Suricata, Nmap, Metasploit.

• Langages de programmation

C++, C, Java, Python, CMake, \LaTeX , PHP, Javascript, SQL, R, Bash, Rust.

• Autre

Deep learning, OpenGL, Rétro-ingénierie, Git, MariaDB/MySQL, Windows, Linux, Android, Docker, CI/CD pipeline, Django, NodeJS, nftables, syslog.

Langues

Anglais : Notions professionnelles

TOEIC: 905 | DET: 120

Espagnol : Notions scolaires

A2

Loisirs

• Programmation • Rugby

• Électronique • Recherche

Formation

Diplôme d'ingénieur

ESIEA, Laval, France

📅 2017 - aujourd'hui

Étudiant de 5ème année en école d'ingénieurs à l'ESIEA. Spécialisation en cybersécurité.

Baccalauréat

Réaumur, Laval, France

📅 2013 - 2017

Baccalauréat en série scientifique spécialité sciences de l'ingénieur avec option I.S.N. (Informatique et Science du Numérique). Mention bien.

Expérience

Stage de fin d'études d'ingénieur

Silicom, Rennes, France

📅 Mars 2022 - Août 2022

Travail sur différents projets dans le laboratoire de R&D Cybersécurité/IA de Silicom.

Stage technique : OpenSOC

ESIEA, Laval, France

📅 Avril 2021 - Juillet 2021

Projet visant à offrir une plateforme complète pour la cybersurveillance entièrement automatisée de petites et moyennes entreprises.

» Conception d'une architecture logicielle (conteneurisation via Docker) et matérielle, comprenant des sondes systèmes et réseaux ainsi qu'un SIEM.

» Développement d'une méthode de traitement d'alerte entièrement automatisée.

» Déploiement de la solution dans une entreprise multisite en condition réelle (appropriation du système d'information, appropriation des contraintes propres, développement de modules spécifiques).

Projets Scientifiques et Techniques

ESIEA, Laval, France

📅 2017 - 2022

» Développement d'un framework d'analyse réseau d'applications Android, qui a permis de trouver une faille théorique dans l'application Waze sur l'identification des trajets et utilisateurs. Publication et conférence envisagées (en cours).

» Conception d'un outil de positionnement 3D des IoTs au sein d'un bâtiment, fonctionnant sur le Wifi et le Bluetooth et développé de 0 à partir du parsing de trames en C jusqu'à un résultat visuel implémenté avec Qt en C++.

» Création d'un réseau de neurones (Keras/Python) pour l'identification d'un film à partir d'une description textuelle via une interface Web (Backend Django/Frontend VueJS).

» Conception d'une bibliothèque C++ sans dépendance ("from scratch") pour la création de réseaux de neurones convolutifs et multiplate-forme.

Recherche

Projets de recherche

Laval, France

📅 2019 - 2022

Travaux de recherche en collaboration avec un chercheur français et un laboratoire international reprenant le thème de la rétro-ingénierie matérielle de puce de silicium.

» Rédaction de trois articles supplémentaires sur la rétro-ingénierie matérielle de puce de silicium.

» Reprise du développement de Degate, un logiciel de rétro-ingénierie de puce de silicium en C++, portage de celui-ci pour une utilisation multiplateforme (Windows, Mac et Linux) et très nombreuses améliorations conceptuelles du cœur du logiciel. Celui-ci a permis la découverte de plusieurs failles cryptographiques dans des puces utilisées dans l'industrie.

» Travail avec des acteurs du secteur pour l'analyse de puces et l'animation de la communauté.

Espoir recherche - Laboratoire (C + V)°

ESIEA, Laval, France

📅 Octobre 2018 - Juin 2019

Espoir recherche au laboratoire de cryptologie et de virologie opérationnelles (C+V)°. Ces travaux de recherches se sont concentrés sur la rétro-ingénierie matérielle de puce de silicium et sur de la cryptanalyse.

» Rédaction de deux articles sur la rétro-ingénierie matérielle de puce de silicium.

» Analyse d'une faille de sécurité cryptographique dans une puce de silicium.