

## Étudiant



22 ans



Permis B



(+33)7 69 91 33 88



dorianb.net



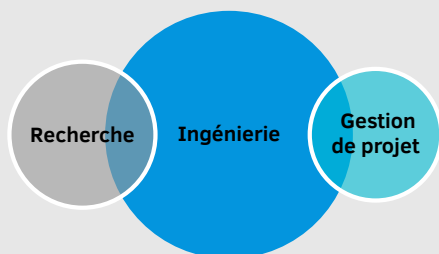
pro@dorianb.net



dorianbdev

## Compétences

### Panorama



### Détails

#### • Logiciels

Visual studio, Android studio, Wamp, Vim, UE4, Unity, solutions JetBrains, GDB.

#### • Langages de programmation

C++, C, Java, Python, CMake,  $\LaTeX$ , PHP, Javascript, SQL, R.

#### • Autre

Deep learning, OpenGL, Rétro-ingénierie, Git, MariaDB/MySQL, Windows, Linux, Android, Docker, CI/CD pipeline, Django, NodeJS.

### Langues

Espagnol : Notions scolaires

A2

Anglais : Notions professionnelles

TOEIC: 905 | DET: 120

## Loisirs

- Programation
- Rugby
- Astronomie
- Électronique
- Voyages
- Recherche

## Disponibilités

Avril 2021 - Juillet 2021 (16 semaines)

## Formation

### Diplôme d'ingénieur

ESIEA, Laval, France

2017 - aujourd'hui

Étudiant de 4ème année en école d'ingénieurs à l'ESIEA. Spécialisation en cybersécurité.

### Baccalauréat

Réaumur, Laval, France

2013 - 2017

Baccalauréat en série scientifique spécialité sciences de l'ingénieur avec option I.S.N. (Informatique et Science du Numérique). Mention bien.

## Expérience

### Projets Scientifiques et Techniques

ESIEA, Laval, France

2018 - aujourd'hui

» Conception d'un outil de positionnement 3D des IoTs au sein d'un bâtiment, fonctionnant sur le Wifi et le Bluetooth et développé de 0 à partir du parsing de trames en C jusqu'à un résultat visuel implémenté avec Qt en C++.

» Création d'un réseau de neurones (Keras/Python) pour l'identification d'un film à partir d'une description textuelle via une interface Web (Backend Django/Frontend VueJS).

» Conception d'une bibliothèque C++ sans dépendance ("from scratch") pour la création de réseaux de neurones convolutifs et multiplate-forme.

### Responsable en station-service

Total

Juillet 2018 - Aout 2018

Travail d'été en tant que responsable d'une station-service Total (poste non administratif).

## Recherche

### Projets de recherche

Laval, France

2019 - aujourd'hui

Travaux de recherche en collaboration avec un chercheur français et un laboratoire international reprenant le thème de la rétro-ingénierie matérielle de puce de silicium.

» Rédaction de deux articles supplémentaires sur la rétro-ingénierie matérielle de puce de silicium.

» Reprise du développement de Degate, un logiciel de rétro-ingénierie de puce de silicium en C++, portage de celui-ci pour une utilisation multiplateforme (Windows, Mac et Linux) et très nombreuses améliorations conceptuelles du coeur du logiciel.

» Travail avec des acteurs du secteur pour l'analyse de puces et l'animation de la communauté.

### Espoir recherche - Laboratoire (C + V)°

ESIEA, Laval, France

Octobre 2018 - Juin 2019

Espoir recherche au laboratoire de cryptologie et de virologie opérationnelles (C+V)°. Ces travaux de recherches se sont concentrés sur la rétro-ingénierie matérielle de puce de silicium et sur de la cryptanalyse.

» Rédaction de deux articles sur la rétro-ingénierie matérielle de puce de silicium.

» Analyse d'une faille de sécurité cryptographique dans une puce de silicium.

## Publications

■ "Rétro-ingénierie matérielle : accéder au silicium – État de l'art des méthodes de dé-capsulations et de déstratifications de puce de silicium", Hackable 31, pp. 98-107, 2019.

■ "Rétro-ingénierie matérielle : comprendre le silicium – État de l'art des méthodes d'analyses de puce de silicium", Hackable 31, pp. 108-114, 2019.

■ "Le coût de la rétro-ingénierie du silicium – Matériel nécessaire et risques associés", Hackable 32, pp. 106-115, 2019.

■ "Se protéger de la rétro-ingénierie matérielle – État de l'art des méthodes de protection existantes", Hackable 33, pp. 68-83, 2020.