Autor: N. Sava

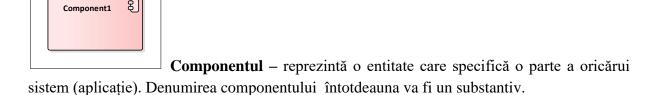
Diagrama Componentelor

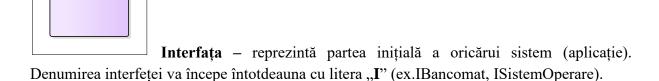
Entități de bază:

stm StateMachine1

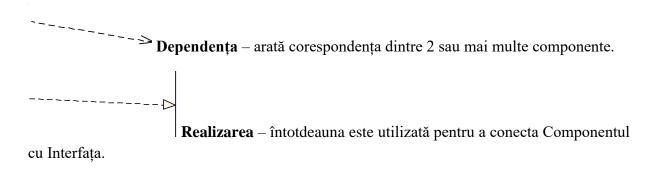
stm StateMachine1

«interface»
Procesare_Date::
 Interface1





Tipuri de Relații și Sintaxa diagramei componentelor:



Exemplu de diagrame:

Toate diagramele se proiectează într-o singură limbă la alegere.

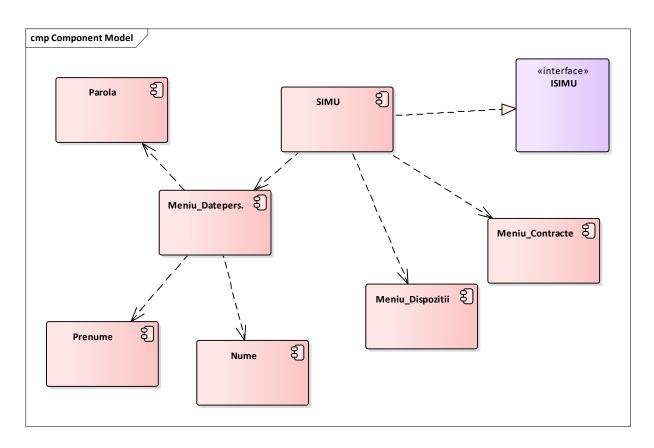


Fig. 1 Părțile de bază ale sistemului SIMU

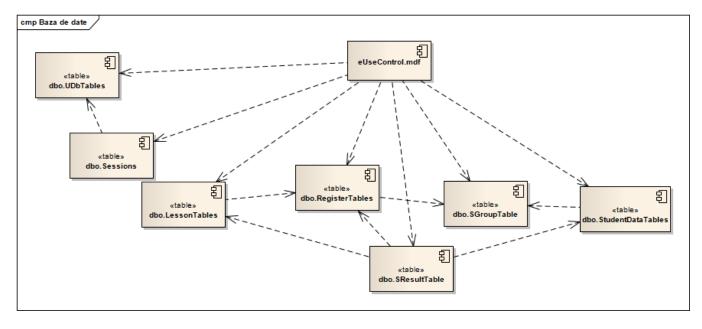


Fig.2 Dependența dintre tabelele bazei de date

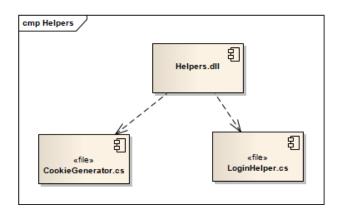


Fig.3 Biblioteca Helpers.dll