Fall, 2018

■微算機系統與實驗講義

實驗八

LCM控制實驗

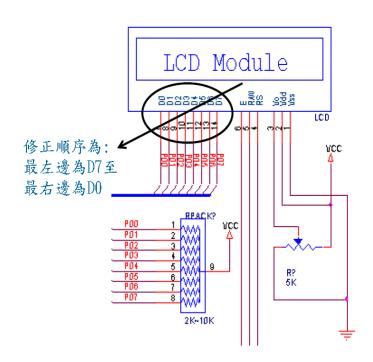
一、預習內容:

瞭解LCD Module工作原理以及相關的控制方法

二、實驗說明:

(1) 接線部分:

在本次實驗中,用到的LCM 接腳是1~14,其中腳位1~2 為電源(腳位1接Gnd,腳位2接Vcc,請勿接錯),腳位3控制面板亮度(本實驗為接Gnd),腳位4~6分別為RS、R/W和Enable,用來做暫存器的選擇,腳位7~14則為Data Bus,詳細的線路接法如下圖所示。



(2) 控制說明:

1) 送Command

依照控制的指令先給定欲控制的值,再利用RS、R/W 和E 這三隻 腳位,將值寫到Instruction register。

Microcomputer Systems and Lab

Microcomputer Systems and Lab

Fall, 2018

■微算機系統與實驗講義

例如:

MOV A,#00111111B ;採用8位元資料存取/雙列字

;5*10點矩陣字型

CALL COMMAND

COMMAND:

MOV P2,A

MOV P1,#00000100B ;E=1 , RW=0 , RS=0 MOV P1,#00000000B ;E=0 , RW=0 , RS=0

CALL DELAY40US

RET

2) 送Data

用查表的方式讀取要顯示的值,不過這次是要把值寫到Data register。

例如:

MOVC A,@A+DPTR

CALL SDATA ;傳送資料至LCD顯示

SDATA:

MOV P2,A

MOV P1,#00000101B ;E=1 , RW=0 , RS=1 MOV P1,#00000001B ;E=0 , RW=0 , RS=1

CALL DELAY40US

RET

三、實驗要求:

(1) 基本題

將自己的學號顯示於LCM上面(從第一行最左邊開始)

(2) 進階題

請利用CG RAM自行設計特殊圖形或者字型,並顯示在螢幕上。利用特殊圖形造成動畫效果,例如紅綠燈號的小人走動,或者會跑步的狗。

四、問題與討論

- (1)使用LCM 時,在每個指令執行完,為何都需要呼叫不同 DELAY?
- (2) 游標在整個程式執行時所產生的變化,與 AC 之間的關係,以及在寫 入資料時的移動現象,為何游標會跳至第二列?

Microcomputer Systems and Lab

Fall, 2018

■微算機系統與實驗講義

附件一

RS	R/W	功能											
0	0	寫命令或是	^L 位址到LCD										
0	1	讀取忙碌放	號和位址計數	大器AC(i	紀錄目	前游標	位址)	內容					
1	0	寫資料到D											
1	1	從DDRAM	或CGRAM讀真	以資料									
			RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	時間
1.消	除顯元	<##	0	0	0	0	0	0	0	0	0	1	1.64ms
2.游標歸位			0	0	0	0	0	0	0	0	1	Х	1.64ms
3.進入模式設定			0	0	0	0	0	0	0	1	I/D	S	40us
4.顯示器ON/Off控制			0	0	0	0	0	0	1	D	С	В	40us
5.顯示器或游標移動			0	0	0	0	0	1	S/C	R/L	Х	Х	40us
6.功能設定			0	0	0	0	1	DL	N	F	Х	Х	40us
7.C	GRAM	位址設定	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0	40us
8.DI	DRAM	位址設定	0	0	1	AD6	AD5	AD4	AD3	AD2	AD1	AD0	40us
9.忙	碌旗標	V位址讀取	0	1	BF	A6	A5	A4	АЗ	A2	A1	A0	40us
10.3	写入資	料暫存器	1	0	D7	D6	D5	D4	D3	D2	D1	D0	40us
11額	11讀取資料暫存器			1	D7	D6	D5	D4	D3	D2	D1	D0	40us
	4478	80指令表	附註.	X:無f		10	1 0	I o	Ι.	1	1.64		

1.消除額不蓄	U	U	U	U	U	U	U	U	U	- 1	1.64ms	
如同表格所示,只需將DBC												
功能:將LCM畫面清除,位址暫存器歸零,即游標移到左上角												
附註。負緣觸發:由高電位拉至低電位的瞬間即所謂負緣觸發												
功能:將LCM畫面清除,位址暫存器歸零,即游標移到左上角												
功能:LCM畫面不變,位址	暫存器	歸零	游標和	多到左.	上角							

3.進入模式設定 0 0 0 0 0 0 0 1 I/D S 40us I/D(INC/DEC): 1=顯示完DD RAM 位址自數遞加(位址暫存器加1)(游標右移) 0=顯示完DD RAM 位址自動遞減(位址暫存器減1)(游標左移)

S(Shift): 1=游標移位致能

4.顯示器ON/Off控制 0 0 0 0 0 0 1 D C D(Display): 1=螢幕OFF,但DD RAM仍保留

附件二

CGROM中字符码与字字符字模关系对照表

↓	0000	0001	0010	0011	0100	0101		0111	1000	1001	1010	1011	1100	1101	1110	1111
xxxx00000	CG RAM (1)			0	a	P	1	F				_	9	Ξ,	œ	þ
xxxx0001	(2)		ŀ	1	A	Q	а	4			0	7	7	Ċ	ä	q
xxxx0010	(3)		П	2	В	R	Ь	۲.			Г	1	ij	×	F	0
xxxx0011	(4)		#	3	C	5	C.	ട			L	Ż	Ŧ	E	ε.	07
xxxx0100	(5)		\$	4	D	T	d	ţ.			٧.	I	ŀ	þ	Н	Ω
xxxx0101	(6)		7.	5	E	U	e	u			•	7	Ŧ	l	Œ	ü
xxxx0110	(7)		&	6	F	Ų	ſ	Ų			₹	Ħ	_	3	ρ	Σ
xxxx0111	(8)		7	7	G	Щ	9	IJJ			7	丰	Z	Þ	9	π
xxxx1000	(1)		(8	H	X	h	×			4	7	末	ij	.Г	X
xxxx1001	(2))	9	Ι	Υ	İ	Ч			÷	፟	J	լի	-1	Ч
xxxx1010	(3)		*	:	J	Z	j	Z			I	J	ń	ŀ	j	Ŧ
xxxx1011	(4)		+	÷	K		k	{			7	ij	F		×	ъ
xxxx1100	(5)		7	<	L	¥	1				t	ĘJ	Į,	7	¢	m
xxxx1101	(6)		_	=	М]	ľή	}			ュ	Z	ጓ	_,	Ł	÷
xxxx1110	(7)			>	Н	^	h	÷			3	ţ	市	•••	ñ	
xxxx1111	(8)		/	?	0	_	O	÷			עי	IJ	7		ö	

blog.liuwentao.net

Microcomputer Systems and Lab