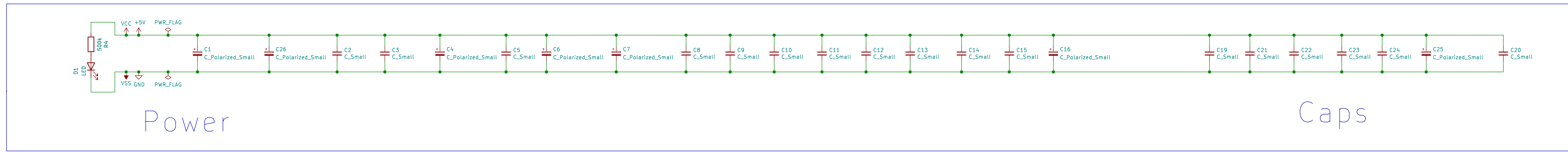
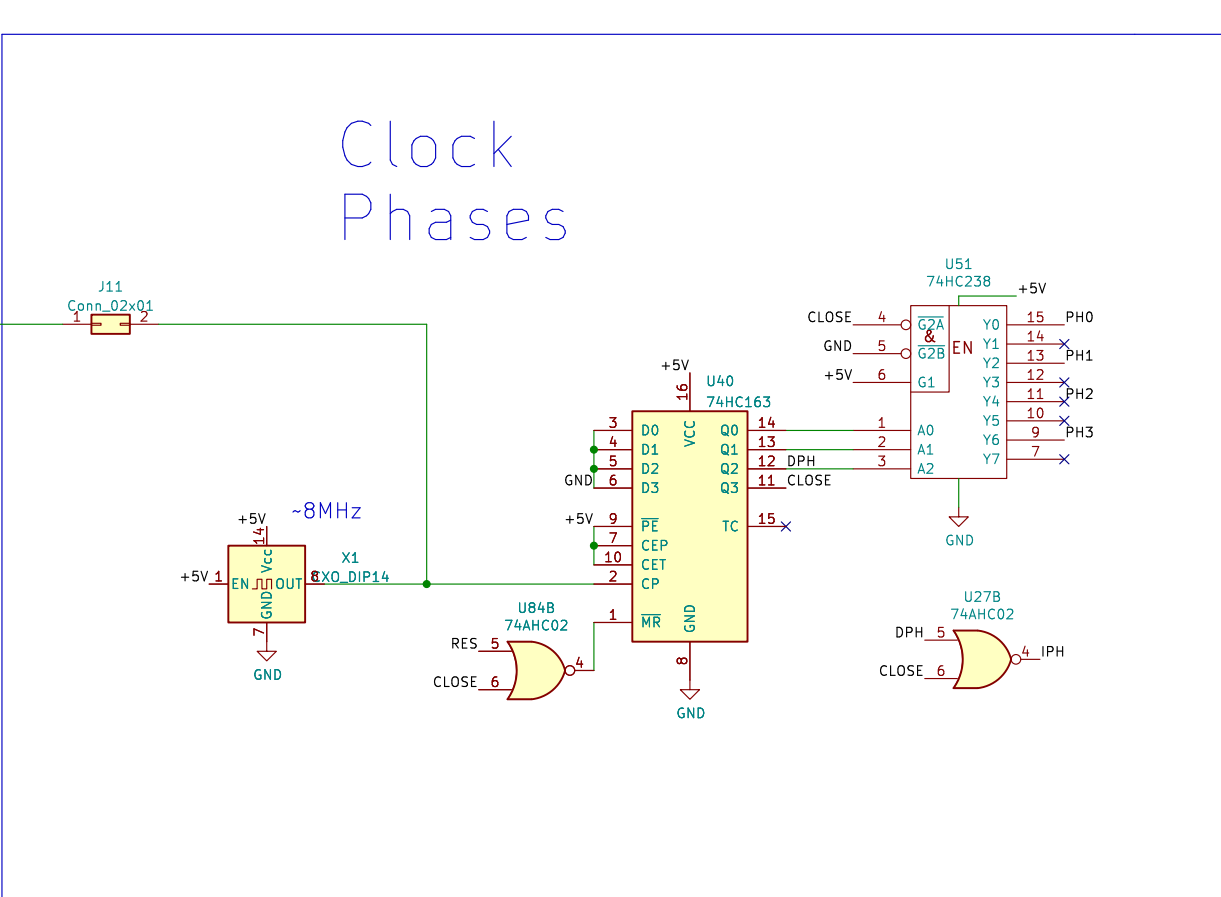
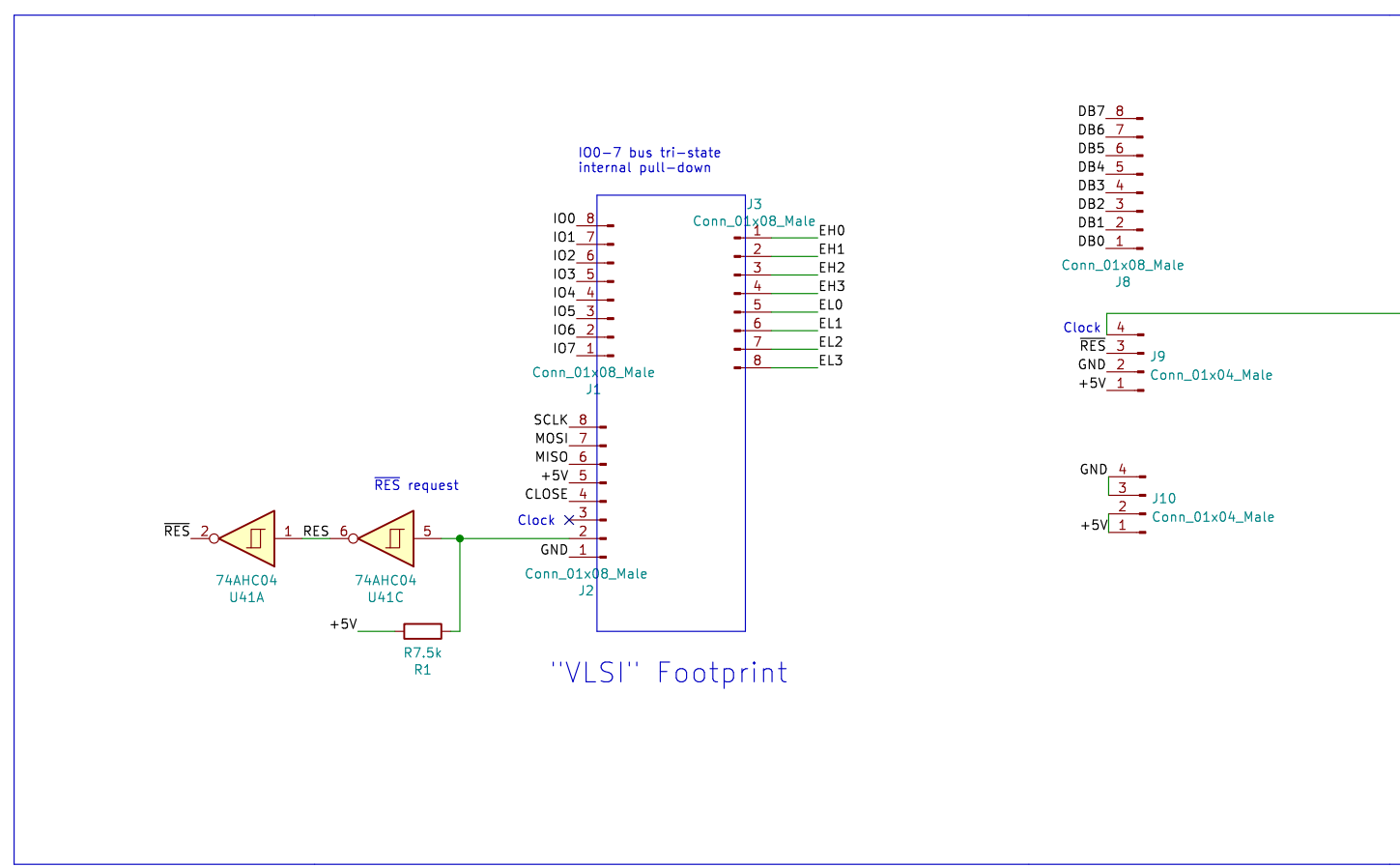


# Sonne Microcontroller Reference Schematics rev. Myth



## Scrounger

## Instruction Decoder

## Control Tree

## Inverters

## PC

## W(orking) Register

## Storage

## M

## Memory

## Low

## High

## PAGE

## R Adjust

## A Cache

## B Cache

## R Cache

## B

## A

## Preselect decoders

## Instruction-Word Latch

## GETPUT Decoder

## ALU

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3

## BLUR3