
Certificate of Attendance

팀 원 : 최지훈, 김도훈, 김정렬, 김진성, 천재현

교육기간 : 2022년 3월 2일 ~ 12월 8일

교육과정 : FPGA 캡스톤 설계과정

귀팀은 상기와 같이 (주)리버트론과 서일대학교에서 실시한 상기 과정에서

“Vivado를 활용한 Xilinx 응용회로설계 프로젝트“

를 수료하였으므로 이 증서를 수여 합니다.

2022년 12월 8일

M B Kim

MahnBok Kim
Libertron Co., Ltd.