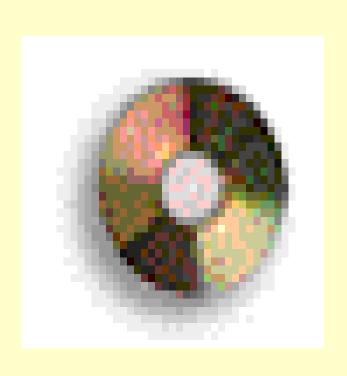
第六章 输入和输出



- 一、概述
- 二、输入输出的寻址方式
- 三、CPU与外设数据传送的方式
 - 1. 程序直接控制方式
 - ① 无条件传送方式
 - ② 查询传送方式
 - 2. 中断传送方式
 - 3. 直接数据通道传送 (DMA)
 - 四、各传送方式的比较



一、概述

计算机在使用中,不可避免地要与外部设备打交道,输入和输出一些信息数据和信息。

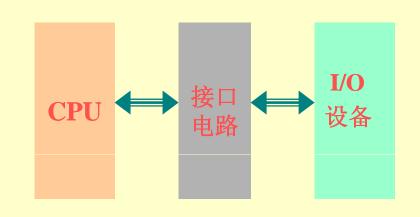
输入——通过键盘、纸带读入机、卡片输入机、扫描仪、 A/D(模/数)转换等;

输出——显示器、打印机、**D**/**A**(数/模)转换等。 另外,在微机中,软、硬盘也作为输入输出设备。

由于 ① 输入的信息的数据形式不同 (数字量、模拟量、开关量等);

②输入信息的速度不同 (键盘输入、磁盘输入);

所以,在CPU与外设进行数据传输时,需要通过接口电路来实现。





CPU与外设之间的接口信息

CPU与一个外设交换信息,通常需要以下一些信号:

1. 数据(Data)

数字量——键盘等输入的数据;

模拟量——如温度、压力、流量等;

(需先经过**A**/**D**转换,将其变为数字量,由**CPU**处理后,再经过**D**/**A** 转 换,变为模拟量,进行控制),这部分工作有接口电路来完成。 开关量——如开关的合与断等。

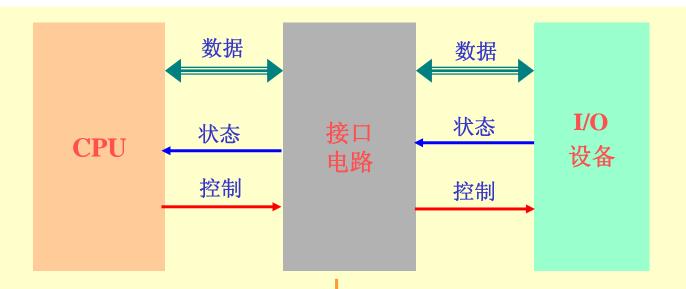
2. 状态信息 (Status)

输入时,输入设备的信息是否准备好;输出时,输出设备是否有空等。

3. 控制信息(Control)

控制输入输出设备的启动和停止等。





为了将数据、状态、控制信息区分开,在接口电路中,设有不同的端口如数据端口、状态端口、控制端口,以接收、存放、输出不同的信息。





二、输入输出的寻址方式

CPU 寻址外设有两种方式:

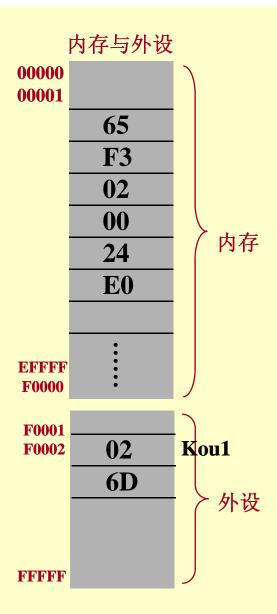
1. 将存储器与外设端口统一编址

将外设接口电路的一个端口作为存储器的一个单元。

优点:不需要专门的输入输出指令,可用全部的存储器操作指令。(指令多且灵活)

如: mov kou1,bx

缺点:外设占用内存单元,相对减少了内存容量。





2. 外设端口单独编址 外设 内存 0000 00000 优点: 不占用内存 11 65 port1 缺点: CPU需设专门的I/O指令。 32 F3 port2 32 02 port3 I/O 指令: 01 00 若端口地址在 0~FFH 范围内,则用: IN AL,端口地址 (输入) OUT 端口地址, AL (输出) 00FF 如: IN AL, PORT1 可寻址28-256个端口 11 0100 port100 **OUT PORT2, AL** 22 port101 33 若端口地址在 0100~FFFFH 范围内,则用: 44 MOV DX,端口地址 IN AL, DX FFFF **OUT DX, AL** 可寻址216=64K个端口 REFERE 如: MOV DX, PORT100 IN AL, DX



附:

1. IBM PC/XT I/O 端口地址分配图

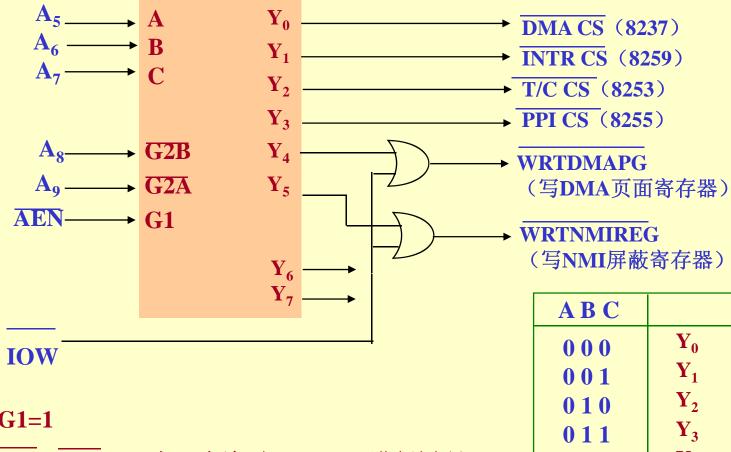
0000	32字节	0000~000F	8237A—	-5 DMA控制器
001F 0020	32字节	0020~0021	8259A	中断控制器
003F 0040 005F	32字节	0040~0043	8253A-	-5 定时/计数器
0060 007F	32字节	0060~0063		_5 并行接口芯片
0080 009F 00A0	32字节	0080~0083 00A0~00BF	DMA NMI	页面寄存器 屏蔽寄存器
00BF 0080	32字节	00A0~00BF	191911	/开MX 可 / T · Ar
	320字节			
01FF	0701 4			





2. IBM PC/XT I/O 端口地址译码方法





G1=1 G2A=G2B=0 时, 允许对A、B、C进行译码。

译中的对应输入端将变为低电平,其它7个保持高电平。

ABC	
000	\mathbf{Y}_0
001	$\mathbf{Y_1}$
010	\mathbf{Y}_2
011	\mathbf{Y}_3
100	\mathbf{Y}_4
101	\mathbf{Y}_{5}
110	\mathbf{Y}_{6}
111	\mathbf{Y}_7
	· ·



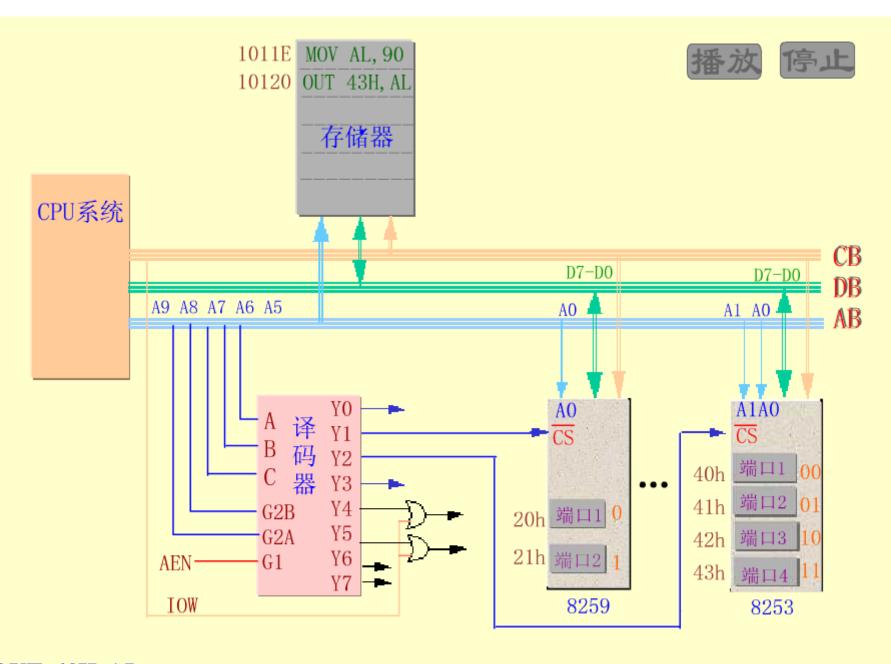
如: ① OUT 43H, AL

$$\begin{cases} A_9 = A_8 = 0 \\ AEN = 1 \end{cases}$$

OUT 20H, AL

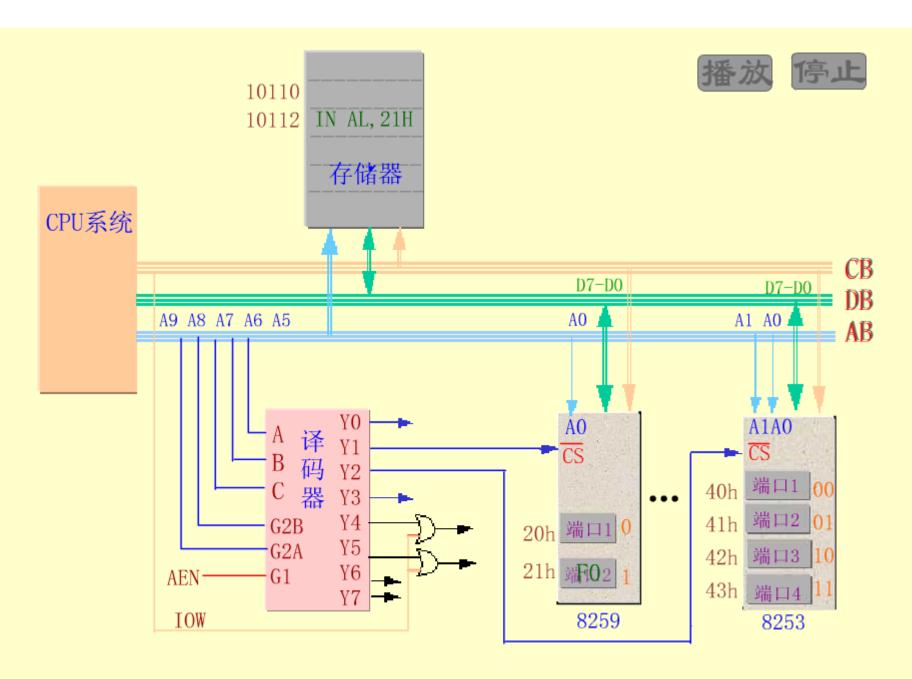
$$\begin{cases} A_9 = A_8 = 0 \\ AEN = 1 \end{cases}$$





OUT 43H, AL









三、CPU与外设数据传送的方式

CPU与外设数据传送的方式有三种:

- 1. 程序直接控制方式
 - ① 无条件传送方式
 - ② 查询传送方式
- 2. 中断传送方式
- 3. 直接数据通道传送(DMA)

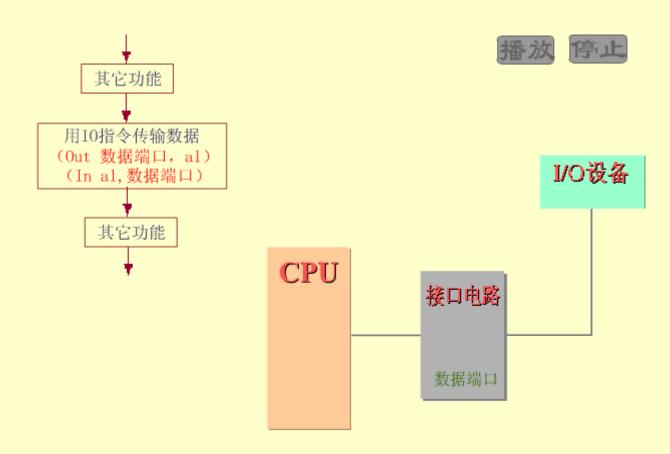


1. 程序直接控制方式

① 无条件传送方式

无条件传送方式又称同步方式,即CPU的动作必须与外设同步,否则,传送数据出错。

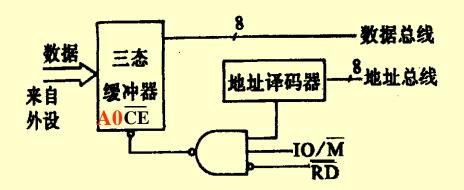
传送流程演示





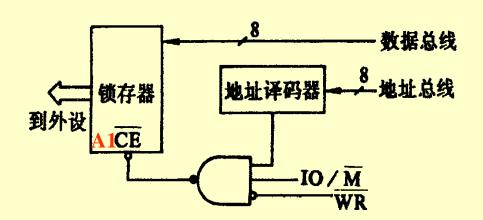
输入方式

IN AL, 0A0H



输出方式

OUT 0A1H, AL



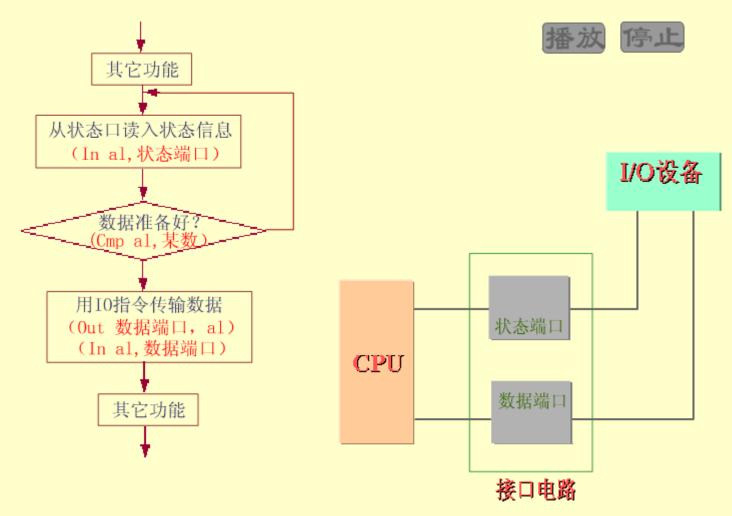


例:采用同步传送的数据采集系统 Data segment Dsiok dw 100 dup(?) IO/M-WR-20 Data ends 接口 CPU **Code** segment 8 10/M·RD·11 10/M·RD-101 assume cs:code,ds:data 缓冲寄存器 8位 8位 Start: mov ax,data 功率放大器 mov ds,ax mov dx, 0100 lea bx, dsiok xor al, al 输入数据(模拟量) Again: mov al, dl out [20h], al dec ax call near delay1 mov ah, 4ch jnz loop2 mov al, dh int 21h pop dx Delay1 proc near out [20h], al Pop ax call near delay2 push ax ret push dx in ax, [10h] Delay1 endp mov ax, 3ffh mov [bx], ax Code ends Loop2: mov dx, 0ffff h inc bx end start Loop1: dec dx rcl dh, 1 jnz loop1 jnc again

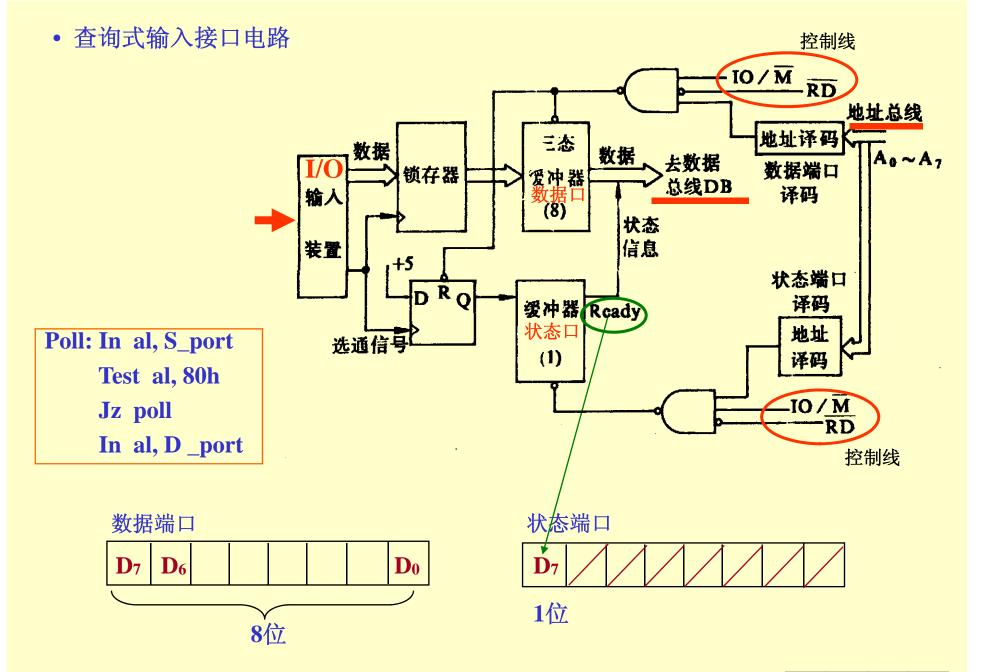
② 查询传送方式

在传送前,查询一下外设的状态,当外设准备好了以后才传送,否则,等待。

传送流程演示

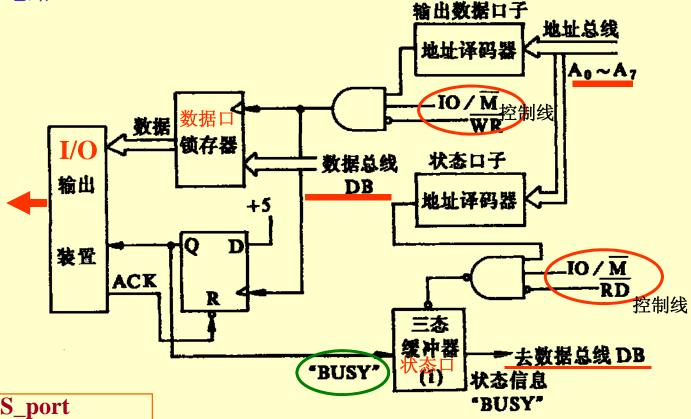








• 查询式输出接口电路



Poll: In al, S_port

Test al, 80h

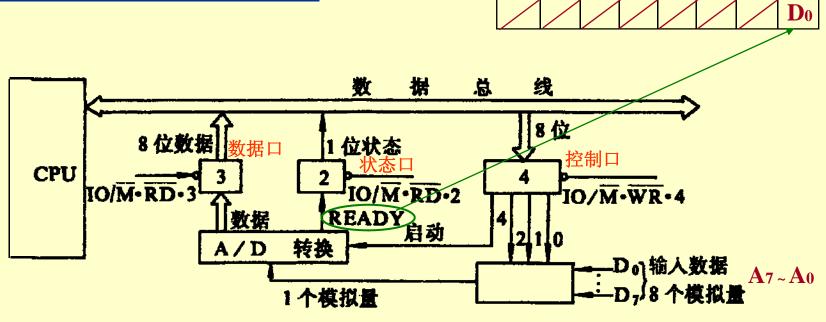
Jnz poll

mov al, store

Out D_port, al



例:采用查询方式传送的数据采集系统



状态端口

Start: mov dl, 0f8h ; 1111,1000 启动A/D转换

lea di, detor ; 输入数据存放地址

Again: mov al, dl ;

and al, 0efh ; ∧ 1110,1111, AL=1110,1000

out [4], al ; 停止A/D转换, 并选择模拟量A₀

call delay ;

mov al, dl ; AL=1111,1000

out [4], al ; 启动A/D转换

poll: in al, [2] ; 输入状态信息

shr al, 1;

jnc poll ; 若未Ready,等待

in al, [3] ; 否则, 输入数据

stosb ; 将数据存入内存

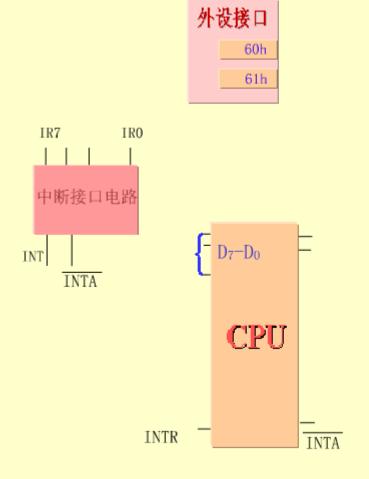
inc dl ; 取下一个模拟量

jne again ;



2. 中断传送方式

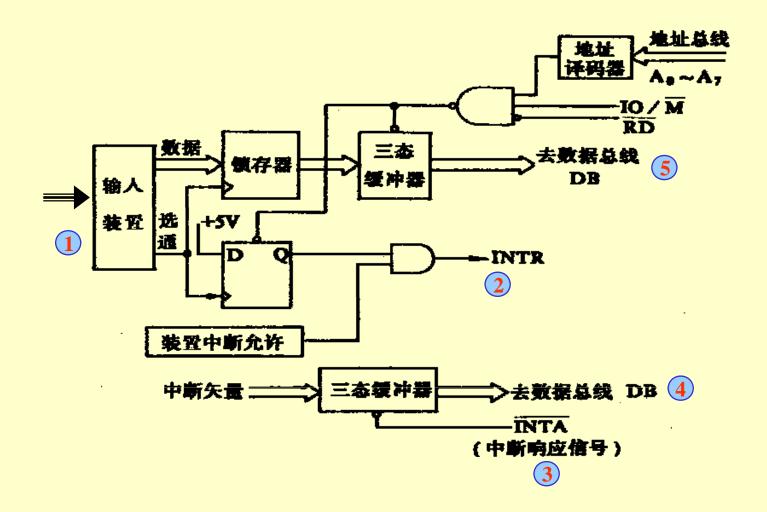
传送流程演示







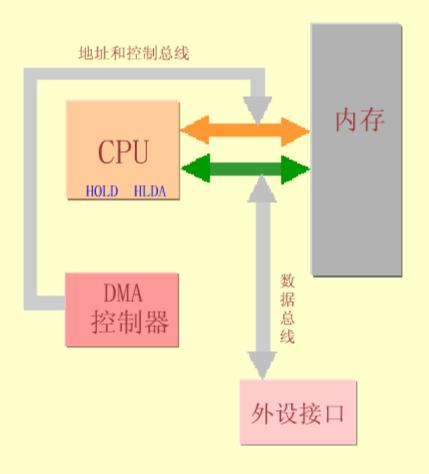
中断传送方式的接口电路





3. 直接数据通道传送 (DMA)

传送流程演示



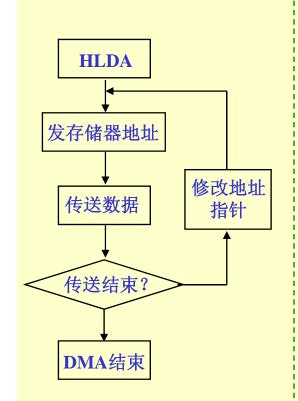
说明:

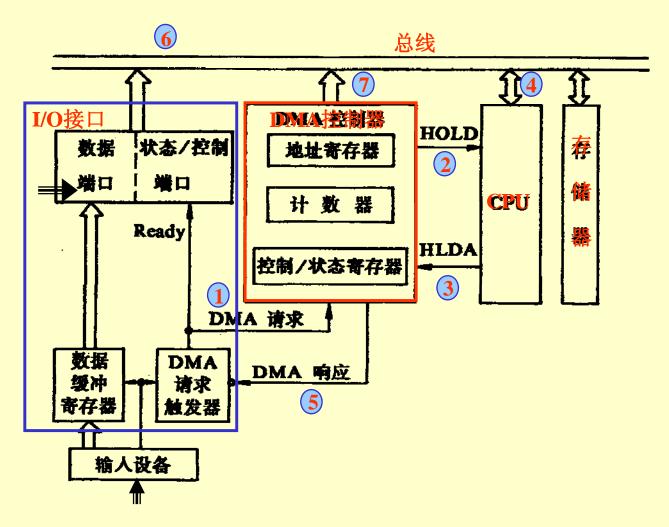






DMA传送方式的接口电路







四、几种传送方式的比较:

- 1. 无条件传送: 只能用于外部设备与CPU的动作同步时,否则出错。这种方式已较少使用。
- **2.** 查询传送: 接口简单,
 - 但在传送过程中,若外设数据没有准备好,则CPU一直在查询、等待,而不能做其他事情。CPU的效率低下。
- 3. 中断传送: 只有当外设数据准备好时(向CPU发出请求), CPU才进行数据传送(在中断服务程序中), 其余时间CPU可以做其他事情。CPU效率大大提高。
 - 但是,每传送一次数据,CPU都要执行一次中断服务程序,在中断服务程序中,除执行 IN 和 OUT 指令外,还要进行下列工作: 保护断点、保护标志寄存器、保护某些通用寄存、恢复等一些工作, 95%的时间是额外开销,从而传送效率并不高。
- 4. DMA传送: 在DMAC的控制下,外设直接和存储器(也可外设与外设,存储器与存储器之间)进行数据传送,而不必经过CPU,传送速度基本取决于外设与存储器的速度,从而传送效率大大提高。

