



Міністерство освіти і науки України
Національний технічний університет України
«Київський політехнічний інститут імені Ігоря Сікорського»
Факультет інформатики та обчислювальної техніки
Кафедра обчислювальної техніки

Лабораторна робота №1
з дисципліни
Архітектура комп'ютерів 3

Виконав:

Перевірів:

студент групи ІО-14:
Чаплицький Д. А.

Гайдай
А.Р.

Київ 2024

Виконання роботи

Було запрограмовано почергове блимання світлодіодів на платі.

```
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_12, GPIO_PIN_SET);  
HAL_Delay(500);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_12, GPIO_PIN_RESET);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_13, GPIO_PIN_SET);  
HAL_Delay(500);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_13, GPIO_PIN_RESET);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_14, GPIO_PIN_SET);  
HAL_Delay(500);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_14, GPIO_PIN_RESET);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_15, GPIO_PIN_SET);  
HAL_Delay(500);  
HAL_GPIO_WritePin(GPIOD, GPIO_PIN_15, GPIO_PIN_RESET);
```

Робота плати зображена на відео, запис з логічного аналізатора прикріплений до роботи.