Оглавление

Ι	Описание конструктора								
1	Рел	ейная логика	5						
II	Л	абораторные работы	7						
2	Кал	Калькулятор							
	2.1	Тумблеры	9						
	2.2	Регистр 2.2.1 Практикум	9 10						
	2.3	Шина и регистровый файл	11 11						
	2.4	Унарные логические операции	12 12						
	2.5	Бинарные логические операции	13 13						
	2.6	Сложение	14 14						
	2.7	Вычитание	15 15 15						
	2.8 2.9	Целый калькулятор	16 17						
3	Элє	ементы компьютера	19						
	3.1	Дешифратор	19						
	3.2	ПЗУ	19						
	3.3	Декодер инструкций	19						
4	Kor	Сомпьютер							

OГЛAВЛЕНИE

Часть I Описание конструктора

Релейная логика

Часть II Лабораторные работы

Калькулятор

2.1 Тумблеры

Модуль с тумблерами используется для ручного включения и выключения реле. Присоединяя его к разным разъёмам, можно задавать четырёхбитное число, либо переключать до четырёх управляющих сигналов.

Проще всего проверить работу тумблеров, подключив их к управляющей шине регистрового модуля, в который вставлены только 4 реле.

2.1.1 Практикум



- 1. Переключать тумблеры. Убедиться, что положение одного тумблера меняет состояние одного реле.
- 2. Запомнить включенное и выключенное состояния тумблера, чтобы позднее не было проблем с управлением другими схемами.

2.2 Регистр

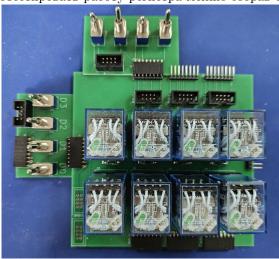
Модуль четырёх
битного регистра состоит из четырёх реле-триггеров, одного реле для обну
ления регистра и трёх реле для подключения к шинам данных.

Модуль «Регистр» имеет следующие разъёмы:

- Слева и справа: управляющие сигналы сброса и выборки. Можно подключить тумблеры для ручного включения сигналов. Также можно соединить несколько модулей регистра, чтобы управлять одним набором сигналов сразу для 8, 12 . . . бит.
- Сверху и снизу: три шины данных. Реле регистра могут подключаться к шинам для записи или чтения данных.
- Дополнительные разъёмы с битами 0-3 и 2-3 для чтения или записи значения без подключения к шине.

2.2.1 Практикум

Протестировать работу регистра можно собрав следующую схему:



- \bullet Тумблеры слева управляют работой регистра. Бит 0 обнуление, бит 1 выборка на шину 1.
- Тумблеры сверху нужны для ввода значения регистра. Когда он подключается к шине 1, значения, набранное на тумблерах, записывается в регистр.

Регистр без шины

- 1. Подключить тубмлеры проводом к битам 0-3 вместо шины.
- 2. Набирать значение, убедиться, что биты переключаются в 1, но не возвращаются в 0.
- 3. Обнулить тумблеры с данными.
- 4. Включить и выключить сигнал сброса. Убедиться, что значения всех битов теперь 0.

Регистр с шиной

- 1. Отключить все управляющие сигналы.
- 2. Набрать значение на тумблерах для данных. Убедиться, что это не влияет на регистр.

- 3. Включить и выключить сигнал выборки на шину 1. Убедиться, что данные записались в регистр.
- 4. Включить и выключить сигнал сброса. Убедиться, что значения всех битов теперь 0.

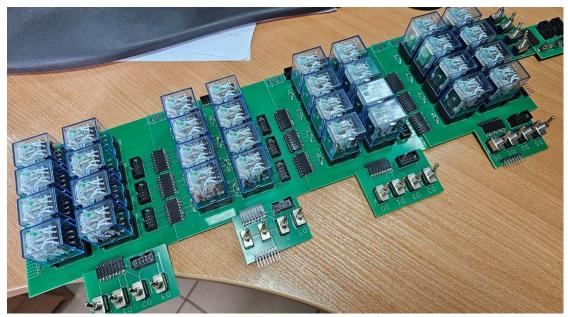
2.3 Шина и регистровый файл

Несколько регистров можно соединить в регистровый файл. У каждого из регистров есть сигналы выборки на одну из трёх шин.

Если два регистра подключены к одной шине одновременно, то значения одного будут копироваться в другой. Если точнее, включённые биты включают аналогичные в другом регистре, то есть копирование возможно в обе стороны одновременно.

Нулевые биты при этом копироваться не могут. Для записи нулей регистр необходимо сбросить.

2.3.1 Практикум



Запись в регистры:

- 1. Отключить все управляющие сигналы.
- 2. Набрать значение на тумблерах, подключённых к шине данных 1.
- 3. Подключить с помощью тумблера регистр к шине 1. Убедиться, что в него записалось набранное значение.
- 4. Отключить регистр от шины.
- 5. Подключить другой регистр к шине 1. Убедиться, что в него записалось набранное значение.

Копирование значения:

- 1. Отключить все управляющие сигналы.
- 2. Подключить регистр с ненулевыми битами к шине 2.
- 3. Подключить пустой регистр к шине 2. убедиться, что он получил такое же значение, что и в первом регистре.
- 4. Отключить все управляющие сигналы.
- 5. Аналогично проверить шину 3.

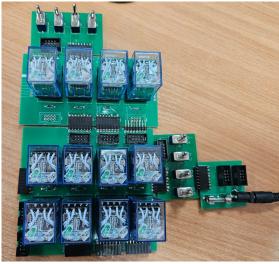
2.4 Унарные логические операции

Модуль для унарных операций выполняет действия над 4-битным числом: сдвиг вправо и инверсия битов.

Может каскадироваться для сдвига 8-битных чисел.

2.4.1 Практикум

На вход модуля унарных операций подключается модуль с тумблерами. Выходы подключаются к шинам регистра.



- 1. Отключить все управляющие сигналы.
- 2. Набрать на тумблерах со входными данными значение 1100.
- 3. Подключить выходной регистр к шине 1. Убедиться, что в него записалось значение 0011 (инверсия).
- 4. Отключить регистр от шины, сбросить его значение.
- 5. Подключить выходной регистр к шине 2. Убедиться, что в него записалось значение 0110 (сдвиг вправо).

2.5 Бинарные логические операции

Модуль логических операций поддерживает вычисление AND, OR и XOR. У модуля есть два четырёхбитных входа и три выхода. Каждый выход отвечает за одну операцию.

2.5.1 Практикум

Ко входам модуля подключаются два модуля с тумблерами, а к выходам — регистр, куда будет записываться результат.



- 1. Отключить все управляющие сигналы.
- 2. Набрать на тумблерах первого операнда значение 1100.
- 3. Набрать на тумблерах второго операнда значение 1010.
- 4. Подключить выходной регистр к шине 1. Убедиться, что в него записалось значение $1000~(\mathrm{AND}).$
- 5. Отключить регистр от шины, сбросить его значение.
- 6. Подключить выходной регистр к шине 2. Убедиться, что в него записалось значение 1110 (OR).

- 7. Отключить регистр от шины, сбросить его значение.
- 8. Подключить выходной регистр к шине 3. Убедиться, что в него записалось значение $0110~(\mathrm{XOR})$.

2.6 Сложение

Сумматор складывает два четырёхбитных числа, один бит переноса и выдаёт четырёхбитное число и бит переноса. У модуля есть два четырёхбитный вход и один выход. Каждый выход отвечает за одну операцию.

2.6.1 Практикум

Ко входам модуля подключаются два модуля с тумблерами, а к выходам — регистр, куда будет записываться результат.



- 1. Отключить все управляющие сигналы.
- 2. Установить перемычку для подачи сигнала на CY.
- 3. Набрать на тумблерах первого операнда значение 0011 (число 3).
- 4. Набрать на тумблерах второго операнда значение 1010 (число 10).
- 5. Подключить выходной регистр к шине 3. Убедиться, что в него записалось значение 1101 (число 13).

2.7. ВЫЧИТАНИЕ 15

- 6. Отключить регистр от шины, сбросить его значение.
- 7. Установить перемычку для подачи сигнала на CY.

8. Подключить выходной регистр к шине 3. Убедиться, что в него записалось значение 1110 (число 14).

2.7 Вычитание

2.7.1 Вычитание через сложение с дополнительным обратным кодом

Чтобы вычесть из одного числа другое, можно вычитаемое представить в дополнительном обратном коде, а затем сложить это число с уменьшаемым.

Число в дополнительном обратном коде получается, если сначала инвертировать биты исходного числа, а затем прибавить к нему единицу.

Например, для числа 3=0011 инверсия будет выглядеть, как 1100, а дополнительный обратный код, как 1101.

Практикум

Собрать схему для сложения.

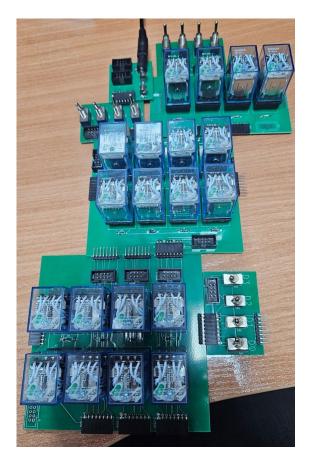
- 1. Отключить все управляющие сигналы.
- 2. Установить перемычку для подачи сигнала на CY.
- 3. Набрать на тумблерах первого операнда значение 1010 (число 10).
- 4. Набрать на тумблерах второго операнда значение 1101 (число -3).
- 5. Подключить выходной регистр к шине 3. Убедиться, что в него записалось значение 0111 (число 7).

2.7.2 Вычитание с помощью сумматора и инвертора

Вычитание можно делать с помощью сумматора. Чтобы на входе из операнда получался дополнительный обратный код, сначала нужно преобразовать его с помощью инвертора, а затем прибавить 1, включив вход переноса в сумматоре.

Практикум

Собрать схему для сложения, а затем добавить между тумблерами со вторым операндом инвертор (выход NOT блока унарной логики):



- 1. Отключить все управляющие сигналы.
- 2. Установить перемычку для подачи сигнала на CY.
- 3. Набрать на тумблерах первого операнда значение 1010 (число 10).
- 4. Набрать на тумблерах второго операнда значение 0011 (число 3).
- 5. Подключить выходной регистр к шине 3. Убедиться, что в него записалось значение 0111 (число 7).

2.8 Целый калькулятор

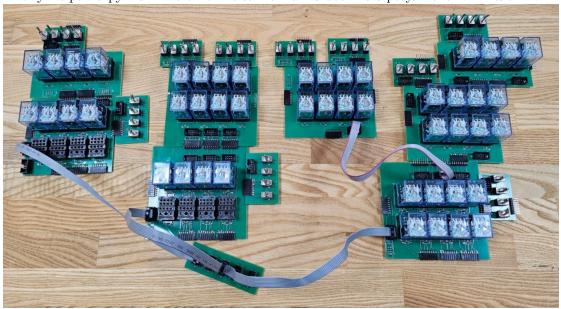
Все вычислители можно соединить с одним и тем же регистром, как хранилищем результата, чтобы получить простейший калькулятор. Доступны следующие операции:

- 1. Инверсия
- 2. Сдвиг вправо
- 3. Побитовое И
- 4. Побитовое ИЛИ

- 5. Исключающее ИЛИ
- 6. Сложение
- 7. Вычитание

Практикум

Уже проверенные модули для разных операций соединяются вместе. Для этого используются несколько мультиплексоров (шинных формирователей) на платах регистров. На этих платах не установлены реле для хранения битов. Вместо этого шины подключаются к одному и тому же регистру. Так в него можно записывать любой из 7 результатов вычислений.



Любую из операций можно выполнить так:

- 1. Отключить все управляющие сигналы.
- 2. Набрать входные данные для нужной операции.
- 3. Подключить выход нужного модуля к регистру тумблером.
- 4. Наблюдать результаты вычислений.
- 5. Сбросить значение регистра.

2.9 Расширение вычислений до восьми бит

У регистров и вычислительных модулей справа и слева есть разъёмы для расширения разрядности.

Для регистров через эти разъёмы передаются сигналы сброса и подключения к шинам. Поэтому однин набро тумблеров может использоваться для двух четырёхбитных платрегистров, если они соединены в один восьмибитный регистр.

Для вычислительных модулей через боковые разъёмы передаются сигналы переноса (в случае сдвига и сложения).

Практикум

Соединить два регистра и два сумматора. Шина 3 регистров подключается к сумматору. У правого (младшего) сумматора входящий перенос перемычкой устанавливается в 0. У левого (старшего) сумматора перемычка для переноса убирается, потому что сигнал переноса приходит от младших битов (из правого сумматора).



- 1. Отключить все управляющие сигналы.
- 2. Набрать входные данные 00111001 и 00101001.
- 3. Подключить выход сумматора к регистру тумблером D3.
- 4. Наблюдать результат вычислений 01100010.

Элементы компьютера

- 3.1 Дешифратор
- 3.2 ПЗУ
- 3.3 Декодер инструкций

Компьютер