

Міністерство освіти і науки України
Національний технічний університет України
«Київський Політехнічний Інститут імені Ігоря Сікорського»
Кафедра конструювання електронно-обчислювальної апаратури

Звіт
З виконання лабораторної роботи №2
з дисципліни “Аналогової електроніки”

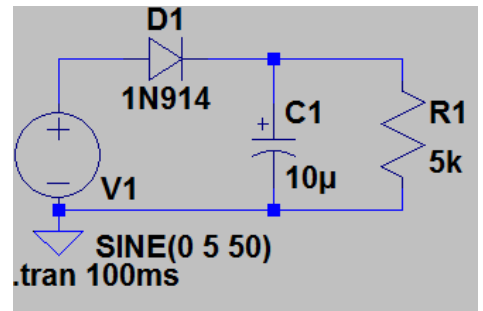
Виконала:
студентка групи ДК-62
Довженко Б.І.

Перевірив:
доц. Короткий Є В.

1. Дослідження однонапівперіодного випрямляча.

а. Було проведено симуляцію роботи випрямляча з напівпровідникового діоду та конденсатору в середовищі LTSpice з наступними параметрами:

- Вхідний сигнал – гармонійний біполярний, з амплітудою 5В та частотою 50Гц
- Згладжуюча ємність – 10мкФ
- Навантаження – резистор 4.68кОм



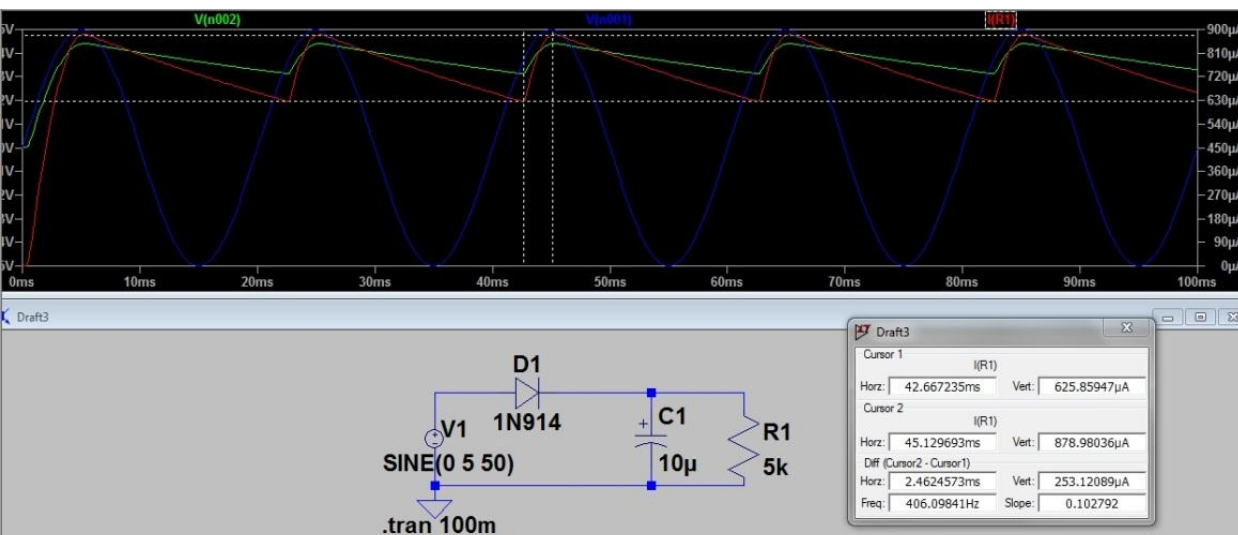
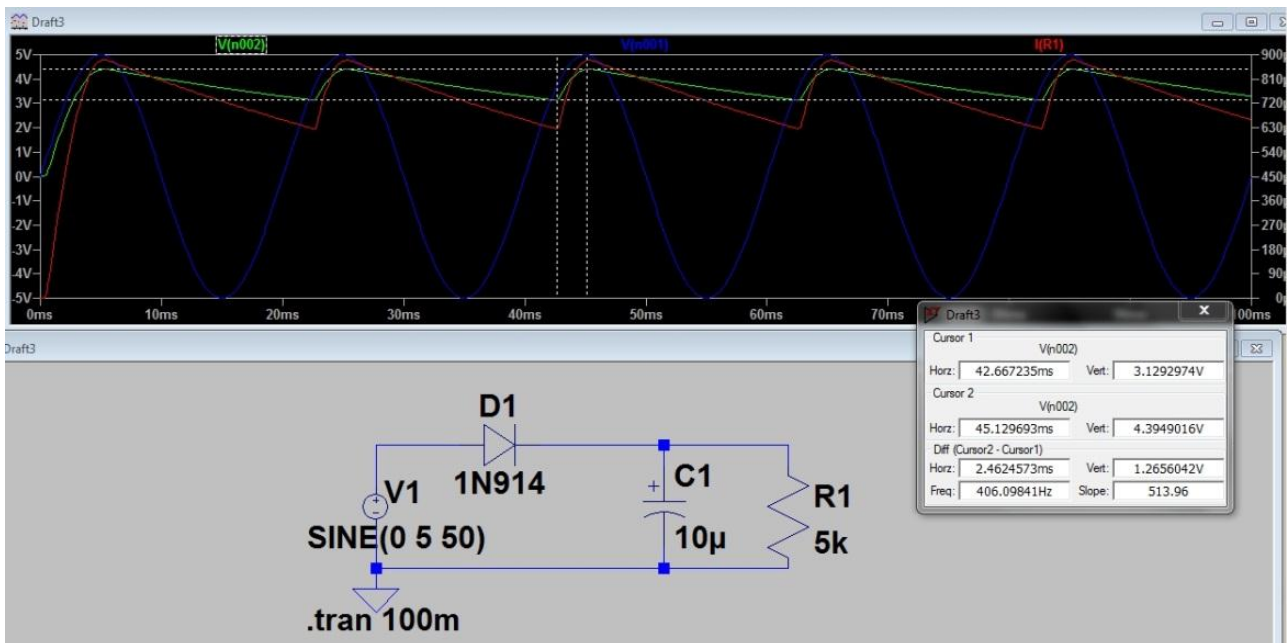
На навантаженні отримано вихідний сигнал з амплітудою пульсацій 1.265 В:

Середній струм через навантаження склав:

$$I = \frac{625.86 + 878.98}{2} = 752.42 \text{ [мкА]}$$

Для такого випрямляча амплітуда коливань напруги має становити:

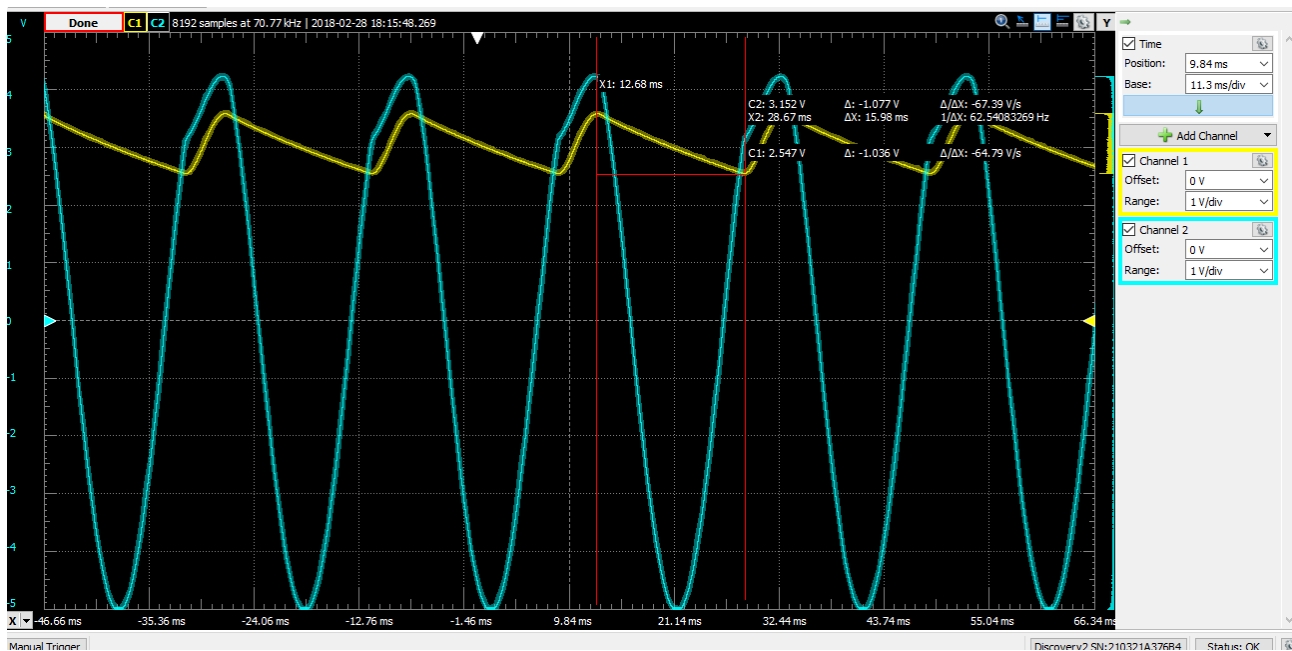
$$\Delta U = \frac{752.42 \cdot 10^{-6}}{10 \cdot 10^{-6} \cdot 50} = 1.505 \text{ В}$$



Для схеми однонапівперіодного випрямляча, яка була складена в лабораторії, використали наступні компоненти з такими номіналами:

- Згладжуюча ємність – 10мкФ
- Навантаження – резистор 4.68 кОм

В якості генератора сигналу та осцилографу використали Analog Discovery 2. Під час роботи схеми отримали наступні результати (жовтий – C1, вихід, голубий – C2, вхід):



Амплітуда пульсацій вихідного сигналу склала 1.077V

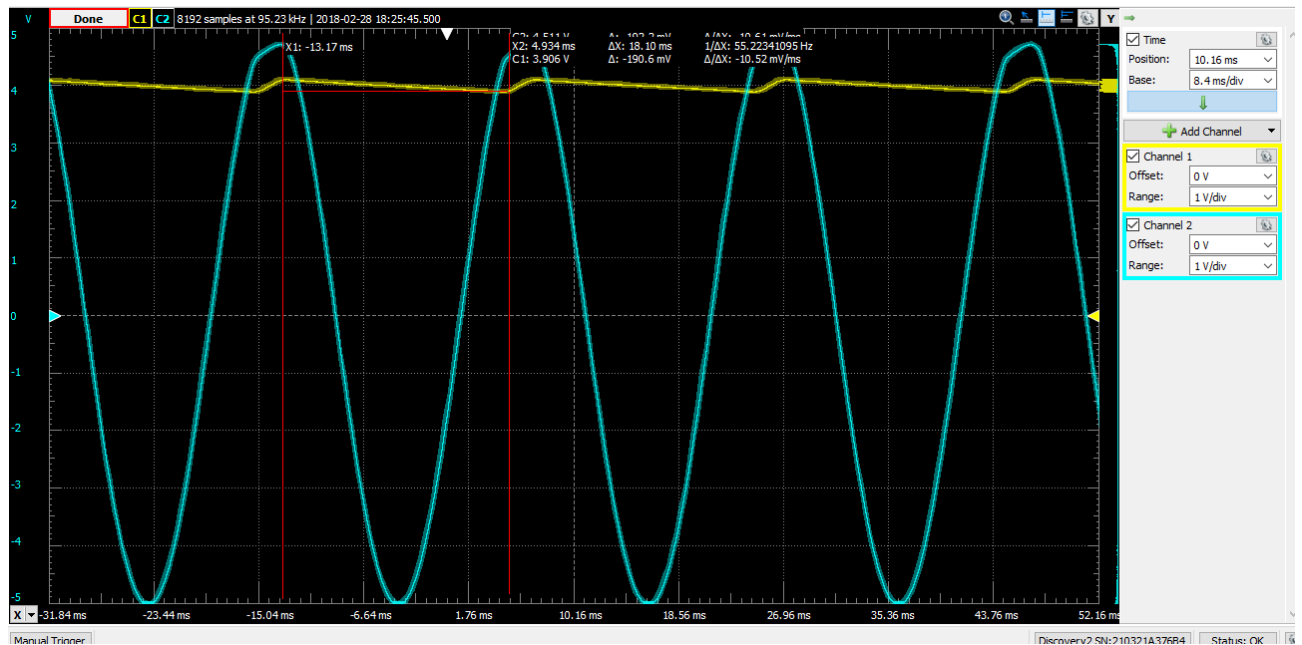
Середній струм:

$$I = \frac{\frac{3,152}{4700} + \frac{4,229}{4700}}{2} = 785 \mu\text{A}.$$

За теоретичними очікуваннями, для такого випрямляча амплітуда пульсацій повинна складати $\Delta U = \frac{785 \cdot 10^{-6}}{10 \cdot 10^{-6} \cdot 50} = 1.57\text{V}.$

Похибку можна пояснити спотворенням вхідного сигналу внутрішнім опором генератору, допуском резистору та недосконалістю моделі, з якої впливає ця формула (час розряду конденсатора).

Дослідження було виконано аналогічно для навантаження 35.8 кОм з такими результатами:



Амплітуда пульсацій: 190.6 мВ

$$\text{Середній струм: } I = \frac{\frac{3.906}{35.8 \cdot 10^{-3}} + \frac{4.097}{35.8 \cdot 10^{-3}}}{2} = 111,7 \text{ мкА}$$

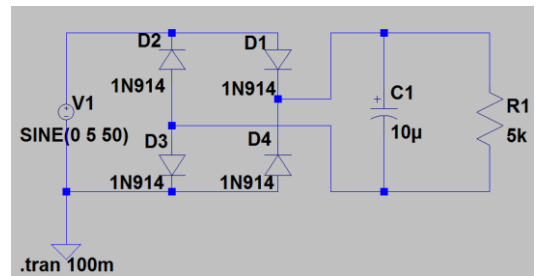
$$\text{Теоретично розрахована амплітуда пульсацій: } \Delta U = \frac{111,7 \cdot 10^{-6}}{10 \cdot 10^{-6} \cdot 50} = 223 \text{ мВ}$$

Амплітуда пульсацій з симулятора: $\Delta U = 216 \text{ мВ}$

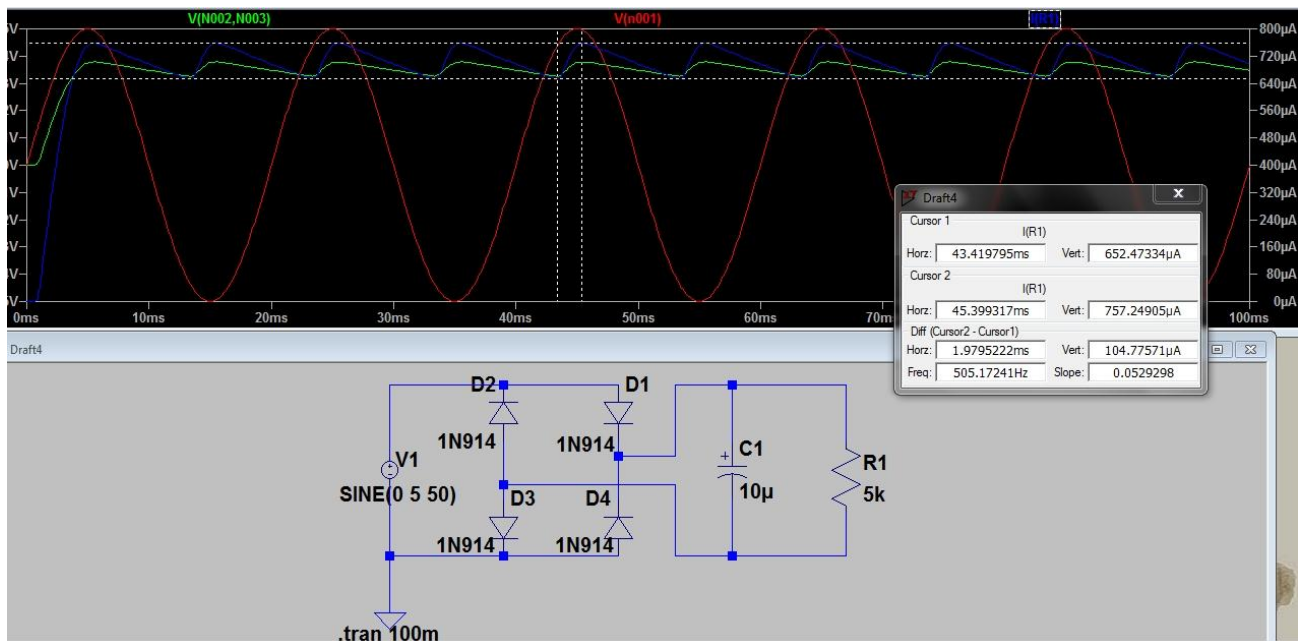
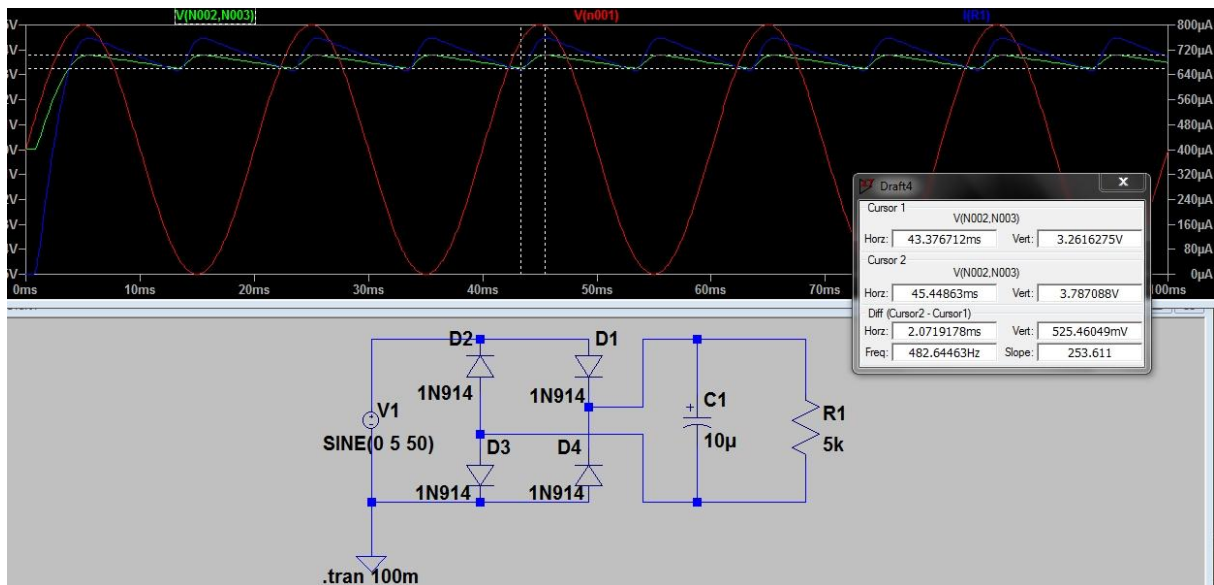
2. Дослідження двонапівперіодного випрямляча

а. Було проведено симуляцію випрямляча на діодному мосту у середовищі LTSpice з наступними параметрами:

- Вхідний сигнал – гармонійний біполярний, з амплітудою 5В та частотою 50Гц
- Згладжуюча ємність – 10мкФ
- Навантаження – резистор 5 кОм



Отримали такі результати:



Амплітуда пульсацій вихідної напруги склала 525 мВ

середній струм через навантаження: $I = \frac{625.47+757.25}{2} = 704,8 \text{ [мкА]}$.

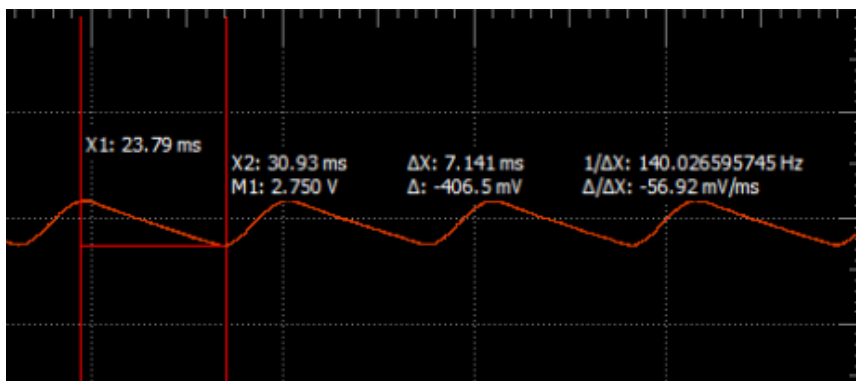
Залежність $\Delta U = \frac{I_r}{2 \cdot C \cdot f} = \frac{704,8 \cdot 10^{-6}}{2 \cdot 10 \cdot 10^{-6} \cdot 50} = 704,8 \text{ мВ}$, виконується з похибкою.

Врахування часу розряду конденсатора призводить до таких результатів: $\Delta U = \frac{I_r}{2 \cdot C \cdot f} = \frac{704,8 \cdot 10^{-6} \cdot 3/4}{2 \cdot 10 \cdot 10^{-6} \cdot 50} = 528 \text{ мВ}$, що наближає розрахунок до симуляції.

б. Схему випрямляча напруги на діодному мосту склали у лабораторії. В якості генератора та осцилографа використовували Analog Discovery 2. Для зняття напруги на резисторі навантаження в умовах неможливості розв'язати землі осцилографа та генератора використали два входи осцилографу та функцію математичної обробки сигналів – входи осцилографа під'єднали до виводів резистора, підключеного у схему та відняли один сигнал від одного, отримавши падіння.

Було отримано такі результати:

З навантаженням 4.68кОм:



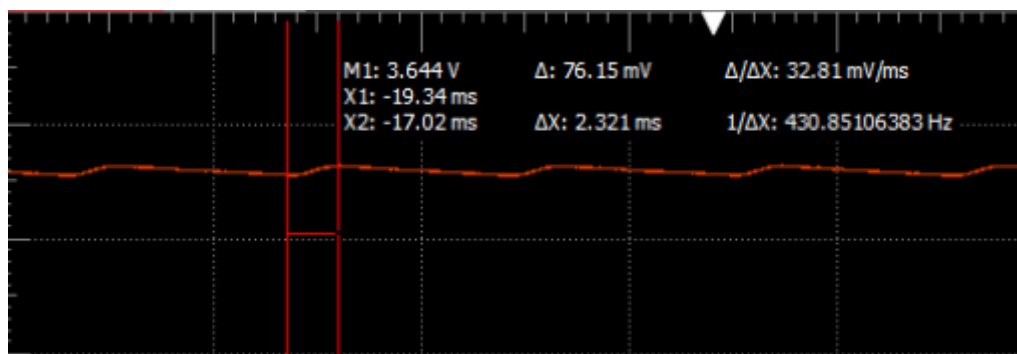
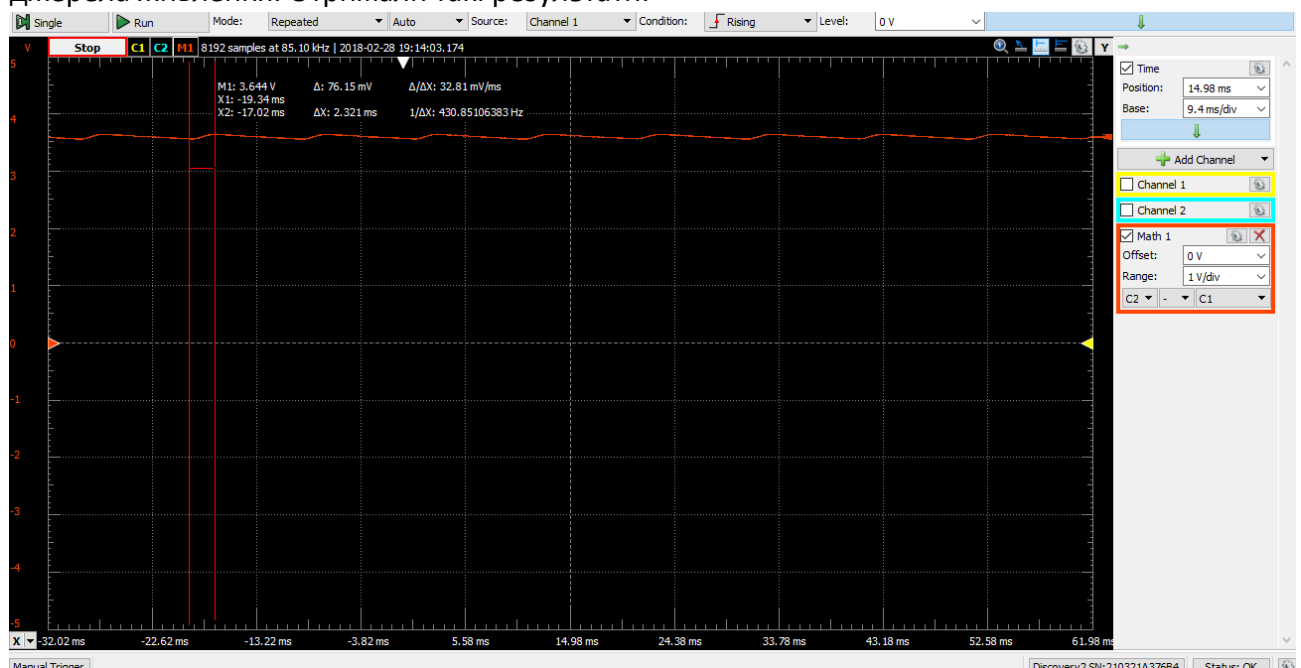
Амплітуда пульсацій складала 406.5 мВ, середній струм через навантаження :

$$I = \frac{\frac{2.75}{4.68 \cdot 10^3} + \frac{3.16}{4.68 \cdot 10^3}}{2} = 631 \mu\text{A}.$$

За теоретичними очікуваннями, для такого випрямляча амплітуда пульсацій повинна складати $\Delta U = \frac{631 \cdot 10^{-6}}{2 \cdot 10 \cdot 10^{-6} \cdot 50} = 631 \text{ мВ}.$

Похибку можна пояснити спотворенням сигналу на деяких внутрішніх опорах щупів та недосконалістю моделі. Відхилення від даних симуляції може бути пояснена умовами використання діодів, спотворенням вхідного сигналу через внутрішні опори та недосконалістю моделі, з якої впливає формула пульсацій.

Аналогічне дослідження було проведено для опору навантаження 35,8 кОм. Для вимірювання використали дві плати Analog Discovery 2, що використовували розв'язані джерела живлення. Отримали такі результати:



Амплітуда пульсацій вихідного сигналу складала 76 мВ. середній струм через навантаження:

$$I = \frac{\frac{3,644}{35,8 \cdot 10^3} + \frac{3,568}{35,8 \cdot 10^3}}{2} = 100 \mu\text{A}.$$

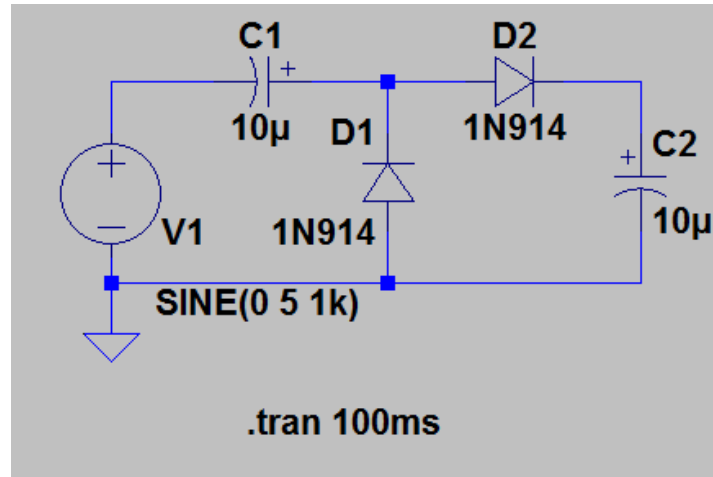
За теоретичними очікуваннями, для такого випрямляча амплітуда пульсацій повинна складати $\Delta U = \frac{100 \cdot 10^{-6}}{2 \cdot 10 \cdot 10^{-6} \cdot 50} =$

100 мВ. Моделювання показало амплітуду пульсацій 107 мВ. Похибки можна пояснити тими ж самими факторами, що і для попереднього експерименту.

3. Дослідження подвоювача напруги.

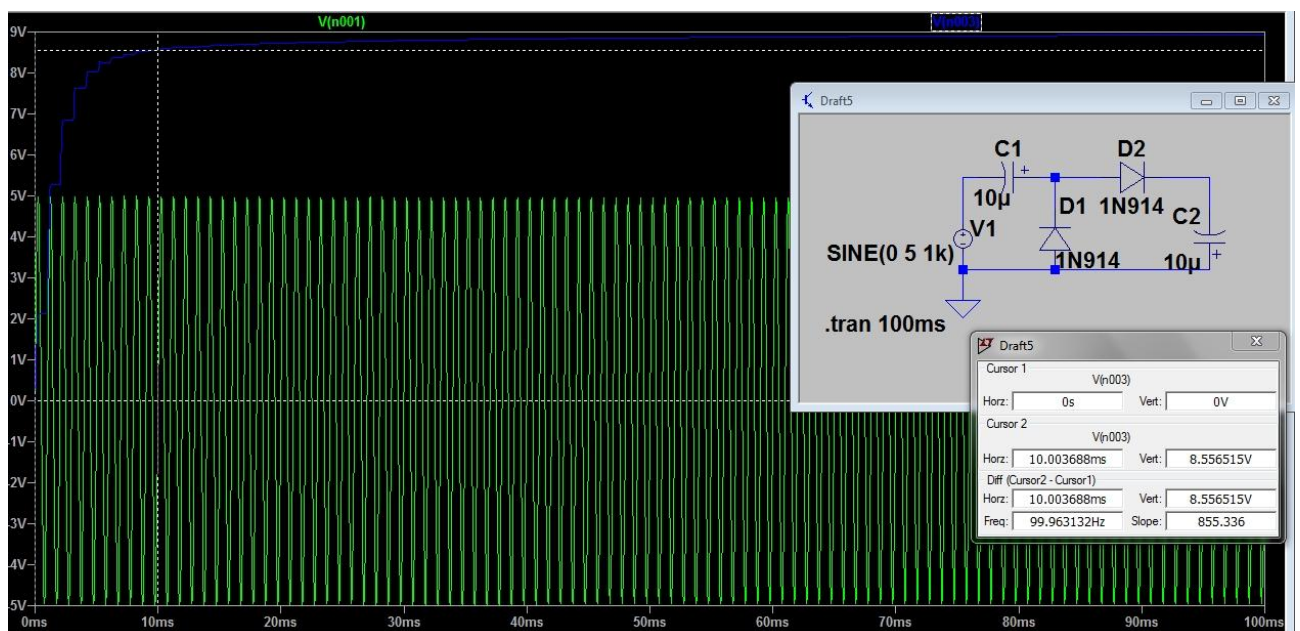
а. Схему подвоювача напруги на послідовних каскадах з діоду та конденсатору було склали та симулювали у середовищі LTSpice. Використали наступні параметри:

- Ємність конденсаторів: 10 мкФ
- Діоди кремнієві



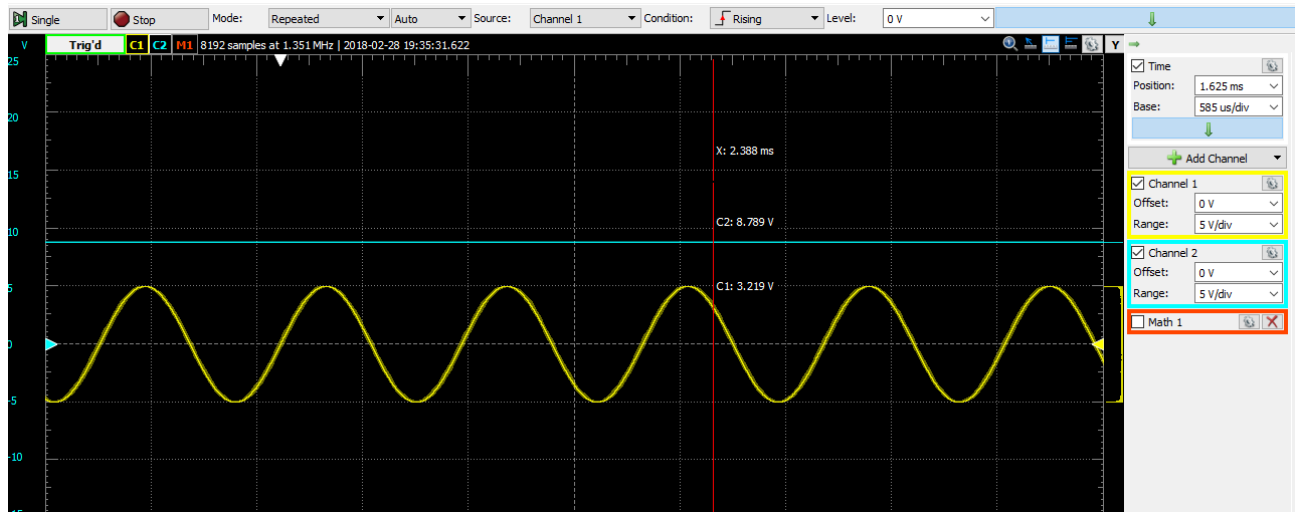
- Вхідний сигнал – гармонійний, амплітудою 5В, частотою 1 кГц

Було отримано наступні результати:



Сигнал на виході встановлюється на рівні 8.5В через 10 мс після ввімкнення живлення. Подібний рівень напруги пояснюється падінням на діодах, що використані у схемі. Напруга на вихідному конденсаторі дорівнює амплітуді вхідного сигналу мінус дві напруги прямого зміщення діоду.

Схему подвоювача склали на макетній платі, на подвоювач подали сигнал, аналогічний такому з симуляції. Було отримано наступні результати:

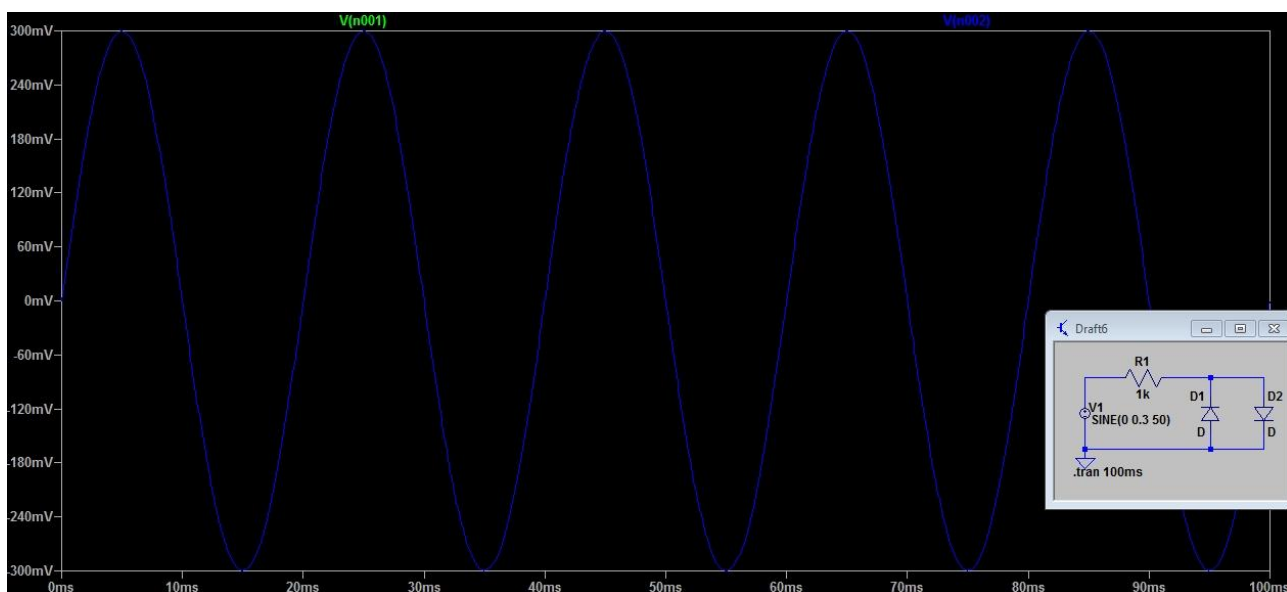


Напруга на виході склала 8.8В, що відповідає теоретичним очікуванням. Сигнал на виході можна вважати стабільним, так як схема нічим не навантажена, окрім вхідного опору вимірювального пристрою, котрим тут можна знехтувати.

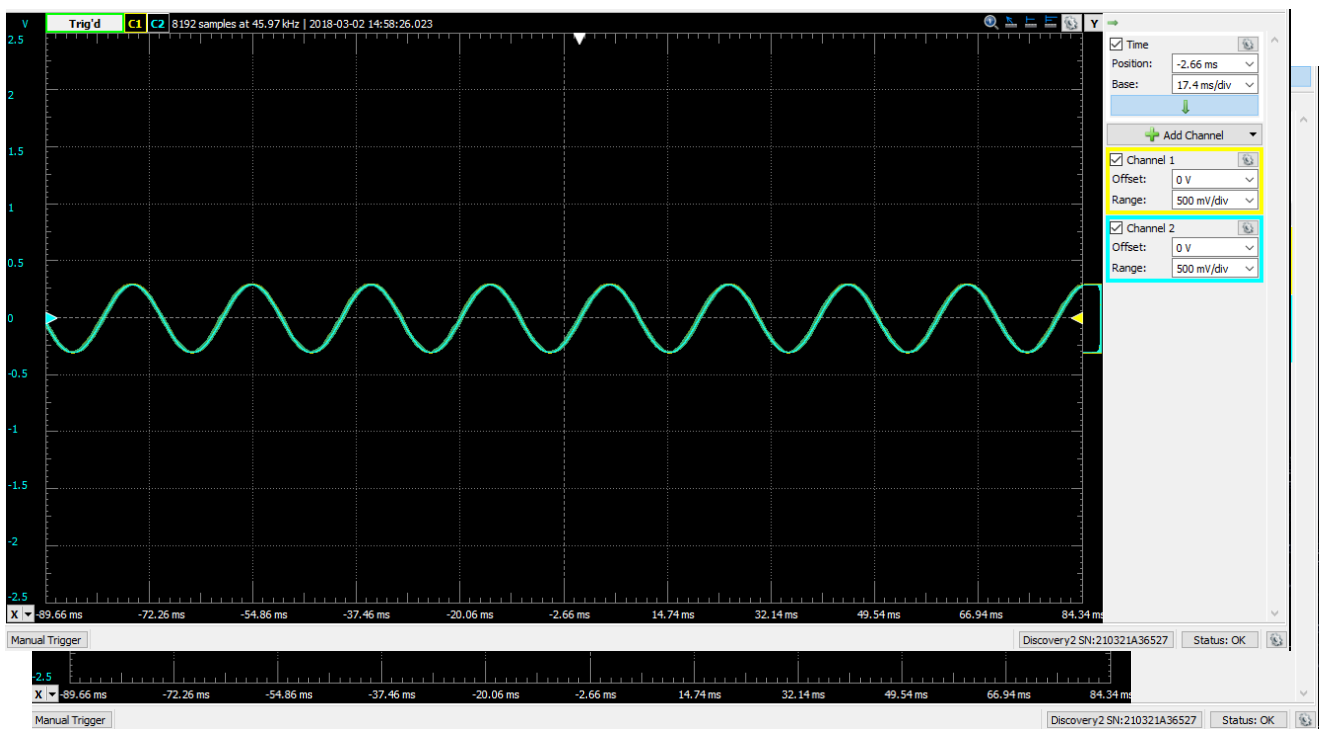
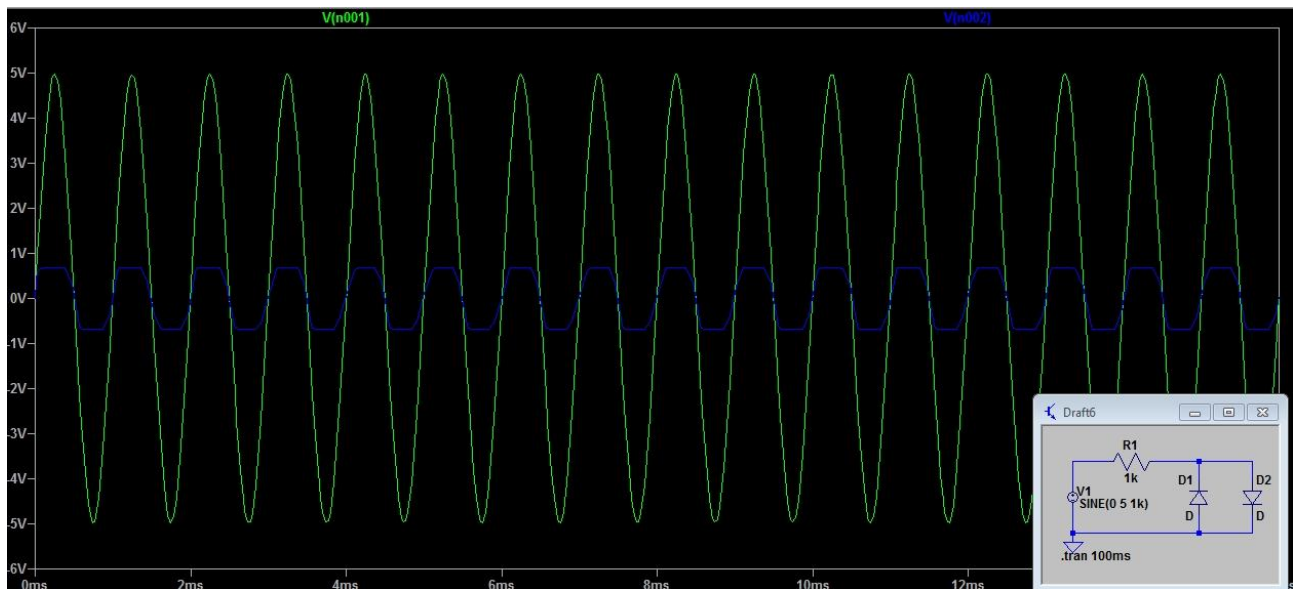
4. Дослідження обмежувача напруги

- а. Схему обмежувача напруги на діоді склали у середовищі LTSpice та провели симуляцію.

Отримали наступні результати: при напрузі менш, ніж напруга прямого зміщення діода, обмежувач не змінює сигнал:



Але для напруги більше, ніж напруга прямого зміщення, схема обмежує сигнал:



Аналогічну поведінку схему було досліджено в лабораторії:

Висновки

Було проведено дослідження схем на напівпровідникових діодах – випрямлячів, подвоювача, обмежувача. Отримані результати було порівняно з результатами симуляцій, та помічено деяку різницю між моделлю та реальним дослідженням.