

PySNES – EIN SNES Emulator in PYTHON

SNES CPU

Inhalt

- XXX
- TODO: Vorher/Nachher Bild mit Registern/Speicher/etc um Assembly zu verstehen.

65X

- Im SNES ist eine Variante des 65816 CPUs verbaut
- Er ist abwärtskompatibel zu seinem Vorgänger aus dem NES
- Die SNES CPU ist im Vergleich zum 65816 um ein paar weitere Features erweitert (z.B. Multiplikation über Memory Mapped Register)

Register

- **A** Register 16 Bit oder 8 Bit – Für Berechnungen
- **D** Register 16 Bit
- **X** und **Y** Register 16 Bit oder 8 Bit
- **MBR** um eine von 255 Memory Bänke zu wählen
- **P** Register 8 Bit – 8 Flags für den Programmzustand NVXMDIZE
 - **N**egative, **oV**erflow, **X**, **M**emory,
 - **D**ecimal, **I**nterrupt-Enable, **Z**ero, **C/E**
- **PC** Program Counter – Enthält die Adresse der nächsten Instruktion
- **SP** Stack Pointer – Enthält die Adresse des obersten Stackwerts