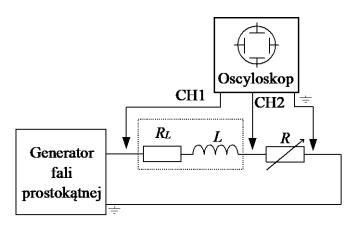
Wydział Elektrotechniki i Informatyki Politechniki Lubelskiej	Laboratorium Podstaw Elektrotechniki i Elektroniki			
Skład grupy laboratoryjnej:	Rok akademicki:	Kierunek studiów:	Stanowisko nr:	
	20 /20	IIS / IIN		
	Semestr:	Grupa:		
	zimowy			
Temat ćwiczenia:	Data wykonania:	Podpis:		
Stany nieustalone				

Zadanie 7.1. Stan nieustalony w szeregowym układzie RL przy wymuszeniu napięciem stałym



Rys. 1. Schemat układu pomiarowego do badania stanów nieustalonych w układzie RL (szeregowe połączenie  $R_L$  i L – cewka rzeczywista; R – rezystor dekadowy; kanał CH1 – napięcie zasilające U; kanał CH2 – napięcie  $u_R$ )

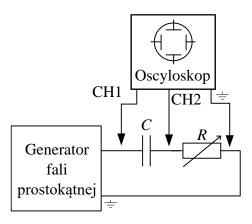
Tabela 1. Tabela pomiarowo-obliczeniowa do badania stanów nieustalonych w układzie RL

R <sub>L</sub> =	= L =	R =	$ au = \frac{1}{R}$	$\frac{L}{L+R} =$	f =	U =	
lp.	Czas od	Zała	Załączenie obwodu		Zwarcie obwodu		
	rozpoczęcia stanu nieustalonego	t	$u_R$	$u_L$	t	$u_R$	$u_L$
	mediataionego	S	V	V	S	V	V
1	0 τ						
2							
3							
4							
5	•						
6	•						
7	•						
8							
9							
10							
11							
12	6 τ						

Tabela 2. Tabela pomiarowo-obliczeniowa do badania stanów nieustalonych w układzie RL

$R_{\rm L}$ =	= L =	R =	$ au = \frac{1}{R_I}$	I	f =	U =	
lp.	Czas od	Załączenie obwodu			Zwarcie obwodu		
	rozpoczęcia stanu nieustalonego	t	$u_R$	$u_L$	t	$u_R$	$u_L$
	medstatonego	S	V	V	S	V	V
1	0 τ						
2							
3							
4							
5	•						
6	•						
7	•						
8							
9						·	
10							
11							
12	6 τ	_					

Zadanie 7.2. Stan nieustalony w szeregowym układzie RC przy wymuszeniu napięciem stałym

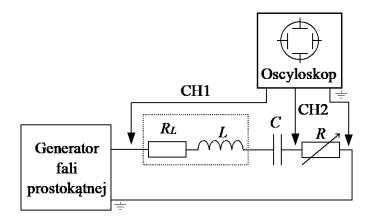


Rys. 2. Schemat układu pomiarowego do badania stanów nieustalonych w układzie RC  $(C-kondensator; R-rezystor dekadowy; kanał CH1 – napięcie zasilające U; kanał CH2 – napięcie <math>u_R$ )

Tabela 3. Tabela pomiarowo-obliczeniowa do badania stanów nieustalonych w układzie RC

<u> 1ab</u>	Tabela 3. Tabela pomiarowo-obliczeniowa do badania stanow nieustalonych w układzie RC						
C =	R =	$\tau = R \cdot C$	=	f =	U =		
lp.	Czas od	Załą	czenie obw	odu	Zwarcie obwodu		du
	rozpoczęcia stanu nieustalonego	t	$u_R$	$u_C$	t	$u_R$	$u_C$
	mediataronego	S	V	V	S	V	V
1	0 τ						
2							
3							
4							
5	•						
6	•						
7	•						
8							
9							
10							
11	6 -						
12	6 τ						

Zadanie 7.3. Stan nieustalony w szeregowym układzie RLC przy wymuszeniu napięciem stałym



Rys. 3. Schemat układu pomiarowego do badania stanów nieustalonych w układzie RLC (szeregowe połączenie  $R_L$  i L – cewka rzeczywista; C – kondensator; R – rezystor dekadowy; kanał CH1 – napięcie zasilające U; kanał CH2 – napięcie  $u_R$ )

$$R_{\rm L}=$$
  $L=$   $C=$   $R_{\rm k}=$   $R=$   $U=$ 

Tabela 4. Tabela pomiarowa do badania oscylacji w układzie RLC

	permitted the entirement explored to the minute of the entire of the ent				
$A_{I}$	$\overline{T_1}$	$A_2$	$T_2$	$T_o = T_2 - T_1$	
V	S	V	S	S	

Tabela 5. Tabela pomiarowo-obliczeniowa do badania stanów nieustalonych w układzie RLC

lp.	t	$u_R$	i
	S	V	A
1			
2			
3			
4			
5			
6			
7			
8			
9			
10			
11			
12			
13			
14		_	
15			
16			