|  |  |  |  |
| --- | --- | --- | --- |
| POLITECHNIKA LUBELSKA  Wydział Elektrotechniki i Informatyki  Informatyka | **Podstawy techniki cyfrowej**  **Prowadzący: dr. inż. T Zyska** | | |
| Nazwisko i Imię | Semestr  IV | Rok akademicki  2023/2024 | Grupa:  IIST 4.5 |
|  |
| Data wykonania ćwiczenia: | GL 9 |
| Temat ćwiczenia:  **Badanie układów logicznych** | | Data oddania sprawozdania: | OCENA: |

1. **Badanie wartości logicznych bramek podstawowych oraz bramki funkcjonalnie pełnej.**

Obraz zawierający tekst, numer, zrzut ekranu, Równolegle

Opis wygenerowany automatycznie

1. **Realizacja układu oraz badanie wartości dwuwejściowej bramki NAND przy użyciu bramki NAND trzywejściowej.**
2. **Realizacja układu oraz badanie wartości bramek NOT, OR, AND przy pomocy bramek NOR.**
3. **Realizacja układu oraz badanie wartości trzywejściowej bramki ExOR przy użyciu bramek ExOR dwuwejściowych.**