

1) a) 00 XX 11 0111
F1 F2 RD SO

b) 01 10 00 1001
F1 F2 RD SO

c) 11 XX 01 0110 1st pass
F1 F2 RD SO

01 XX 01 1100 2da pass
F1 F2 RD SO

2) a) MEM MBR MAR IO AC X TA TB ALU

t₁ 0 0XX 0 100 0X 0X 1 10 0000

t₂ 0 0XX 0 0XX 10 0X 0 1 0000

t₃ 0 0XX 0 0XX 11 0X 0 0 0100

b) MEM MBR MAR IO AC X TA TB ALU

t₁ 0 0XX 1 0XX 10 0X 0 0 0000

t₂ 1 111 0 0XX 0X 0X 0 0 0000

t₃ 0 100 0 111 0X 0X 0 0 0000

c)	MEM	MBR	MAR	IO	AC	X	TA	TB	ALU
t ₁	0	0xx	1	0xx	0x	10	0	0	0000
t ₂	1	111	0	0xx	10	0x	0	1	0000
t ₃	0	100	0	0xx	0x	0x	1	0	0000
t ₄	0	0xx	0	0xx	0x	11	1	1	0110

3) 2) MEMORIA

REGISTROS

200 3650

201 PC

3650 IR

650 AAA

AAA AC

Instrucción 1

201 7651

202 PC

4650 IR

651 1AA

1AA AC

Instrucción 2

202 4650

203 PC

4650 IR

650 1AA

1AA AC

Instrucción 3