

Arquitetura de Computadores I – Turmas 1 e 2 (EARTE) – 2021/2 Prof. Rodolfo da Silva Villaça – <u>rodolfo.villaca@ufes.br</u> Primeira Prova – 16 de dezembro de 2021

NOME:	DIONATAS SANTOS BRITO
MATRÍCULA:	2019202307

<u>Importante</u>: Para esta prova considere que o seu número de matrícula na UFES pode ser representado pelo formato  $20^{*****}ZYX_{10}$ , sendo Z, Y e X inteiros decimais no intervalo [0..9].

Z=3

Y=0

X=7

1ª Questão – Foi realizado um *dump* dos segmentos de texto (.*text*) e dados (.*data*) da memória do simulador MARS, programado com a linguagem de montagem MIPS em 32 bits, conforme a referência do livro texto da disciplina. O *dump* de ambos os segmentos está apresentado a seguir e foi realizado antes da execução do programa, imediatamente após a sua carga em memória:

.text Dump da me 0x00400040.	emória em	formato <u>hexadecimal</u> nos endereços de 0x00400000 à
Endereço (Hex)	Valor (Hex)	Comentário
00400000 00400004 00400008 0040000c 00400010 00400014 0040001c 00400020 00400024 00400028 00400028 00400030 00400034 00400038 0040003c	3c011001 3430008 3c011001 8c310000 00005020 0151082a 10200005 214a0001 8e080000 01284820 22100004 1000fff9 3c011001 ac290004 2402000a 0000000c	# lui \$1, 0x00001001 – la \$a0, numbers*  # ori \$16, \$1, 0x00000008  # lui \$1, 0x00001001 – lw \$1, count  # lw \$17, 0x00000000(\$1)  # Linha 0  # Linha 1  # Linha 2  # Linha 3  # Linha 4  # Linha 5  # Linha 6  # Linha 7  # Linha 8  # Linha 9  # Linha 10  # syscall



\* O comentário representa uma instrução sintética (pseudoinstrução) equivalente



.data			
count: .word XY res: 0	#Alterar para XY da matrícula		
numbers: .word	1, 3, 5, 7, 9, 11, 13, 15, 17, 19, 21, 23, 25, 27, 29, 31, 33, 35, 37, 39, 41, 43, 45, 47, 49, 51, 53, 55, 57, 59, 61, 63, 65, 67, 69, 71, 73, 75, 77, 79, 81, 83, 85, 87, 89, 91, 93, 95, 97, 99, 101, 103, 105, 107, 109, 111, 113, 115, 117, 119, 121, 123, 125, 127, 129, 131, 133, 135, 137, 139, 141, 143, 145, 147, 149, 151,		
181,	155, 157, 159, 161, 163, 165, 167, 169, 171, 173, 175, 177, 179, 183, 185, 187, 189, 191, 193, 195, 197, 199, 201, 203, 205, 207,		
209,	211, 213, 215		



Considerando que essas são as únicas informações que estão disponíveis, responda:

```
.data
      count: .word 35
      res: 0
      numbers: .word
                           1, 3, 5, 7, 9, 11, 13, 15, 17, 19, 21, 23, 25, 27, 29,
                    31, 33, 35, 37, 39, 41, 43, 45, 47, 49, 51, 53, 55, 57, 59, 61, 63,
                    65, 67, 69, 71, 73, 75, 77, 79, 81, 83, 85, 87, 89, 91, 93, 95, 97,
                    99, 101, 103, 105, 107, 109, 111, 113, 115, 117, 119, 121, 123, 125,
                    127, 129, 131, 133, 135, 137, 139, 141, 143, 145, 147, 149, 151, 153,
                    155, 157, 159, 161, 163, 165, 167, 169, 171, 173, 175, 177, 179, 181,
                    183, 185, 187, 189, 191, 193, 1
# lui $1, 0x00001001 - la $a0, numbers*
# ori $16, $1, 0x00000008
# lui $1, 0x00001001 – lw $1, count
# lw $17, 0x0000000($1)
add $10 $0 $0
                                 #Linha 0
slt $1 $10 $17
                                 #Linha 1
loop; # loop com 5 instruções
      beg $1 $0 0x0005
                                 # Linha 2 beq $t0, endloop
      addi $10 $10 0x0001
                                 # Linha 3
                                        #Linha 4
      lw $8 0x0000 $16
      add $9 $9 $8
                                 # Linha 5
      addi $16 $16 0x0004
                                        # Linha 6
      beq$0 $0 0xFFF9
                                 # Linha 7
      lui $1 0x1001
                                 # Linha 8 li $t1, 0x10010004
      sw $9 0x0004 $1
                                 #Linha 9
endloop
addiu $2 $0 0x000A
                          # Linha 10 li $v0, 10
syscall
```



## a) (1,0) Explique como ocorreu o processo de montagem da instrução *lw \$1, count* Resposta:

Foi substituída por "lui" e "ori", a constante excede o valor de 16 bits, então o lui irá colocar os 16 bits mais significativos e o ori, os 16 bits menos significativos, passando assim a constante para os registradores de 32 bits.

Edit	Execute						
Te	Text Segment						
Progra	Program Arguments:						
Bkpt	Address	Code	Basic	Source			
	0x00400000	0x3c011001	lui \$1,0x00001001	14: la \$a numbers			
	0x00400004	0x34240008	ori \$4,\$1,0x00000008	V			
	0x00400008	0x3c011001	lui \$1,0x00001001	15: lw \$1, count			
	0x0040000c	0x8c210000	lw \$1,0x00000000(\$1)				
	0x00400010	0x8c310000	lw \$17,0x00000000(\$1)	16: lw \$17, 0x00000000(\$1)			
	0x00400014	0x00005020	add \$10,\$0,\$0	18: add \$t2 \$zero \$zero			
	0x00400018	0x0151082a	slt \$1,\$10,\$17	19: slt \$at \$t2 \$s1			
	0x0040001c	0x10200005	beq \$1,\$0,0x00000005	21: beq \$at,\$zero, jump			
	0x00400020	0x214a0001	addi \$10,\$10,0x0000	.22: addi \$t2 \$t2 0x0001			
	0x00400024	0x8e080000	lw \$8,0x00000000(\$16)	23: lw \$t0 0x0000(\$s0)			
1							

Como visto na imagem, o lui carrega o 0x00001001 e o ori carrega o 0x00000000 e em seguida é atribuído ao registrador \$1 (\$at).

Ainda relacionando a tabela, temos que o lw se dividiu em duas instruções nativas e corresponde a 0x3c011001 e , seu processo de montagem ocorreu da seguinte forma:

001111	00000	0001	0001000000000001
ор	rb	rt	n [imediato]

Departamento de Informática (DI) / Centro Tecnológico (CT) Av. Fernando Ferrari, 514, Campus de Goiabeiras, CEP: 29.075-910, Vitória/ES



- b) (1,0) Decodifique as instruções presentes nas linhas "Linha X" e "Linha Y+1" presentes no segmento de texto (.text) fornecido nesta questão.
- Restrição: Se X for igual a Y+1 (por exemplo: X=5 e Y=4) então decodifique as linhas "Linha X" e "Linha Y+2".

### 

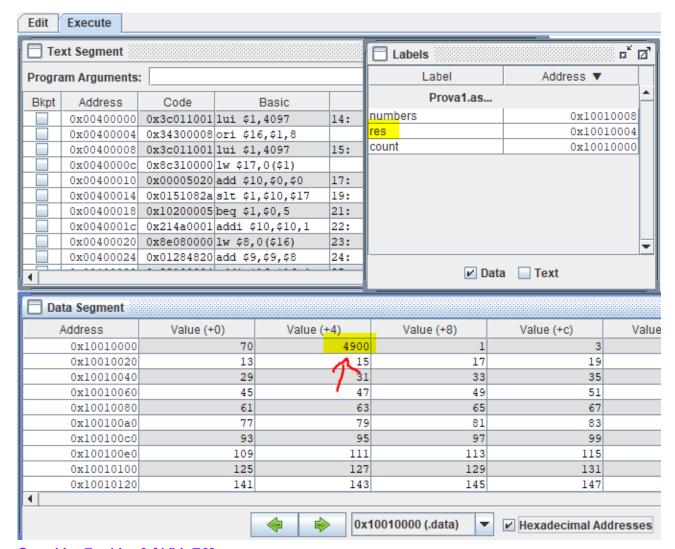
000100	00000	00000	111111111111001
ор	rs	rt	16 bit n[imediato]

### y = 0 +1 = 1 -> slt \$1 \$10 \$17 #Linha 1=000000010101000010000101010

000000	01010	10001	00001	00000	101010
ор	rs	rt	rd	0	sIt

c) (1,0) Execute o programa armazenado até o final no simulador MARS. Após essa execução apresente o valor contido no endereço da variável res e identifique esse endereço. O que faz esse programa?





Com X = 7 e Y = 0 [XY = 70]

- O valor contido no endereço é igual a 4900
- O programa tem um comportamento como um loop for, e a quantidade de vezes que vai rodar é o caut, que vai todas as variáveis que estão presentes na "lista" até "count"
- d) (1,0) Considere que a instrução contida no endereço 0x0040002c foi alterada para 0x08100005 Execute o programa armazenado até o final no simulador MARS. Após essa execução apresente o valor contido no endereço da variável res. Houve alteração? Explique a diferença entre as duas instruções (a original no item c e a modificada nesta questão).

A instrução no endereço 0x0040002c é = beq \$zero \$zero exit e equivale a um jump, que compara os valores em \$0 e \$0, e caso seus valores sejam iguais, o programa recebe o comando de "exit", como o registrador está sendo comparado com ele mesmo, ele sempre ira realizar o jump e caso o endereço seja alterado para 0x08100005 iria mudar a



instrução e a nova seria igual a j 0x0100005, que por não realizar comparações entre registradores igual a anterior, e assim tornaria mais eficiente

- e) (1,0) Ignore o XY da variável count nesta questão. Qual seria o maior valor de count que não geraria overflow na execução deste programa? Justifique sua resposta. Não mu
- **2ª Questão** Considere o programa "questao2.c", em linguagem C, conforme código a seguir:

```
// Início da declaração de variáveis (seção .data)
int dim=2:
             //declara uma variavel chamada dim, inteiro 32 bits, inicializada com valor 2
                    // declara um vetor de inteiros, chamado a, com 2 posições.
int a[] = {X, -Y};
             // O vetor a é inicializado com 2 números inteiros X e -Y
                    // declara uum vetor de inteiros, chamado b, com 2 posições.
int b[] = \{-Z, X\};
             // O vetor b é inicializado com 2 números reais -Z e X
                    // declara um vetor de inteiros, chamado r1, com 2 posições.
int r1[] = \{0, 0\};
             // O vetor r1 é inicializado com valores 0 nas 2 posições
double r2[] = {0, 0} // declara um vetor de float (PF duplo) chamado r2, com 2 posições.
             // O vetor r2 é inicializado com valores 0 nas 2 posições
                           // Início do programa (seção .text)
void main(void) {
  for (int i=0; i<dim; i++) { // Declara um loop que começa com valor i=0 (i é inteiro, 32
bits) e
                           // repete enquanto i<dim. i é incrementado a cada iteração
                           // Calcula o resto da divisão dos valores nas posições i (i=0 e
     r1[i] = a[i] % b[i];
                                  // dos vetores a e b (ou seja a[i]%b[i]) e armazena o
i=1)
resultado na
                                         // mesma posição i do vetor r1 (ou seja, r1[i] = a[i]
% b[i])
     r2[i] = (double) a[i] / (double) b[i]; // Calcula a divisão real dos valores nas posições
                                                // (i=0 e i=1) dos vetores a e b (ou seja
                                                       // armazena o resultado na mesma
a[i]%b[i]) e
posição i do
                                                       // vetor r2 (ou seja, r2[i] = a[i] / b[i])
}
```

Altere os valores de X, Y e Z nas variáveis a e b do programa "questao2.asm" de acordo com os valores correspondentes do seu número de matrícula.

a) (1,5) Utilizando a linguagem de montagem do MIPS, tendo como alvo o simulador MARS de 32 bits, apresente um código em linguagem de montagem ("questao2.asm") que represente o programa "questao2.c".



<u>Dica 1</u>: nesta questão você deve apenas traduzir o programa de C para ASM, não é preciso gerar código de máquina (binário ou hexa).

<u>Dica 2</u>: se o programa em C original não realiza operações de entrada de dados (*scanf*) e saída de dados (*printf*), seu programa na linguagem de montagem MIPS também não precisará fazer isso! Não faça o que não foi solicitado!

- b) (1,5) Execute o seu programa "questao2.asm" no simulador MARS. Apresente um *dump* do conteúdo dos endereços de memória, no segmento de dados (*.data*) <u>que representam as variáveis r1 e r2</u>. Quais são esses endereços? Explique os valores encontrados nesses endereços e como interpretar esses valores no formato IEEE 754.
- **3ª Questão** Identifique a instrução em linguagem de montagem do MIPS e apresente as representações binárias e hexadecimal das instruções descritas pelos seguintes campos:
- a) (1,0) op=0x0, rs=0x3, rt=0x2, rd=0x3, shamt=0x0, funct=0x34

Em Binário = 00000000011000100001100000110100 Em hexa = 00621834

000000	00011	00010	0001100000	110100
SPECIAL	\$v1	\$v0	code	
ор	rs	rt	shamt	funct

Equivalente a Instrução = teq \$v1 \$v0

b) (1,0) op=0x23, rs=0x1, rt=0x2, const=0x4

**Em hexa =** 8c220004 (hex)

100011	00001	00010	0000000000000100
LW	\$at	\$v0	offset
lw	rb	rt	offset

Equivalente a Instrução = Iw \$v0, 4(\$at)



**Boa Prova!**