

## **TERMOS IMPORTANTES**

Os termos importantes e outros termos em negrito destacados no capítulo são definidos no glossário que se encontra no final do livro.

**Bit de paridade** Um bit anexado em cada grupo de bits de informação para tornar o número total de 1s ímpar ou par para cada grupo de bits.

**Carry antecipado** Um método de adição binária por meio do qual os carries dos estágios somadores anteriores são antecipados, eliminando assim os atrasos de propagação do carry.

**Carry ondulante** Um método de adição binária no qual o carry de saída de cada somador se torna o carry de entrada do próximo somador de ordem maior.

**Cascata** Conexão da saída de um dispositivo para a entrada de um dispositivo similar, possibilitando que um dispositivo acione o outro para expandir a capacidade operacional.

Codificador Um circuito digital que converte informação para uma forma codificada.

**Decodificador** Um circuito digital que converte informação codificada numa forma familiar ou não-codificada.

**Decodificador de prioridade** Um codificador no qual apenas o dígito de entrada de valor maior é codificado e qualquer outra entrada ativa é ignorada.

**Demultiplexador (DEMUX)** Um circuito que comuta dados digitais de uma linha de entrada para diversas linhas de saída numa seqüência temporal especificada.

**Glitch** Um spike de tensão ou corrente de curta duração, geralmente produzido não-intencionalmente e indesejável.

**Meio-somador** Um circuito digital que soma dois bits e produz uma soma e um carry de saída. Ele não tem a capacidade de operar com carry de entrada.