

Instituto Superior Técnico

Sistemas de Processamento Digital de Sinais(SPDSina)

CIC Problem

Considere um decimador com factor M=6 utilizado em rádio digital em que o filtro anti-aliasing é um filtro CIC. Nota: A frequência de amostragem na entrada é $f_s=1/T_s$.

- a) Desenhe o diagrama de fluxo de sinal mais eficiente do decimador que utiliza apenas um estágio do filtro CIC, indicado as frequências de amostragem em cada bloco. Indique quais as vantagens e inconvenientes deste filtro e em que condições pode ser utilizado.
- b) Represente o módulo da resposta em frequência do filtro CIC para $0 \le f \le f_s$ e calcule o número de estágios necessários para que a atenuação mínima introduzida pelo filtro num sinal com largura de banda unilateral $B = f_s/(4M)$ seja 40 dB.

